

```

(primitive_def BUFHCE 3 7
  (pin CE CE input)
  (pin I I input)
  (pin O O output)
  (element CE 1
    (pin CE output)
    (conn CE CE ==> CEINV CE)
    (conn CE CE ==> CEINV CE_B)
  )
  (element I 1
    (pin I output)
    (conn I I ==> BUFHCE I)
  )
  (element O 1
    (pin O input)
    (conn O O <== BUFHCE O)
  )
  (element CEINV 3
    (pin OUT output)
    (pin CE input)
    (pin CE_B input)

```

```

    (pin CE_B input)
    (cfg CE CE_B)
    (conn CEINV OUT ==> BUFHCE CE)
    (conn CEINV CE <== CE CE)
    (conn CEINV CE_B <== CE CE)
  )
  (element BUFHCE 3 # BEL
    (pin CE input)
    (pin I input)
    (pin O output)
    (conn BUFHCE CE <== CEINV OUT)
    (conn BUFHCE I <== I I)
    (conn BUFHCE O ==> O O)
  )
  (element CE_TYPE 0
    (cfg SYNC ASYNC)
  )
  (element INIT_OUT 0
    (cfg 0 1)
  )

```

```
)
```