

INVESTIGACIÓN GENERACIÓN DE CÓDIGO NO OPTIMIZADO

Compiladores e Intérpretes

UNIVERSIDAD POLITÉCNICA DE CHIAPAS Marisol Solis López 203411 Ingeniería en Desarrollo de Software

Contenido

IntroducciónIntroducción	2
Overview de un procesador moderno	2
Lenguaje de Máquina	3
Convenciones de llamado	3
Generación de expresiones	4
Generación de control de flujo	4
Generación de procedimientos	4
Conclusión	5
Fuentes de información	5

Introducción

La generación de código no optimizado es un proceso fundamental en la creación de compiladores y lenguajes de programación. Es importante comprender cómo funciona este proceso y cómo se puede traducir el código fuente en código de máquina para que el procesador lo pueda entender.

La generación de procedimientos es una parte esencial en la compilación de código, ya que las funciones y procedimientos son bloques de código reutilizables que pueden ser invocados múltiples veces en el programa. Durante la generación de procedimientos, se deben considerar varios factores, como la gestión de la pila, el uso de registros y la devolución de valores.

Para llamar a una función, se deben pasar los parámetros en un orden específico y asegurarse de que la función tenga acceso a ellos. La gestión de la pila también es importante para asegurarse de que los valores anteriores no se sobrescriban accidentalmente.

Además, es importante considerar la optimización del código generado en la generación de procedimientos. Algunas técnicas de optimización incluyen la eliminación de código muerto, la propagación de constantes y la eliminación de redundancias en el código.

En general, la generación de procedimientos es un proceso crítico en la compilación de código, ya que garantiza que las funciones y procedimientos se traduzcan correctamente al lenguaje de máquina y se ejecuten correctamente en el procesador.

Overview de un procesador moderno

Un procesador moderno se compone de una serie de componentes, incluyendo la unidad de control, la unidad aritmético-lógica, la unidad de manejo de memoria y los registros. La unidad de control es responsable de ejecutar las instrucciones almacenadas en la memoria, mientras que la unidad aritmético-lógica realiza las operaciones aritméticas y lógicas. La unidad de manejo de memoria administra el acceso a la memoria y los registros almacenan datos temporales durante la ejecución del programa.

Además de los componentes mencionados, un procesador moderno también puede incluir un conjunto de caches (memorias intermedias de alta velocidad) para acelerar el acceso a la memoria principal, un conjunto de registros especializados para operaciones vectoriales y un conjunto de instrucciones SIMD (Single Instruction Multiple Data) para acelerar cálculos en paralelo.

La unidad de control es responsable de la secuencia de ejecución de las instrucciones. Recupera la próxima instrucción de la memoria, la decodifica para entender qué operación realizar y controla la ejecución de la instrucción, incluyendo la actualización de los registros y la transferencia de datos.

La unidad aritmético-lógica es responsable de realizar las operaciones aritméticas y lógicas en los datos. Los registros temporales almacenan los operandos y los resultados de las operaciones.

La unidad de manejo de memoria administra el acceso a la memoria principal y a los caches, asegurando que la memoria se utilice de manera eficiente y que los datos se recuperen en el orden correcto.

En general, un procesador moderno está diseñado para ejecutar instrucciones en paralelo y en un orden específico para optimizar el rendimiento. El uso efectivo del procesador depende del diseño del compilador y del código que se genera para aprovechar al máximo la arquitectura del procesador.

Lenguaje de Máquina

El lenguaje de máquina es el código que entiende el procesador. Cada instrucción en lenguaje de máquina consta de una serie de códigos de operación y operandos. Los códigos de operación indican al procesador qué operación realizar, mientras que los operandos proporcionan los datos necesarios para llevar a cabo la operación. Los operandos pueden ser registros, valores inmediatos o direcciones de memoria.

El lenguaje de máquina es considerado el lenguaje de programación más básico y fundamental utilizado por los procesadores modernos. Cada instrucción en lenguaje de máquina consta de un conjunto de bits, que son interpretados por el procesador como comandos a ejecutar. Estos comandos son específicos de cada arquitectura de procesador y están diseñados para realizar operaciones a nivel de hardware.

El lenguaje de máquina es muy difícil de entender y programar para los seres humanos, debido a que está altamente ligado a la estructura interna del procesador. Es por ello que se desarrollaron lenguajes de programación de alto nivel, que permiten escribir programas de una manera más legible y entendible para los programadores, y que posteriormente son traducidos a lenguaje de máquina para ser ejecutados por el procesador.

A pesar de su complejidad y dificultad, el lenguaje de máquina sigue siendo utilizado en ciertas áreas como la programación de sistemas embebidos o la optimización de código a nivel de ensamblador para mejorar el rendimiento de los programas.

Convenciones de llamado

Las convenciones de llamado son reglas que se utilizan para pasar parámetros y controlar el flujo de ejecución cuando se llaman a funciones o procedimientos. Las convenciones de llamado definen cómo se pasan los parámetros, quién es responsable de limpiar la pila y cómo se devuelven los valores de las funciones.

Las convenciones de llamado son importantes para garantizar la compatibilidad entre diferentes partes del programa, ya que, si una función espera que los parámetros se pasen de cierta manera, pero otra parte del programa los pasa de manera diferente, se pueden producir errores y fallos en la ejecución del programa. Además, las convenciones de llamado también pueden afectar el rendimiento del programa, ya que algunas formas de pasar parámetros pueden ser más eficientes que otras.

Hay varias convenciones de llamado comunes, como la convención de llamado cdecl, que utiliza la pila para pasar parámetros y exige que el llamador limpie la pila después de la llamada, o la convención de llamado stdcall, que también utiliza la pila para pasar parámetros, pero exige que la función llamada sea la encargada de limpiar la pila. Otras convenciones de llamado incluyen fastcall, que utiliza registros para pasar algunos parámetros y es más eficiente para funciones pequeñas, y thiscall, que se utiliza en lenguajes orientados a objetos para pasar un puntero al objeto como primer parámetro de una función miembro.

En resumen, las convenciones de llamado son una parte importante del diseño de los programas y afectan tanto la compatibilidad como el rendimiento del programa. Es importante conocer y utilizar correctamente las convenciones de llamado adecuadas para cada situación.

Generación de expresiones

La generación de expresiones se refiere al proceso de traducir las expresiones matemáticas o lógicas del lenguaje fuente al lenguaje de máquina. Cada operador y operandos deben ser traducidos a la operación equivalente en lenguaje de máquina, teniendo en cuenta las reglas de precedencia y asociatividad.

Durante la generación de expresiones, se deben tener en cuenta varios aspectos importantes, como las reglas de precedencia y asociatividad de los operadores. Las reglas de precedencia especifican el orden en que se deben realizar las operaciones en una expresión matemática o lógica. Por ejemplo, en la expresión "2 + 3 * 4", se debe realizar primero la multiplicación y luego la suma, porque el operador de multiplicación tiene una precedencia más alta que el operador de suma.

La asociatividad se refiere a la forma en que se agrupan los operandos y los operadores en una expresión. La asociatividad puede ser izquierda a derecha o derecha a izquierda. Por ejemplo, en la expresión "2 - 3 - 4", la asociatividad izquierda a derecha indica que primero se debe realizar la operación "2 - 3", y luego restar el resultado obtenido de 4. Si la asociatividad fuera derecha a izquierda, se restaría primero 3 de 4 y luego restaría el resultado obtenido de 2.

Por lo tanto, la generación de expresiones es un proceso crucial en la traducción de código fuente a código de máquina, y se deben tener en cuenta muchos factores para garantizar que las expresiones sean evaluadas correctamente.

Generación de control de flujo

La generación de control de flujo se refiere a la creación de estructuras de control de flujo, como if, while y for. Estas estructuras se traducen a instrucciones en lenguaje de máquina que alteran la ejecución del programa.

Para generar el control de flujo en código no optimizado, se traducen las expresiones lógicas que representan las condiciones del control de flujo a código de máquina. Se utilizan instrucciones de salto condicional para implementar estructuras de control de flujo como if y while. Estas instrucciones evalúan una condición y saltan a una dirección de memoria específica si la condición se cumple. Para la estructura for, se generan instrucciones de salto incondicional para regresar al inicio del bucle después de cada iteración. La generación de código de control de flujo también puede involucrar la manipulación de la pila para almacenar y recuperar direcciones de memoria de retorno.

Generación de procedimientos

La generación de procedimientos se refiere a la traducción de funciones y procedimientos del lenguaje fuente al lenguaje de máquina. Esto incluye la generación de las instrucciones necesarias para llamar a la función, pasar los parámetros y devolver el valor.

La generación de procedimientos es una parte esencial en la compilación de código, ya que las funciones y procedimientos son bloques de código reutilizables que pueden ser invocados múltiples veces en el programa. Durante la generación de procedimientos, se deben considerar varios factores, como la gestión de la pila, el uso de registros y la devolución de valores.

Para llamar a una función, se deben pasar los parámetros en un orden específico y asegurarse de que la función tenga acceso a ellos. La gestión de la pila también es importante para asegurarse de que los valores anteriores no se sobrescriban accidentalmente.

Además, es importante considerar la optimización del código generado en la generación de procedimientos. Algunas técnicas de optimización incluyen la eliminación de código muerto, la propagación de constantes y la eliminación de redundancias en el código.

En general, la generación de procedimientos es un proceso crítico en la compilación de código, ya que garantiza que las funciones y procedimientos se traduzcan correctamente al lenguaje de máquina y se ejecuten correctamente en el procesador.

Conclusión

La generación de código no optimizado es un proceso complejo que implica la traducción del lenguaje fuente al lenguaje de máquina. Comprender cómo funciona este proceso es fundamental para la creación de compiladores y lenguajes de programación. Además, la optimización del código es un proceso importante que se realiza después de la generación de código no optimizado para mejorar el rendimiento del programa.

Fuentes de información

- Andrew W. Appel, Implementación de Compiladores Modernos en Java (2da edición), Cambridge University Press, 2002.
- Randy Allen y Ken Kennedy, Compiladores Optimizadores para Arquitecturas Modernas: Un Enfoque Basado en Dependencias, Morgan Kaufmann Publishers, 2002.
- John Levine, Vinculadores y Cargadores, Morgan Kaufmann Publishers, 1999.
- Intel Corporation, "Manuales de Desarrollo de Software de Arquitecturas Intel 64 e IA-32," https://software.intel.com/content/www/us/en/develop/articles/intel-sdm.html
- Agner Fog, "Convenciones de Llamado para diferentes Compiladores y Sistemas Operativos de C++," https://www.agner.org/optimize/calling_conventions.pdf