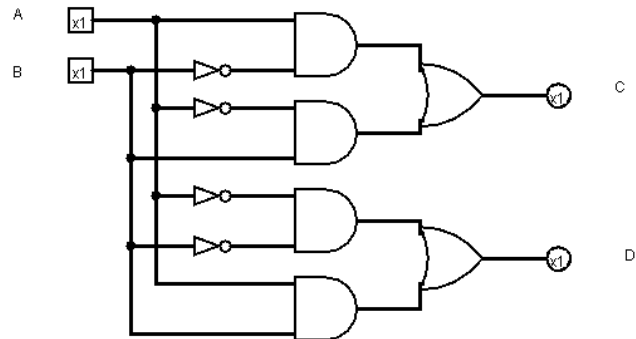


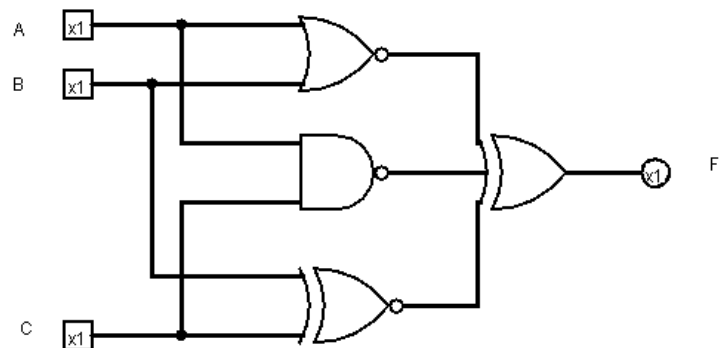
BÁO CÁO THỰC HÀNH CẤU TRÚC MÁY TÍNH II (IT002)

*** Lab01:** Bài 3.1 : Mô phỏng mạch tổ hợp sau.



Bảng chân trị

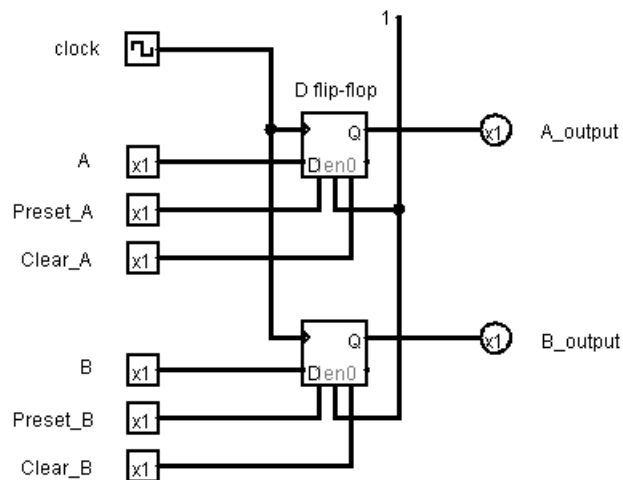
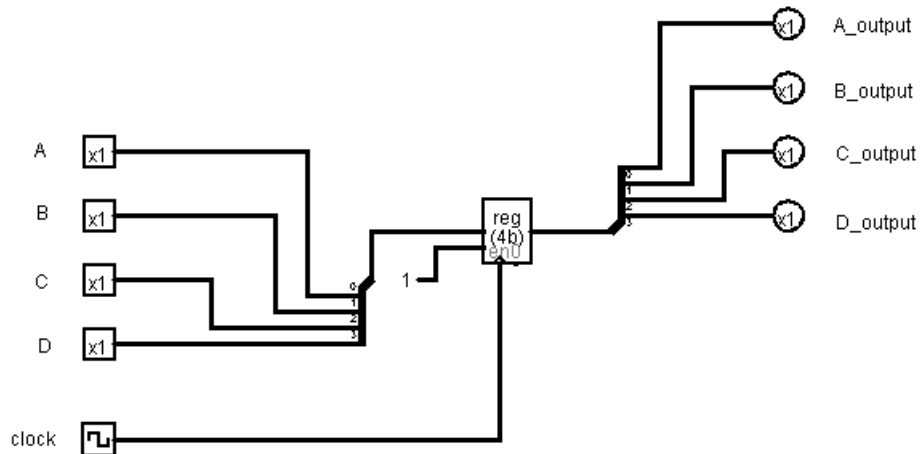
A	B	C	D
0	0	0	1
0	1	1	0
1	0	1	0
1	1	0	1



A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0

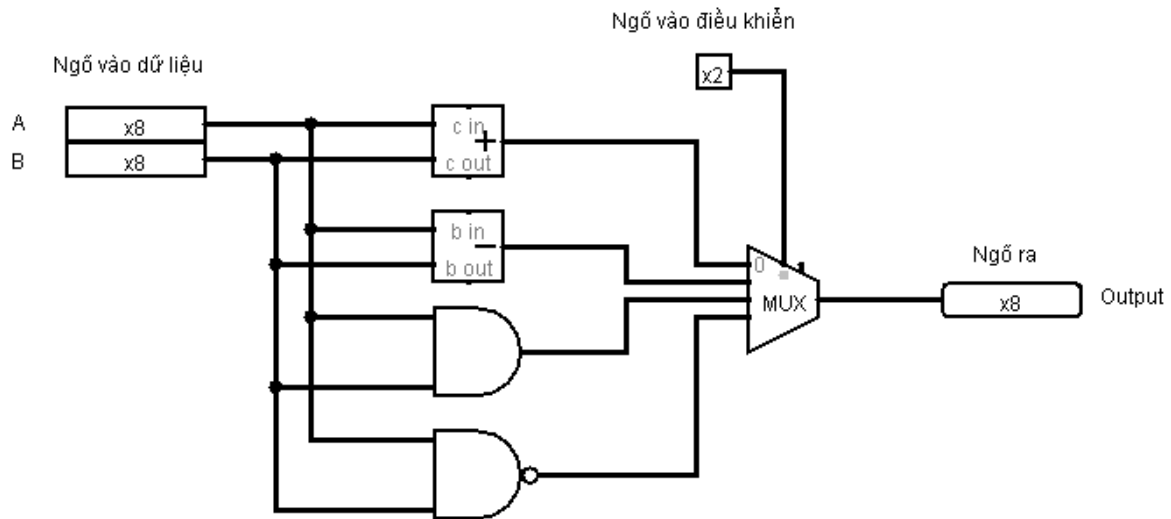
1	0	1	0
1	1	0	1
1	1	1	1

Bài 3.2 : Mô phỏng các mạch tuần tự sau.

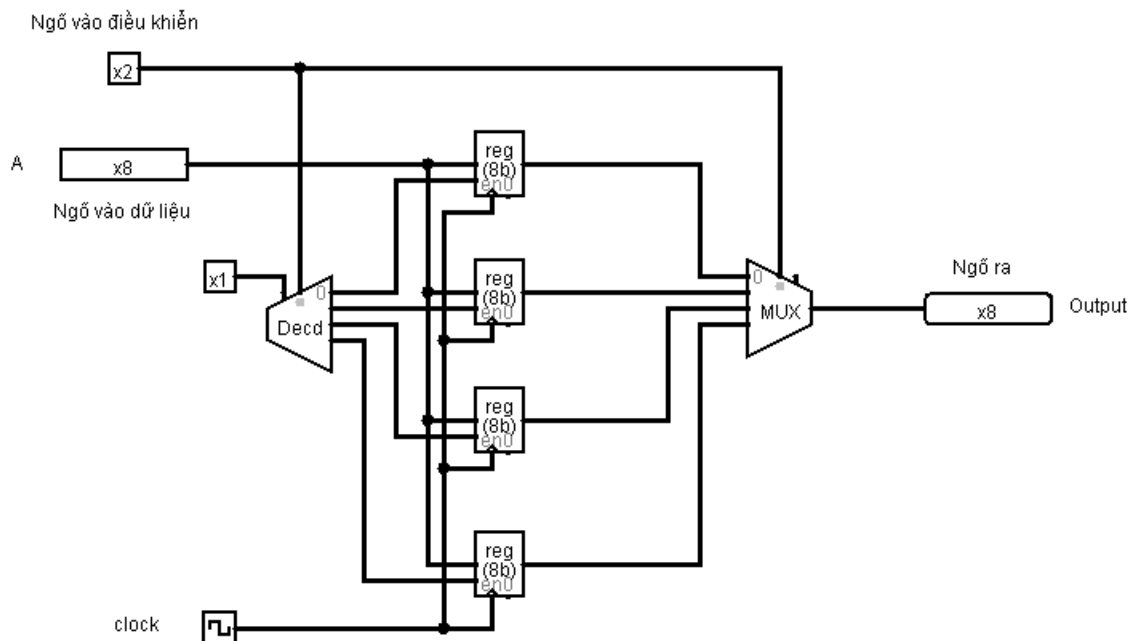


*Lab02 :

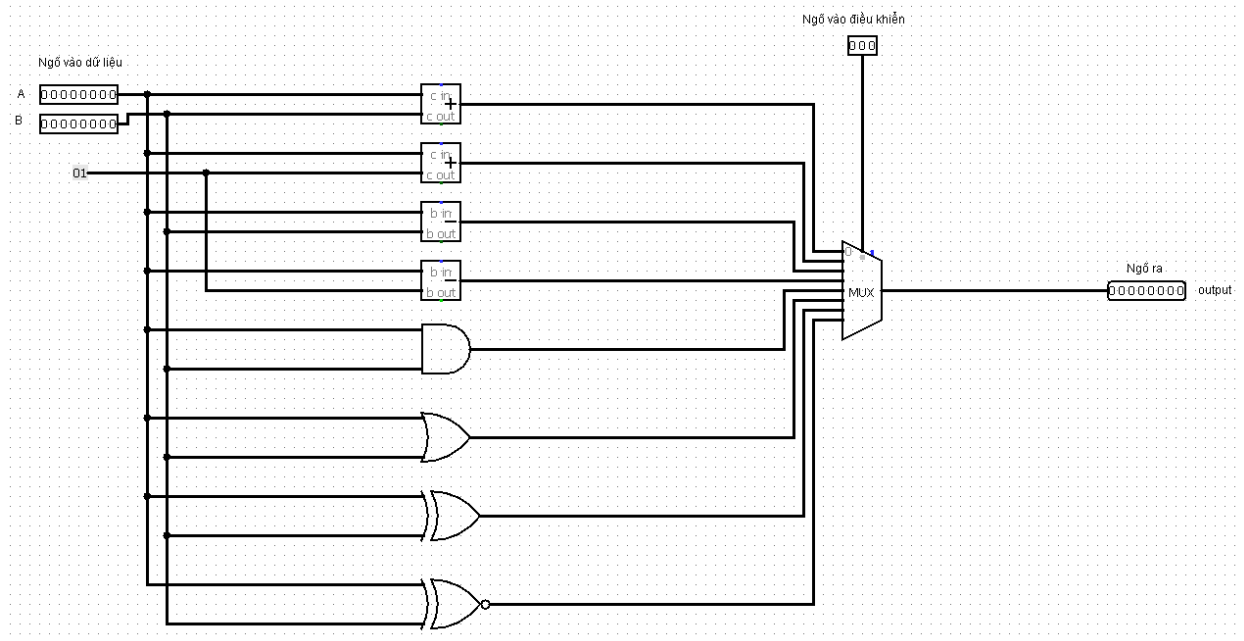
Bai 2.1 Mô phỏng ALU sau.



Bài 2.2 : Mô phỏng Register File sau:



Bài 3.1: Cải tiến ALU với các phép toán: $A + B$, $A + 1$, $A - B$, $A - 1$, $A \text{ AND } B$, $A \text{ OR } B$, $A \text{ XOR } B$, $A \text{ XNOR } B$.



Bảng chân trị:

Ngõ vào điều khiển	Ngõ ra
000	$A + B$
001	$A + 1$
010	$A - B$
011	$A - 1$
100	$A \& B$
101	$A B$
110	$A \text{ XOR } B$
111	$A \text{ XNOR } B$

Bài 3.2 : Thiết kế và mô phỏng lại Register Files với **địa chỉ xuất riêng** với **địa chỉ ghi?**

