

FPGAs in DBMS

1st Felix Grenzing
Universität Hamburg
Hamburg, Deutschland
felix.grenzing@studium.uni-hamburg.de

Zusammenfassung—Abstract here.

Index Terms—FPGAs, DBMS, Hardware Acceleration

I. EINFÜHRUNG

II. BEGRIFFE

A. *FPGAs*

B. *Einsatzmöglichkeiten*

C. *Pipelining und Datenparallelität*

D. *Partial Reconfiguration*

E. *BitWeaving*

III. EINORDNUNG DER SITUATION

A. *Pessimismus*

B. *Optimismus*

IV. ANDERES PAPER

A. *Architektur*

B. *Verschiedene Ansätze*

C. *Ergebnisse*

V. ANDERE ANSÄTZE

A. *IBEX*

B. *REGEXP_LIKE*

VI. THE ROAD THAT LIES AHEAD

LITERATUR

- [1] G. Eason, B. Noble, and I. N. Sneddon, "On certain integrals of Lipschitz-Hankel type involving products of Bessel functions," *Phil. Trans. Roy. Soc. London*, vol. A247, pp. 529–551, April 1955.
- [2] J. Clerk Maxwell, *A Treatise on Electricity and Magnetism*, 3rd ed., vol. 2. Oxford: Clarendon, 1892, pp.68–73.