

Перв. примен.

Справ. №

Подп. и дата

Взам.инв.№

Инв.№ дубл.

Подп. и дата

Инв.№ подл.

ЦАП ен ячии ботаранал

The diagram illustrates a saw generator circuit using discrete logic components. It consists of four identical stages of logic gates (AND, OR, AND) connected in a chain. The output of the final stage is connected to a 7420N chip, which then feeds into a 7426N chip. The final output is connected to a 7426N chip.

Изм.	Лист	№докум.	Подп.	Дата	
Разраб.					
Пров.	Захаров М.А.				
Т.контр.					
Н.контр.					
Утв.					

Генератор пилы на ЦАП			
Схема электрическая принципиальная	Лит.	Масса	Масштаб
	Лист 1	Листов 1	
	МГТУ им. Н.Э. Баумана группа ИУ6-64Б		

Копировал

Формат А3