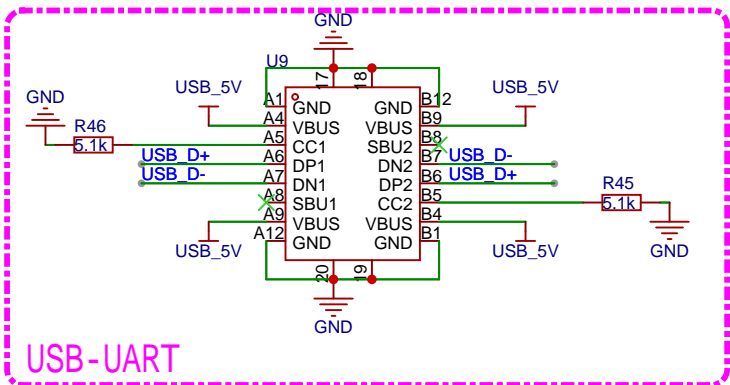
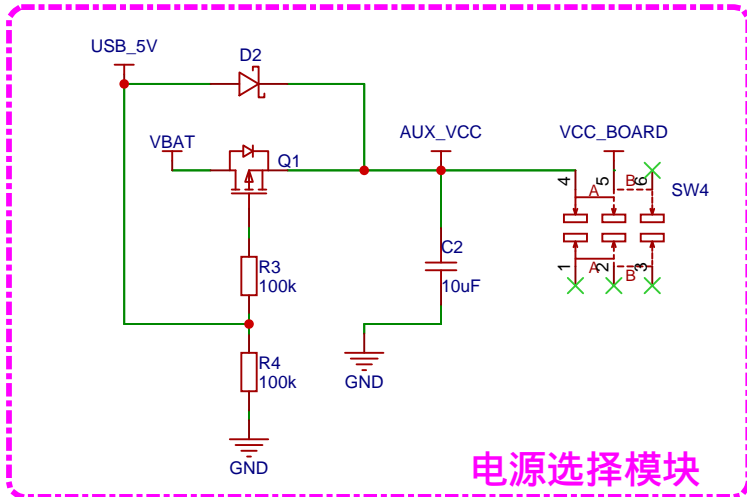


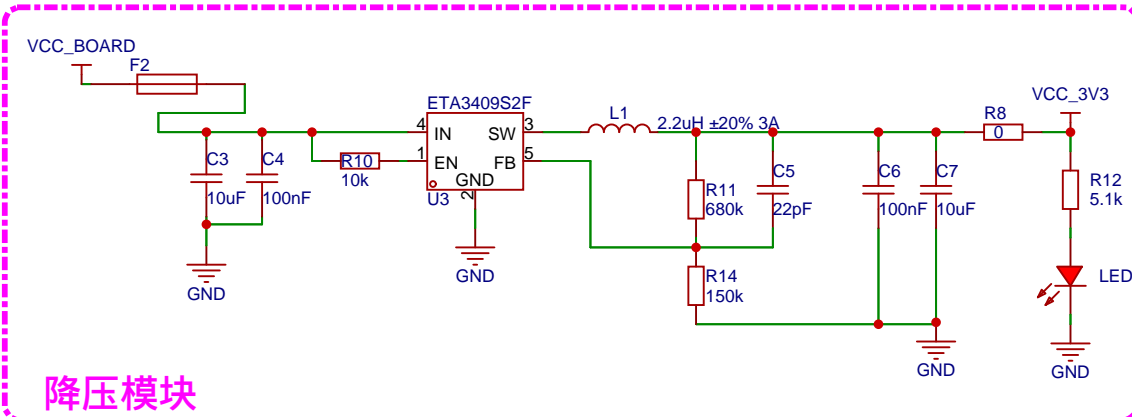
USB



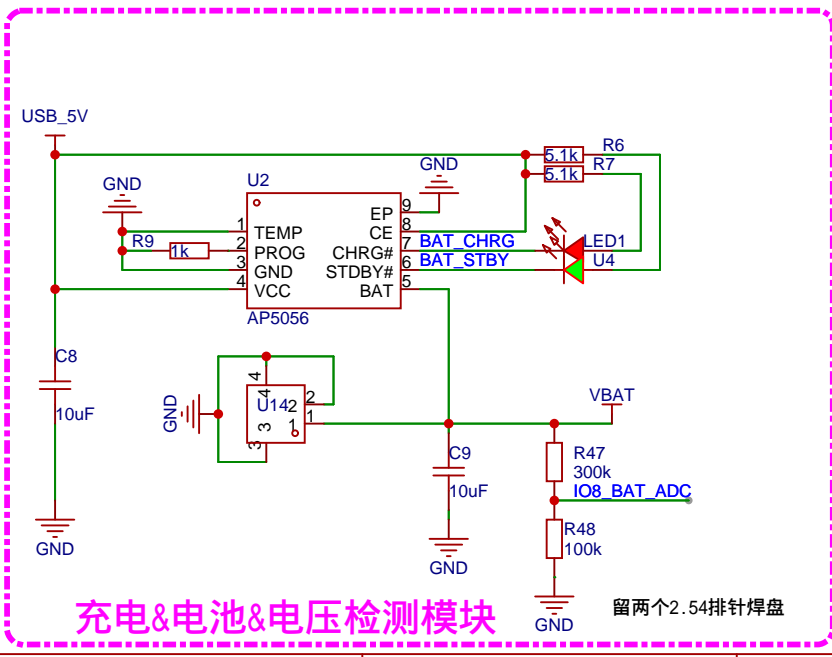
USB-UART



电源选择模块

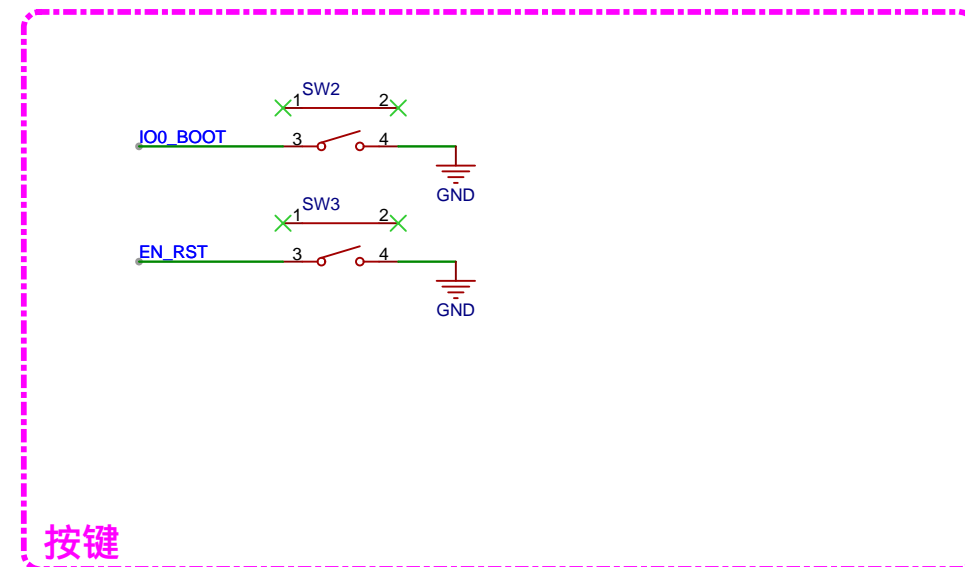
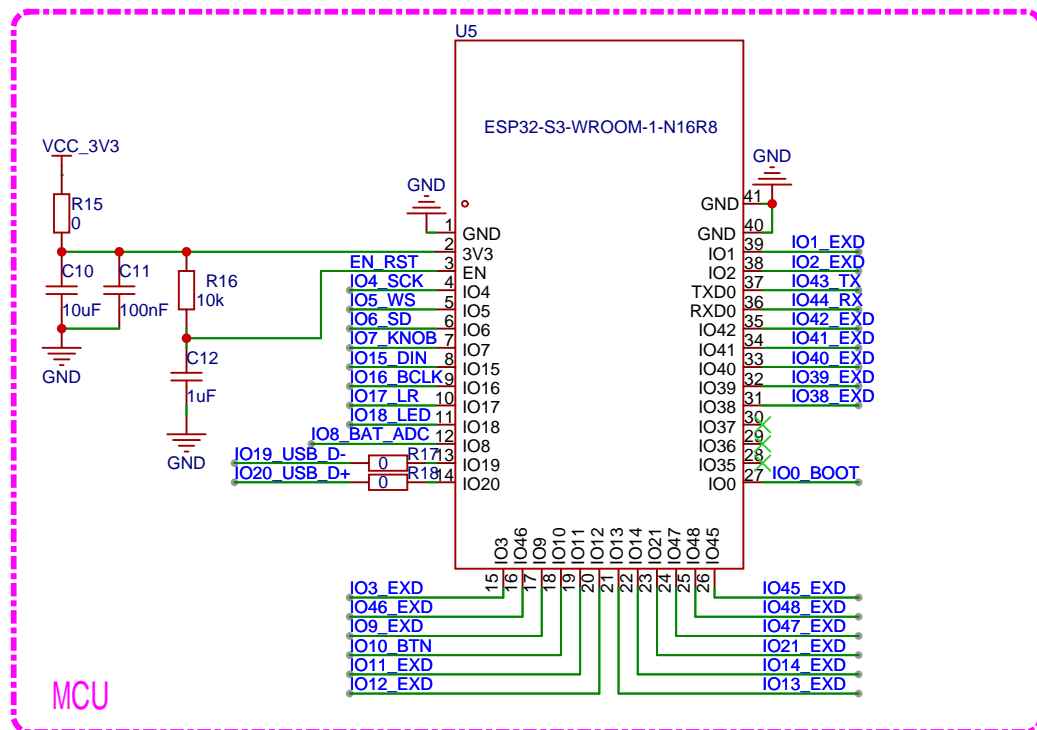


降压模块

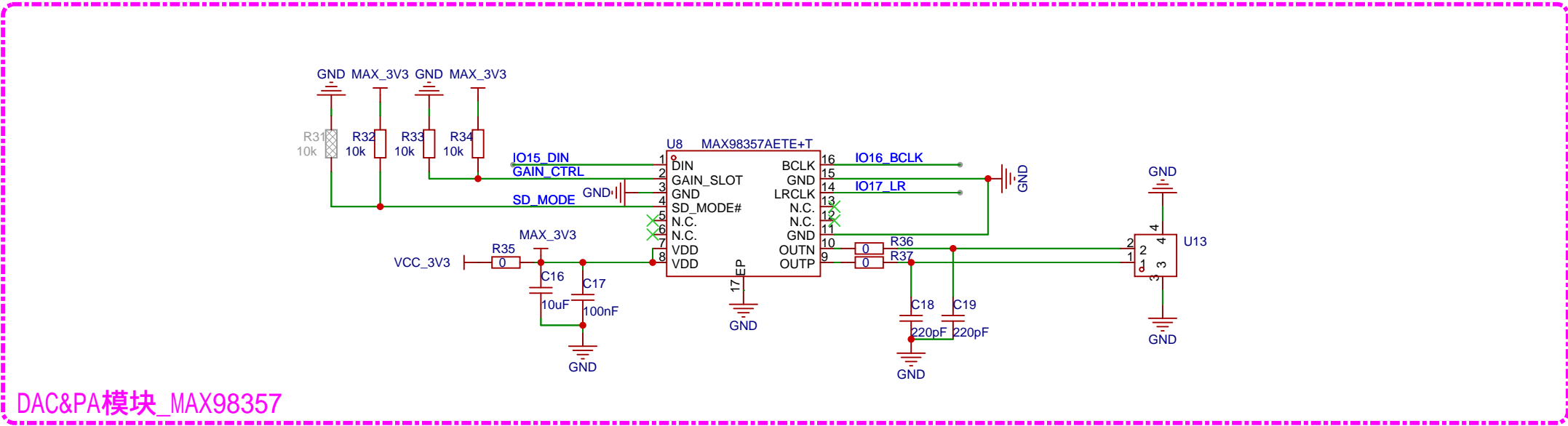
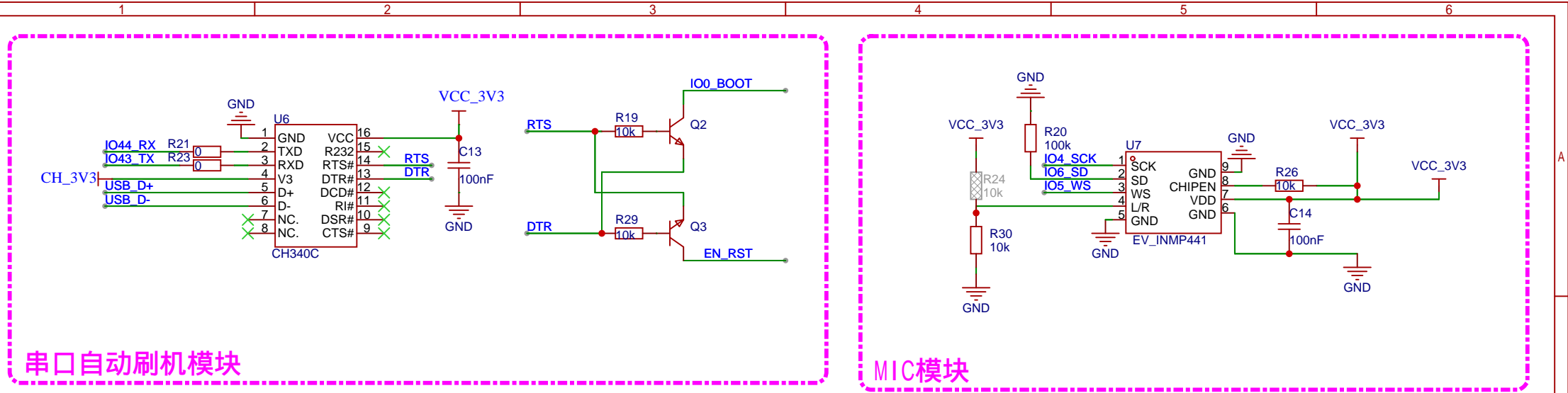


充电&电池&电压检测模块

原理图	Sche_ESP_AI		更新日期	2024-11-01
			创建日期	2024-10-22
图页	Power		物料编码	
绘制	ESP-AI			
审阅				
		版本	尺寸	页 1 共 4
		V1.0	A4	嘉立创EDA



原理图	Sche_ESP_AI			更新日期	2024-11-03
				创建日期	2024-10-22
图页	Mcu			物料编码	
绘制		ESP-AI			
审阅					
		版本	尺寸	页	2 共 4
		V1.0	A4	嘉立创EDA	



原理图	Sche_ESP_AI		更新日期	2024-11-01
图页	Module		创建日期	2024-10-22
绘制		ESP-AI		
审阅				
	版本	尺寸	页	3 共 4
嘉立创EDA		V1.0	A4	嘉立创EDA

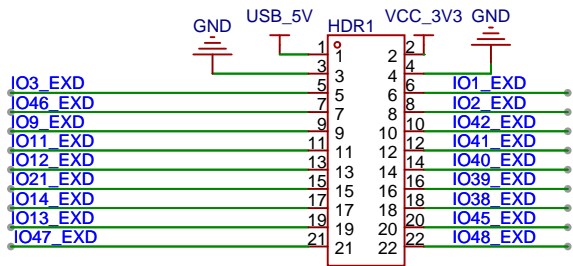
Table 8. Gain Selection

GAIN_SLOT	I ² S/LJ GAIN (dB)
Connect to GND through 100kΩ ±5% resistor	15
Connect to GND	12
Unconnected	9
Connect to V _{DD}	6
Connect to V _{DD} through 100kΩ ±5% resistor	3

Table 7. TDM Mode Channel Selection

SD_MODE	GAIN_SLOT	CHANNEL	BITS
Low	X	Off	N/A
V _{DD}	GND	0	16/32
V _{DD}	V _{DD} with 0Ω	1	16/32
V _{DD}	Float	2	16/32
V _{DD}	V _{DD} with 100kΩ	3	16/32
V _{DD}	GND with 100kΩ	4	16/32
V _{DD} through R _{LARGE}	GND	5	16/32
V _{DD} through R _{LARGE}	Float	6	16/32
V _{DD} through R _{LARGE}	V _{DD}	7	16/32

IIC接口

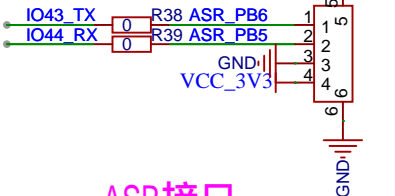


扩展引脚



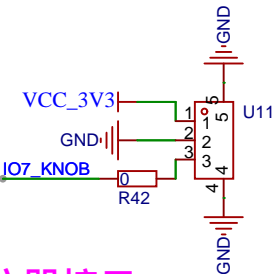
M3螺丝孔

IIC接口

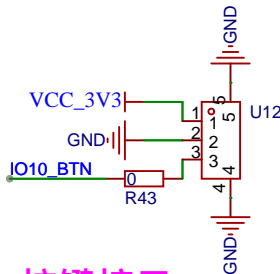


ASR接口

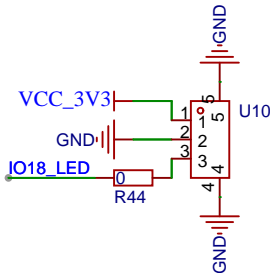
电位器接口



按键接口



指示灯接口



原理图

Sche_ESP_AI

更新日期

2024-11-04

图页

Interface

创建日期

2024-10-22

绘制

物料编码

审阅

ESP-AI

版本

尺寸

页

4

共

4

嘉立创EDA

V1.0

A4

嘉立创EDA