**《计算机组成原理》运算器作业**

1. 将下列十进制数表示成IEEE754标准的32位浮点规格化数。

27/64

1. 已知x和y，用变形补码计算x-y，同时判别运算结果是否溢出。

x=11011，y=-10011

3、用原码阵列乘法器、补码阵列乘法器分别计算。

x=11011，y=-11111

4、用原码阵列除法器计算（先乘1个比例因子变成小数）。

x=11000，y=-11111

5、设阶码3位，尾数6位，按浮点运算方法，完成下列取值的运算。

