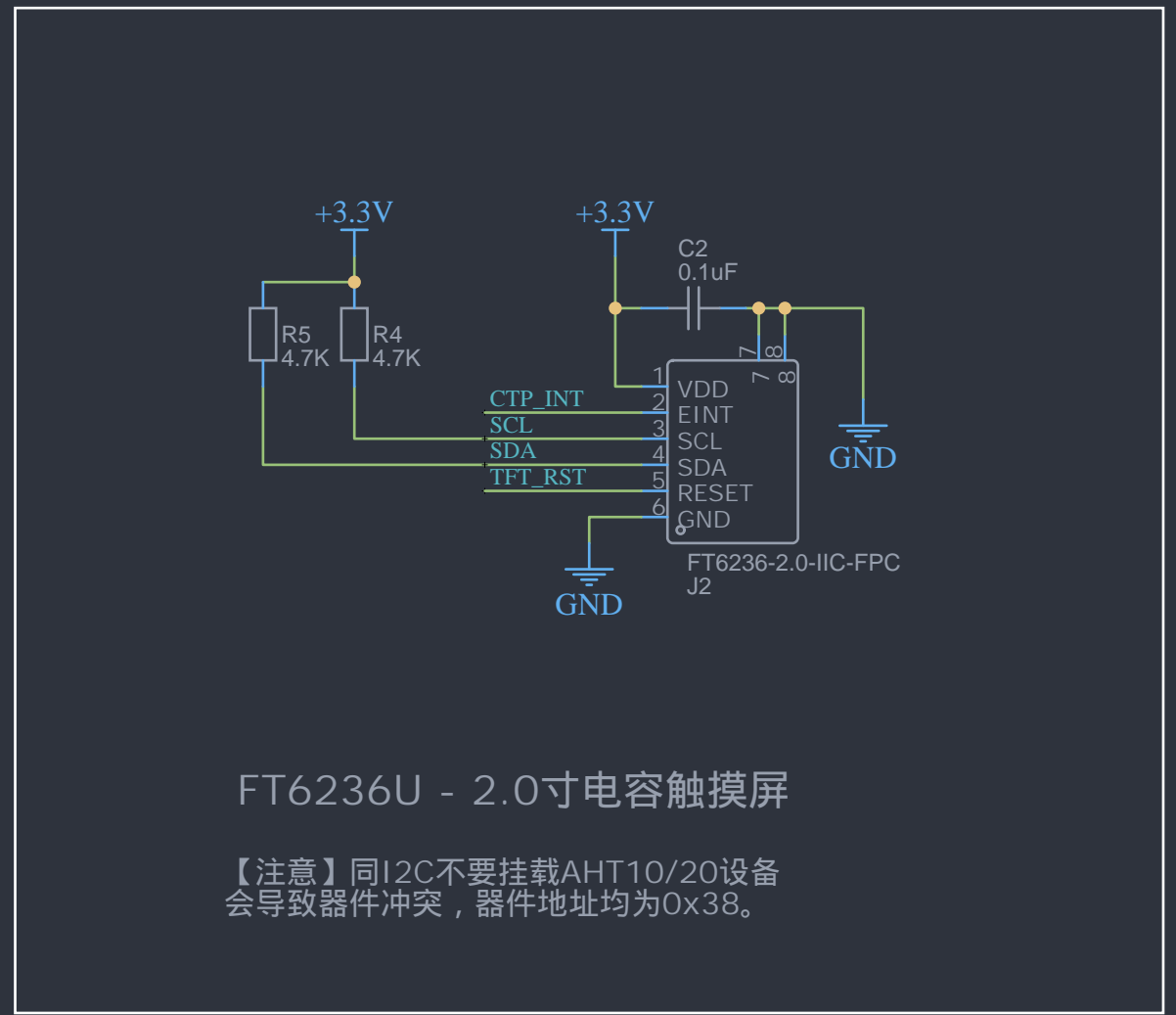
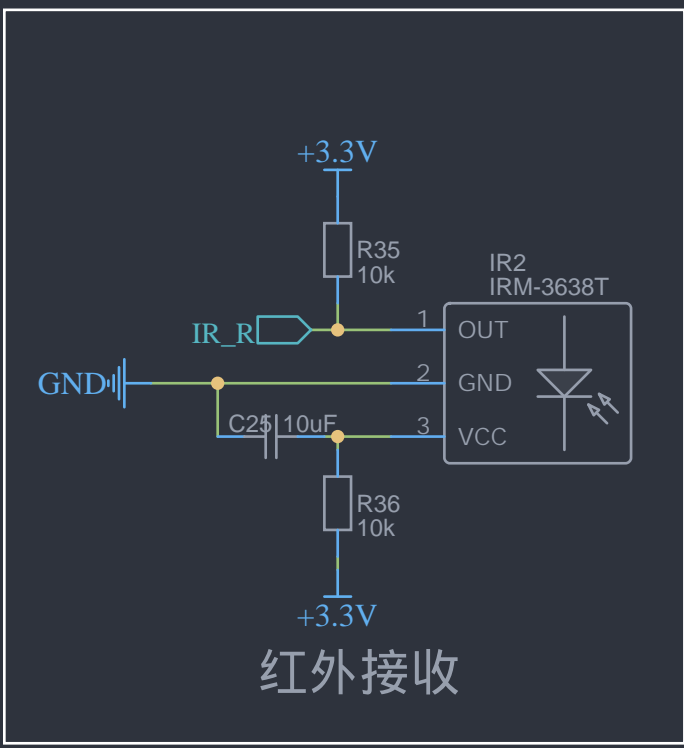
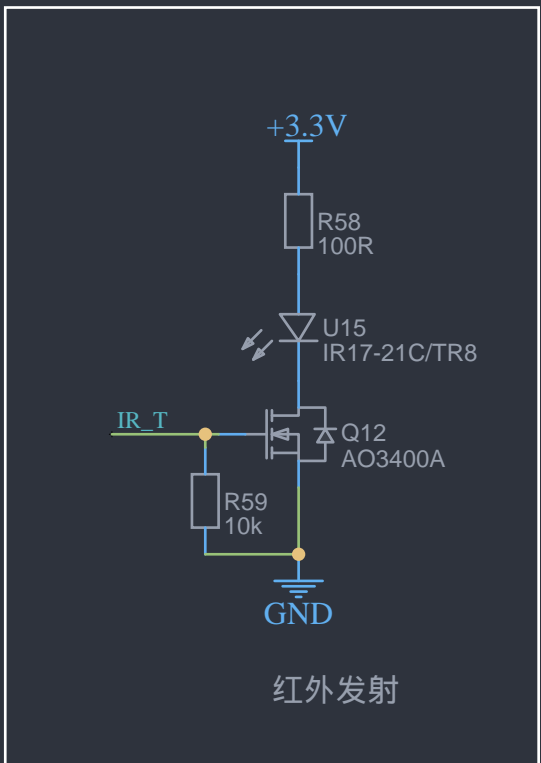
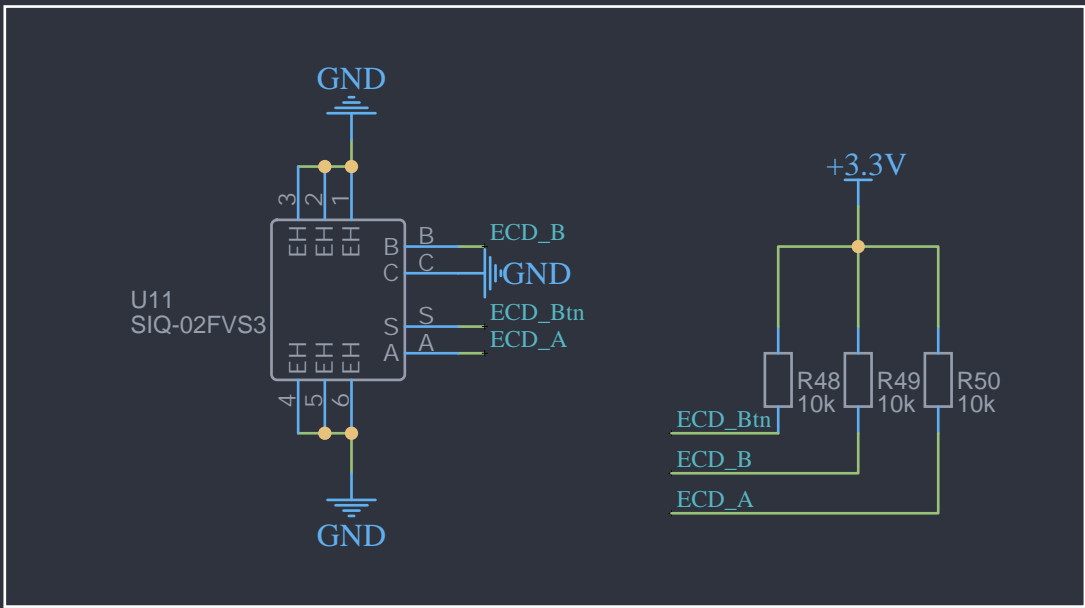
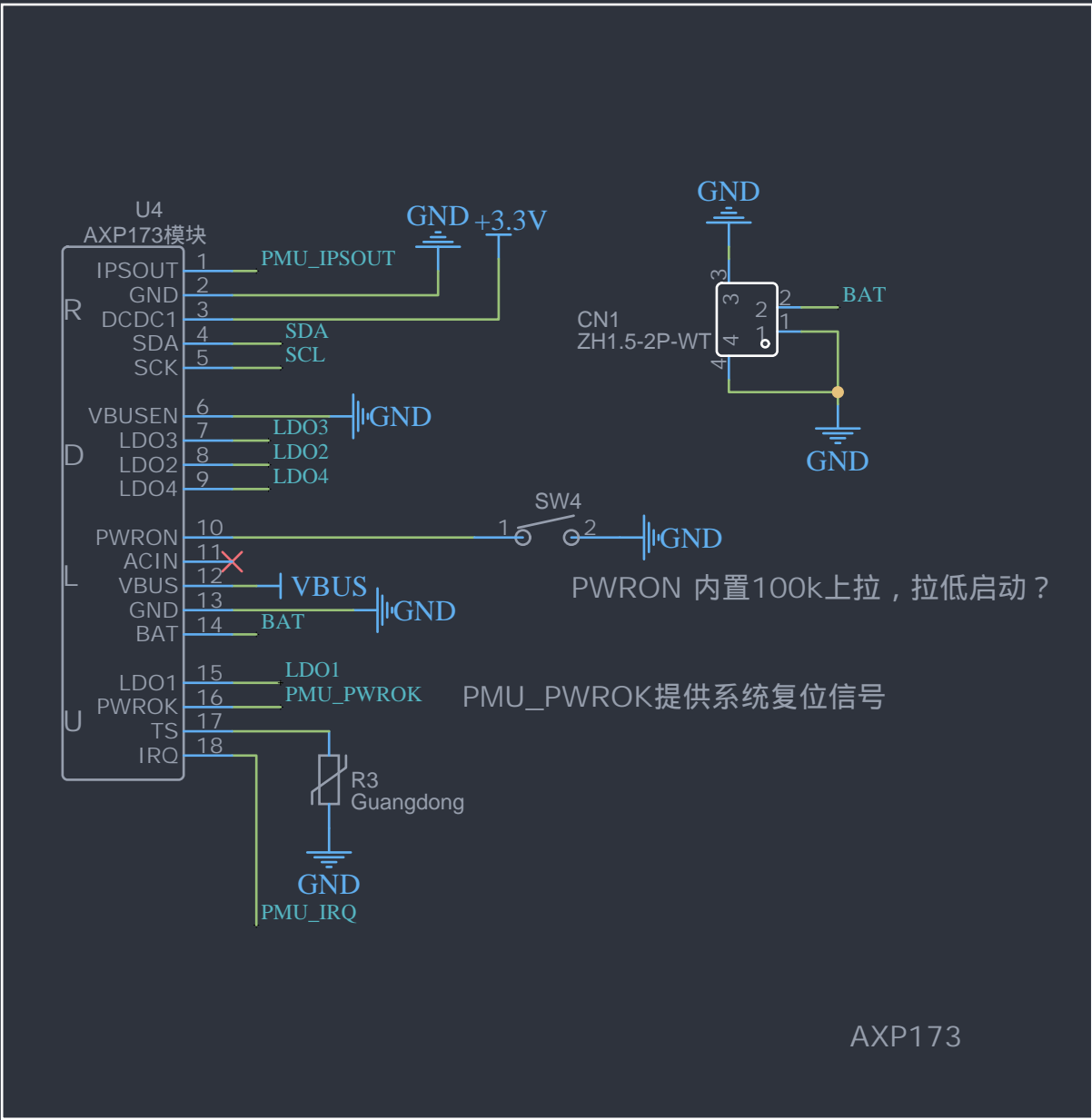


表 3.3: Strongarm 管脚			
内置 LDO (REG0, REG1) 电压			
管脚	默认	3.3V	1.8V
MTD0	下拉	0	1
系统启动模式			
管脚	默认	SPI 启动模式	下载启动模式
GPIO0	上拉	1	0
GPIO2	下拉	0	1
系统启动过程中，U0TXD 引脚 Demultiplexing			
管脚	默认	U0TXD 引脚 Demultiplexing	U0TXD 禁止
MTD0	上拉	1	0
SDIO 从机信号输入输出时序			
管脚	默认	下载启动模式	上电启动模式
MTD0	上拉	0	1
GPIO0	上拉	0	1

BOOT strap
GPIO0：0--下载，1--启动
GPIO2：下载时上电必须为0
GPIO12：选择flash电压，上电时必须为0
GPIO14：内部上拉，上电时为1
GPIO15：上电时必须为1
GPIO5：上电时必须为1

ADC1 INPUT ONLY
IO34
IO35
IO36——VP
IO39——VN



引脚序号	引脚名称	功能说明
1	LED-A	LED Anode
2	LED-K	LED Cathode
3	IM2	The MCU interface mode select
4	IM1	The MCU interface mode select
5	IM0	The MCU interface mode select
6	VCC	Power Supply for Analog,VCC=2.5V-3.3V
7-14	D7~D0	MCU parallel interface data
15	RD	Read MCU parallel interface
16	WR	Write enable in MCU parallel interface .Display data/command selection pin in 4-line serial interface.
17	R5	Display data/command selection pin
18	CS	Chipselection pin Low enable ,high disable.
19	TE	Tearing effect signal is used to synchronize MCU to frame memory.
20	RESET	This signal will reset the device and it must be applied to
21	SDA	SPI interface input/output pin .the data is latched on the rising edge of the SCL signal.
22	GND	Power Ground

