2023131141KK1

(2022·上海奉贤区致远高级中学高二期末)关于并联电路，下列说法中错误的是(　　)

A．总电阻阻值必小于每一支路的电阻

B．其中一只电阻阻值增大时，总电阻阻值必减小

C．再并联一只电阻时，总电阻阻值必减小

D．拿掉一支路时，总电阻阻值必增大