

☆

36

👍

2

¥

[调试逆向] [原创]硬件断点和原理与实现 👑 优

妖气17

5

1

大牛

👍

2018-12-30 15:52

🚩 举报

👁 5567

硬件断点的原理

Intel 80306以上的CPU给我们提供了调试寄存器用于软件调试，硬件断点是通过设置调试寄存器实现的。

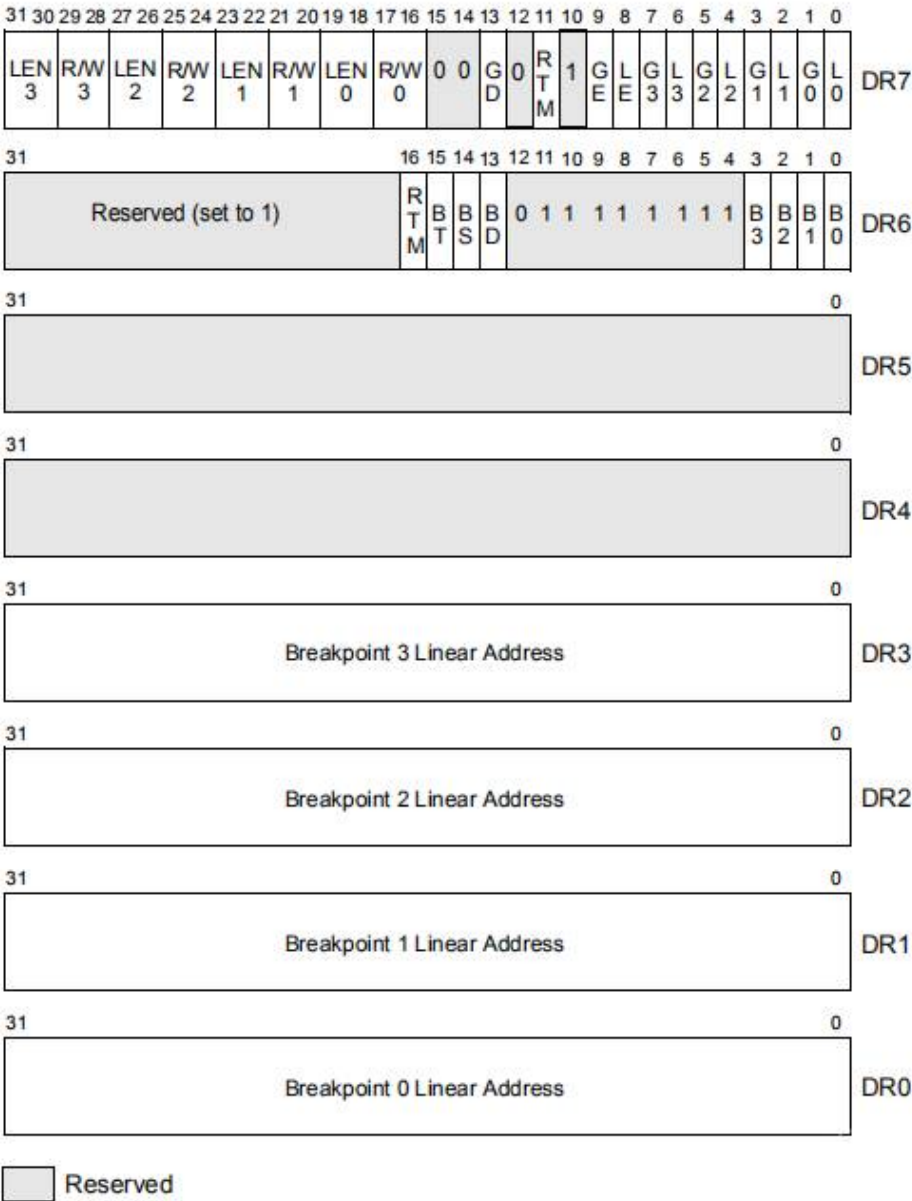


图1 调试寄存器

图1为Intel手册提供的32位操作系统下8个调试寄存器的图示(Intel手册卷3 17章第二节 Debug Registers，有兴趣的朋友可以查阅)，根据介绍，DR0-DR3为设置断点的地址，DR4和DR5为保留，

DR6为调试异常产生后显示的一些信息，DR7保存了断点是否启用、断点类型和长度等信息。

我们在使用硬件断点的时候，就是要设置调试寄存器，将断点的位置设置到DR0-DR3中，断点的长度设置到DR7的LEN0-LEN3中，将断点的类型设置到DR7的RW0-RW3中，将是否启用断点设置到DR7的L0-L3中。

设置硬件断点需要的DR0-DR3很简单，就是下断点的地址，DR7寄存器很复杂，位段信息结构体如下：

☆

36

👍

2

¥

```
1 typedef struct _DBG_REG7
2 {
3     /*
4     // 局部断点(L0~3)与全局断点(G0~3)的标记位
5     */
6     unsigned L0 : 1; // 对Dr0保存的地址启用 局部断点
7     unsigned G0 : 1; // 对Dr0保存的地址启用 全局断点
8     unsigned L1 : 1; // 对Dr1保存的地址启用 局部断点
9     unsigned G1 : 1; // 对Dr1保存的地址启用 全局断点
10    unsigned L2 : 1; // 对Dr2保存的地址启用 局部断点
11    unsigned G2 : 1; // 对Dr2保存的地址启用 全局断点
12    unsigned L3 : 1; // 对Dr3保存的地址启用 局部断点
13    unsigned G3 : 1; // 对Dr3保存的地址启用 全局断点
14    /*
15    // 【以弃用】用于降低CPU频率，以方便准确检测断点异常
16    */
17    unsigned LE : 1;
18    unsigned GE : 1;
19    /*
20    // 保留字段
21    */
22    unsigned Reserve1 : 3;
23    /*
24    // 保护调试寄存器标志位，如果此位为1，则有指令修改条是寄存器时会触发异常
25    */
26    unsigned GD : 1;
27    /*
28    // 保留字段
29    */
30    unsigned Reserve2 : 2;
31
32    unsigned RW0 : 2; // 设定Dr0指向地址的断点类型
33    unsigned LEN0 : 2; // 设定Dr0指向地址的断点长度
34    unsigned RW1 : 2; // 设定Dr1指向地址的断点类型
35    unsigned LEN1 : 2; // 设定Dr1指向地址的断点长度
36    unsigned RW2 : 2; // 设定Dr2指向地址的断点类型
37    unsigned LEN2 : 2; // 设定Dr2指向地址的断点长度
38    unsigned RW3 : 2; // 设定Dr3指向地址的断点类型
39    unsigned LEN3 : 2; // 设定Dr3指向地址的断点长度
40 }DBG_REG7, *PDBG_REG7;
```

需要注意的是，设置硬件断点时，断点的长度、类型和地址是有要求的。

Debug Register Setup			
Debug Register	R/Wn	Breakpoint Address	LENn
DR0	R/W0 = 11 (Read/Write)	A0001H	LEN0 = 00 (1 byte)
DR1	R/W1 = 01 (Write)	A0002H	LEN1 = 00 (1 byte)
DR2	R/W2 = 11 (Read/Write)	B0002H	LEN2 = 01) (2 bytes)
DR3	R/W3 = 01 (Write)	C0000H	LEN3 = 11 (4 bytes)

图2 调试寄存器的设置要求

如图2所示，保存DR0-DR3地址所指向位置的断点类型(RW0-RW3)与断点长度(LEN0-LEN3)，状态描述如下：

- 00：执行 01：写入 11：读写
- 00：1字节 01：2字节 11：4字节

设置硬件执行断点时，长度只能为1(LEN0-LEN3设置为0时表示长度为1)

设置读写断点时，如果长度为1，地址不需要对齐，如果长度为2，则地址必须是2的整数倍，如果长度为4，则地址必须是4的整数倍。

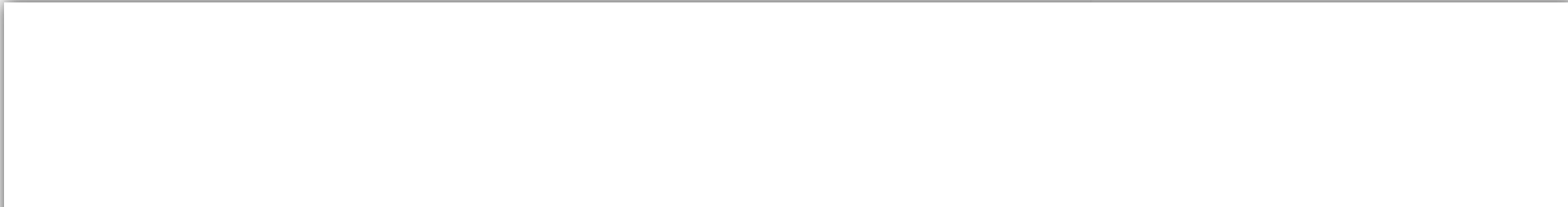
原理大概就是这么多了，下面就是实现了。

### 硬件断点的实现

实现硬件断点，首先要获取当前线程环境

```
1 //获取线程环境
2 CONTEXT g_Context = { 0 };
3 g_Context.ContextFlags = CONTEXT_CONTROL;
4 GetThreadContext(hThread, &g_Context);
```

在CONTEXT结构体中，存放了诸多当前线程环境的信息，以下是从winnt.h文件中找到的CONTEXT结构体



☆

36

👍

2

¥

```
1 typedef struct _CONTEXT {
2
3     //
4     // The flags values within this flag control the contents of
5     // a CONTEXT record.
6     //
7     // If the context record is used as an input parameter, then
8     // for each portion of the context record controlled by a flag
9     // whose value is set, it is assumed that that portion of the
10    // context record contains valid context. If the context record
11    // is being used to modify a threads context, then only that
12    // portion of the threads context will be modified.
13    //
14    // If the context record is used as an IN OUT parameter to capture
15    // the context of a thread, then only those portions of the thread's
16    // context corresponding to set flags will be returned.
17    //
18    // The context record is never used as an OUT only parameter.
19    //
20
21    DWORD ContextFlags;
22
23    //
24    // This section is specified/returned if CONTEXT_DEBUG_REGISTERS is
25    // set in ContextFlags. Note that CONTEXT_DEBUG_REGISTERS is NOT
26    // included in CONTEXT_FULL.
27    //
28
29    DWORD   Dr0;
30    DWORD   Dr1;
31    DWORD   Dr2;
32    DWORD   Dr3;
33    DWORD   Dr6;
34    DWORD   Dr7;
35
36    //
37    // This section is specified/returned if the
38    // ContextFlags word contains the flag CONTEXT_FLOATING_POINT.
39    //
40
41    FLOATING_SAVE_AREA FloatSave;
42
43    //
44    // This section is specified/returned if the
45    // ContextFlags word contains the flag CONTEXT_SEGMENTS.
46    //
47
48    DWORD   SegGs;
49    DWORD   SegFs;
50    DWORD   SegEs;
51    DWORD   SegDs;
52
53    //
54    // This section is specified/returned if the
55    // ContextFlags word contains the flag CONTEXT_INTEGER.
56    //
57
58    DWORD   Edi;
59    DWORD   Esi;
60    DWORD   Ebx;
61    DWORD   Edx;
62    DWORD   Ecx;
63    DWORD   Eax;
64
65    //
66    // This section is specified/returned if the
67    // ContextFlags word contains the flag CONTEXT_CONTROL.
68    //
69
70    DWORD   Ebp;
71    DWORD   Eip;
72    DWORD   SegCs;           // MUST BE SANITIZED
73    DWORD   EFlags;         // MUST BE SANITIZED
74    DWORD   Esp;
75    DWORD   SegSs;
76
77    //
78    // This section is specified/returned if the ContextFlags word
79    // contains the flag CONTEXT_EXTENDED_REGISTERS.
80    // The format and contexts are processor specific
81    //
82
83    BYTE    ExtendedRegisters[MAXIMUM_SUPPORTED_EXTENSION];
84
85 } CONTEXT;
```

从CONTEXT结构体中我们可以看到存放了调试寄存器 Dr0-Dr3和Dr6、Dr7，通过设置这些寄存器我们可以实现硬件断点。

已经获取了当前线程环境，接下来就是设置调试寄存器

☆

36

👍

2

¥

```
1 //传入下断点的地址、类型、长度
2 void SetHardBP(DWORD addr, BreakPointHard type, BreakPointLen len)
3 {
4     //利用上文中的DR7寄存器位段信息
5     DBG_REG7 *pDr7 = (DBG_REG7 *)&g_Context.Dr7;
6
7     if (len == 1)
8     {
9         //两字节的对齐粒度
10        addr = addr - addr % 2;
11    }
12    else if (len == 3)
13    {
14        //四字节的对齐粒度
15        addr = addr - addr % 4;
16    }
17
18    if (pDr7->L0 == 0)
19    {
20        g_Context.Dr0 = addr; //利用Dr0寄存器存放地址
21        pDr7->RW0 = type; //Dr7寄存器中的RW0设置类型
22        pDr7->LEN0 = len; //Dr7寄存器中的LEN0设置长度
23        pDr7->L0 = 1; //Dr7寄存器中的L0启用断点
24    }
25    else if (pDr7->L1 == 0)
26    {
27        g_Context.Dr1 = addr;
28        pDr7->RW1 = type;
29        pDr7->LEN1 = len;
30        pDr7->L1 = 1;
31    }
32    else if (pDr7->L2 == 0)
33    {
34        g_Context.Dr2 = addr;
35        pDr7->RW2 = type;
36        pDr7->LEN2 = len;
37        pDr7->L2 = 1;
38    }
39    else if (pDr7->L3 == 0)
40    {
41        g_Context.Dr3 = addr;
42        pDr7->RW3 = type;
43        pDr7->LEN3 = len;
44        pDr7->L3 = 1;
45    }
46 }
```

调试寄存器的信息设置好之后，我们要将当前环境保存

```
1 //设置当前环境
2 SetThreadContext(hThread, &g_Context);
```

收藏 · 36

点赞 · 2

打赏

分享

由此，硬件断点的大致实现思路已经完成。

本人理解有限，如有错误，请批评指正！

最新回复 (7)

jgs  2018-12-31 10:05 

2楼 0 ...

mark 标记一下，学习，谢谢楼主分享

极客

nevinhappy   2 2018-12-31 18:19 

3楼 0 ...

目测要精！学习了。

大牛

wem  2019-1-1 04:36 

4楼 0 ...

mk

极客

PYGame  2019-1-1 06:46 

5楼 0 ...

硬断都精了

极客

はつゆき  2019-1-1 14:01 

6楼 0 ...

这个精给的很到位，以后希望再多出一些这样的“细化”文章！ 

首页

论坛

课程

招聘

发现

最新回复 (7)

爱吃菠菜   2019-1-1 14:10

7楼

 0



这都能精华

大牛

岁月别催  2019-1-3 10:44

8楼

 0



加解密上不是有的么

极客



wx\_havenow

内容

回帖

表情

 高级回复

返回