

# STRH(1) (Thumb\*) - 存储寄存器半字



## 语法

STRH op, [basereg, (#value \*2)]

其中：

op	包含源操作数的寄存器
basereg	包含基址的基址寄存器
value	5 位立即数乘以 2 然后加到 basereg 形成的地址

## 说明

此格式的 STRH 指令从 op 读取 16 位数据，然后将它存储到 value 指定的地址。它可用于访问结构（记录）字段。

## 备注

如果试图进行无效的加载或存储数据访问，则生成数据终止异常。如果实现系统控制协处理器时启用对齐检查，并且存在设置了位 [0] 的地址，则生成对齐异常。地址必须按半字对齐。

## 寻址模式

无操作数。

## 影响的标志

N	Z	C	V	Q	S	I	F	T

## 编码

15	14	13	12	11	10	6	5	3	2	0
1	0	0	0	0	value	basereg	op			

## 示例

```
1          ;@.text
2          ;@.globl funstrh
3          ;@.align 0
4          ;
5          AREA example, CODE, READONLY
6          CODE16
7
8          label1
9          ; Store low half of register R0
10         ; to memory at address given by
11         ; value of R2 plus offset of 24
12         ; bytes
13         00000000      8010      STRH      R0, [R2, #0x18]
```