НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ

«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ»

ФАКУЛЬТЕТ ІНФОРМАТИКИ І ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

КАФЕДРА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

**Лабораторна робота №1**

з дисципліни **«**Архітектура комп’ютерів 3**»**

Виконав:

студент 3 курсу

групи ІВ-83

Верьовочкін Іван

Перевірив:

Нікольський С.С.

Київ 2021 р.

**Лістинг програми:**

**start.S**

.syntax unified

.cpu cortex-m4

//.fpu softvfp

.thumb

// Global memory locations.

.global vtable

.global reset\_handler

/\*

\* vector table

\*/

.type vtable, %object

vtable:

.word \_\_stack\_start

.word \_\_hard\_reset\_\_+1

.size vtable, .-vtable

\_\_hard\_reset\_\_:

ldr r0, =\_\_stack\_start

mov sp, r0

b \_\_hard\_reset\_\_

**lscript.ld**

MEMORY

{

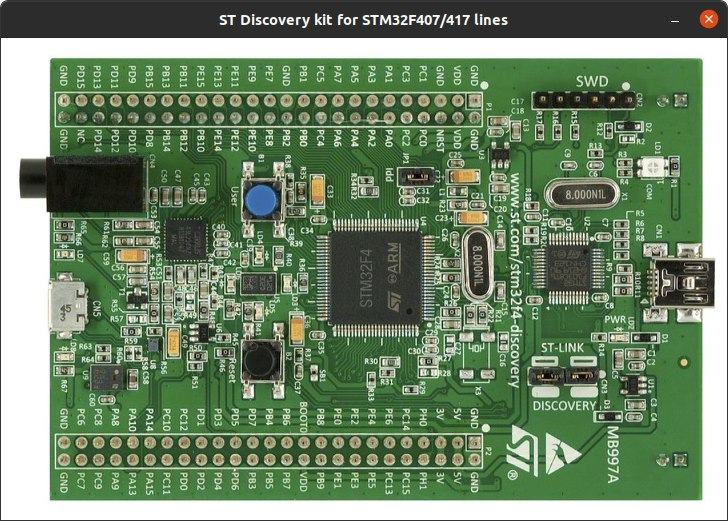
FLASH ( rx ) : ORIGIN = 0x08000000, LENGTH = 1M

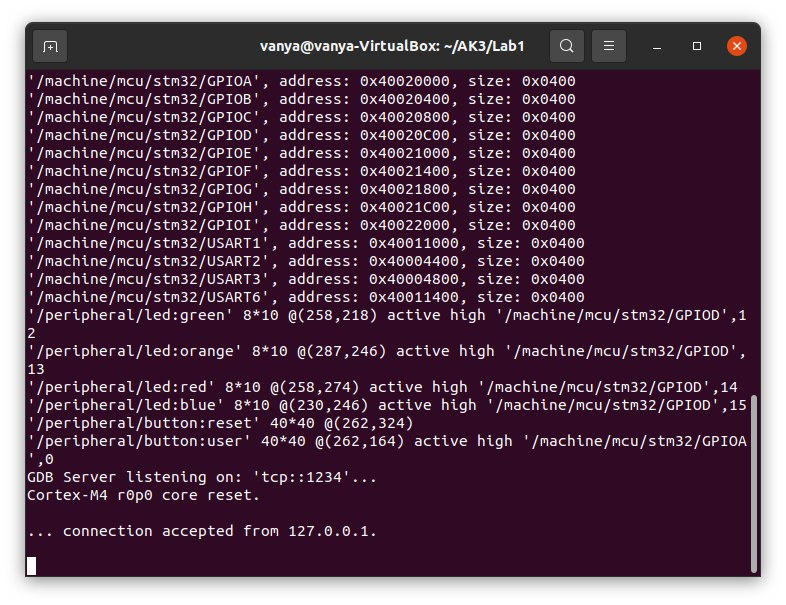
RAM ( rxw ) : ORIGIN = 0x20000000, LENGTH = 128K

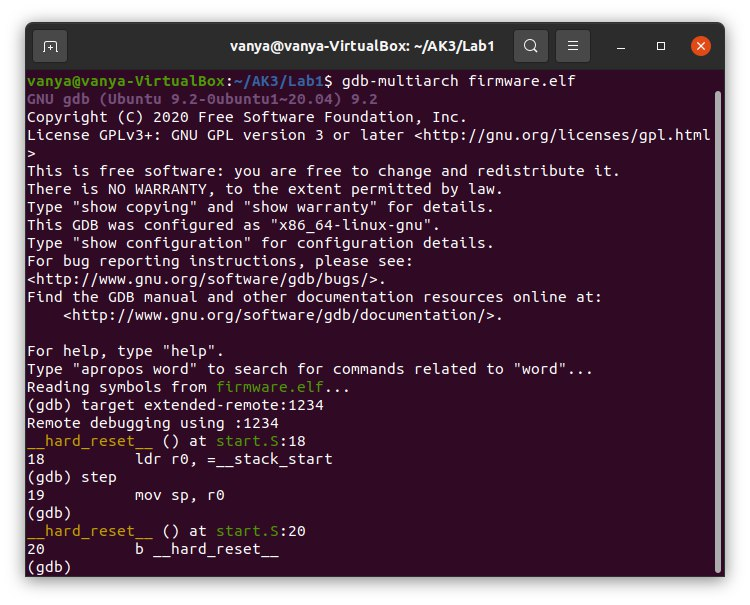
}

\_\_stack\_start = ORIGIN(RAM) + LENGTH(RAM);

**Скріншот виконання:**







**Висновок**

Під час виконання лабораторної було розроблено програму мовою асемблера та перевірено за допомогою відлагоджувача. Скріншоти підтверджують правильність прийняття рішень.