
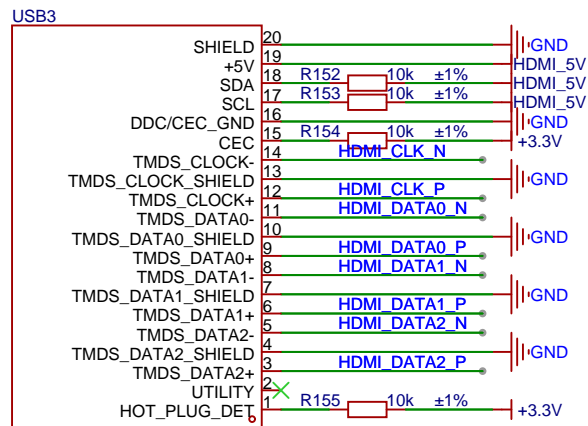
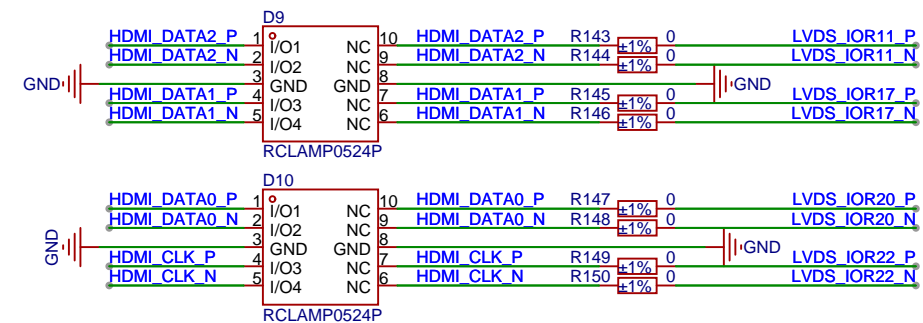
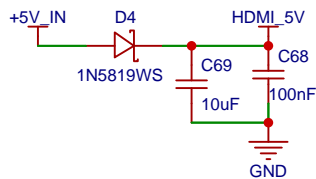


原理图	原理图	创建日期	2025-10-31
板子	PCB3	更新日期	2025-11-01
绘制		图页	FPGA DDR3
审阅		立创逻辑派开发板	
		版本	尺寸
		V1.0	A4
		页	2 共 10
		嘉立创EDA	



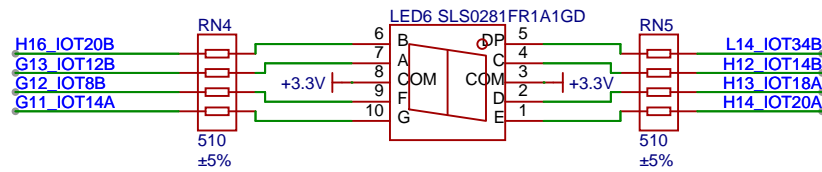
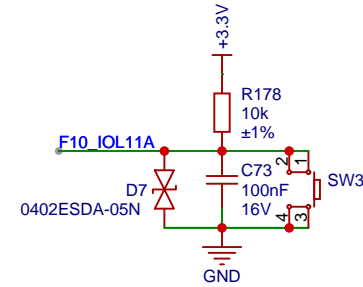
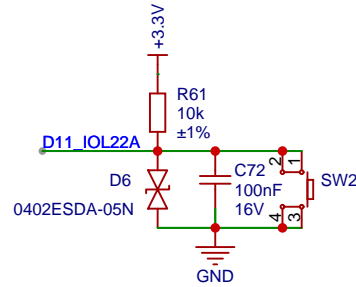
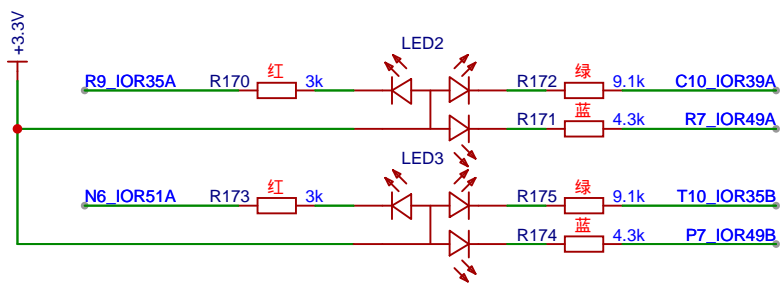


原理图	原理图			创建日期	2025-10-31	
				更新日期	2025-11-01	
板子	PCB3			图页	FPGA_JTAG	
绘制		立创逻辑派开发板				
审阅						
		版本	尺寸	页	4	共 10
		V1.0	A4	嘉立创EDA		



HDMI 接口

原理图	原理图		创建日期	2025-10-31
板子	PCB3		更新日期	2025-11-01
绘制	立创逻辑派开发板		图页	FPGA HDMI
审阅				
		版本	尺寸	页 5 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA

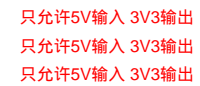
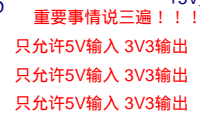



LED&&按键&&数码管

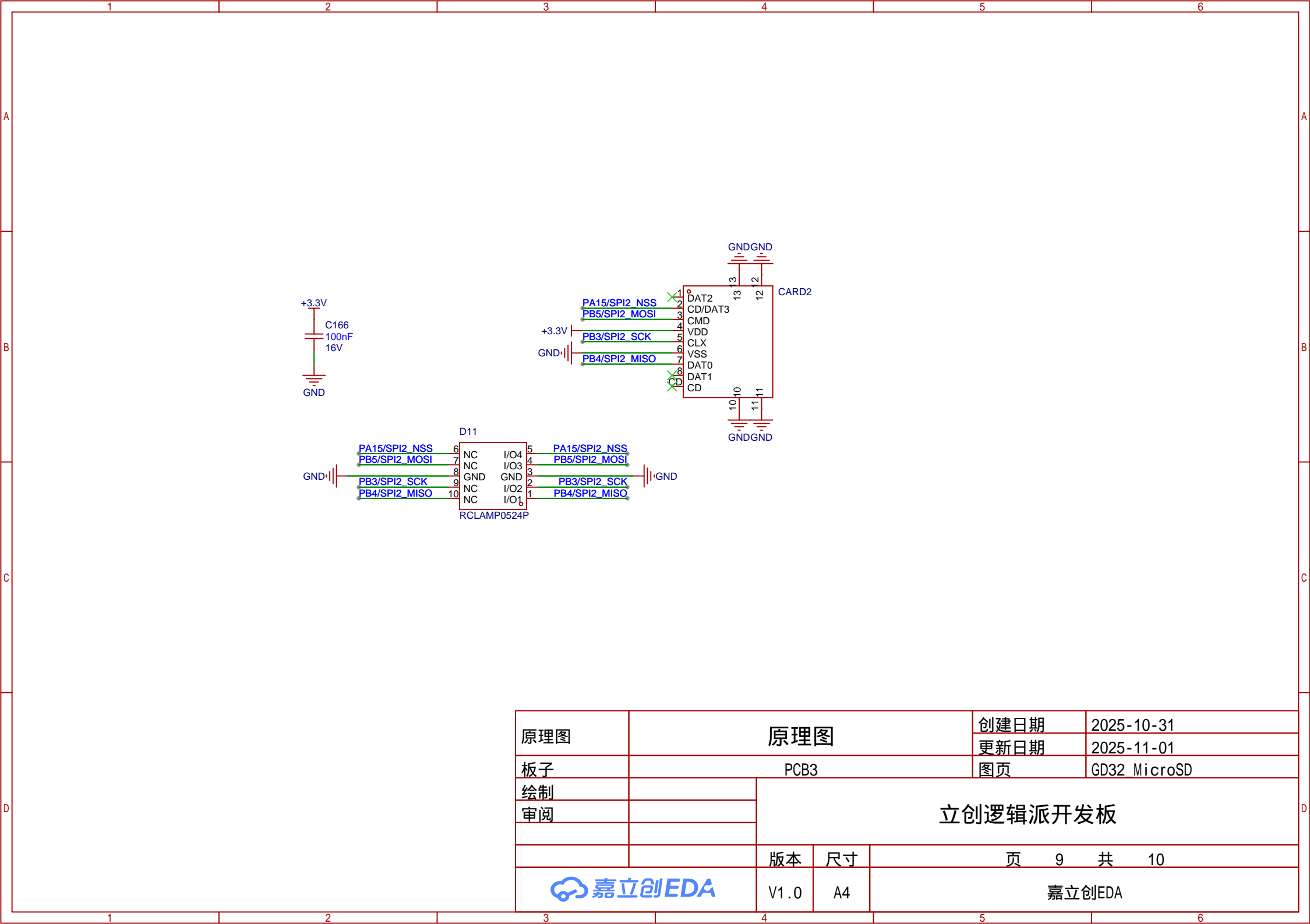
原理图	原理图			创建日期	2025-10-31
板子	PCB3			更新日期	2025-11-01
绘制				图页	FPGA Peripheral
审阅				立创逻辑派开发板	
				版本	尺寸
				页 6 共 10	
				嘉立创EDA	



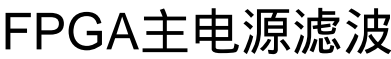
原理图	原理图			创建日期	2025-10-31	
				更新日期	2025-11-01	
板子	PCB3			图页	GD32F303CBT6	
绘制		立创逻辑派开发板				
审阅						
		版本	尺寸	页 7 共 10		
		V1.0	A4	嘉立创EDA		



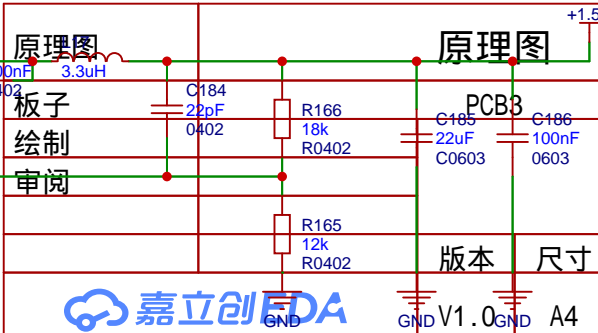
原理图	原理图			创建日期	2025-10-31	
				更新日期	2025-11-01	
板子	PCB3			图页	Expand	
绘制	立创逻辑派开发板					
审阅						
		版本	尺寸	页 8 共 10		
		V1.0	A4	嘉立创EDA		



原理图	原理图			创建日期	2025-10-31
				更新日期	2025-11-01
板子	PCB3			图页	GD32_MicroSD
绘制		立创逻辑派开发板			
审阅					
		版本	尺寸	页 9 共 10	
		V1.0	A4	嘉立创EDA	



主控电源部分



创建日期	2025-10-31
更新日期	2025-11-01
图页	Power

立创逻辑派开发板

页 10 共 10

嘉立创EDA