

		FUNDAÇÃO PRESIDENTE ANTÔNIO CARLOS
		Faculdade Presidente Antônio Carlos de Uberlândia
		Curso: Análise e Desenvolvimento de Sistemas
		Disciplina: Arquitetura de Computadores
		Período: 1º
Aula	Data	Conteúdo
1	20/02/2017	Apresentação da Disciplina e Dinâmica em grupo. Nível lógico digital:
2		Introdução a sistemas de numeração, conversão de números e exercícios.
1	22/02/2017	Apresentação das formas gerais de conversão entre bases, utilizando exercícios.
2		
1	27/02/2017	Carnaval
2		Carnaval
1	01/03/2017	Carnaval
2		Carnaval
1	06/03/2017	Introdução à equações booleanas e tabela verdade.
2		
1	08/03/2017	Introdução à portas lógicas e circuitos, exercícios em sala.
2		
1	13/03/2017	Exercícios em sala.
2		
1	15/03/2017	Simplificação de circuitos lógicos.
2		
1	20/03/2017	Simplificação algébrica de circuitos.
2		
1	22/03/2017	Métodos para detecção de erros.
2		
1	27/03/2017	Circuitos Sequenciais (Memória, Flip-Flop's, Registradores e Contadores).
2		
1	29/03/2017	Circuitos Combinatórios (Multiplexadores, Codificadores e Decodificadores).
2		
1	03/04/2017	Detecção de erros (Bits de paridade, redundância e código de hamming)
2		
1	05/04/2017	Organização de sistemas de computadores (processadores) e arquitetura de Von Neumann.
2		
1	10/04/2017	Organização de sistemas de computadores (memória primária, secundária e entrada/saída).
2		
1	12/04/2017	Revisão para a avaliação A2.
2		

1		Avaliação A2
2	17/04/2017	Avaliação A2
1		Nível de microarquitetura: caminho de dados, microinstruções e exemplos de microarquitetura.
2	19/04/2017	
1		Feriado
2	01/05/2017	Feriado
1		Apresentação de trabalho referente a A2.
2	03/05/2017	
1		Paralelo entre diferentes Arquiteturas existentes (Harvard, Von Neumann, Intel, Microcontroladores).
2	08/05/2017	
1		Nível de arquitetura do conjunto de instrução: visão geral, tipos de dados, formatos de instrução.
2	10/05/2017	
1		SEMANA DE TI
2	15/05/2017	
1		SEMANA DE TI
2	17/05/2017	
1		Nível de máquina de sistema operacional: memória virtual, instruções virtuais e processamento paralelo.
2	22/05/2017	
1		Nível de linguagem de montagem: introdução, macros, processo de montagem, ligação e carregamento.
2	24/05/2017	
1		Avaliação transversal
2	29/05/2017	Avaliação transversal
1		Introdução à linguagem de máquina.
2	31/05/2017	
1		Linguagem de máquina: operações aritméticas, lógicas, gestão dos dados em memória, gestão de rotinas, sub-rotinas e estrutura de controle condicionais.
2	05/06/2017	
1		Revisão para A3.
2	07/06/2017	
1		Avaliação A3
2	12/06/2017	Avaliação A3
1		Avaliação A3
2	14/06/2017	Avaliação A3
1		Avaliação A3
2	19/06/2017	Avaliação A3
1		Linguagem de máquina: gestão de interrupção e entrada/saída.
2	21/06/2017	
1		Introdução à arquiteturas de computadores paralelos. Vista de prova.
2	26/06/2017	
1		

	2	28/06/2017	Apresentação Projeto Experimental
	1		
	2	03/07/2017	Resolução de exercícios utilizando linguagem de máquina e simulador.
	1		
	2	05/07/2017	Encerramento do semestre