|  |  |  |
| --- | --- | --- |
| 《数字逻辑与数字系统》实验报告 |  | 天津大学本科生实验报告专用纸 |
| 学院 年级 级 班级 班 姓名 学号  课程名称 实验日期 成绩  同组实验者 | **三．实验原理与步骤（注：步骤不用写工具的操作步骤，而是设计步骤）**  1. 写出全加器fulladder.sv代码。  2. 给出行波进位加法器rsa.sv的代码。  3. 写出ALU模块alu.sv代码。  **四．仿真与实验结果（注：仿真需要给出波形图截图，截图要清晰，如果波形过长，可以分段截取；实验结果为远程FPGA硬件云平台的截图）**  注：远程FPGA硬件云平台截图只需要一个测试激励即可    **教师签字：**  **年 月 日** |
| 实验项目名称   1. **实验目的** 2. **实验内容**   **五．实验中遇到的问题和解决办法**  **六．附加题**  1. 画出实现加/减法运算的逻辑电路原理图，并说明为什么加/减法可以只使用一个加法器进行实现？  2. 给出有符号数加/减法溢出的判断规则？  3. 请说明在自动化仿真测试中，如何合理地设计测试向量，选择测试向量的原则是什么？ |