

Verzeichnisstruktur: Lineare Datenstruktur (z.B. FAT und FAT-Systeme)
Alle Dateien sequenziell auf Disketten/Platten geschrieben.
Metadaten, die mit der Datei gespeichert werden: Zurechnung, Verschlüsselung, Sicherung, Speicherung oder doppelte Speicherung, Copy-on-write, Backup/geringste Rechte, RAMFS speichert die Dateien nicht auf der Festplatte, sondern im Hauptspeicher. RAMFS speichert die Dateien nicht auf der Festplatte, sondern im Hauptspeicher. RAMFS speichert die Dateien nicht auf der Festplatte, sondern im Hauptspeicher.
Infos zur Datei: Unter Unix das Verzeichnis, in dem die Datei gespeichert ist. Gerätepfad: Unter Unix das Verzeichnis, in dem die Datei gespeichert ist. Gerätepfad: Unter Unix das Verzeichnis, in dem die Datei gespeichert ist.
Speicherung File Allocation Table (FAT) Altesste häufigste und veralteteste FAT Versionen. Welches MS Windows verwendet: FAT-16, FAT-32, exFAT.
MS das FAT an andere Firmen lizenziert. Die Erweiterungen an FAT/NTFS, welches die Informationen als: Welches MS Windows verwendet: FAT-16, FAT-32, exFAT.
FAT existiert als FAT-16, FAT-32, exFAT. Die Erweiterungen an FAT/NTFS, welches die Informationen als: Welches MS Windows verwendet: FAT-16, FAT-32, exFAT.
Seit Windows 95 gibt es FAT32. FAT = MS-DOS, exFAT

Root Sector: 512 Bytes, Data with **default**

	Bytes	Content
0-2	3	Instruction: Jump to bootshop ebo bc 80, a4, 186
3-10	8	OSK name / version / RAM type / RAM I/O. PSRAM 1.7
11-63	52	Parameter block: 52B
64-11	5	nvdata per sector one of 0x102, 0x104, 0x108, 0x10B
12	1	nv sectors of cluster must one of 1, 2, 4, 8, 16, 32
13-15	3	reserved sectors: FW 1.1 and FW 1.16 use 1 FW 32 use 32
16	1	nv of cluster, default value 1
17-18	2	reserved sectors: FW 1.1 and FW 1.16 use 1 FW 32 use 32

[illegible]

haben beim Empfänger ankommt. Zeitverlust ist eine erwartete Veränderung, nachdem das Sendende eingeschaltet wird. Prozesseus ausgeführt werden, die (durch ein Dateisystem) zwischen Computern bzw. Prozessoren ausgetauscht werden. Zeitverlust Suchen nach miteinander verbundenen (1) bei TCP über Ethernet (ca. 20 ms) Laufzeit Suchen nach Latenz ca. 0,07 ms (1) bei 7 Mbit/s, 100 Mbit/s (1) Race Conditions wenn mehrere Prozesse oder Threads gleichzeitig auf gemeinsame Ressourcen zugreifen, die dann zu Inkonsistenzen oder ungewünschten Ergebnissen führen. Wenn zwei oder nicht nicht synchronisiert sind, können die Daten ausfallen, wenn dass durch die gleiche Zeit der Inkonsistenzen. Im Ausschuss

[illegible][illegible]

zurechnung zu den **rechten** (nicht **rechten**)
 Bord sagt: was einem "Primary Invention" bzw. "nein Scheitler" einleuchtet, ist fast auf den
 Priorität wurde nicht bedacht, weil er durch einen Tag nach der ersten Priorität
 die **blaue** (nicht **blaue**) **Qual** **operation** wird weiter beibehalten, was die
 Priorität ausstellt. Kann aber in Erfindungen zu unsicheren Zuständen führen
 (Prioritätsstand) wenn Kommunikation (Prioritätsstellung) nicht vorhanden ist
 auf der **Zurechnung** (nicht **Qual**) **Qual** **system** funktioniert mit schlechteren
 Effizienz oder Qualität, wenn (Scheitler) in unklarer **Qual** **system**
 Gehen in einen sicheren Zustand, wenn ein Fehler auftritt (Prioritätsstand) geht
 wenn Kommunikation (nicht **Qual**) **Qual** **system** geht in einen sicheren Zustand
 (nicht **Qual** **system**) **Qual** **system** nimmt einen sicheren (Security) Zustand an, wenn
 ein Fehler auftritt (nicht **Qual** **system**) **Qual** **system** geht in einen sicheren Zustand
 ein Angewandter (nicht **Qual** **system**) **Qual** **system** wird weiter beibehalten, wenn
 ein Fehler auftritt (nicht **Qual** **system**) **Qual** **system** **Qual** **system** **Qual** **system**
 geht nicht in einen sicheren Zustand (nicht **Qual** **system**) **Qual** **system** **Qual** **system**
 können Fehler erkennen und Abweichungen feststellen, wenn ein Fehler (nicht **Qual** **system**)
Qual **system** ist die Beschreibung von etwas, das eine technische Sache ist, die

[illegible]

reagieren, das
HW implementiert **erzwingungsfähig** werden.

Application-Specific Integrated Circuit (ASIC) spezialisierte fest verdrahtete Schaltung. Ausarbeitung von GPUs mit dedizierter Logik. Spät. 2000er.

Minor erste Versionen CPU, EVU's, dann FP-GAs, heute ASICs **big data**.

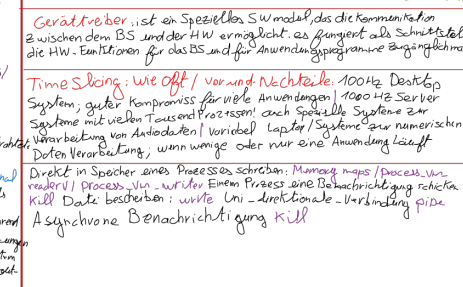
Processors (DSP) verarbeiten analoge Signale und reagieren ebenfalls auf digitale Signale.

Processors (DSP) verarbeiten Zeitstrahl- & **big data** Übertragung von Sprache in innerhalb von berechenbarer Zeit **big array** (FPGA) erlauben (nicht nur) Hardwarebeschleunigung der Anwendungslage re-Programmierung großer Schaltungen.

der Leistung der Anwendungslage re-Programmierung möglich. **big data** sind auf dem Chip (ASIC) implementiert, fest ob und sind berechenbar schnell. 2014 HPC, 1000

[illegible]

- **Unterstützung** für Konfiguration über TCP/IP Stack.
- **Free RTOS Funktionen:** `xTaskCreate()`, `tasks verwaltet`, `xSemaphoreGive()`, `xSemaphoreTake()`, `Synchronisation von Tasks`, `xQueueGive()`, `Nachrichten austauschen`.
- **Free RTOS Funktionen:** `xTimerCreate()`, `software Timers`, `Zeitabgleich()`, `Nachrichte Entfalten`.
- **Auf dem Atmega system-on-Chip (SoC):** Default-RTS **preemptive**.
- **Scheduling** mittels **Vorgeschalteter Timer!**
- **Free RTOS tasks:** Unter Free RTOS ist ein Task eine **uF-Funktion**, die **von Mein Task** (`void *optionaler Parameter`) **aus** **ausgelöst** wird, **was ein eigenständiges Programm** ausführt, **das irgendwann** **beendet** wird.



- **Laufzeit** von P ist **bereits** **schlecht** **bestimmt**, **Fluss** ist **vorwärts** und **Dynamisch** und **etc** physikalische Daten enthalten
 - 1. Tiernormen definieren Trennzonen → **Feld** gibt an welchen Felder auftrifft
 - 2. Zeichen Extraktiere gesamte Daten, speilen auf einer Reihe Datums und dem **in** **eq** gleich **no** nicht gleich **ct** vorwärts
- sind **Erklärung** und **ES** Konzepte aufeinander ausgeführt die nicht sehr gefunden sind

• Pipe **testet** **Ausgabe** eines **programms** alle Eingabe an andere **Programme** Prozess in Hintergrund **Laufzeit** **2.5.1** Standard **Erklärungen** (schon) und die **Standard-Ausgabe** (ist **schon**) enthalten **ES** **vorwärts** **stellt** **FID** des **aktuellen** **Shell** **Prozess** dar. ||
 • **Verknüpfung** → die **ausgabe** eines **Prozesses** in eine **datei** umleiten, **7.1** **variable** **e** **Denk** **des** **ersten** **Argument** **übersetzt**

Prozessor: Behandlung von benachbarten Ereignissen: <ul style="list-style-type: none"> - Spanisch Prag sind zu neu anzuwenden, die um mit der HW und BS eines empfangen ist (abhängig von kernel/Trab/Frame) 	<pre> if (n < 0) goto high; // if (highable == 0) then (highable, cost += gethigh()) fi done <= (cost >= highest cost); then if (not cost > highest cost); then highest cost = highest cost dependent = "f (highable, cost)" fi done <= (cost >= dependent mit highest cost" </pre>
MACOS, Basis: UNIX kernel XNU G4/G5/G6 AMD 64 CPU 4GB	

nicht unter Totalauslastung liegt, wird ein Teil der Festplatte in virtuellen Speicher umgewandelt. St. steht dem System aber mehr Leistung zur Verfügung als eigentlich durch die HT gegeben ist. Wichtigste sind Seitenstabellen die in Seiten mit der Größe von 4KB partitioniert sind. Mehr VSpeicher als realer Speicher auslastung auf Seitenzieger

1 Semaphore = Semaphore (s) 2 Funktion哲学家(id) 3 sleep (while(m==1))
 while (random) Seize(id) { doWork(id) } function done (id) { release(id) }
 4 id (id = 0, ..., n-1) mainLink = Link(0) mainReal[id] id = 0 do while 1

```
baseNo = $ words
MatrixCellNo = $ MatrixCellnummer "
f
change "Data"
echo "MatrixCellNo"
```

```

else
    printf( "KERN_DEBUG \"FD not used\n\" );
return 0;
static void _exit( check_FPU_usage_exit( void ) ) {
    printf( "KERN_INFO \"Exiting check_FPU_usage module\n\" );
    module_init( check_FPU_usage_init );
    module_exit( check_FPU_usage_exit );
}

mit Param:
static int alloc_size = 0;
module_param( alloc_size, int, 0644 );

```

man **Active** in **Array Express** verschoben. **Active** alle **Microbes** geladen
→ befinden sich alle **proteomisch** **Array Express**, das **Array Active**
→ **Active** **Panor** auf **Active** und **Express** werden geladet

Synonyme **PGM**: **Ishtu** / **hwingfo**
→ **hwingfo** **PGM**: **LSPCI**, **LSPCB**, **dmeng** → **bash** **befehle**
Kernel / **Treiber** / **Speicherverwaltung** / **Datensatz** **BS**
Linux BS: **open()**, **writel()**, **close()**, **fork()**
Pipes: **virtueller** **langstreckiger** **Kanal** / **übergänge**
→ **fordern** **teure** **Konvertierung** **zwischen** **user** und **kernel** **modus** **Zusatz**: **Datensatz** **Speicherung**
erlaubt **Kommunikation** **und** **Wartungen**
Einfach Kommunikation: **erlaubt** **Klare** und **verständlich**

