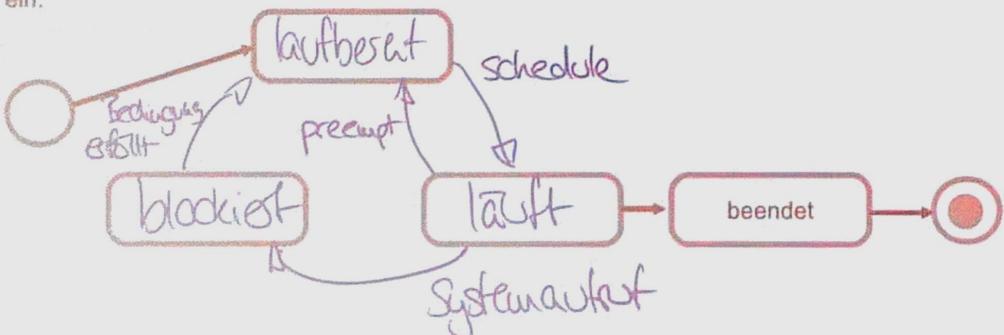
Sie wollen einen Link von einer Datei, die auf einem (ext4-formatierten) USB-Stick gespeichert ist, auf ihren Linux-Desktop anlegen. Dazu verwenden Sie das Kommando

ln /Volumes/USB-STICK/start.html ~/Desktop/start.html

Hardlink leave nor inushalb eine Patition a) Warum scheitert dieses Kommando? angelegt werden, wal not dann der Verweis auf den i-node eindentig ist b) Wie können Sie dieses Problem lösen? Durch Anlegen lines symbolisoren Links (wit M-s). Der enthalt nur den Ptad

a) Beschriften Sie die drei grundlegenden Zustände eines Prozesses unter UNIX/Linux und zeichnen Sie die fehlenden möglichen Übergänge zwischen den Zuständen als Pfeile ein.



b) Es gibt verschiedene Gründe dafür, ein Programm mit mehreren nebenläufigen Threads zu schreiben. Nennen Sie zwei Gründe und begründen Sie in Stichworten, warum Multiturgading in diesen Fällen sinnvoll ist. Wann kann eine Pregrammieraufgabe nicht A MULLIMA PRICIPLE CAS CAR GENERALE MUF 2 de rogammen wit aus bel dann eine fitssier Leak hon des Obesteede auch dann genantertet placement in Errhentereook blockreie MICH SHOULD, WEAR TELANFRADA Street Vousinauder alletite

a) Beschreiben Sie in Stichworten das Round-Robin Verfahren zur Verteilung der CPU-Zeit auf die Prozesse.

Die laufbereiten Prozesse Chalten der Peihe vach je eine Feitscheibe CPU-Zeit zugetent

b) Nennen Sie zwei Möglichkeiten, wie man die unterschiedlichen Prioritäten der Prozesse in das Round-Robin Verfahren integrieren kann.

a) Variation des lange eine Veitsoreibe Eugeteilt.

c) Das optimale Verfahren für das Prozeß-Scheduling ist beim batch-processing das Shortest-Job-First Verfahren. Trotzdem wird dieses Verfahren bei Betriebssystemen kaum verwendet. Warum?

Bei interaktiven Systemen waran alle Prozesse außer einem blockiest. Zudem lasst sion niort simuvall entscheiden welcher Job der Kurzerkl

a) Was unterscheidet eine Speicherseite (page) von einem Seitenrahmen (page-frame)?

- Seite - Drictuelles Speidres - Seiterrahmen - Physikalisores Speidro

b) Nennen Sie zwei Gründe, warum eine Speicherseite aktuell nicht angesprochen/ adressiert werden kann.

- Keine Eugriffsrechte - Seite wuss est estellt worden bzw. ist ausgelagest c) Bei der IA32 (Intel x86) Architektur wird zur Umsetzung einer Adresse im virtuellen Speicher auf die zugehörige Adresse im physikalischen Speicher eine **zweistufige**Seitentabelle (page directory-table=top-level und page-table=second-level) verwendet. Die Speicherseiten sind je 4K-Byte groß. Wieviele Seitentabellen (top-level + second-level) kann es maximal pro Prozess geben, d.h. wieviel Kacheln können/müssen max. bei einem Prozess für dessen Seitenumsetzung genutzt werden? Erläutern Sie in Stichworten, wie

