به نام خدا

پروژه‌ی نهایی درس طراحی سیسیتم های دیجیتال

هومن هاشمی 92100415  
شراره میرزرگر 92106283  
مهدی بهروزی‌خواه 92100386

شرح مختصر:

در این پروژه هدف پیاده‌سازی یک شبیه‌ساز برای شبکه های روی چیپ است. این شبیه ساز ساختار شبکه و ترافیک آن را از روی فایل دریافت می کند و سپس تعداد سیکل هایی که برای انتقال این ترافیک بر روی این شبکه لازم است را محاسبه می‌کند.

محیط پیاده‌سازی:

برای پیاده‌سازی این شبیه‌ساز از زبان وریلاگ و نرم افزار سنتز ISE استفاده شده است. ساختار ماژولار و ماژول های استفاده شده در این شبیه ساز در ادامه توضیح داده خواهند شد. نحوه‌ی خواندن ورودی ها از فایل های hex تولید شده از روی کانفیگ است که درون ROM ذخیره می‌شوند و نحوه‌ی اعلام پایان شبیه سازی و نوشتن خروجی ها به وسیله‌ی پایه های خروجی ماژول اصلی است.