

引脚名	FPGA绑定引脚	引脚功能
GCLK	G11	系统时钟
S1	M5	用户按键1
S2	M4	用户按键2
S3	P5	用户按键3
S4	N4	用户按键4
RESET	B6	复位按键
LD1	N14	LED指示灯1
LD2	M14	LED指示灯2
LD3	P12	LED指示灯3
LD4	P13	LED指示灯4
LD5	N10	LED指示灯5
LD6	N11	LED指示灯6
LD7	P10	LED指示灯7
LD8	P11	LED指示灯8
I2C_SCL	E11	E2P/AD/DA SCL信号
I2C_SDA	M10	E2P/AD/DA SDA信号
SPI_CS	D12	SPI片选
SPI_SCK	D13	SPI时钟
SPI_I00_MOSI	G14	双向IO/串行输出
SPI_I01_MISO	F14	双向IO/串行输入
SPI_I02	F13	双向IO
SPI_I03	E13	双向IO
SEGA	D3	数码管A段
SEGB	C3	数码管B段
SEGC	A4	数码管C段
SEGD	A3	数码管D段
SEGE	B3	数码管E段
SEGF	A2	数码管F段
SEGG	B5	数码管G段
SEGDP	A5	数码管DP段
COM1	B2	数码管位选信号1
COM2	B1	数码管位选信号2
COM3	C5	数码管位选信号3
COM4	C4	数码管位选信号4
COM5	E4	数码管位选信号5
COM6	D4	数码管位选信号6
COM7	F3	数码管位选信号7
COM8	F2	数码管位选信号8
UART_TX	F12	串口发送
UART_RX	E12	串口接收
BUZ	L5	蜂鸣器
SRAM_D0	J3	SRAM数据线D0
SRAM_D1	M1	SRAM数据线D1
SRAM_D2	L1	SRAM数据线D2
SRAM_D3	M3	SRAM数据线D3
SRAM_D4	M2	SRAM数据线D4
SRAM_D5	P2	SRAM数据线D5
SRAM_D6	N1	SRAM数据线D6
SRAM_D7	P4	SRAM数据线D7
SRAM_A0	G1	SRAM地址线A0
SRAM_A1	F1	SRAM地址线A1
SRAM_A2	E2	SRAM地址线A2
SRAM_A3	D2	SRAM地址线A3

SRAM_A4	D1	SRAM地址线A4
SRAM_A5	C1	SRAM地址线A5
SRAM_A6	G4	SRAM地址线A6
SRAM_A7	F4	SRAM地址线A7
SRAM_A8	H4	SRAM地址线A8
SRAM_A9	H3	SRAM地址线A9
SRAM_A10	H2	SRAM地址线A10
SRAM_A11	H1	SRAM地址线A11
SRAM_A12	J2	SRAM地址线A12
SRAM_A13	J1	SRAM地址线A13
SRAM_A14	K4	SRAM地址线A14
SRAM_A15	K3	SRAM地址线A15
SRAM_A16	J4	SRAM地址线A16
SRAM_OE	L3	SRAM输出使能信号
SRAM_WE	P3	SRAM写使能信号
SRAM_CE	L2	SRAM片选信号
RTC_SCLK	A10	RTC时钟信号
RTC_RST	A12	RTC复位信号
RTC_DATA	A13	RTC数据线