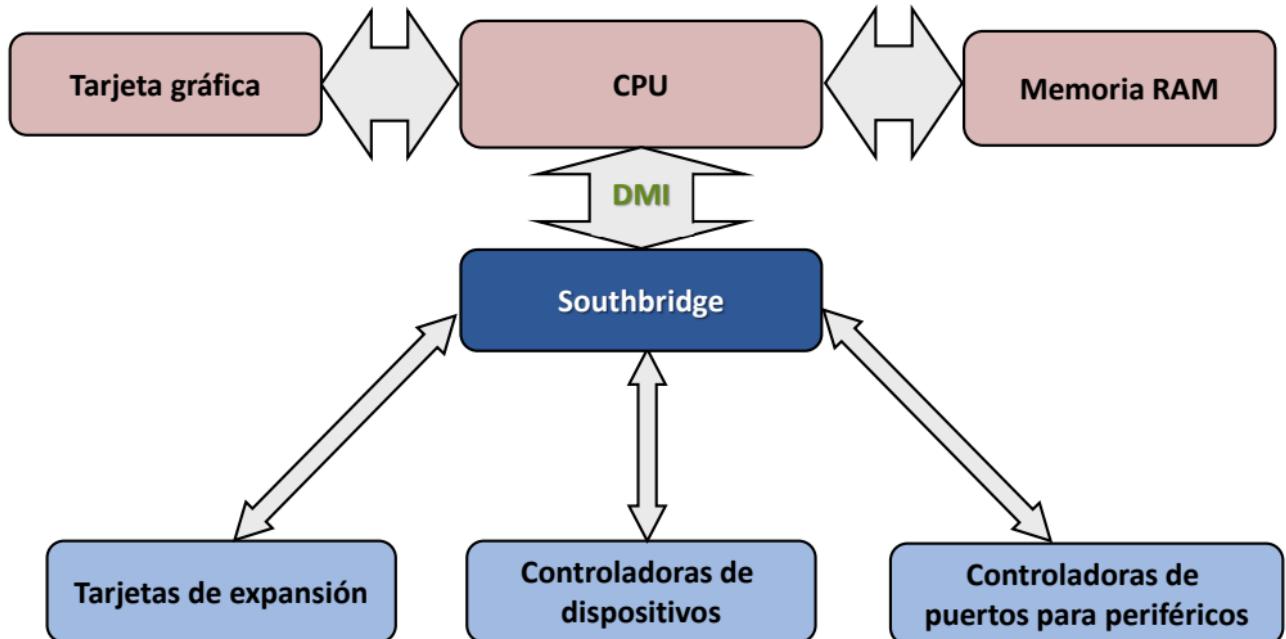


Arquitectura  
Platform Controller Hub  
(PCH)



Nuevo esquema de chipset (a partir de los [Intel Core](#) y [AMD Ryzen](#)).  
Aparición de bus DMI (sustituye al FSB)