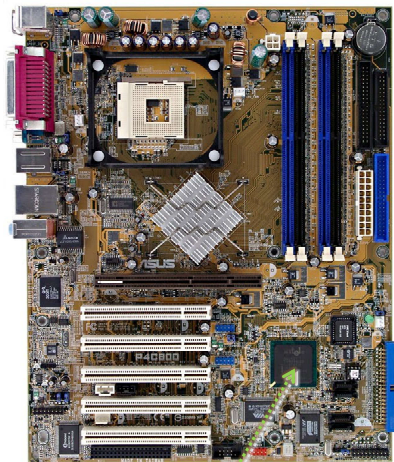


Chipset



- **Southbridge**

- **ICH** (*Input Controller Hub*)
- Responsable de la conexión de la CPU con los componentes **más lentos** del sistema, como son los dispositivos periféricos
- No está conectado a la CPU, sino que se comunica con ella indirectamente a través del **Northbridge**



Southbridge