

Buses



- **Bus de direcciones**
 - Transmite **direcciones** entre la CPU y la memoria
 - Empleado por la CPU para seleccionar la dirección de memoria o el dispositivo de E/S con el que se va a intercambiar datos

$$\text{Tamaño MAX memoria accesible por la CPU (bytes)} = 2^{\text{nº bits del bus de direcciones}}$$