



- Conjunto (*set*) de circuitos lógicos (*chips*) que ayudan a que el procesador se **comunique** con los dispositivos conectados a la placa base y los **controle**
- Funciones:
 - Manejar la transferencia de información entre **CPU**, **memoria** y los dispositivos **periféricos**
 - Ofrecer soporte para el **bus de expansión** (conocido como ranuras de E/S)