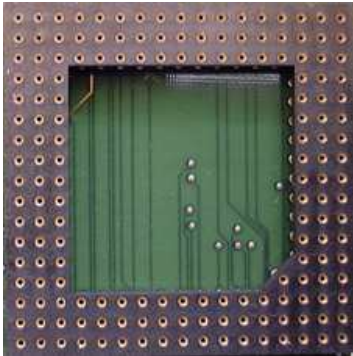


Zócalo de la CPU



- Zócalo **PGA**
 - (*Pin Grid Array*)
 - Los **pin**es se encuentran **en el procesador**



Zócalo PGA



CPU para zócalo PGA