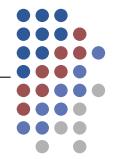




Tendencia en
disipadores actuales
(gama alta)



Chipset

- El chipset que solíamos ver en las placas base constaba de **2 chips**:

- Northbridge** (puente norte)
- Southbridge** (puente sur)

Esta arquitectura compuesta por dos chips es conocida por **Intel Hub Architecture (IHA)**

Actualmente, con los procesadores más modernos ([Intel Core](#), [AMD Ryzen](#)), los buses disponen de conexiones punto a punto, por lo que sólo se dispone de un único chip (Southbridge)

Esta nueva arquitectura compuesta por un único chip es conocida por **Platform Controller Hub (PCH)**

Ivens Huertas

90

Chipset

Northbridge

- MCH (Memory Controller Hub)**
- Responsable de la conexión del bus frontal (**FSB, Front Side Bus**) de la CPU con los componentes de **alta velocidad** del sistema, como son:
 - La memoria RAM
 - La tarjeta gráfica
- Controla además las comunicaciones con el **Southbridge**

Northbridge



Chipset

Northbridge

- Este chip determina las siguientes características del sistema:
 - Tipo, velocidad y nº de **CPUs** soportados por la placa
 - Velocidad del bus** frontal (**FSB**)
 - Tipo y cantidad máxima de **memoria RAM** soportada
 - Controladora **gráfica integrada** (sólo algunos **Northbridge**)



Ivens Huertas

91

Ivens Huertas

92