H6 STD GPIO

H6 STD GPIO													
GPIO□	名字	功能复用(功能0为输入,功能1为输出)					功能定义	功能分类	有效电平	说明	PIN电源	PIN 电源范围 (V)	注意
0.10		功能2	功能3	功能4	功能5	功能6	— 切能定义 —	対配が失	有双电工	J. 100 J.	PIN电源	111(-E-1004 (E-101)	在感
PC	PC0	NAND WE		SPI0 CLK			NAND WE		-				
	PC1	NAND_ALE	SDC2_DS	CDIO MOGI			NAND_ALE / SDC2_DS		-				
	PC2 PC3	NAND CLE NAND CE0		SPIO MOSI SPIO MISO			NAND CLE NAND CE0		_				
	PC4	NAND RE	SDC2 CLK	3110_W13O			NAND RE / SDC2 CLK	NAND/EMMC	_		VCC_PC		
	PC5	NAND_RB0	SDC2_CMD	SPI0_CS			NAND_RB0 / SDC2_CMD		-				
	PC6	NAND_DQ0	SDC2_D0	SPI0_HOLD			NAND_DQ0 / SDC2_D0		-				
	PC7	NAND_DQ1	SDC2_D1	SPI0_WP			NAND_DQ1 / SDC2_D1		_				
	PC8 PC9	NAND_DQ2 NAND_DQ3	SDC2_D2 SDC2_D3				NAND_DQ2 / SDC2_D2 NAND_DQ3 / SDC2_D3		_			1.8V/3.3V	
I	PC10	NAND DQ3	SDC2_D3 SDC2_D4				NAND DQ4 / SDC2 D4		_				
	PC11	NAND DQ5	SDC2_D4 SDC2_D5				NAND DQ5 / SDC2 D5		-				
	PC12	NAND_DQ6	SDC2_D6				NAND_DQ6 / SDC2_D6		-				
	PC13	NAND_DQ7	SDC2_D7				NAND_DQ7 / SDC2_D7		-				
	PC14	NAND_DQS	SDC2_RST				NAND_DQS / SDC2_RST		-				
	PC15 PC16	NAND_CE1 NAND_RB1					NAND_CE1 NAND_RB1						
	PD0	LCD0 D2	TS0 CLK	CSI PCLK	RGMII RXD3/RMI		GND	• (
I -	PD1	LCD0 D3	TS0 ERR	CSI MCLK	RGMII RXD2/RMI		GND	A				3.3/2.5V	
	PD2	LCD0 D4	TS0 SYNC	CSI HSYNC	RGMII RXD1/RMI		GND		-		_		
	PD3	LCD0 D5	TS0 DVLD	CSI VSYNC	RGMII_RXD0/RMI		GND	-	-				
	PD4 PD5	LCD0 D6 LCD0 D7	TS0 D0 TS0 D1	CSI D0 CSI D1	RGMII RXCK/RM RGMII RXCTL/R		GND GND	-	-				
l	PD6	LCD0 D10	TS0 D2	CSI D2	RGMII NULL/RMI		GND	-	-				
	PD7	LCD0 D11	TS0 D3	CSI D3	RGMII TXD3/RMI		GND	-	-				
	PD8 PD9	LCD0 D12 LCD0 D13	TS0 D4 TS0 D5	CSI D4 CSI D5	RGMII TXD2/RMI RGMII TXD1/RMI		GND GND	-	-		VCC_PD		
	PD10	LCD0 D13	TS0 D6	CSI D5	RGMII TXDI/RMI		GND	-	_				
	PD11	LCD0 D15	TS0 D7	CSI D7	RGMII TXCK/RMI		GND	-	-				
	PD12	LCD0 D18	TS1 CLK	CSI SCK	RGMII TXCTL/R		GND	-	-				
	PD13 PD14	LCD0 D19 LCD0 D20	TS1 ERR TS1 SYNC	CSI SDA DMIC CLK	RGMII CLKIN/RM CSI D8		GND GND		-				
	PD15	LCD0 D21	TS1 DVLD	DMIC DATA0	CSI D9		GND	=	-				
	PD16	LCD0 D22	TS1 D0	DMIC DATA1			GND	-	-				
	PD17 PD18	LCD0 D23 LCD0 CLK	TS2 CLK TS2 ERR	DMIC DATA2 DMIC DATA3			GND GND	-	-				
	PD19	LCD0 CER	TS2 SYNC	UART2 TX	MDC		GND	_	_				
	PD20	LCD0 HSYNC	TS2 DVLD	UART2 RX	MDIO		GND	=	-				
	PD21	LCD0 VSYNC	TS2 D0	UART2 RTS			GND	-	-				
	PD22 PD23	PWM0 TWI2 SCK	TS3 CLK TS3 ERR	UART2 CTS UART3 TX	JTAG MS		GND GND		_				
	PD24	TWI2_SCR TWI2_SDA	TS3 SYNC	UART3 RX	JTAG CK		GND	-	-				
	PD25	TWI0_SCK	TS3_DVLD	UART3_RTS	JTAG_DO		GND	-	-				
	PD26 PF0	TWI0 SDA SDC0 D1	TS3 D0 JTAG MS1	UART3 CTS	JTAG DI	PF EINTO	GND SDC0 D1	-	_				
	PF0 PF1	SDC0 D1 SDC0 D0	JTAG MS1 JTAG DI1			PF EINT1	SDC0 D1 SDC0 D0	1	_				
PF	PF2	SDC0_CLK	UARTO_TX			PF_EINT2	SDC0_CLK	TF-CARD	_				
	PF3	SDC0_CMD	JTAG_DO1			PF_EINT3	SDC0_CMD		-		VCC_IO	3.3V	
	PF4	SDC0_D3	UARTO_RX			PF_EINT4	SDC0_D3		-				
	PF5	SDC0_D2	JTAG_CK1	1		PF_EINT5	SDC0_D2		-		-		
	PF6 PG0	SDC1 CLK	+	+		PF_EINT6 PG_EINT0	SDC0_DET WL-SDIO-CLK	BT-PCM	_		VCC_PG	1.8V/3.3V	
I -	PG1	SDC1_CLK SDC1_CMD				PG_EINT0 PG_EINT1	WL-SDIO-CLK WL-SDIO-CMD		_				
PG	PG2	SDC1_D0				PG_EINT2	WL-SDIO-D0		-				
	PG3	SDC1_D1				PG_EINT3	WL-SDIO-D1		-				
	PG4	SDC1_D2				PG_EINT4	WL-SDIO-D2		-				
	PG5	SDC1_D3	1			PG_EINT5	WL-SDIO-D3		-				
	PG6 PG7	UART1_TX	-			PG_EINT6	BT-UART-TX		_				
	PG8	UART1_RX UART1_RTS	PLL STA DB	SIM0 VPPEN		PG_EINT7 PG_EINT8	BT-UART-RX BT-UART-RTS		_				
	PG9	UART1 CTS	PLL TEST GPIO	SIMO_VPPPP		PG EINT9	BT-UART-CTS		_				
	PG10	PCM2_SYNC	H_PCM2_SYNC	SIM0_PWREN		PG_EINT10	BT-PCM-SYNC		-				
	PG11	PCM2_CLK	H_PCM2_CLK	SIM0_CLK		PG_EINT11	BT-PCM-CLK		-				
	PG12	PCM2_DOUT	H_PCM2_DOUT			PG_EINT12	BT-PCM-DOUT		-				
	PG13	PCM2_DIN	H_PCM2_DIN	SIM0_RST		PG_EINT13	BT-PCM-DIN						
	PG14	PCM2_MCLK	H_PCM2_MCLK	SIM0_DET H_PCM0_SYNC		PG_EINT14	CDIIV LITY		-				
	PH0	UART0_TX	PCM0_SYNC	II_PCIVIU_SYNC	SHVII_VEPEN	PH_EINT0	CPUX-UTX	HADT	-	l .	l	l	l

PIZ		PH1	UARTO_RX	PCM0_CLK	H_PCM0_CLK	SIM1_VPPPP	PH_EINT1	CPUX-URX	UAKI	-				
PH4 SPIL CLK PCM0 MCLK BJ PL MIS ON SPID MCLK NUI SCK SMI BST PH EINTS FLOATING - - VCC_O 3.3V PH6 SPI MISO SPDIF IN TWIL SCK SMI DET PH EINT6 FLOATING -					H_PCM0_DOUT				HDMI	1	GPIO的有效电平和定义不能更改			
PH PH SPIL MOSI SPDIE MCLK TWIL SCK SIML RST PH ENTS FLOATING - WCC_10 33V PH SPIL MSO SPDIE NO TWIL SDA TWIL SIA - </td <td rowspan="7">PH</td> <td>PH3</td> <td>SPI1_CS</td> <td>PCM0_DIN</td> <td>H_PCM0_DIN</td> <td>SIM1_CLK</td> <td>PH_EINT3</td> <td>FLOATING</td> <td></td> <td>-</td> <td></td> <td rowspan="2"></td> <td></td> <td> !</td>	PH	PH3	SPI1_CS	PCM0_DIN	H_PCM0_DIN	SIM1_CLK	PH_EINT3	FLOATING		-				!
PH6 SPIJ MISO SPDIF IN TWIL SDA SIMI DET PH EINTS FLOATING — — PH PH7 SPDIF OUT — PH EINTS SPDIF OUT — 月月日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日日		PH4	SPI1_CLK	PCM0_MCLK	H_PCM0_MCLK	SIM1_DATA	PH_EINT4	FLOATING		-				
PHT				SPDIF_MCLK	TWI1_SCK	SIM1_RST	PH_EINT5	FLOATING		-		VCC_IO	3.3V	
PHS HSCL		PH6	SPI1_MISO	SPDIF_IN	TWI1_SDA	SIM1_DET	PH_EINT6	FLOATING		-				
PH9		PH7		SPDIF_OUT			PH_EINT7	SPDIF_OUT		-				
PHIO HCEC PH ENTIO HCEC -		PH8								_				
PLO S TWI SCK S PL EINTO PMU-SCK PMU - PL1 S TWI SDA S PL EINTI PMU-SDA - - PL2 S UART TX S PL EINT2 RECOVERY 0 GPIO的有效电平和定义不能更改 PL3 S UART RX S PL EINT3 LINK-LED 1 GPIO的有效电平和定义不能更改 PL4 S LTAG MS S PL EINT3 LINK-LED 1 GPIO的有效电平和定义不能更改 PL6 S JTAG DC S PL EINT5 USBO-DRVVBUS 1 GPIO的有效电平和定义不能更改 PL7 S TAG DO S PL EINT5 USBO-DRVVBUS 1 GPIO的有效电平和定义不能更改 PL7 S TAG DO S PL EINT5 USBO-DRVVBUS 1 GPIO的有效电平和定义不能更改 PL8 S JTAG DO S PL EINT6 1 GPIO的有效电平和定义不能更改 VCC_PL PL8 S PWM0 S PL EINT8 BT-WIFLON 1 GPIO的有效电平和定义不能更改 PL9 S IR RX S PL EINT9 - - - PL10 S OWC S PM EINT1 S PM EINT2 GPIO的有效电平和定义不能更改 PM		PH9	HSDA						HDMI	_				
PLI S TWI SDA S PL EINTI PMU — — — PMU — — — PMU — — <t< td=""><td></td><td></td><td>HCEC</td><td></td><td></td><td></td><td></td><td></td><td></td><td>_</td><td></td><td></td><td></td><td></td></t<>			HCEC							_				
PL1									DMIT	_				
PL3 S UART RX S PL EINT3 LINK-LED 1 GPIO的有效电平和定义不能更改 PL(CPUS) PL5 S JTAG CK S PL EINT5 USBo-DRVVBUS 1 GPIO的有效电平和定义不能更改 VCC_PL 3.3V				S_TWI_SDA					PMU	-				
PL4 S JTAG MS S PL EINT4 PWR-LED 1 GPIO的有效电平和定义不能更改 VCC_PL 3.3V PL5 S JTAG CK S PL EINT5 USB0-DRVVBUS 1 GPIO的有效电平和定义不能更改 VCC_PL 3.3V PL6 S JTAG DO S PL EINT6 MUTE 1 GPIO的有效电平和定义不能更改 VCC_PL 3.3V PL7 S JTAG DI S PL EINT7 STATUS-LED 1 GPIO的有效电平和定义不能更改 PC PL STAG DI SPL EINT9 PL SPL SP		PL2	S_UART_TX				S_PL_EINT2	RECOVERY		0	GPIO的有效电平和定义不能更改			
PL(CPUS) PL5 S JTAG CK S PL EINTS USB0-DRVVBUS 1 GPI0的有效电平和定义不能更改 VCC_PL 3.3V PL6 S JTAG DO S PL EINT6 MUTE 1 GPI0的有效电平和定义不能更改 VCC_PL 3.3V PL7 S JTAG DO S PL EINT6 MUTE 1 GPI0的有效电平和定义不能更改 QPI0 PRIO 第24年度以 QPI0 PRIO 第24年度度以 QPI0 PRIO 第24年度度的 QPI0 PRIO PRIO PRIO PRIO PRIO PRIO PRIO PRIO			S_UART_RX				S_PL_EINT3	LINK-LED		1	GPIO的有效电平和定义不能更改			
PL6 S.JTAG_DO S.P.L.EINT6 MUTE 1 GPIO的有效电平和定义不能更改 PL7 S.JTAG_DI S.P.L.EINT7 STATUS-LED 1 GPIO的有效电平和定义不能更改 PL8 S.P.WM0 S.P.L.EINT9 BP-WIFLON 1 GPIO的有效电平和定义不能更改 PL9 S.R.R.X S.P.L.EINT9 IR-RX - PL10 S.OWC S.P.W.II S.P.L.EINT10 - PM0 S.P.M.EINT10 WL-WAKE-AP 1 GPIO的有效电平和定义不能更改 PM1 S.P.M.EINT1 BT-WAKE-AP 1 GPIO的有效电平和定义不能更改 PM2 S.P.M.EINT2 AP-WAKE-BT WIFLBT-CTR 1 GPIO的有效电平和定义不能更改 PM2 S.P.M.EINT3 WL-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM4 S.P.M.EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V		PL4	S_JTAG_MS				S_PL_EINT4	PWR-LED		1				
PL6 S.JTAG_DO S.P.L.EINT6 MUTE 1 GPIO的有效电平和定义不能更改 PL7 S.JTAG_DI S.P.L.EINT7 STATUS-LED 1 GPIO的有效电平和定义不能更改 PL8 S.P.WM0 S.P.L.EINT9 BP-WIFLON 1 GPIO的有效电平和定义不能更改 PL9 S.R.R.X S.P.L.EINT9 IR-RX - PL10 S.OWC S.P.W.II S.P.L.EINT10 - PM0 S.P.M.EINT10 WL-WAKE-AP 1 GPIO的有效电平和定义不能更改 PM1 S.P.M.EINT1 BT-WAKE-AP 1 GPIO的有效电平和定义不能更改 PM2 S.P.M.EINT2 AP-WAKE-BT WIFLBT-CTR 1 GPIO的有效电平和定义不能更改 PM2 S.P.M.EINT3 WL-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM4 S.P.M.EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V	PL(CPUs)	PL5	S_JTAG_CK				S_PL_EINT5	USB0-DRVVBUS		1	GPIO的有效电平和定义不能更改	VCC_PL	3.3V	
PL8 S PWM0 S PL EINT8 BT-WIFI-ON 1 GPIO的有效电平和定义不能更改 PL9 S IR RX S PL EINT9 IR-RX - PL10 S OWC S PWM1 S PL EINT10 - PM0 S PM EINT0 WL-WAKE-AP 1 GPIO的有效电平和定义不能更改 PM1 S PM EINT1 BT-WIFLON 1 GPIO的有效电平和定义不能更改 PM2 S PM EINT2 AP-WAKE-BT WIFLBT-CTR 1 GPIO的有效电平和定义不能更改 PM3 S PM EINT3 WL-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM4 S PM EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V		PL6	S_JTAG_DO				S_PL_EINT6	MUTE		1		_		
PL9 S R RX S PL EINT9 IR RX -		PL7	S_JTAG_DI				S_PL_EINT7	STATUS-LED		1	GPIO的有效电平和定义不能更改			
PL10 S OWC S PWM1 S PL EINT10 — <td></td> <td>PL8</td> <td>S_PWM0</td> <td></td> <td></td> <td></td> <td>S_PL_EINT8</td> <td>BT-WIFI-ON</td> <td></td> <td>1</td> <td>GPIO的有效电平和定义不能更改</td> <td>٦</td>		PL8	S_PWM0				S_PL_EINT8	BT-WIFI-ON		1	GPIO的有效电平和定义不能更改	٦		
PM0 S PM_EINT0 WL-WAKE-AP 1 GPIO的有效电平和定义不能更改 1 GPIO的有效电平和定义不能更改 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM1 BYM EINT2 AP-WAKE-BT WIFI-BT-CTR 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM3 BYM EINT3 WL-REG-ON N 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM4 BT-REG-ON BT-REG-ON 1 GPIO的有效电平和定义不能更改 N 1.8V/3.3V		PL9	S_IR_RX				S_PL_EINT9	IR-RX		-				
PMI S PM EINT1 BT-WAKE-AP 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM(CPUs) PM2 S PM EINT2 AP-WAKE-BT WIFI-BT-CTR 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM3 S PM EINT3 WL-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM4 S PM EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V		PL10	S_OWC	S_PWM1			S_PL_EINT10			-				
PM(CPUs) PM2 S PM EINT2 AP-WAKE-BT WIFI-BT-CTR 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V PM3 PM4 S PM EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改 VCC_PM 1.8V/3.3V		PM0					S_PM_EINT0	WL-WAKE-AP		1	GPIO的有效电平和定义不能更改	1		
PM3 S PM EINT3 WL-REG-ON 1 GPIO的有效电平和定义不能更改 PM4 S PM EINT4 BT-REG-ON 1 GPIO的有效电平和定义不能更改	PM(CPUs)	PM1					S_PM_EINT1	BT-WAKE-AP		1	GPIO的有效电平和定义不能更改	VCC_PM	1.8V/3.3V	
PM4 BT-REG-ON 1 GPIO的有效电平和定义不能更改		PM2					S_PM_EINT2	AP-WAKE-BT	WIFI-BT-CTR	1	GPIO的有效电平和定义不能更改			
PM4 S PM EIN14 B1-REG-UN 1 IGPIO的有效电平和定义不服更改		PM3					S_PM_EINT3	WL-REG-ON		1	GPIO的有效电平和定义不能更改			
		PM4					S PM EINT4	BT-REG-ON		1	GPIO的有效电平和定义不能更改			
							C		SULL					