

DynamicX 电路组培养计划 (2022秋)

正式开始之前，先恭喜大家通过了我们的一面。再通过一面的同学中，有大一和大二两个年级的同学；在接下来的培养计划中，两个年级同学的任务会有不同（我们默认大二的同学是有一定基础的，所以任务会比大二的任务难，指引也更少）

对于**大一**的同学，我们在培养中，你能有以下收获：

- 认识各类元器件的封装
- 基本的焊接技能
- 一些EDA软件的使用，如 Kicad
- 很多提升生产力的工具，包括但不限于 Typora git Clion
- **发现问题、解决问题的能力**

好了，上面提到了很多陌生的软件，这些软件都是要用的，这边给大家做个简单的介绍。

Kicad：一款开源的、设计电路板的软件。我们团队统一使用这款EDA，不能使用 立创EDA 和 AD。

git：一款版本管理的软件（其实我感觉更像插件），它是用来备份文件的，类似于你用word文档，过一段时间保存一下文件，具体的功能后续会讲。这款软件上手比较难，但是所有人都要学。此外，它还能和 GitHub 联动，把你的文件发到网上。

Typora：这个文档就是用它写出来的。这款软件涉及到一种叫 Markdown 的语法，它被称为程序员的笔记本。我们可以通过类似写代码的方式记录笔记。具体大家可以看[这个网站](#)。

Clion：相信大多数同学学C语言时候都是用 DEV-C++ 吧。Clion 是类似的一款功能更加强大的 IDE，我们可以通过配置对应的 Toolchain 进行嵌入式开发。这个软件大家可以先不着急下载，我们会放到稍微靠后的部分讲解。

软件的名字都告诉大家了，大家自行下载吧！

这次说的那么详细，主要是照顾大家刚进入大学，会有点不适应，毕竟高中遇到问题老师都会嚼碎了喂给你。以后如果还有类似的任务，就不会有过多的解释了。

对于**大二**的同学，我们会教这些东西：

- 开关电源设计
- 基于 HAL库 的 STM32 开发

- git 的使用
- 还没想好

在面试的时候，有同学说自己精通开关电源，但是我们觉得并没有很精通，希望大家在培训中能放平心态。以上只列出了部分内容，并且我们默认大一组的培养内容大家都是会的，如果有自己不会的，请自行学习。我们会根据大二同学的进度来调整课程进度。

别的不多说了，工程师不要嘴皮子，我们考核见。

看这里！

第一项任务：我们十分欢迎大家能来提问，同样的，我们也希望提高工作的效率。这也是我们组长给大家布置的第一个任务：阅读 [提问的智慧](#)，并写一小段读后感。读后感不限字数，但要体现你真的读过了这篇文章。我们更希望看到这样的提问：

师兄，我写的代码在XX行报错了，报错码是XX，报错提示是XX。我尝试过了XX的方法，还是没有解决，这是什么问题呢？

考虑到大一的同学没用装 Typora，我们会先导出一份 PDF 给大家。这个任务大一组和大二组都要做，并且读后感要用 Typora 来写