

## 数字部分 实验一 Verilog 代码及网表仿真

PB21511897 李霄奕

### 思考题

(1) 简述对实验内容 2.5 和 4.4 所使用的测试平台的区别有何体会。

2.5 使用的方法是先使用批处理命令行进行仿真，中断仿真。然后再打开 simvision 查看对应波形进行再一次仿真

4.4 使用的方法是先使用批处理命令进行仿真，查看仿真报告，若发现错误则打开 simvision 查看波形，调试代码，再进行仿真

2.5 使用的测试平台是带有 GUI 的 simvision，4.4 使用的测试平台是命令行的 ncsim 带有 GUI 的图形界面平台更加容易操作，学习成本低，但是也存在界面冗余、效率低的问题

命令行操控的平台学习成本高，但是支持自动化处理，上手之后能够简化一些固定的操作流程

(2) 简述对 Incisive 图形模式仿真和批处理模式仿真之间的区别有何体会。

图形模式仿真因其直观易用而降低了学习门槛，但可能会引入一些不必要的界面元素，导致操作效率有所下降。相反，批处理模式仿真虽然起初难以掌握，一旦熟悉后，却能提供自动化处理的能力，使得一些常规操作流程得以简化。

(3) 记录实验内容 5.4 中观察到的覆盖率数据，并分析未覆盖的情况。

仿真时间	1 us	2 us	3 us
Code Coverage	85%	90%	95%
Block Coverage	100%	100%	100%
Toggle Coverage	70%	80%	90%
未覆盖的情况	Reset 信号源的翻转 Count 信号源的其中 2 位的翻转	Reset 信号源的翻转 Count 信号源的其中 1 位的翻转	Reset 信号源的翻转

要求：思考题解答以电子版形式发给数字设计助教老师，文件名为：学号+姓名。