半导体材料与物理

2.能带理论

中国科学技术大学微电子学院 吕頔

课程内容

- •研究主体: 半导体中的电子
- 第一部分: 晶体结构
- 第二部分: 能带结构
 - 主要内容: 如何推断半导体中电子状态
- 第三部分: 热力学统计
- 第四部分: 载流子输运
- 第五部分: 非平衡载流子

能带的填充度由什么决定?

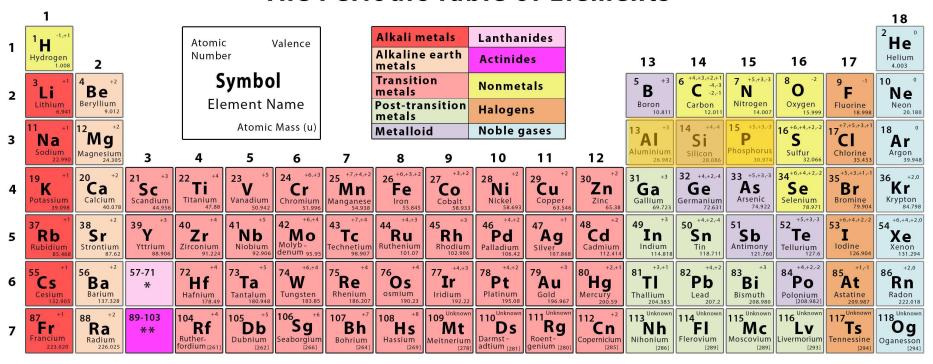
如何利用价带顶和导带底导电?

半导体中的杂质和缺陷

- 半导体掺杂
- 掺杂的种类和效果
- 掺杂浓度和电离
- 半导体中的缺陷

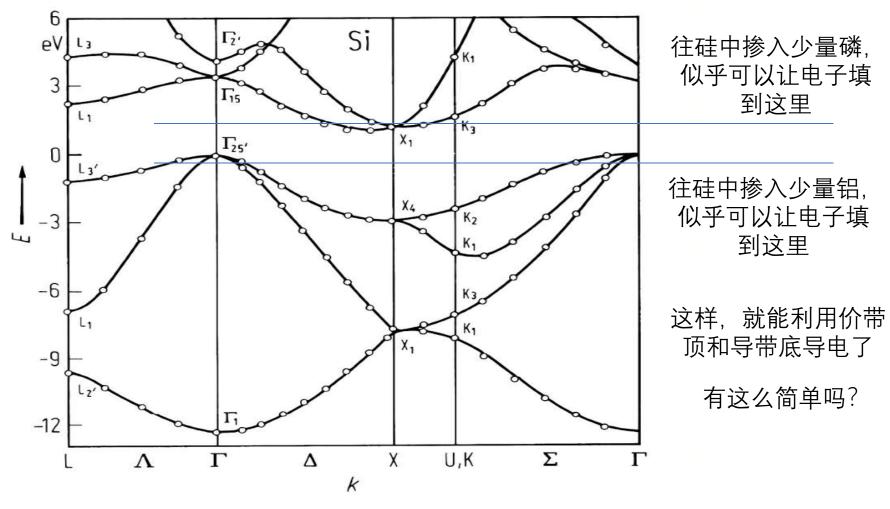
半导体掺杂: 感性认识

The Periodic Table of Elements





半导体掺杂: 感性认识

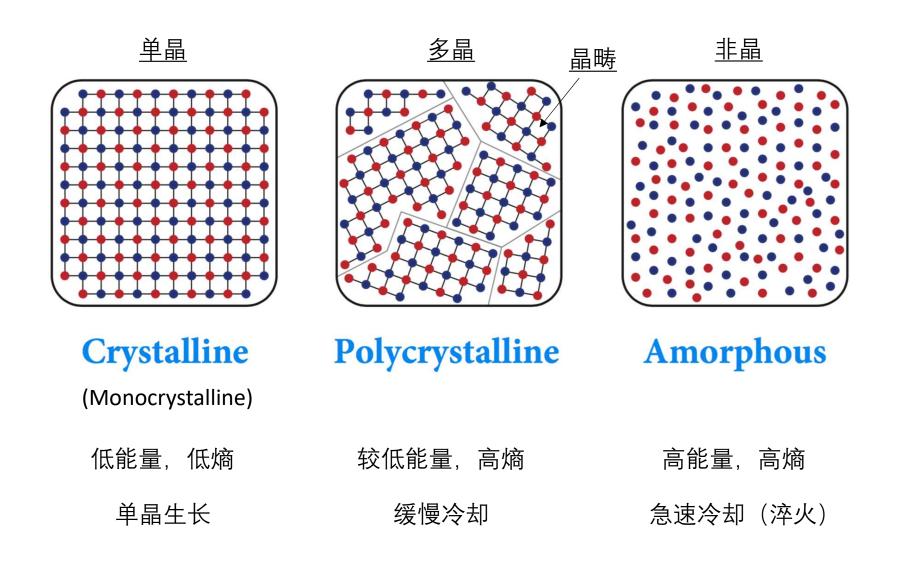


k: 三维, 较复杂; 布里渊区中注意「XKL这几个点

晶体中的掺杂 (doping)

- 由于原料的不纯净(非故意掺杂)和/或故意掺入而向半导体中引入不同的原子
 - 可使用不同生长方式制备
 - 区域熔炼法:制备轻掺杂到基本不掺杂("本征半导体")的半导体
 - 提拉法: 制备重掺杂到轻掺杂的半导体

单晶、多晶、非晶



单晶生长

经典化学实验:硫酸铜单晶生长

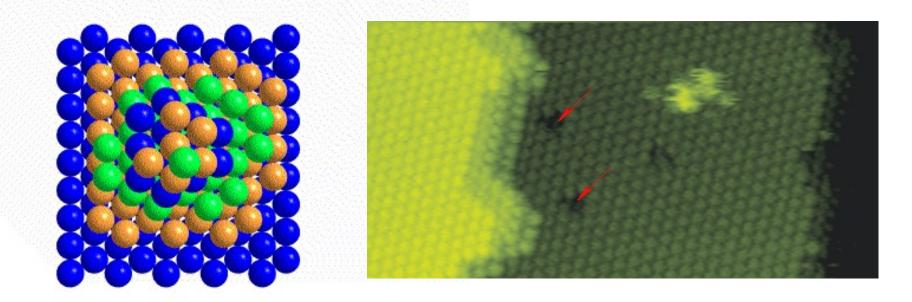




半导体单晶生长

单晶生长在原子层级的示意图

单晶生长示意

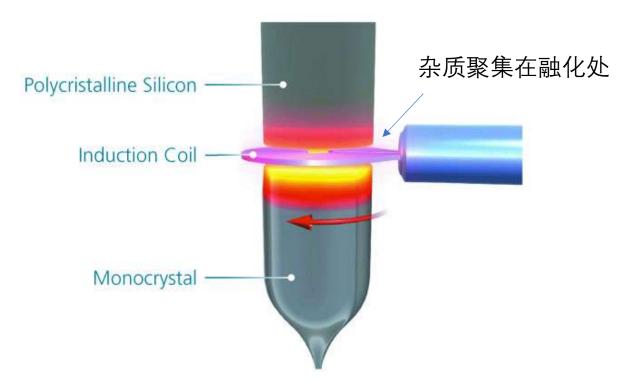


New Mexico State Univ., Chem116.

Vekilov group, Univ. Houston.

半导体单晶生长

区域熔炼法(Floating zone法, "FZ"法): 半导体纯度高

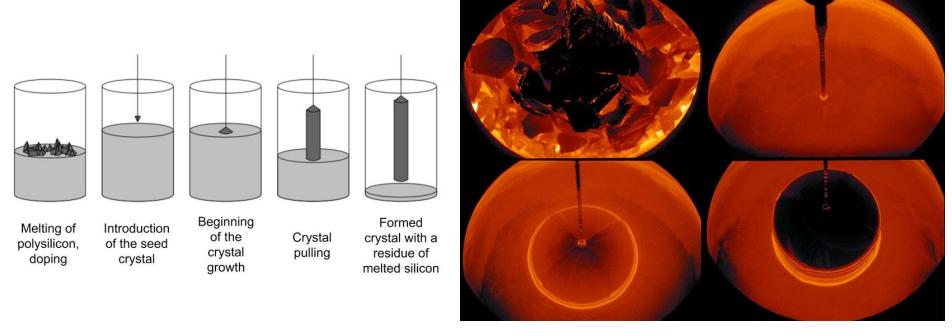


可多次进行,得到超高纯度半导体

siltronic.com.

半导体单晶生长

提拉法(Czochralski法, "Cz"法): 速度快、成本低



D. Mesquita et al., ISGT-LA, 8895369 (2019).

www.pvatepla-cgs.com

晶体中的掺杂 (doping)

- 由于原料的不纯净(非故意掺杂)和/或故意掺杂而向半导体中引入不同的原子
 - 可使用不同生长方式制备
 - 区域熔炼法:制备轻掺杂到基本不掺杂("本征半导体")的半导体
 - 提拉法: 制备重掺杂到轻掺杂的半导体
- 混合晶体也可以叫做掺杂,但掺杂不仅仅是混合晶体
 - 掺杂有多种类型

半导体中的杂质和缺陷

- 半导体掺杂
- 掺杂的种类和效果
- 掺杂浓度和电离
- 半导体中的缺陷

掺杂的类型

- 替位式杂质和间隙式杂质
- 替位式: 大原子(同族替位、异族替位)
- 间隙式: 小原子

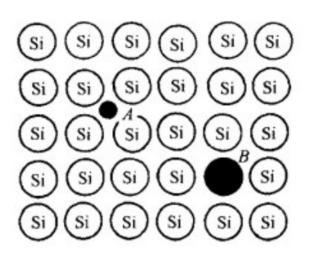
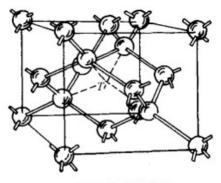
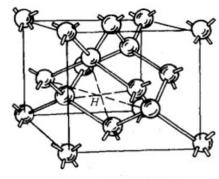


图 2-2 硅中的间隙式 杂质和替位式杂质



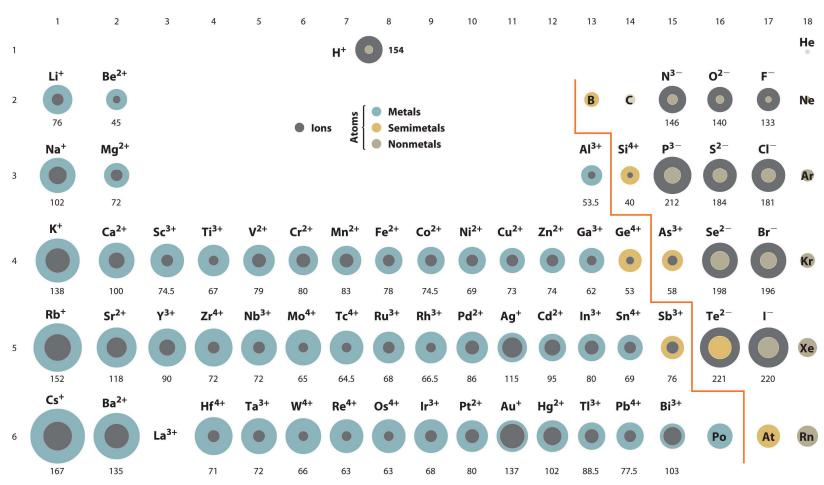
(a) 四面体间隙位置



(b) 六角形间隙位置

原子半径和离子半径

仅有Li⁺等离子半径较小的可作为间隙式杂质,其余均为替位式杂质(主要)



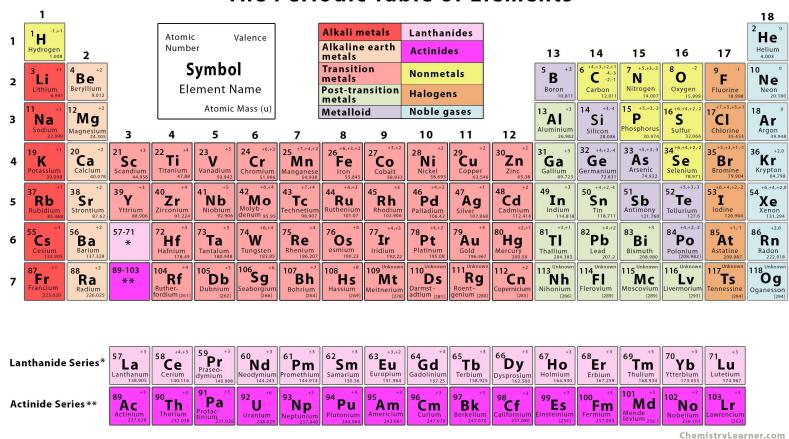
scientifictutor.org

掺杂的效果

- 杂质原子的外层电子数如果不同
 - 填充度会不同
- 杂质原子破坏了晶体的周期性
 - 可能破坏原有的周期性势场,产生附加势场
 - 可能引入其它的电子能级
 - 某些能级协助电子-空穴对复合(复合中心): 第五章 讲授
 - 对电子进行散射(电离杂质散射、中性杂质散射): 第四章讲授
- 同族替位、异族替位、间隙分别讨论

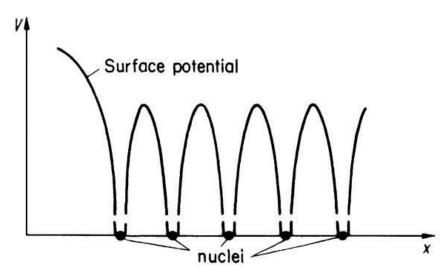
• 锗掺杂在硅中

The Periodic Table of Elements

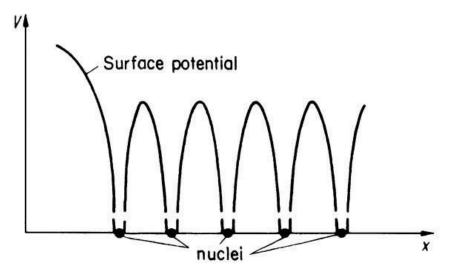


纯硅: 紧束缚模型 原子核 (14+) 内层电子1s²2s²2p⁶ (10-) (以上作为势场: 4+)

价电子3s²3p²



势场近似无变化; 电子由于泡利不相容, 波函数更加扩展



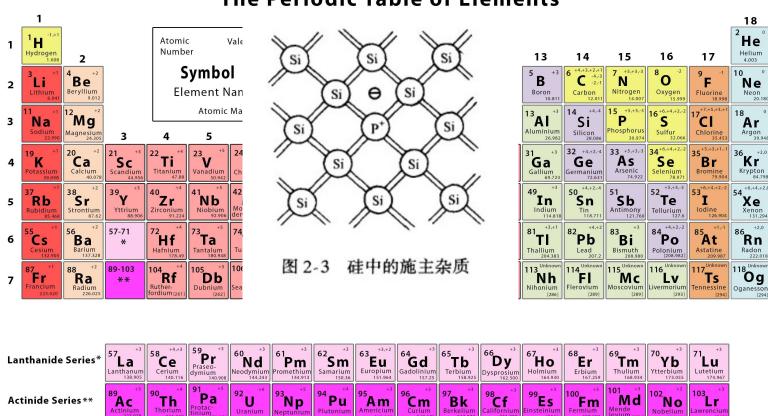
- 杂质原子的外层电子数相同
 - 不影响填充度
- 杂质原子破坏了晶体的周期性
 - 近似不影响原有的周期性势场
 - 但是波函数交叠和原晶体不同,因此能带展宽不同, 能隙、电子有效质量均有差异
 - 可能不会引入新的电子能级(原子半径差距太大时还是可能会,称为"等电子陷阱")
- 和"混合晶体"一节得到的结论类似

ChemistryLearner.com

掺杂的效果: 异族替位

• 磷掺杂在硅中 (施主donor)

The Periodic Table of Elements

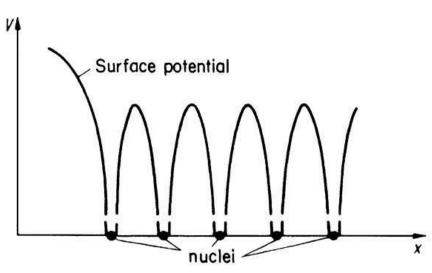


纯硅: 紧束缚模型 原子核 (14+) 内层电子1s²2s²2p⁶ (10-) (以上作为势场: 4+)

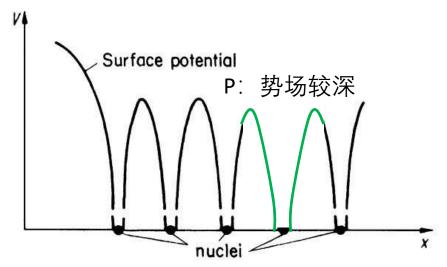
价电子3s²3p²

磷: 紧束缚模型 原子核 (15+) 内层电子1s²2s²2p⁶ (10-) (以上作为势场: 5+)

价电子3s²3p³

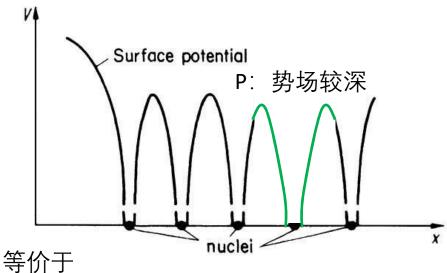


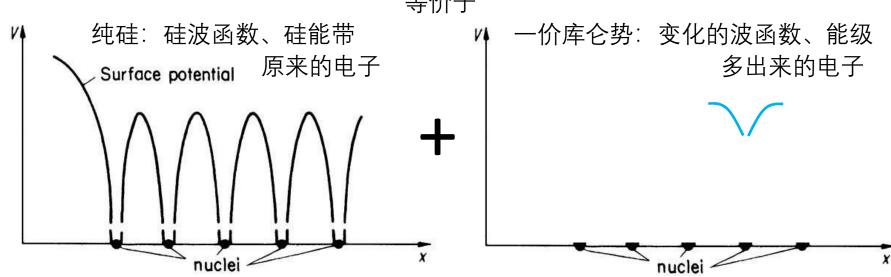
势场有变化,电子波函数根据具体掺杂元素决定



磷: 紧束缚模型 原子核 (15+) 内层电子1s²2s²2p⁶ (10-) (以上作为势场: 5+)

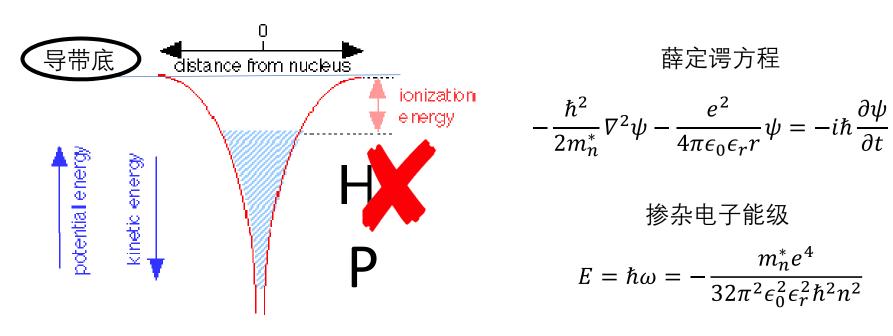
价电子3s²3p³





施主掺杂的类氢原子模型

磷原子在硅中可电离出一个电子 电子周围是硅而不是真空:介电常数不同、有效质量不同



通常 $m^*< m$, $\epsilon_r>>1$,因此掺杂电子能级和导带底非常接近

表 5 锗和硅内五价杂质的施主电离能 E_d (meV)

	P	As	Sb
Si	45	49	39
Ge	12. 0	12. 7	9. 6

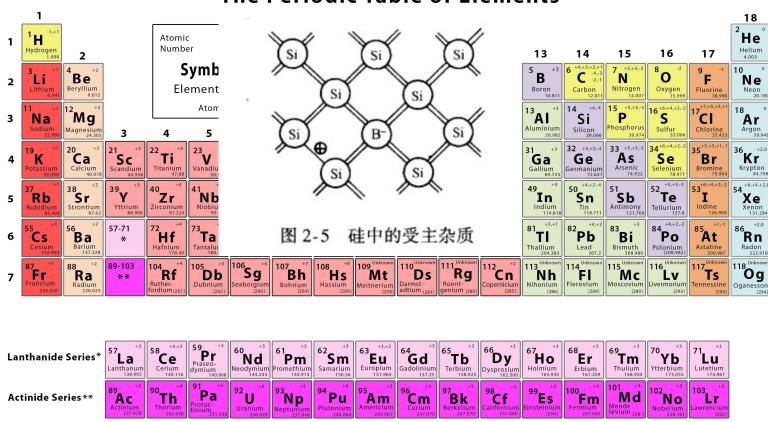
- 杂质原子的外层电子数不同
 - 影响填充度
- 杂质原子破坏了晶体的周期性
 - 影响原有的周期性势场
 - 在禁带中引入新的电子能级
 - 波函数交叠和原晶体可以大致相同也可以不同。但在 通常情况下,异族原子在晶体中溶解度有限,因此能 带展宽近似和原晶体一致,能隙、电子有效质量大致 相同

表 5 锗和硅内五价杂质的施主电离能 E_d (meV)

	P	As	Sb
Si	45	49	39
Ge	12. 0	12. 7	9. 6

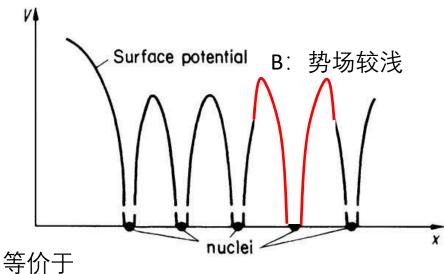
• 硼掺杂在硅中(受主acceptor)

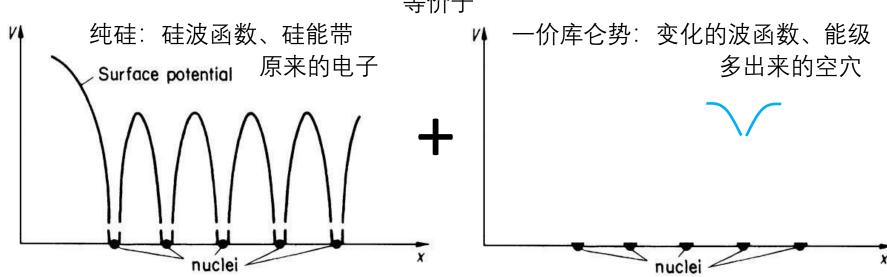
The Periodic Table of Elements



硼: 紧束缚模型 原子核 (5+) 内层电子1s² (2-) (以上作为势场: 3+)

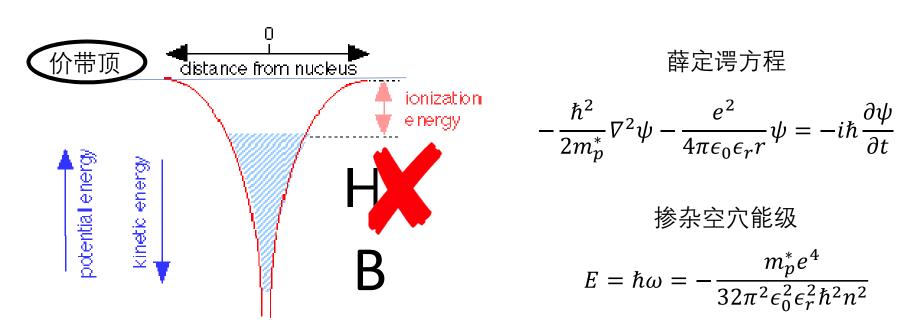
价电子2s²2p¹





施主掺杂的类氢原子模型

硼原子在硅中可电离出一个空穴 空穴周围是硅而不是真空:介电常数不同、有效质量不同



通常 $m^*< m$, $\epsilon_r>>1$, 因此掺杂电子能级和价带顶非常接近

表 6 锗和硅中三价杂质的受主电离能 Ea (meV)

	Frank Co	В	Al	Hit .	Ga	In
Si		45	57	.V	65	157
Ge		10.4	10.2		10.8	11.2

- 杂质原子的外层电子数不同
 - 影响填充度
- 杂质原子破坏了晶体的周期性
 - 影响原有的周期性势场
 - 在禁带中引入新的电子能级
 - 波函数交叠和原晶体可以大致相同也可以不同。但在 通常情况下,异族原子在晶体中溶解度有限,因此能 带展宽近似和原晶体一致,能隙、电子有效质量大致 相同

表 6 锗和硅中三价杂质的受主电离能 E_a (meV)

The Free Me	В	Al	Ga	In
Si	45	57	65	157
Ge	10.4	10. 2	10.8	11. 2

施主和受主杂质

- 施主(例如V族在IV族中掺杂)
 - 能够向半导体提供多余电子的杂质,电子填充进导带 底附近的施主能级
 - 施主电离:施主能级上的一个电子得到少量能量摆脱束缚,成为导带电子,剩余电离杂质
 - n (negative) 型半导体:主要依靠导带电子导电的半导体

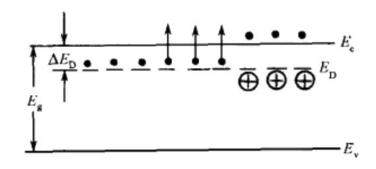


图 2-4 施主能级和施主电离

施主和受主杂质

- 受主 (例如III族在IV族中掺杂)
 - 能够向半导体提供多余空穴的杂质, 空穴填充进价带 顶附近的受主能级
 - 受主电离: 价带中的一个电子得到少量能量被受主杂质束缚, 留下价带空穴, 剩余电离杂质
 - p (positive) 型半导体:主要依靠价带空穴导电的半导体

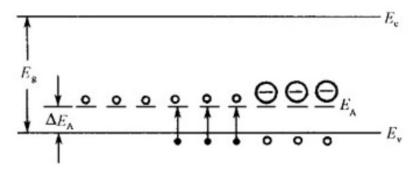


图 2-6 受主能级和受主电离

• 类氢原子的大小是?





玻尔半径 (波函数大致的延展半径)

$$r = \frac{4\pi\epsilon_0\hbar}{me^2}$$

53 pm

类氢原子

玻尔半径

$$r = \frac{4\pi\epsilon_0\epsilon_r\hbar}{m^*e^2}$$

• 类氢原子的大小是?

氢原子



玻尔半径 (波函数大致的延展半径)

$$r = \frac{4\pi\epsilon_0\hbar}{me^2}$$

53 pm

类氢原子

玻尔半径

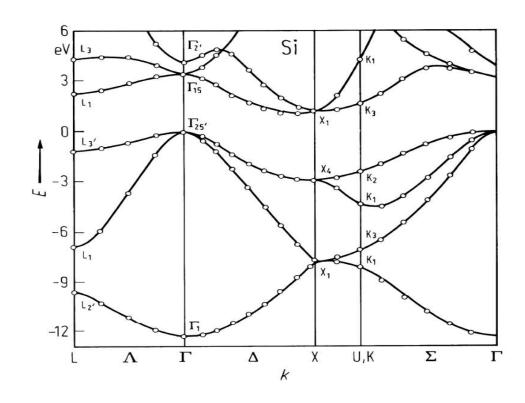
$$r = \frac{4\pi\epsilon_0\epsilon_r\hbar}{m^*e^2}$$

硅中电子? ~ 2000 pm

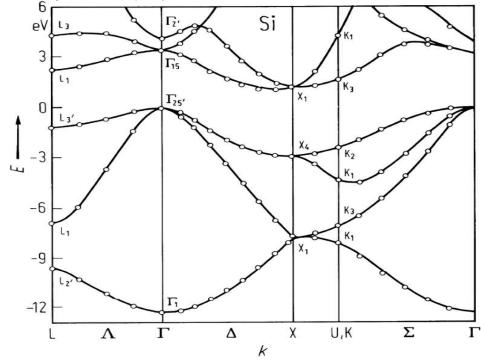
杂质比较少, 因此类氢原子的波函数通常不会重叠

- 杂质能级在能带的什么位置?
 - 波矢量是多少?
- 杂质能级是额外多出来的能级吗?

• 类氢原子里能填几个电子/空穴?



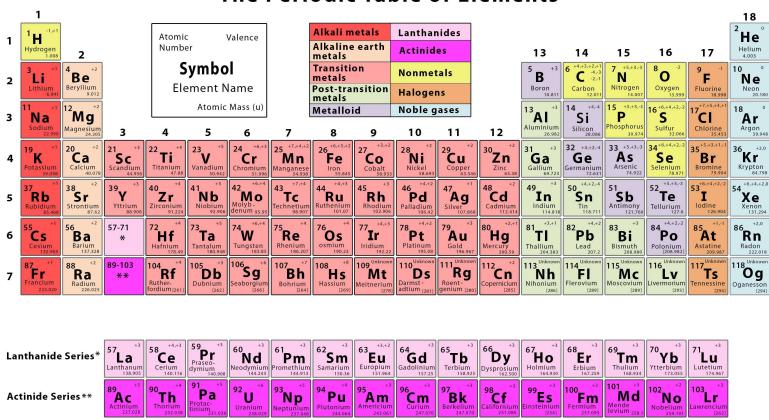
- 杂质能级在能带的什么位置?
 - •波矢量是多少? 0
- 杂质能级是额外多出来的能级吗?
 - 不是, 是能带里的能级变化得来
- 类氢原子里能填几个电子/空穴?
 - 只能填一个



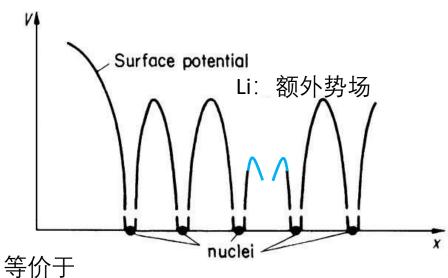
掺杂的效果: 间隙

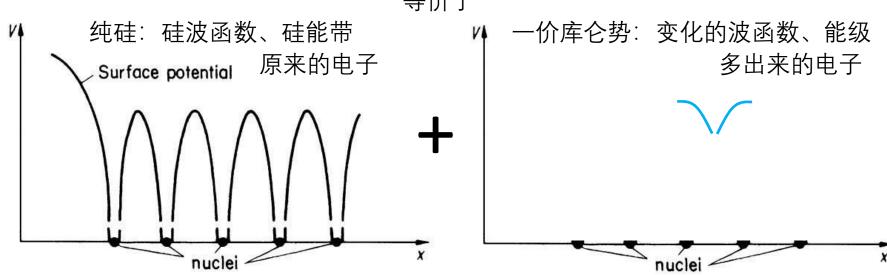
• 锂掺杂在硅中(施主donor)

The Periodic Table of Elements



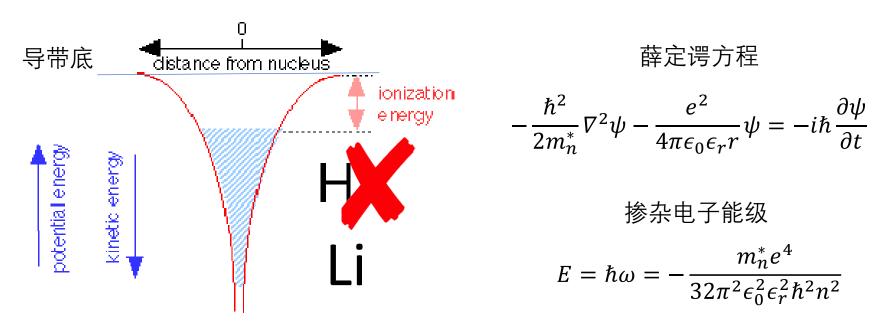
掺杂的效果: 间隙





施主掺杂的类氢原子模型

锂原子在硅中可电离出一个电子 电子周围是硅而不是真空:介电常数不同、有效质量不同



通常 $m^*< m$, $\epsilon_r>>1$,因此掺杂电子能级和导带底非常接近

Li能级 34 meV

掺杂的效果: 间隙

- 杂质原子的外层电子数不同
 - 影响填充度
- 杂质原子破坏了晶体的周期性
 - 影响原有的周期性势场
 - 在禁带中引入新的电子能级
 - 波函数交叠和原晶体不同。但在通常情况下,异族原子在晶体中溶解度有限,因此能带展宽近似和原晶体一致,能隙、电子有效质量大致相同
- 注意: 此时杂质能级是额外多出来的能级

杂质形成的能级

- 浅能级: 施主接近导带底、受主接近价带顶
 - 例如Ⅲ、V族在IV族中的掺杂
 - 例如一些间隙杂质
- 否则为深能级(类似多电子原子模型)
 - 通常为多重能级;有些是两性杂质

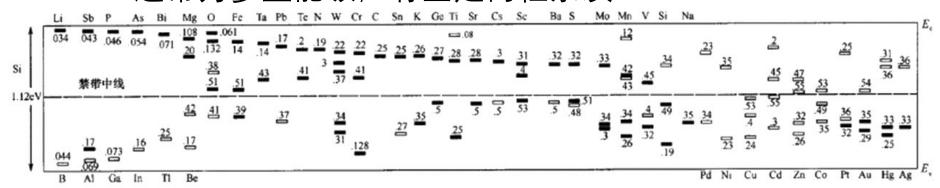
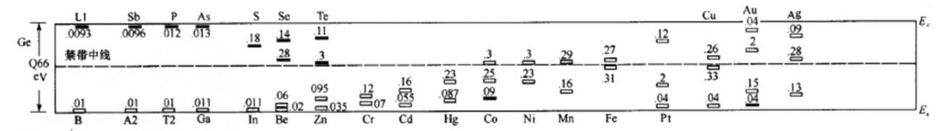


图 2-8 硅晶体中的深能级



III-V族化合物中的杂质

- · 以GaAs中的杂质为例:
 - II族元素倾向于占据Ga的位置,是受主
 - VI族元素倾向于占据As的位置,是施主
 - IV族元素如果占据As的位置,是受主;占据Ga的位置, 是施主

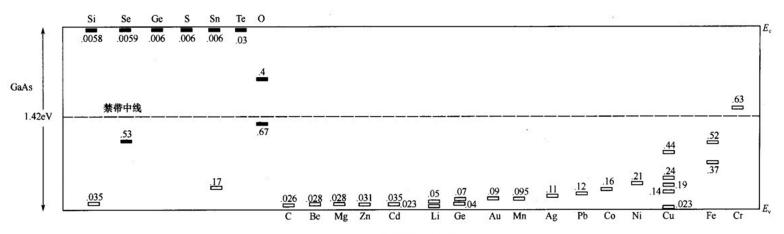


图 2-12 砷化镓中杂质能级

其它半导体中的掺杂

- 具体问题具体分析,通常
 - 电负性弱的元素往左移一格(少个电子), 是受主
 - 电负性强的元素往右移一格(多个电子),是施主
 - 其它时候基本无法判断,需要理论计算或实验测量