实验报告

姓名 <u>李霄奕&赵百豪</u> 日期 <u>2023 年 3 月 7 日</u> No <u>PB21511897&PB21061263</u> 实验台. <u>9</u> 评分:

实验题目:集成运算放大器的基本运用——模拟运算电路

实验目的:

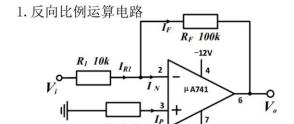
- 1. 了解集成运放的外形结构及各引脚功能
- 2. 掌握集成运放的三种输入方式,研究由集成运放组成的比例、加法、减法、积分和微分等基本运算电路的功能
- 3. 了解集成运放在实际应用时应考虑的一些问题

实验原理:

集成运算放大器是一个具有两个输入端、一个输出端的高增益、高输入阻抗的多级直接耦合放大器。

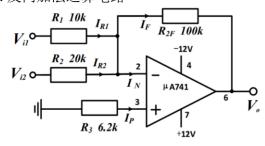
根据深度负反馈的相关知识,集成运算放大器的两个输入端电压相等(虚短),没有电流(虚短),由此可以由此组装模拟运算电路

本实验组装的模拟运算电路有:反向比例运算电路、反向加法电路、同相比例运算电路、差动放大器、积分运算电路、微分运算电路



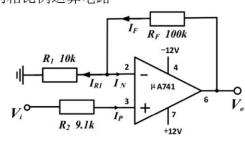
由虚断和虚短条件
$$V_P = V_N$$
 $I_P = I_N = 0$ 得 $I_{R1} = I_F$ 即 $\frac{V_i}{R_1} = -\frac{V_o}{R_F}$, $V_o = -\frac{R_F}{R_1}V_i$

2. 反向加法运算电路



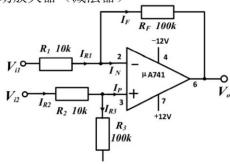
由虚断和虚断条件,再由
$$I_{R1} + I_{R2} = I_F$$
 即得 $V_o = -(\frac{R_F}{R_1}V_{i1} + \frac{R_F}{R_2}V_{i2})$

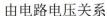
3. 同相比例运算电路

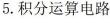


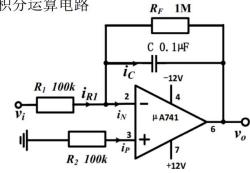
由电路电流关系
$$\frac{V_i}{R_1} = \frac{V_o - V_i}{R_F}$$
 得 $V_o = \left(1 + \frac{R_F}{R_1}\right) V_i$ 当 $R_1 = \infty$ 或者 $R_F = 0$ 时 $V_o = V_i$

4. 差动放大器(减法器)





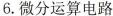


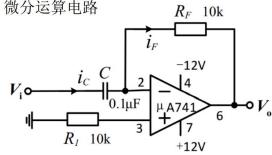


当
$$\omega > \frac{1}{R_{EC}}$$
时,为反向积分器

当
$$\omega > \frac{1}{R_E C}$$
时,为反向放大器

$$v_o = -\frac{1}{RC} \int_0^t V_i dt$$
$$= -\frac{1}{RC} \int_0^t V_{ip} dt = -\frac{V_{ip}}{RC} t$$





$$oldsymbol{i}_C = oldsymbol{i}_F \ C rac{dv_c}{dt} = C rac{dv_i}{dt} = -rac{v_o}{R_F}$$

$$v_o = -RC\frac{dv_i}{dt}$$

实验仪器:

- 双踪示波器
- 直流电源 2.
- 3. 函数信号发生器
- 4. 电阻、电容、导线
- 5. 集成运算放大器
- 6. 万用表

实验步骤:

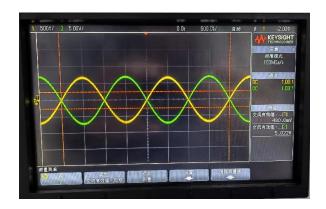
- 1.在反向比例运算电路中,输入幅度 V_{ip} =0.5 V_i f=500Hz 的正弦交流信号,用万用表交流档测量 V_i 、 V_o 有效值,用 示波器观察Vi和Vo的相位关系,记录数据。
- 2.在反向加法运算电路中, V_{i1} 和 V_{i2} 采用直流稳压电源输入,用万用表 DCV 档测量 V_{i1} 和 V_{i2} 及输出电压 V_{o} ,记录 数据。
- 3.在同相比例运算电路中,输入幅度 V_{ip} =0.5V,f=500Hz 的正弦交流信号,用示波器测量 V_i 、 V_o 有效值,并观察 V_i 和V。的相位关系,记录数据。

- 4. 在在差分放大电路中, V_{i1} 和 V_{i2} 采用直流稳压电源输入,用万用表测量 V_{i1} 和 V_{i2} 及输出电压 V_o ,注意 V_{i1} 和 V_{i2} 输入不能过大,防止 V_o 进入饱和区,记录数据。
- 5.在积分运算电路中取频率 f 为 100Hz,幅值 V_{ip} =1V 的方波作为输入信号 V_i ,用示波器测量并记录 V_i 、 V_o 。理论计算 V_{opp} ,和实验值进行误差计算和比较,分析误差原因。
- 6.在微分电路中,输入三角波信号 V_i 的频率为 f=1kHz,幅度 $V_{ip}=1V$ (振幅),输出端接示波器,观察并画出输入、输出波形,记录数据。

实验数据与分析:

1. 反向比例运算电路

Ui(V)	Uo(V)	Au实测值	AU计算值	相对误差
0.48	-5.02	-10.46	-10.00	4.63%



可以看出,输入信号和输出信号反相。

2. 反向加法电路

Ui1(V)	0.096	0.294	-0.096	-0.294
Ui2(V)	0.204	0.603	-0.201	-0.600
Uo(V)	-2.641	-7.847	2.546	7.746
计算值	-1.98	-5.955	1.965	5.94
相对误差	33.38%	31.77%	29.57%	30.41%

3. 同相比例运算电路

Ui(V)	Uo(V)	Au实测值	AU计算值	相对误差
0.48	5.52	11.42	11.00	3.82%

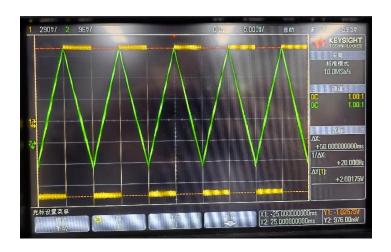


4. 差动放大器

Ui1(V)	0.996	1.995	-0.995	-1.994
Ui2(V)	0.500	1.700	-0.499	-1.699
Uo(V)	-5.172	-3.060	5.208	3.097
计算值	-4.96	-2.95	4.96	2.95
相对误差	4.26%	3.74%	5.01%	4.97%

5. 积分运算电路

Uipp(V)Uopp(mV)C(nF)Uo计算值 相对误差2.00175529.15101495.056.89%



6. 微分运算电路

Uipp(V)Uopp(V)C(nF)R(Ω)Uo计算值 相对误差2.047.62101200.48.247.52%



通过数据分析可以看出:

- 反向加法运算的相对误差较大,但是其方差较小,因此判断误差类型为系统误差。同时该误差与 Ui1、Ui2 的大小并没有明显的相关性,因此可以得出造成误差的原因为:
- 1. Rf 测量存在错误
- 2. 电路存在连接错误

● 其他实验也或多或少地存在误差,因此可以看出,集成运算放大器的虚短虚断规则是深度负反馈的理想近似,与现实生活存在差距,但是这种理论与现实的误差是可以接受的。

思考题:

- 1. 如何判断集成运算放大器的好坏?为了不损坏集成运算放大器,实验中应注意什么问题?
- 答:将集成运算放大器连接成电压跟随器即可根据输入与输出电压的差距判断集成运算放大器的好坏。为了不损害集成运算放大器,应当注意:
- a. 输入与输出电压不宜超过集成运算放大器的电源电压
- b. 避免将电源电压和接地端口连接,以免短路,从而烧坏集成运算放大器
- c. 避免在集成运算放大器输入、输出、反馈端接入无阻尼的大电容、小电阻等元件,以免对放大器产生过载、温升等不利影响。
- d. 避免长时间使用高温、高湿、恶劣的环境,以免损坏集成运算放大器。
- 2. 在反相加法运算电路 6-2 中,如果 U_{i1} 和 U_{i2} 均采用直流信号,并选定 U_{i2}=-1V,考虑到运算放大器的最大输出幅度为±12V,U_{i1} 的绝对值不应超过多少伏?
- 答:根据前面的公式推导,有:

$$V_0 = -\left(\frac{R_F}{R_1}V_{i1} + \frac{R_F}{R_2}V_{i2}\right) = 10V_{i_1} - 5$$
$$|V_0| \le 12$$

可得-0.7 \leq $V_{i1}\leq$ 1.7V,即 $\left|v_{i_1}\right|<1.7V$

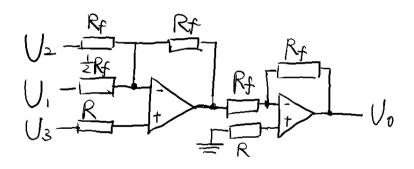
3. 在积分运算电路图 5-5 中,分析电阻 Rf 的作用,说明 Rf 的精度对积分电路的精度有何影响?

答: 电路中 R_F 能有效抑制积分饱和(限制低频积分增益)和截止现象,但是会对总电流和电容的充放电电流起到到分流作用,存在一个分流电流小量,从而会产生小误差,为了减小这个误差,通常 R_F 选择 $R_F >> R_1$,使得关于 R_F 带来的充放电的影响可以忽略不计

4. 设计一个能实现下列运算关系的运算电路。

(1)
$$U_0 = 2U_{i_1} + U_{i_2} - 3U_{i_3}$$

 $U_0 = 2U_{i_1} + U_{i_2} - 3U_{i_3} = 2(U_{i_1} - U_{i_3}) + (U_{i_2} - U_{i_3})$



(2)
$$U_0 = 2U_{i_1} - 3U_{i_2}$$

$$U_0 = 2U_{i_1} - 3U_{i_2} = -3(U_{i_2} - 2/3U_{i_1})$$

