

 返回

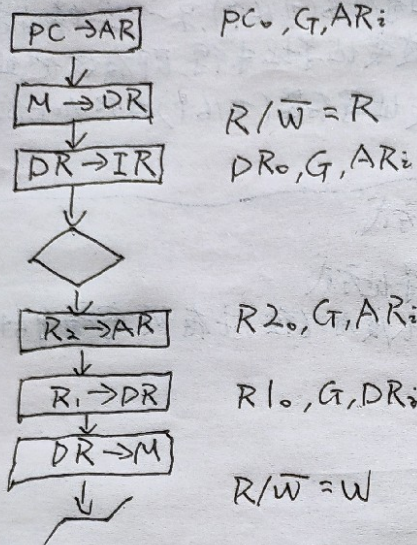
Hollow Man

1 第五章183页第2、3、4、5题

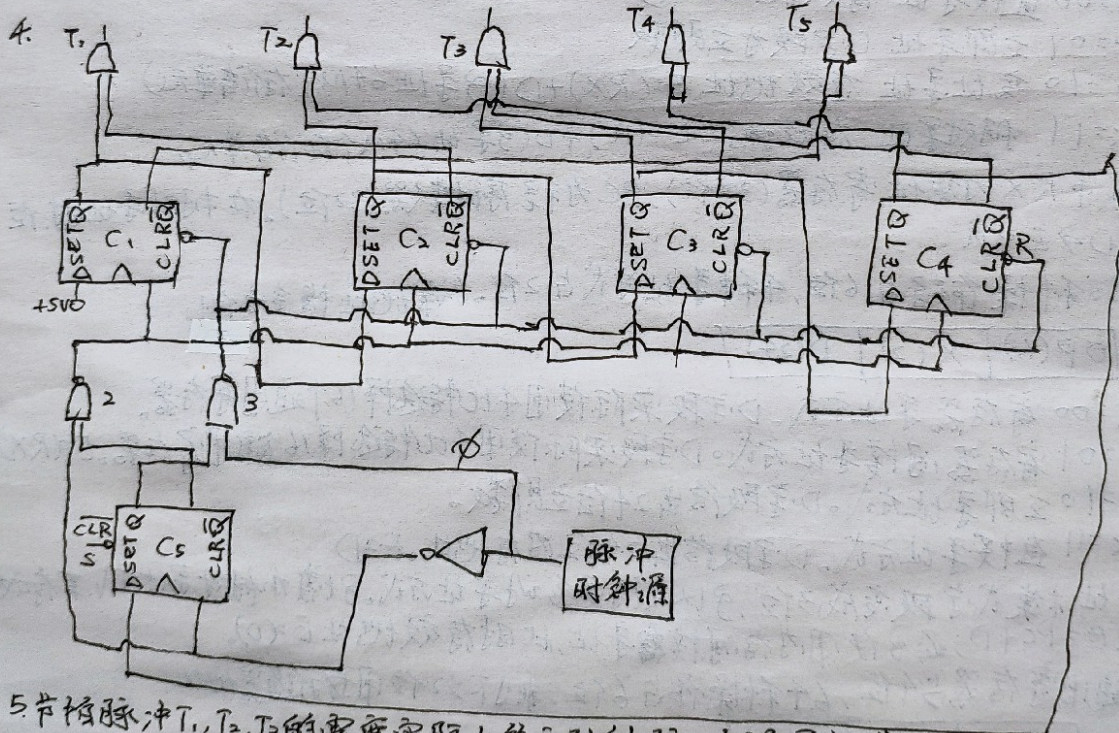
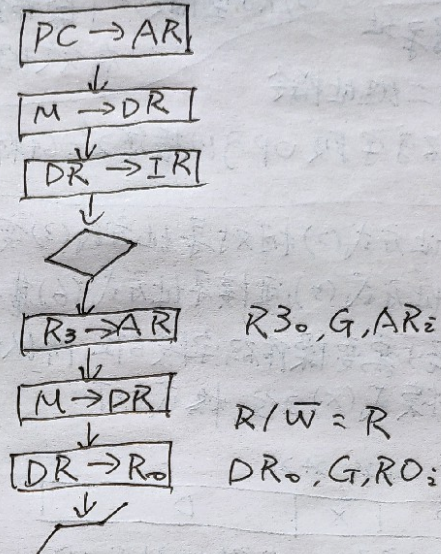
我的答案：

蒋嵩林 320180901941 2018计算机基础班

2. STO $R_1, (R_2)$



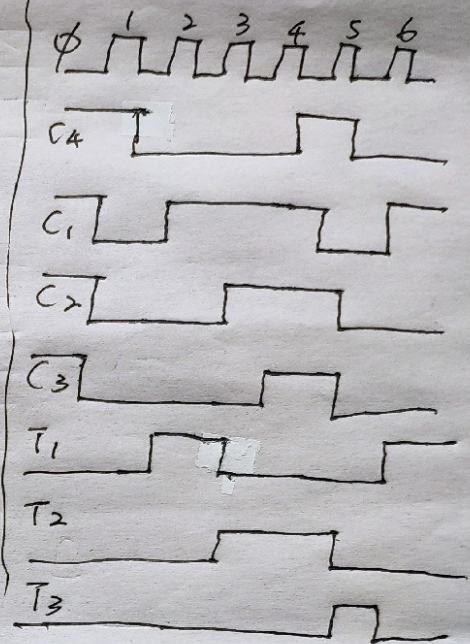
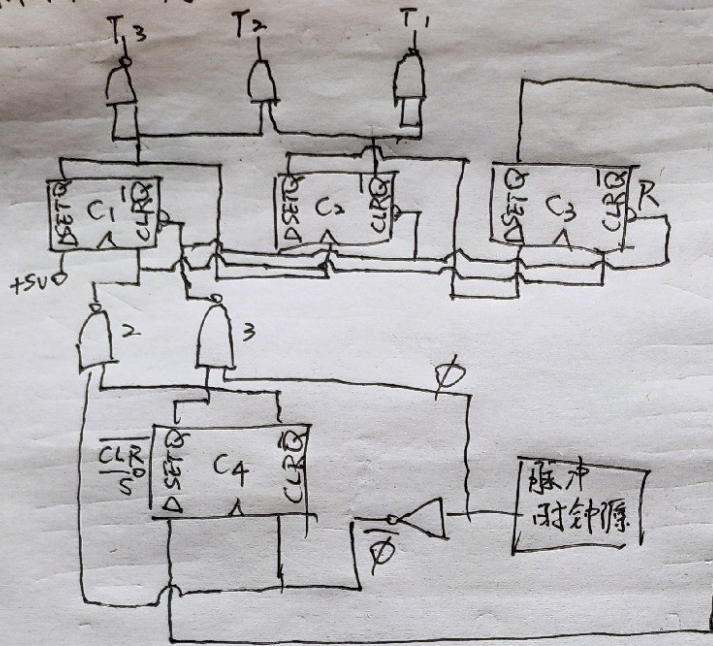
3. LAD $(R_3), R_0$



5. 节拍脉冲 T_1, T_2, T_3 的宽度实际上等于时钟脉冲的周期或它的倍数。比如 $T_1 = T_2 = 200\text{ns}$, $T_3 = 400\text{ns}$, 所以主脉冲源的频率应为 $f = \frac{1}{T} = 5\text{MHz}$ 。为了消除节拍脉冲上的毛刺, 环形脉冲发生器采用移位寄存器形式。图中画出了题目要求的逻辑电路图与时序信号关系图。根据时序信号关系, T_1, T_2, T_3 三个节拍脉冲的逻辑表达式如下:

$$T_1 = C_1 * C_2 \quad T_2 = C_2 \quad T_3 = \bar{T}_1$$

T_1 用与门实现, T_2 和 T_3 则用 C_2 的 \bar{Q} 端和 C_1 的 Q 端加非门实现, 其目的在保持信号输出时延时间的一致性并与环形脉冲发生器隔离。



作业批语 ✓

第2,3两题你参考的是哪个数据通路?