

---

# 高通多媒体技术期刊 20160323

---



Qualcomm Technologies, Inc.

Confidential and Proprietary – Qualcomm Technologies, Inc.

机密和专有信息——高通技术股份有限公司



# Confidential and Proprietary – Qualcomm Technologies, Inc.

---

## Confidential and Proprietary – Qualcomm Technologies, Inc.

**NO PUBLIC DISCLOSURE PERMITTED:** Please report postings of this document on public servers or web sites to: [DocCtrlAgent@qualcomm.com](mailto:DocCtrlAgent@qualcomm.com). **禁止公开：**如在公共服务器或网站上发现本文档，请报告至：[DocCtrlAgent@qualcomm.com](mailto:DocCtrlAgent@qualcomm.com).

**Restricted Distribution:** Not to be distributed to anyone who is not an employee of either Qualcomm or its affiliated without the express approval of Qualcomm's Configuration Management. **限制分发：**未经高通配置管理部门的明示批准，不得发布给任何非高通或高通附属及关联公司员工的人。 Not to be used, copied, reproduced, or modified in whole or in part, nor its contents revealed in any manner to others without the express written permission of Qualcomm Technologies, Inc. 未经高通技术股份有限公司明示的书面允许，不得使用、复印、复制、或修改全部或部分文档，不得以任何形式向他人透露其内容。

The user of this documentation acknowledges and agrees that any Chinese text and/or translation herein shall be for reference purposes only and that in the event of any conflict between the English text and/or version and the Chinese text and/or version, the English text and/or version shall be controlling. 本文档的用户知悉并同意中文文本和/或翻译仅供参考之目的，如英文文本和/或版本和中文文本和/或版本之间存在冲突，以英文文本和/或版本为准。

This document contains confidential and proprietary information and must be shredded when discarded. 未经高通明示的书面允许，不得使用、复印、复制全部或部分文档，不得以任何形式向他人透露其内容。本文档含有高通机密和专有信息，丢弃时必须粉碎销毁。

Qualcomm reserves the right to make changes to the product(s) or information contained herein without notice. No liability is assumed for any damages arising directly or indirectly by their use or application. The information provided in this document is provided on an "as is" basis. 高通保留未经通知即修改本文档中提及的产品或信息的权利。本公司对使用或应用本文档所产生的直接或间接损失概不负责。本文档中的信息为基于现状所提供，使用风险由用户自行承担。

Qualcomm is a trademark of QUALCOMM Incorporated, registered in the United States and other countries. All QUALCOMM Incorporated trademarks are used with permission. Other product and brand names may be trademarks or registered trademarks of their respective owners. Qualcomm是高通公司在美国及其它国家注册的商标。所有高通公司的商标皆获得使用许可。其它产品和品牌名称可能为其各自所有者的商标或注册商标。

This technical data may be subject to U.S. and international export, re-export, or transfer ("export") laws. Diversion contrary to U.S. and international law is strictly prohibited. 本文档及所含技术资料可能受美国和国际出口、再出口或转移出口法律的 限制。严禁违反或偏离美国和国际的相关法律。

**Qualcomm Technologies, Inc. 5775 Morehouse Drive San Diego, CA 92121 U.S.A.**

高通技术股份有限公司，美国加利福尼亚州圣地亚哥市莫豪斯路 5775 号，邮编 92121

# Revision History

---

Revision	Date	Description
A	March 2016	Initial release

**Note:** There is no Rev. I, O, Q, S, X, or Z per Mil. standards.

# 内容

---

- Display
  - 8996 D-PHY 信号 tuning 最新update
  - 8996 mm-pp-dpps bug fix.
  - 双DSI panel和单 DSI DSC panel的 kernel dtsti 配置的变化
  - 8909 最新的performance issue fix



---

# Display

---

# 8996 D-PHY 信号 tuning 最新update

---

- [80-P5252-1 A MIPI DSI PHY Customization Guide](#)

----8996 DSI信号质量 最新tuning guide，尤其针对panel FPC过长的use cases，可以做特殊调整。

从8974以来，DSI HS signals的幅值，strength 很难进行SW 调节，主要依靠硬件的阻抗匹配，仿真。

在8996上，我们上面的文档介绍了最新的str SW调节方法。

建议在阅读上述文档之前，认真阅读D-Phy spec和

**kernel\Documentation\devicetree\bindings\fb**目录下的全部txt文档。

DSI 信号的调节需要与HW team协作进行，具体的信号质量要求，以满足硬件team的需求为准。

## 8996 mm-pp-dpps bug fix.

---

---- mm-pp-dpps是display 后处理各种features的核心service可执行文件。

QDCM , AD , SVI , CABL 等等都依赖与mm-pp-dpps

mm-pp-dpps 之前放置在 /system/bin目录下，最新的路径有所变化，被放置于 /system/vendor/bin。

在最新的一些8996 baseline中， /system/vendor/bin/mm-pp-dpps可能missing。

这个是由于高通baseline packing的SW bug。

如果发现mm-pp-dpps missing，请通过提SR的形式，向高通技术支持团队寻求帮助。

我们会针对某一特定的baseline，把mm-pp-dpps发给您。

# 8909 最新的performance issue fix

---

---- 8909在小分辨率(240x320 , 或者更小分辨率)下performance问题的fix

- In LK side:
- <https://us.codeaurora.org/cgit/quic/la/kernel/lk/commit/?h=LA.BR.1.2.6&id=01204ba6de26f06db9c4606ebb9a0fe4b0004b69>
- 
- In Kernel side:
- <https://us.codeaurora.org/cgit/quic/la/kernel/msm-3.10/commit/?h=LA.BR.1.2.6&id=28364f81bf08edc288406af3cbea3e823a3d8026>



# 双DSI panel和单 DSI DSC panel的 kernel dtsti 配置的变化

最近 panel的dtsti file的配置方法又有所变化。8996,8976等平台的最新的baseline上，代码已经变成最新的 配置方法。

由于我们对于panel的配置方法一直在变化，建议通过以下2种方法进行跟踪。

1. 请参考我们每个平台的高通device中的LCD panel config的方式。建议参考MTP。比如8996 MTP。

2. 阅读 baseline当中的kernel/Documentation/devicetree/bindings/fb/mdss-dsi-panel.txt 现在的配置方法。

1.普通的双DSI panel。

- `qcom,config-select = <&dsi_dual_nt35597_video_config0>;`
- `dsi_dual_nt35597_video_config0: config0 {`
- `qcom,split-mode = "dualctl-split";`
- `};`

2. 单DSI的DSC panel。

- `dsi_nt35597_dsc_video_config1: config1 {`
- `qcom,lm-split = <720 720>;`

---

## Questions?

<https://support.cdmatech.com>

