Amplificadores de Potencia (Clase "A")

Jesús David Esparza Cabrera

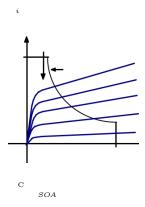
Universidad Politécnica de la Zona Metropolitana de Guadalajara

1 de Octubre del 2019

Los amplificadores de potencia son convertidores que transforman la energía de la fuente de polarización en señal de potencia de salida. Estos pueden ser tipo clase A, AB, B y C. Los cuales tienen distintos parámetros de eficiencia y uso.

• Introducción

Un amplificador de potencia convierte la potencia de una fuente de corriente continua (Polarización $V_{\rm CC}$ de un circuito con transistores) a potencia de salida en forma de señal, lo cual es controlado usando una señal de entrada. Si sobre la carga se desarrolla una gran cantidad de potencia, el dispositivo deberá manejar una gran excursión en voltaje y corriente. Los puntos de operación deben estar en un área permitida de voltaje y corriente que asegure la máxima disipación, (SOA, Safe Operating Area). Se deben considerar los voltajes de ruptura y efectos térmicos permitidos en los dispositivos de estado sólido, las características no lineales en el funcionamiento y usar los parámetros para gran señal del dispositivo. La curva de la Fig. 1 muestra las características de emisor y colector de un transistor delimitada por el SOA, que está de... nido por la $P_{\rm CEMAX}$. [1].



1) C Max

 $P_{\text{CE Max}}$

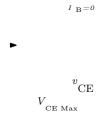


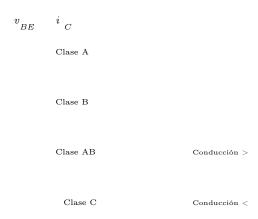
Figure 1: Area Segura de Operación del Transistor.

La corriente i_C y el voltaje V_{CE} no podrán sobrepasar los máximos indicados.

1

• Clasificación de los amplificadores de potencia

Existen cuatro clasificaciones básicas de amplificadores de potencia: A, AB, B y C. En clase A, el amplificador está polarizado de tal forma que la corriente por el colector sustituye durante el ciclo completo de la señal de entrada. Para clase AB, la polarización del amplificador es de tal forma que la corriente de colector solamente sustituye para un lapso menor a los 360° y mayor a los 180° de la onda correspondiente. Para el funcionamiento en clase B, la corriente incluirá solo durante 180° de la onda de entrada. Finalmente, para funcionamiento en clase C, el dispositivo conducirá durante un periodo inferior a los 180° correspondiente a la onda de entrada. La Fig. 2, muestra el comportamiento del dispositivo en las distintas clases.



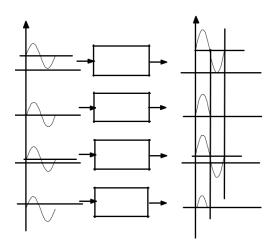


Figure 2: Comportamiento para clase A, AB, B, C.

Los amplificadores tipo AB y B usan configuraciones transistorizadas llamadas pushpull. Cada uno de estos amplificadores posee características de e. . . ciencia y distorsión distintos, por lo cual, sus aplicación será a distintas áreas.

• Relaciones básicas en los amplificadores de potencia

Para el análisis de los amplificadores de potencia se requiere de relaciones aso-ciadas a su funcionamiento y desempeño. Como el amplificador de potencia convierte la potencia de CC de la fuente de alimentación en una señal de potencia en la carga, la e... ciencia de este proceso está dada por

$$P_{L(CA)}$$
 (1)
$$= P_{CC}$$

2

Donde es la eficiencia, $P_{L(CA)}$, es la potencia media de señal en la carga y P_{CC} , la potencia media de salida en la fuente de alimentación.

La potencia media disipada en el dispositivo de amplificación, considerando un transistor bipolar como dispositivo de potencia, será

$$P_{CE} = P_{CC} P_{L}$$
 (2)

Donde P_{CE} es la disipación media de colector, P_L es la potencia total, es decir, $P_L = P_{L(DC)} + P_{L(CA)}$.

Para la determinación de las potencias se usará (3), donde p es la potencia

instantánea, v e i son el voltaje y la corriente instantáneos.

$$p = vi (3)$$

Sean v e i formas de onda periódica, con componente continua (la cual puede ser cero) y una componente de corriente alterna, no necesariamente sinusoidal

$$v = V_{DC + vCA}$$
 (4)

$$i = I_{DC + iCA}$$
 (5)

Luego la potencia media en un periodo T será

Donde, P_{CC} es la contribución de la componente continua y P_{CA} es la contribución de la componente alterna a la potencia media. Considerando v_{CA} (t) = V_m cos !t y i_{CA} (t) = I_m cos !t; reemplazando en (6), se tiene

Cuando una señal de corriente periódica tiene componente continua el valor rms de la forma de onda se expresa como

Donde I_{DC} , es la componente continua de la señal, I_{1rms} es el primer ar-mónico de la señal, I_{nrms} es el enésimo armónico de la señal. Para el caso de una señal sinusoidal con componente continua será

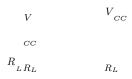
 $\overline{I_{
m rms}}=$ $I_{
m DC}{}^2+I_{
m rms}{}^2~(10)$

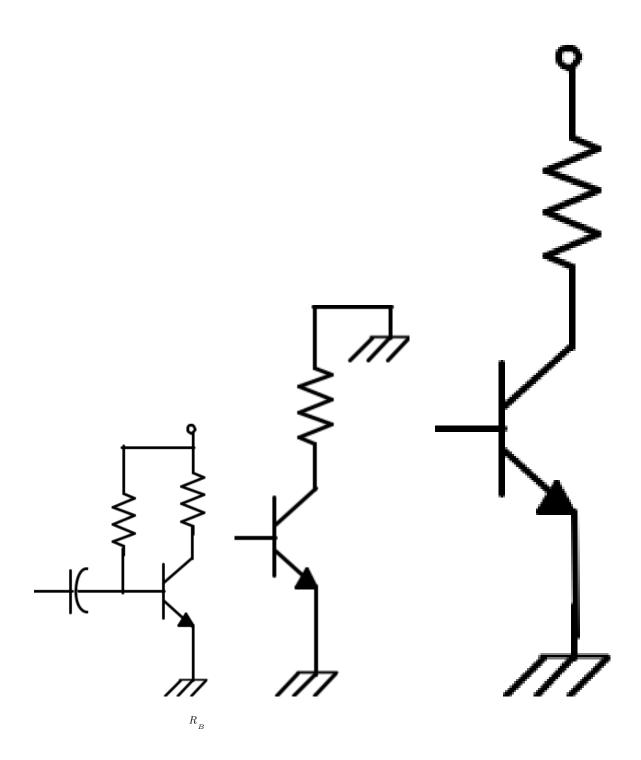
• El amplificador Clase A

En operación clase A, el transistor reproduce toda la señal de entrada, la corriente de colector es distinta de cero todo el tiempo, lo cual se considera muy ineficiente, ya que para señal cero en la entrada, se tiene un $I_{\rm CQ}>0$, luego el transistor disipa potencia.

4.1 Amplificador Emisor común

Sea la configuración de emisor común de la Fig. 3a, la cual funciona en clase A. Por simplicicidad se hace la resistencia de emisor $R_{\rm E}=0.$ Se selecciona $R_{\rm L}$ para máxima potencia de salida, lo que implica que la recta de carga de CA debe pasar por la curva $P_{\rm CEMAX}$. El circuito equivalente de CC y CA se indica en la Fig. 3b-c.





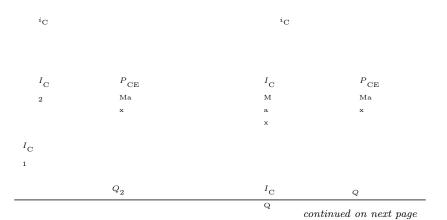
 v_i

Figure 3: (a) Emisor Común. (b) CC. (c) CA.

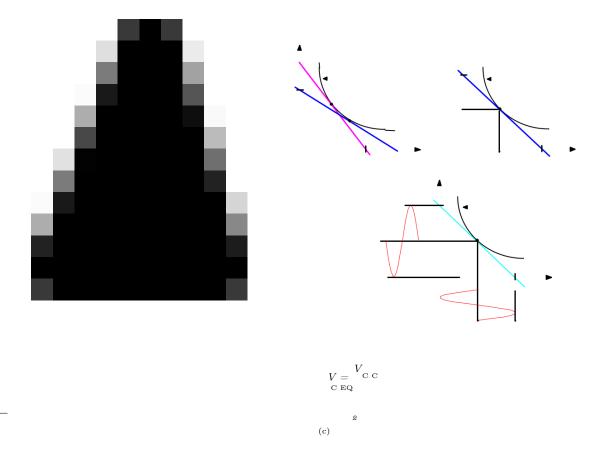
Dependiendo del diseño, las rectas de carga estarán en dos puntos de operación Q; los cuales se intersectan con la curva $P_{\rm CEMax;}$ de acuerdo a la Fig. 4a, se observa que $I_{\rm C2}$ será la máxima corriente permitida para i $_{\rm C}$ y $V_{\rm CE1}$ será el

4

máximo voltaje permitido para v_{CE} : El óptimo elegido será el punto de reposo Q_1 , debido a que $I_{C1} < I_{C2}$, lo cual implica una menor corriente de colector, menor distorsión y una menor corriente de base requerida para obtener I_C . Para que la realización sea factible, V_{CE1} debe ser menor que V_{CEO} , así se tomará que $V_{CE1} = V_{CC}$. Lo cual puede no ser necesariamente efectivo para otras configuraciones en clase A.



 Q_1



- (a) Distintos puntos Q. (b) Punto Q para máxima excursión simétrica.
- (c) Excursión de la corriente y el voltaje.

Para valores arbitrarios I_{CMax} y V_{CEMax} , el punto Q estará dado por la tangente a la curva P_{CEMax} , en las coordenadas $I_{CQ} = \frac{ICMax}{2}$ y $V_{CEQ} = \frac{ICMax}{2}$

^VCEMax de acuerdo a la Fig.

4b. Se asume que la señal de entrada puede

2

manejar el transistor entre el corte y la saturación, de esta forma para una variación en la corriente de base, se tiene la variación en la corriente de colector, y una variación en la potencia. La recta de carga de CA tiene la misma pendiente que la recta de carga de CC. En la Fig. 4c, se observan la onda de corriente i_C

y vCE: Note que la excursión será simétrica, así de acuerdo se tiene ICQ = $\underline{^{\text{V}}\text{CC}}$ $2R_{\text{L}}$

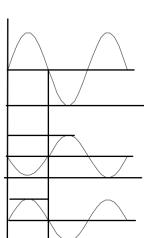
y
$$V_{CEQ} = \underline{\overset{VCC}{-}}_2$$
 .

La Fig. 5, muestra las formas de onda a través del tiempo i_C , v_{CE} , p_{CC} . La onda de potencia instantánea de la fuente p_{CC} , estará dada por el pro

ducto $V_{CC}i_C$ y tiene la misma forma que i_C . $P_{CE}=i_cv_{CE}$. Note que la forma de onda de P_{CE} tiene una frecuencia el doble de las otras formas de onda.

5

 i_C



 $I_{_{CMax}}$

 $I \underset{CM}{I}_{Q}$

 $=V_{CC}$

2R

2

L

t

11

1) $_{CE}$ $_{CE\ M\ ax}$ $V_{CE\ M\ ax}$ $V_{CEQ} = V_{CC}$ $_{2}$ $_{2}$ 1) $_{CC}$

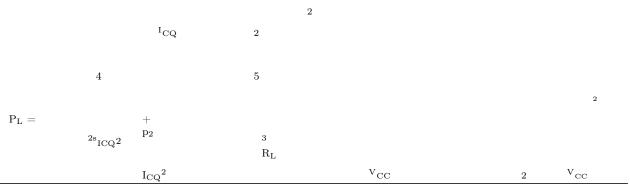
Figure 5: Curvas de $i_{\rm C},\,v_{\rm CE}$ y $p_{\rm CC}.$

4.1. Determinación de la Eficiencia

La potencia en la carga será:

$$P_{L} = I_{Crms^{2R}L}$$
 (11)

Luego de acuerdo a (9) o (10), considerando que la corriente tiene componente continua y alterna, se tiene:



 $continued\ on\ next\ page$

 $continued\ from\ previous\ page$

 $P_{L(CC)}$

Por otro lado, la potencia promedio entregada por la fuente será

$$V^{2}$$

$$P_{CC} = V_{CC}I_{CQ} =$$

$$C^{C} (14)$$

$$2R_{L}$$

Finalmente, la eficiencia estará dada por:

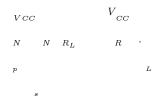
$$V$$
 $_{2}$
 CC
 $8R_{L}=0:25$
 V^{2}
 CC
 $2R_{L}$

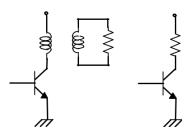
La eficiencia de este amplificador es baja, 25%, esto debido principalmente a que se mantiene una corriente de reposo en la carga, la cual no es usada (desperdiciada).

La potencia disipada en el transistor será:

4.2 Configuración emisor común con transformador de acoplo

Sea el circuito de la Fig. 6a. Una forma de mejorar la eficiencia del amplificador clase A es usar el acoplo de la carga mediante un transformador. ¿Cómo es eso?







(a)

(a) Amplificador acoplado por transformador. (b) Equivalente.

Para CC y CA se obtienen los circuitos equivalentes de la Fig .7.



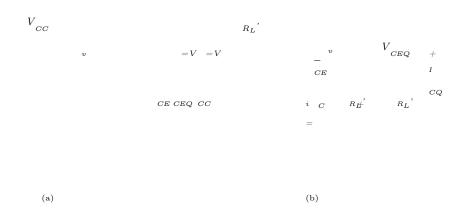




Figure 7: Equivalentes de CC y CA $\,$