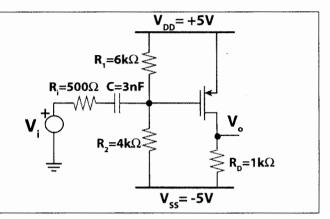
## Fondamenti di Elettronica – Ingegneria Automatica e Informatica

Note: Indicare chiaramente la domanda a cui si sta rispondendo. Ad esempio 1a) ...

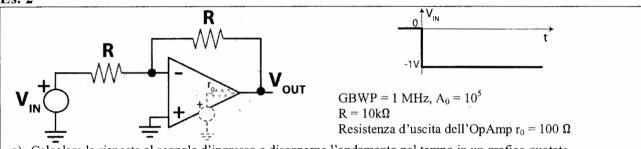
#### Es. 1

Si consideri il circuito in figura in cui il p-MOSFET ha  $k_p = 0.25 \text{mA/V}^2$ ,  $V_T = -2 \text{ V}$ .

- a) Polarizzare il circuito.
- b) Calcolare il guadagno V<sub>o</sub>/V<sub>i</sub> in funzione della frequenza e tracciarne i diagrammi di Bode di modulo e fase quotati.
- c) Si consideri un segnale a gradino in ingresso, di ampiezza V<sub>i</sub>=20mV. Calcolare il segnale in uscita e tracciarne l'andamento temporale quotato.
- d) Si consideri un segnale sinusoidale
   V<sub>i</sub>=20mV·sin(2πf·t), con f=100kHz. Si calcoli il segnale in uscita e se ne tracci l'andamento temporale quotato.

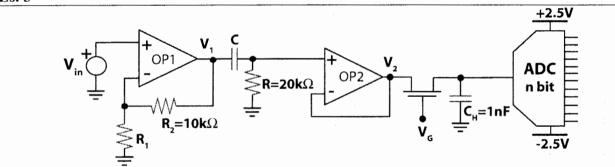


### Es. 2



- a) Calcolare la risposta al segnale d'ingresso e disegnarne l'andamento nel tempo in un grafico quotato.
- b) Se l'OpAmp ha uno SR = 1V/μs, il segnale di ingresso V<sub>IN</sub> può essere considerato un piccolo segnale per l'amplificatore? Giustificare la risposta e commentarla.
- c) Calcolare la resistenza d'uscita dell'amplificatore.

#### Es. 3

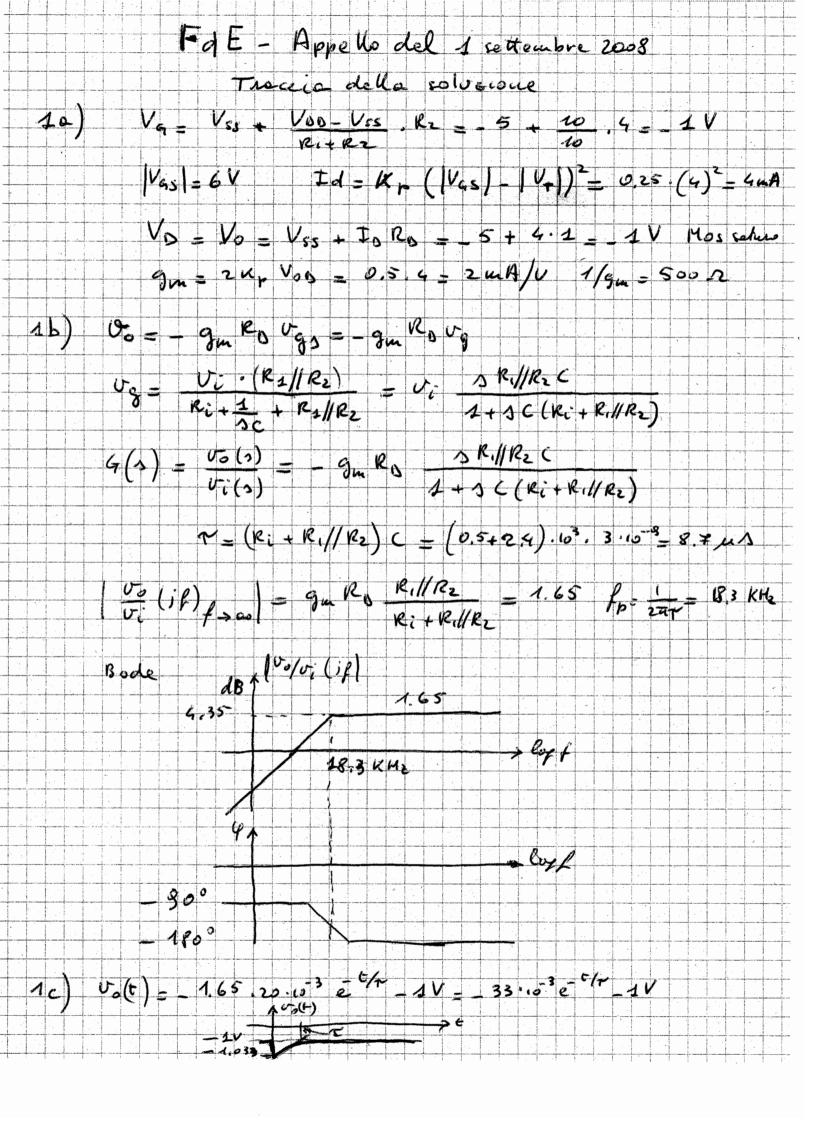


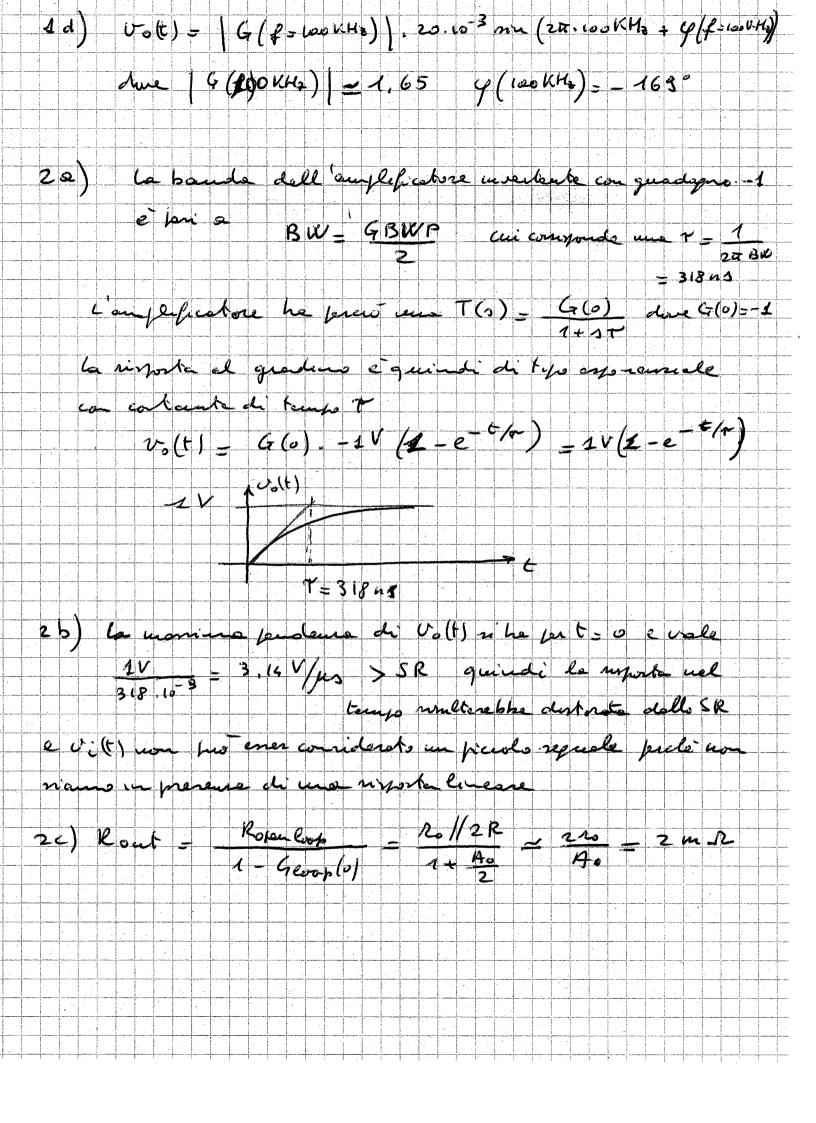
Con un ADC si vuole convertire digitalmente con una precisione dell'1/1000 la sola componente sinusoidale di un segnale  $V_{in}=A \cdot \sin(2\pi f \cdot t) + B$ , dove A=100 mV, B=100 mV, f=100 kHz.

- a) Supponendo di disporre di amplificatori operazionali ideali e assumendo C=∞, dimensionare R₁ e il numero di bit n dell'ADC in modo da ottenere la precisione richiesta. Quanto vale l'LSB riportato in ingresso?
- b) Assumendo ora  $C=(2.5/\pi)nF$ , quanto vale in termini di LSB l'errore introdotto dalla rete RC? Come si può rimediare a tale errore?
- c) Assumendo per l'n-MOS V<sub>T</sub>=1V, si trovi la condizione cui deve soddisfare la tensione V<sub>G</sub> affinché il MOSFET presenti una resistenza infinita nella fase di Hold.
- d) Supponendo che l'ADC abbia una  $R_{IN}$ =  $1M\Omega$ , qual è il massimo tempo di Hold  $T_H$  compatibile con un errore di 1 LSB?
- e) Quale deve essere la minima frequenza di campionamento  $f_{Cmin}$  di  $V_{in}$ ? Assumendo per  $T_H$  il valore calcolato al punto d), trovare il massimo valore dell'intervallo di tempo  $T_S$  in cui il MOSFET resta acceso, che sia compatibile con  $f_{Cmin}$ .

# Es. 4

- a) Disegnare lo schema circuitale di una cella di memoria RAM statica in tecnologia CMOS e descriverne sinteticamente il funzionamento.
- b) Mostrare che la cella disegnata ha due punti di lavoro stabili.





```
3a) G = 25 \frac{R_2}{R_1} = 24 R_1 = \frac{10K}{24} = 417R h = 10
        LSB = 5V = 4.88 mV LSB ref. inp. = 45B = 0.135
3b) T(s) = \frac{V_2}{V_1} = \frac{R}{1+R} = \frac{sRc}{1+sRc} \left[T(i\omega)\right] = \frac{\omega Rc}{\sqrt{1+\omega Rc}^2}
     T (jω) ω = 2π. ιου ΚΗ2 = 0.895
     A 100 KH2 il guadagno vale dunque G(100KHz) = 25.0,895
                                          = 24.875
     Enne & = 100 in V (25 - 24, 875) = 12,5 in V
            ELSB = 12.5 = 2.56 LSB
  Per rimediare happe an mentare il geradogeno dell'anylitiche
  e fare u modo de il moro gradopuo G'ria tale ale
             C' - 0,995 = 25 => G' = 25,125
  per overe il moro geraleque pornace mettere in sene a
  Re un peter ser els de 100 se pourourle opporterremente
3c) Perde le mos na vento occome che VG Cuminima = -2.5+1-
3d) Ironice · Tuoéd < 1 LSB = 488 mV
        TH < 4.88 · 10-3 · 10-9 I Scores ~ 2.5 V 12 TH <= RC = 1m3
        TM = 4.88.10 12 at 1,95 Ms (cc RC, iblan in Iscance very cate)
3e) femon = 2f = 200 KM2 Teams = 1 = 5 us
      TS + TM & Toum N =D TS & Tromp - TM = 3 MS
```