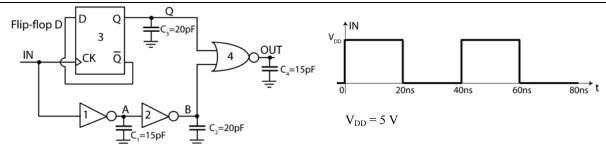
AA 2007/2008 Milano, 04/07/2008

Fondamenti di Elettronica – Ingegneria Automatica e Informatica

Note: Indicare chiaramente la domanda a cui si sta rispondendo. Ad esempio 1a) ...

Es. 1



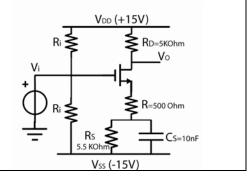
Si consideri il circuito digitale in figura, in cui il flip-flop di tipo D è sensibile al fronte positivo di CK (soglia a $V_{DD}/2$). Le porte logiche sono alimentate tra massa e V_{DD} .

- a) Si disegni su un diagramma quotato l'andamento in funzione del tempo di IN, A, B, Q, OUT ipotizzando che i tempi di propagazione delle porte logiche e del flip-flop siano pari a 5 ns e che a t = 0 sia Q = 0. IN ha l'andamento riportato in figura. Trascurare le capacità e rappresentare i fronti di commutazione con linee verticali.
- b) Calcolare la potenza dinamica dissipata da ogni porta logica quando IN ha l'andamento riportato in figura.
- c) Si ipotizzi che la NOT 1 sia realizzata con MOSFET con $k_n = |k_p| = \frac{1}{2} \mu C_{ox}(W/L) = 2 \text{ mA/V}^2 \text{ e } V_{Tn} = |V_{Tp}| = 1 \text{ V. Si}$ calcolino i tempi di propagazione (al 50% di V_{DD}) da IN a A quando IN commuta da basso a alto (t_{PHL}) .
- d) Disegnare la porta NOR in tecnologia CMOS e descriverne il funzionamento.

Es. 2

 $V_T = 1V, K = 0.5 \text{mA/V}^2$

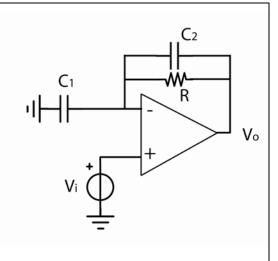
- a) Polarizzare il circuito.
- Trovare i guadagni a bassa e alta frequenza e i poli e gli zeri della funzione di trasferimento V_o(s)/V_i(s).
- c) Posto $V_i(t)$ =0.1V·sin(2 π ft), dove f=200kHz, trovare $V_o(t)$. Si può ritenere che $V_i(t)$ sia un piccolo segnale? Giustificare la risposta.
- d) Qual è la massima tensione positiva ammissibile di un gradino in ingresso, per la quale il circuito funzioni correttamente da amplificatore? Giustificare la risposta.



Es. 3

Si consideri il circuito a operazionale in figura (R=2.5k Ω , C₁=10nF, C₂=30pF, GBWP = 10MHz, A₀=20000).

- Calcolare il guadagno ideale e tracciarne il diagramma di Bode di modulo e fase.
- b) Determinare la tensione in uscita per i due segnali applicati: V_1 =10mV·sin($\omega_1 t$), V_2 =100 μV ·sin($\omega_2 t$), ω_1 =1Mrad/s, ω_2 =40Mrad/s.
- c) Quale deve essere il valore dello slew rate dell'operazionale affinché la tensione di uscita non risulti distorta in nessuno dei casi al punto b)?
- d) Si calcoli l'effetto in uscita di una tensione di offset $V_{\rm OS}$ = 25 mV.
- e) Calcolare il G_{loop} e tracciarne il diagramma di Bode di modulo e fase.
- f) Calcolare il margine di fase. Si determinino i valori del guadagno in continua A₀ dell'operazionale per i quali il margine di fase sia almeno 45°. Commentare i risultati.



Es. 4

Disegnare l'architettura di un convertitore analogico-digitale ad inseguimento e spiegarne sinteticamente il funzionamento.

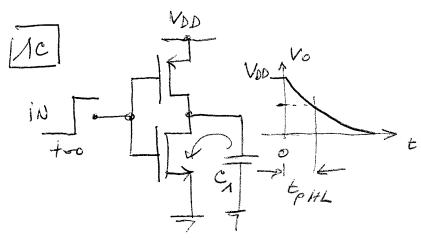
IB Flip-Flop; communitar
$$f = \frac{1}{2} \times fin = 12.5 \text{ MHz}$$

NOT 1: "
 $f = fin = 25 \text{ MHz}$

NOT 2: "
 $f = fin = 25 \text{ MHz}$

ONR: "
 $f = fin = 25 \text{ MHz}$ (Req. medicar)

 $P_{F/F} = f C_3 V_{0p} = 12.5 10^6 Hz \times 20 10^7 F \times 25 V^2 = 6.15 mW$ $P_{NoT1} = f_{NoT_1} C_1 V_{0p} = 25 10^6 Hz \times 15 10^7 F_2 25 V^2 = 9.375 mW$ $P_{NoT2} = f_{NoT2} C_2 V_{0p} = 25 10^6 Hz \times 20 10^7 F_2 25 V^2 = 12.5 mW$ $P_{NOR} = f_{NOR} C_4 V_{0p} = 25 10^6 Hz \times 15 10^7 F_2 25 V^2 = 9.375 mW$



$$\begin{cases} k = 2 \text{ in } A/V^2 \\ V_T = AV \end{cases}$$

$$\begin{cases} k = 2 \text{ in } A/V^2 \\ V_T = AV \end{cases}$$

$$\begin{cases} k = k \text{ in } k \text{$$

o Approssimatione resistiva (Ros obunta)
$$R_{m} = \frac{1}{2k(v_{00}-v_{7})} = \frac{1}{2+2mk+4v} = 62.5 \text{ sz}$$

$$\Rightarrow E_{phl} = ln 2 R_{m} e_{1} = 0.69 + 62.5 \text{ sz} + 15.10^{12} F = 0.647 \text{ ms}$$

Approximative correcte costende (nos saturo)

$$\frac{1}{Sat} = ke (V_{DD} - V_{T})^{2} = \frac{2mA}{V^{2}} \times (4V)^{2} = 32mA$$

$$\Rightarrow \frac{C}{PHL} = \frac{C_{1}V_{DD}/2}{ISat} = \frac{15\times10}{32mA} = \frac{1.17ms}{32mA}$$

$$\frac{C}{PHL} = \frac{C_{2}V_{DD}/2}{ISat} = \frac{1.17ms}{32mA}$$

$$\frac{C}{PHL} = \frac{C}{PHL} = \frac{C}{PHL} = \frac{1.17ms}{1.17ms}$$

$$\frac{C}{PHL} = \frac{1.17ms}$$

$$\frac{C}{PHL} = \frac{1.17ms}{1.17ms}$$

$$\frac{C}{PHL} = \frac{1.17ms}$$

[Id] Porta KOR je te cuo Copra CHOS - Veeli Libri to Lestre distante del CASO.

$$V_{G} = 0$$
.

LET also jumplies in constant:

 $V_{G} - V_{SS} = V_{AS} + (R+R_{S}) I_{D}$
 $15V = V_{OD} + V_{T} + 6 k_{D} \times k_{OD}^{2}$
 $15V = V_{OD} + I_{V} + 3 V_{OD}^{2}$
 $3 V_{OD}^{2} + V_{OD} - 14 = 0 \rightarrow V_{OD} = -1 \pm \sqrt{169}$

Le cui:

 $V_{GS} = V_{OD} + V_{T} = + 3 V$
 $I_{D} = 0.5 \frac{mA}{V^{2}} \times 4^{V^{2}} = 2 \frac{mA}{V^{2}}$
 $V_{O} = V_{D} = V_{DD} - R_{D} I_{D} = 15V - 5 k_{D} + 2 m_{A}^{2} = -3V$
 $V_{S} = V_{SS} + (R+R_{S}) I_{D} = -15V + 6 k_{D} + 2 m_{A}^{2} = -3V$

VDS = 8V7 VDSSA = VAS-4=+2V -> 7705 e saturo

-> gm = 2k(Vas-V+) = 2+0.5 m/ = 2V = 2 m/ = 1/0.5km

(2C)
$$U_{0}(t) = 0.4V \times \left| \frac{U_{0}(t) 2\pi f_{0}}{V_{0}} \right| \sin \left(2\pi f_{0} t + \pi + \frac{V_{0}(t)}{V_{0}(t)} \right) \frac{PS}{V_{0}(t)}$$

Exerce of $f_{0} = 200 \text{ kHz} \Rightarrow 7 f_{0} = 60 = 18.8 \text{ kHz}$:

 $\left| \frac{U_{0}(t) 2\pi f_{0}}{V_{0}(t)} \right| = 5$
 $\left| \frac{U_{0}(t)}{V_{0}(t)} \right| = 7$
 $\left| \frac{U_{0}(t)}{V_{0}(t)} \right| =$

$$\frac{1}{\omega_{2}} \left(\frac{e_{i}+c_{2}}{\omega_{1}}\right) = \frac{1}{\omega_{2}} \left(\frac{e_{i}+c_{2}}{\omega_{2}}\right) = \frac{1$$

$$\frac{G_{L}(s) = -A(s)}{\frac{1}{sc_{1}} + \frac{R}{1 + sRc_{2}}} = -A(s) \frac{1 + sRc_{2}}{1 + sR(c_{1} + c_{2})}$$

$$A_0 = 2 \times 10^4$$

$$C_0 = \frac{2\pi \cdot GBWP}{A_0} = \frac{5\pi \cdot 10^7 \, Hz}{10^4} = \frac{3.14 + 10^3 \, nad/s}{8 \times 10^4}$$

$$C_{2L} = \frac{1}{RC_2} = \frac{1}{10^3 \, RC_2} = \frac{1}{10^3 \, RC_2}$$

