## Fondamenti di Elettronica – Ing. AUTOMATICA e INFORMATICA - AA 2007/2008 23 Novembre 2007

## Indicare chiaramente la domanda a cui si sta rispondendo. Ad esempio 1a) ...

**Esercizio 1.** Si consideri il circuito in Fig.1, in cui  $R_1=R_2=1\,k\Omega$ ,  $V\gamma=0.7V$  (tensione di innesco del diodo).

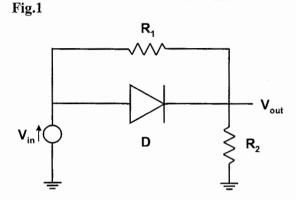
- a) Tracciare su un grafico  $\underline{quotato}$  la caratteristica ingresso uscita  $V_{in}/V_{out}$ .
- b) Tracciare su un grafico <u>quotato</u> l'andamento temporale della tensione  $V_{out}$  quando  $V_{in} = 10V sin 2\pi ft$  (f=1kHz).
- c) Come in b), ma assumendo per il diodo una tensione di breakdown V<sub>BD</sub>=-4.5V. Quale e' il minimo valore di V<sub>BD</sub> per cui il diodo non va in breakdown?
- d) Calcolare la potenza massima dissipata nelle due resistenze  $R_1$  e  $R_2$ .
- e) Calcolare la corrente di picco nel diodo.

**Esercizio 2** Si consideri il circuito in Fig. 2, dove R1=70k $\Omega$ , R2=50k $\Omega$ , Rs=2k $\Omega$ , Rd=2k $\Omega$ , RL=0.1k $\Omega$ , CL=1nF, kp=1.5mA/V<sup>2</sup> e Vtp=-1 V.

- a) Polarizzare il circuito.
- b) Determinare il guadagno di piccolo segnale  $v_{\text{out}}/i_s$  a bassa frequenza e ad alta frequenza.
- c) Sia  $i_s(t)=1\mu A \sin(2\pi ft)$  un segnale a bassa frequenza per il circuito. Disegnare il grafico quotato di  $V_{out}(t)$  (polarizzazione + segnale) e di  $i_s(t)$ .
- d) Calcolare la costante di tempo associata alla capacita'
  C<sub>L</sub> e identificare la corrispondente frequenza critica.
- e) Il segnale del punto c) può essere considerato un "piccolo segnale"? Giustificare la risposta.

**Esercizio 3.** Si consideri il circuito in Fig. 3, dove Vdd=5V,  $1/2\mu_nC_{ox}(W/L)_n=1mA/V^2$ , Vtn=1V, Vtp=-1V,  $\mu_n/\mu_p=2.5$ ,  $(W/L)_n=30$ 

- a) Qual è la funzione logica svolta dal circuito?
- b) Completare il circuito C-MOS disegnando la rete p-MOS
- c) Calcolare il tempo di propagazione quando gli ingressi commutano da 000 a 111 e in uscita è connessa una capacità di 1pF
- d) Dimensionare il W/L dei mos p (tutti uguali tra loro) per uguagliare i tempi delle commutazioni 000 -> 111 e 111 -> 000
- e) Stimare la massima potenza dinamica dissipata dalla porta logica.



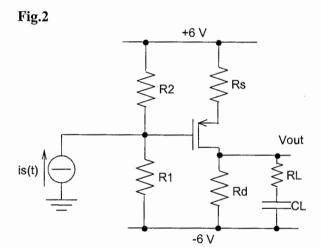


Fig.3

