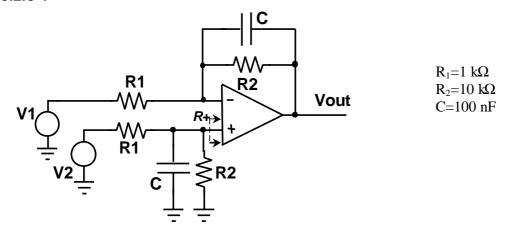
Fondamenti di Elettronica - Ingegneria Automatica e Informatica - AA 2004/2005 2^a prova in itinere- 8 febbraio 2005

Indicare chiaramente la domanda a cui si sta rispondendo. Ad esempio 1a) ...

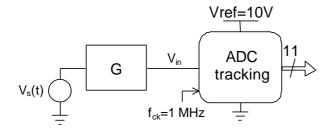
Esercizio 1



- a) Determinare V_{out} in funzione degli ingressi V₁ e V₂ nel caso di operazionale ideale. Tracciare il diagramma di Bode quotato del modulo della FdT. Che funzione svolge il circuito?
- b) Calcolare l'errore percentuale di guadagno statico assumendo che A₀=80 dB.
- c) Sapendo che V_{OS}=10 mV, determinare l'errore in uscita dovuto all'offset di tensione.
- d) Assumendo che l'operazionale sia caratterizzato da una resistenza di ingresso differenziale R_{id} =100 $k\Omega$ e da un guadagno in continua A_0 =80 dB, determinare l'espressione ed il valore della resistenza R+ vista dal morsetto positivo dell'operazionale in continua.
- e) Determinare l'espressione del guadagno d'anello e tracciarne i diagrammi (asintotici) di Bode in modulo e fase assumendo che il prodotto guadagno-banda dell'operazionale sia GBWP=1 MHz (A₀=80 dB, trascurare R_{id}). Determinare infine il margine di fase del circuito.
- f) Si calcoli la risposta ad un gradino di tensione di 100 mV in V_2 (con V_1 =0) nell'ipotesi che l'operazionale sia ideale e se ne tracci il grafico quotato.
- g) Quale e' il valore minimo dello Slew Rate dell'operazionale per cui e' ancora valida la risposta calcolata precedentemente?

Esercizio 2

Si consideri il seguente circuito per la conversione digitale del segnale di ingresso $V_s(t)$:



- a) Assumendo che il segnale di ingresso $V_s(t)$ sia contenuto nell'intervallo 0-1.2 V, determinare il minimo valore del guadagno G che assicuri una risoluzione del segnale di ingresso migliore di 0.1%.
- b) Disegnare lo schema a blocchi del convertitore A/D ad inseguimento e descriverne il funzionamento.
- c) Se all'uscita del blocco G vi fosse un'onda quadra di ampiezza 10 V e frequenza 1 kHz, l'ADC riuscirebbe ad agganciarla? Giustificare la risposta.
- d) Se all'uscita del blocco G fosse $V_{in}(t)=5V \sin(2\pi f t) + 5V$, quale sarebbe la massima frequenza della sinusoide che l'ADC e' in grado di agganciare?

1a)
$$V_{04} + |_{V_1} = -\frac{R^2}{R_1} \frac{1}{1 + SR_2C}, V_1$$

 $V_{eut} |_{V_2} = +\frac{R^2}{R_1 + R_2} \frac{1}{1 + SR_1 ||R_2C|} \left[1 + \frac{R^2}{R_1 (1 + SR_2C)} \right] V_2 = \frac{1}{R_1} \frac{1}{1 + SR_2C}$

$$\frac{\left|\frac{V_0}{V_2 - V_1}\right|}{\left|\frac{R_2}{R_1}\right|} = 0$$

$$\widetilde{\omega} = \frac{1}{R_2 e} = \frac{1}{10^4 \text{ s. } 10^7 \text{ p. }} = 10^3 \text{ n. } 10^{1/3} \text{ s. }$$

$$\widetilde{\omega} = \frac{1}{R_2 e} = \frac{1}{10^4 \text{ s. } 10^7 \text{ p. }} = 10^3 \text{ n. } 10^{1/3} \text{ s. }$$

$$\widetilde{\omega} = \frac{1}{R_2 e} = \frac{1}{10^4 \text{ s. } 10^7 \text{ p. }} = 10^3 \text{ n. } 10^{1/3} \text{ s. }$$

E' un amplification seelle diflérence pana-bano. Guadagno 10 a bana frequenza, pulsarione di teglio $\bar{w} = 10^4$ rad/s.

1b) Ricordando ohe:
$$GRENE = GIDENE$$

e che Envie /o di guedagno = $GID - GRENE \times 100$

trovianno: $Enne/b = \frac{1}{1 - Gloop} \times 100$

Dato che: $Gloop(o) = -\frac{AoRI}{RI+RZ} = -\frac{10^4}{100} \frac{1}{100}$

Guidi espires Rt Come:

Robulus = Rid + RI//R2 & Rid

le) Si trova:
$$Geop(s) = -A(s) \frac{R_1}{R_1 + Z_2}$$
 dove

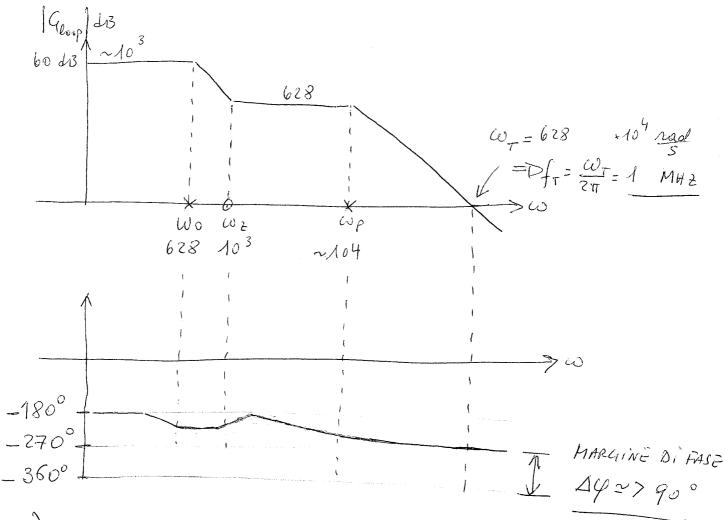
$$2_2 = R_2 // \frac{1}{SC} = \frac{R_2}{1 + SR_2C}$$

da en s'obiene:

Gloop (s) =
$$\frac{A_0 R_1}{R_1 + R_2} \frac{1}{1 + S/\omega_0} \frac{\chi_2}{1 + S/\omega_0}$$

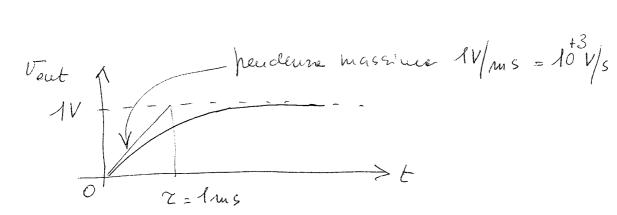
Gloop (s) = $\frac{R_1 + R_2}{R_1 + R_2} \frac{1}{1 + S/\omega_0} \frac{\chi_2}{1 + SR_2C}$

Gloop (s) = $\frac{R_1 + R_2}{R_1 + R_2} \frac{1}{1 + S/\omega_0} \frac{\chi_2}{1 + SR_2C}$



1f) Nel dominio delle TdL la ristostie del ciunto ad un graduo di 100 mV vall:

$$V_{out}(s) = V_2(s) \frac{R_2}{R_1} \frac{1}{1+SR_2C}$$
 dove $V_2(s) = \frac{0.1V}{S}$
Da cen' l'auti-trasformatie: $-t/z$
 $V_{out}(t) = 0.1V \times \frac{R_2}{R_1} (1-e)$ $Z = R_2C = 10 \text{ s}$



- 19) Perdie l'A.O. non limite pr S.R. la rishosta calcolate al punto foccorre che SR710V/s.
- 2a) La misoluzione dell'ADC, nilonita all'ingreno, dere essere suiglione shi quanto nichiesto, che è pari a 0.1% del segnale. quirai dere enere:

$$\frac{10V}{2048} = \frac{1}{9min} = \frac{1000}{1000} = \frac{10V}{2048} = \frac{1000}{1.2V} = \frac{4.069}{1.2V}$$

$$\frac{158}{400}$$

$$\frac{158}{400}$$

$$\frac{158}{400}$$

$$\frac{158}{400}$$

$$\frac{158}{400}$$

$$\frac{158}{400}$$

- 26) Vedi distante / litim d'herti
- 2c) La Scalinata del DAC Sale con "pendenza"

 mamino di Vref. fck = 4,88,10 V/µs
 L'onde puodra la seu semi peniodo di 500 µs. In 500 µs

 il DAC amiva a 2,44V, mon a 10V, quindi il sequale

 mon viene apganciato.
- 2d) Vale la condizione 5 V. 217 f < 4.88 + 10 V da cui f < 155 H 2