

Инв. № подл.

Подп. и дата

Взам. инв. №

Инв. № дудл.

Подп. и дата

Справ. №

Перв. примен.

Изм./лист

№ докум.

Подп.

Дата

Разработ.

Судобцев

Проб.

Стецко

Нач. отд.

Н.контр.

Озурцов

Умб.

Семенович

Модуль аккумуляторных батарей

В.У.ФДБИ 955.02.01.00 Э1

Схема электрическая структурная

Лист

Маска

Масштаб

0

Лист 1

Листов 2

БГУ

Mechanical
mechanical.SchDoc

RBF

+3V3

I2C0

SolarBusPower

BatteryPower

i2s_buf
i2c_iso.SchDoc

VDD_OUT

VDD_IN

I2C_IN

I2C_OUT

ADC
ADC.SchDoc

+3V3

Input1_P

Input1_N

Input2_P

Input2_N

I2C

Battery_charger
battery_charger.SchDoc

SolarBusPower

BatteryPower

RBF

Shunt_Out_N

Shunt_Out_P

Battery_charger
battery_charger.SchDoc

SolarBusPower

BatteryPower

RBF

Shunt_Out_N

Shunt_Out_P

В.У.ФДБИ 955.02.01.00 Э1

Копировал

Формат А4

ВУ.ФДБИ 955.02.01.00 ЭЗ

Перв. примен.

Справ. №

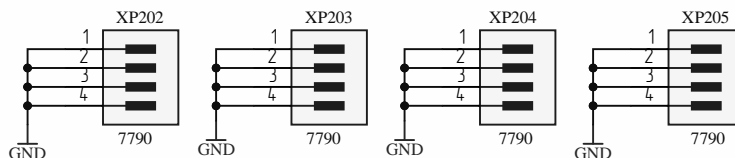
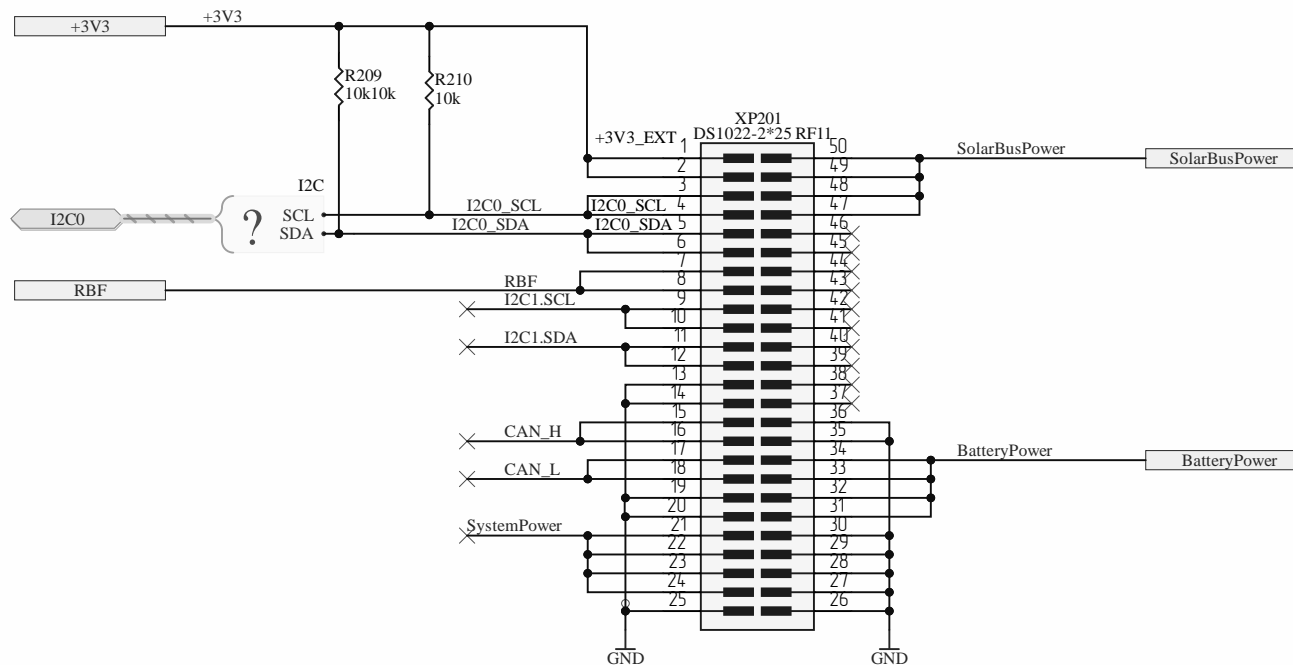
Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.



ВУ.ФДБИ 955.02.01.00 ЭЗ

Модуль аккумуляторных батарей

Схема электрическая
принципиальная

Лит.	Масса	Масштаб
0		
Лист 1	Листов 5	

БГУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.02.01.00 Э1				
Копировать				
Формат А4				
2	Лист			

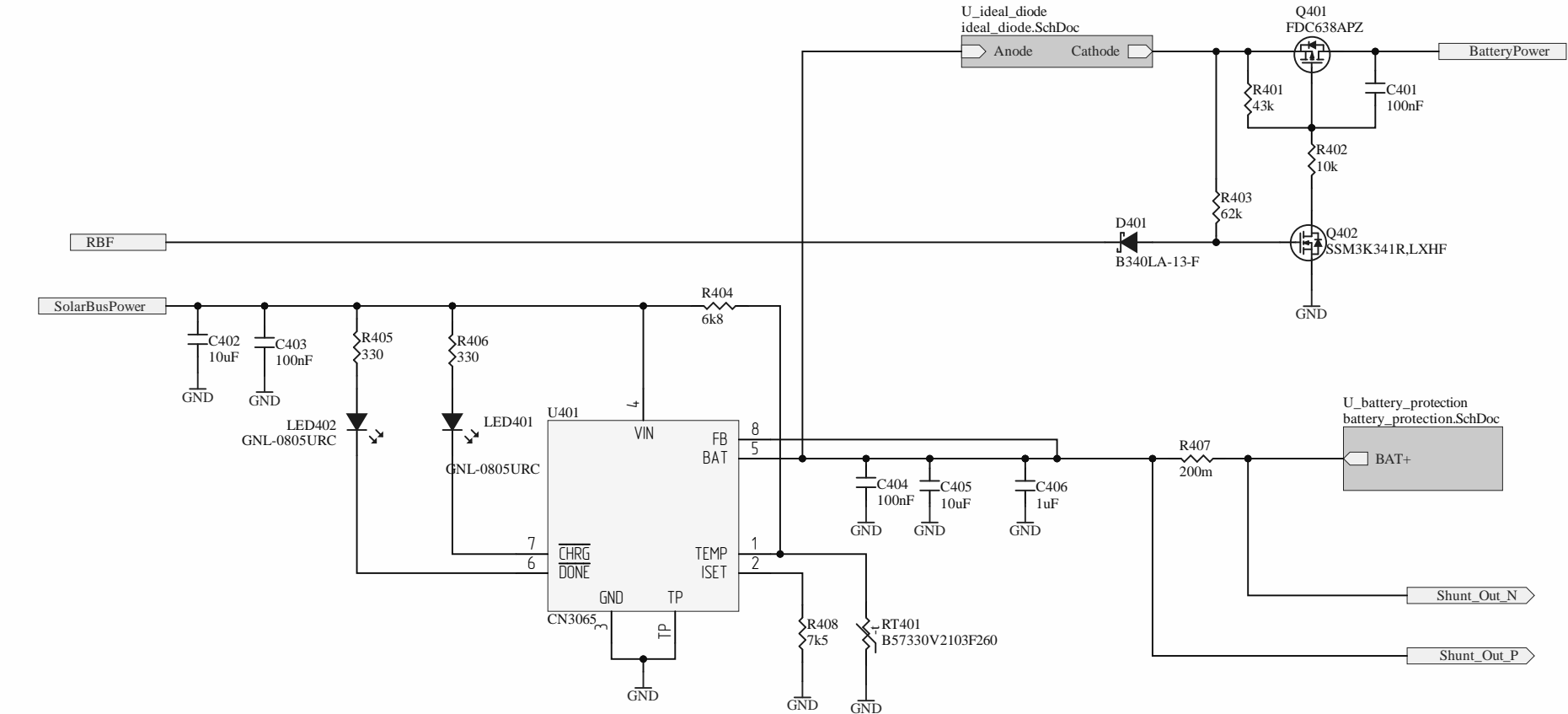


Table 1. INA219 Address Pins and Slave Addresses		
A1	A0	SLAVE ADDRESS
GND	GND	1000000
GND	V _{SA}	1000001
GND	SDA	1000010
GND	SCL	1000011
V _{SA}	GND	1000100
V _{SA}	V _{SA}	1000101
V _{SA}	SDA	1000110
V _{SA}	SCL	1000111
SDA	GND	1001000
SDA	V _{SA}	1001001
SDA	SDA	1001010
SDA	SCL	1001011
SCL	GND	1001100
SCL	V _{SA}	1001101
SCL	SDA	1001110
SCL	SCL	1001111

ВУ.ФДБИ 955.02.01.00 Э1

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

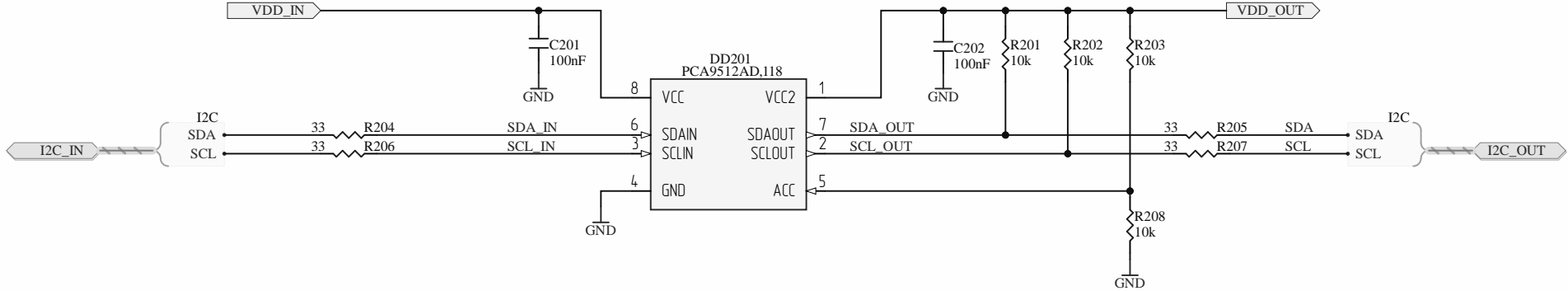
Изм.	
Лист	
№ докум.	
Подп.	
Дата	

Копировать

Формат A4

ВУ.ФДБИ 955.02.01.00 ЭЗ

Лист
2



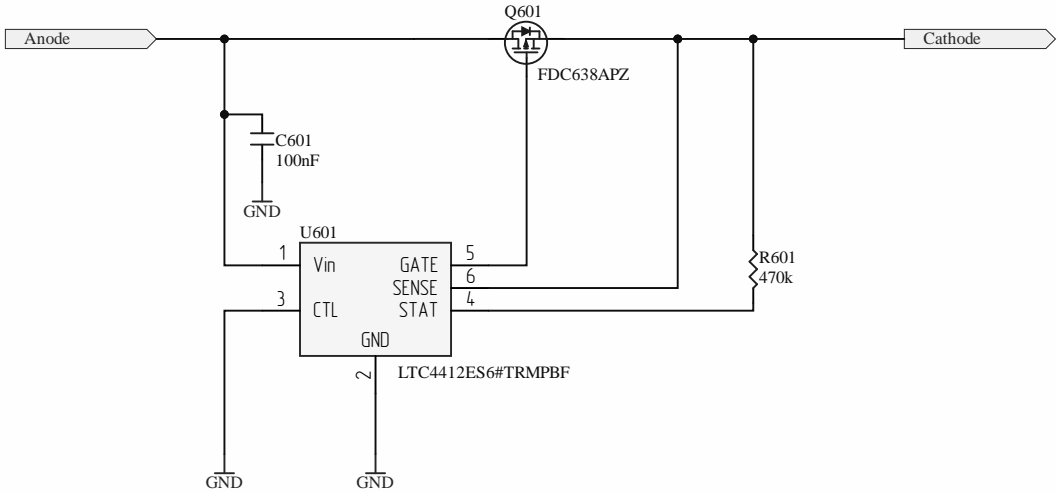
ВУ.ФДБИ 955.02.01.00 ЭЗ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.02.01.00 ЭЗ

Лист
4



ВУ.ФДБИ 955.02.01.00 ЭЗ

Копирован

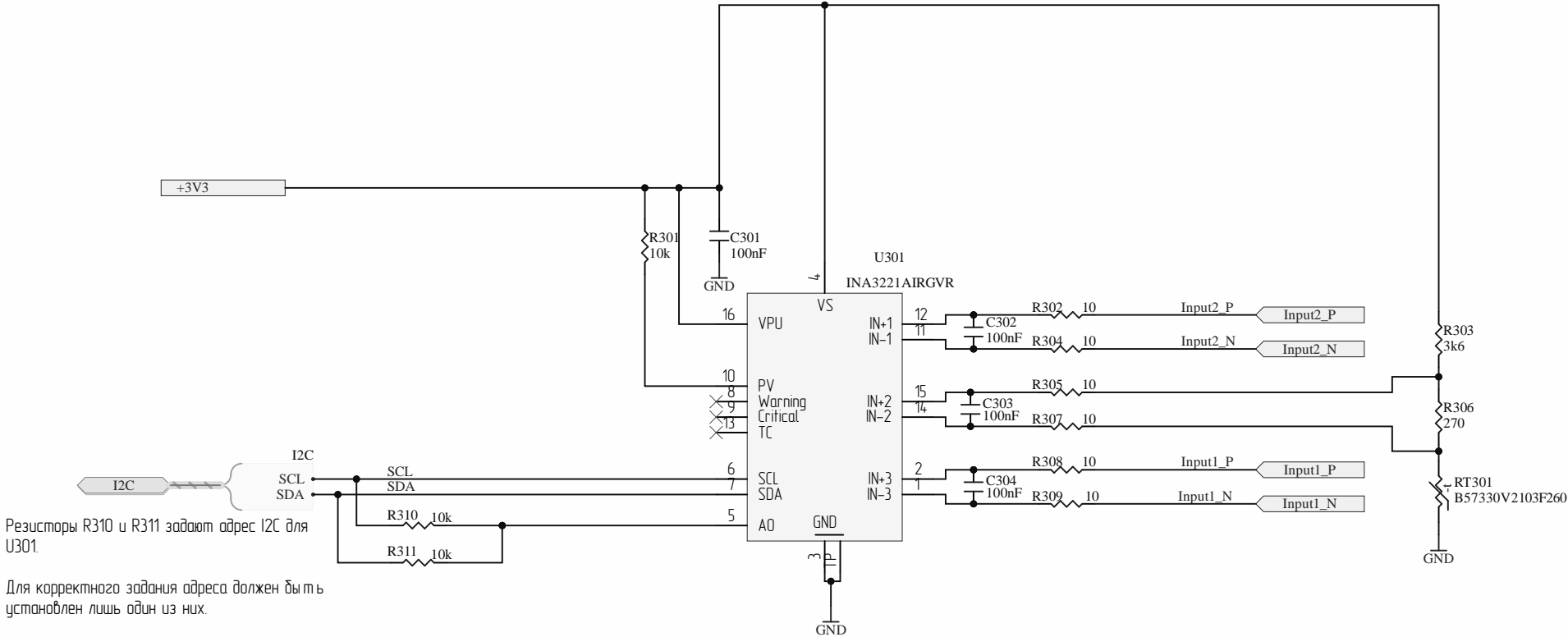
Формат А4

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.02.01.00 ЭЗ

Лист 5



Резисторы R310 и R311 задают адрес I2C для U301.

Для корректного задания адреса должен быть установлен лишь один из них.

В системе не предусмотрено использование более двух батарейных модулей.

В случае использования двух модулей, во избежание пересечения адресов, на одном должен быть установлен R310, а R311 – на другом

Table 1. Address Pins and Slave Addresses

A0	SLAVE ADDRESS
GND	1000000
VS	1000001
SDA	1000010
SCL	1000011