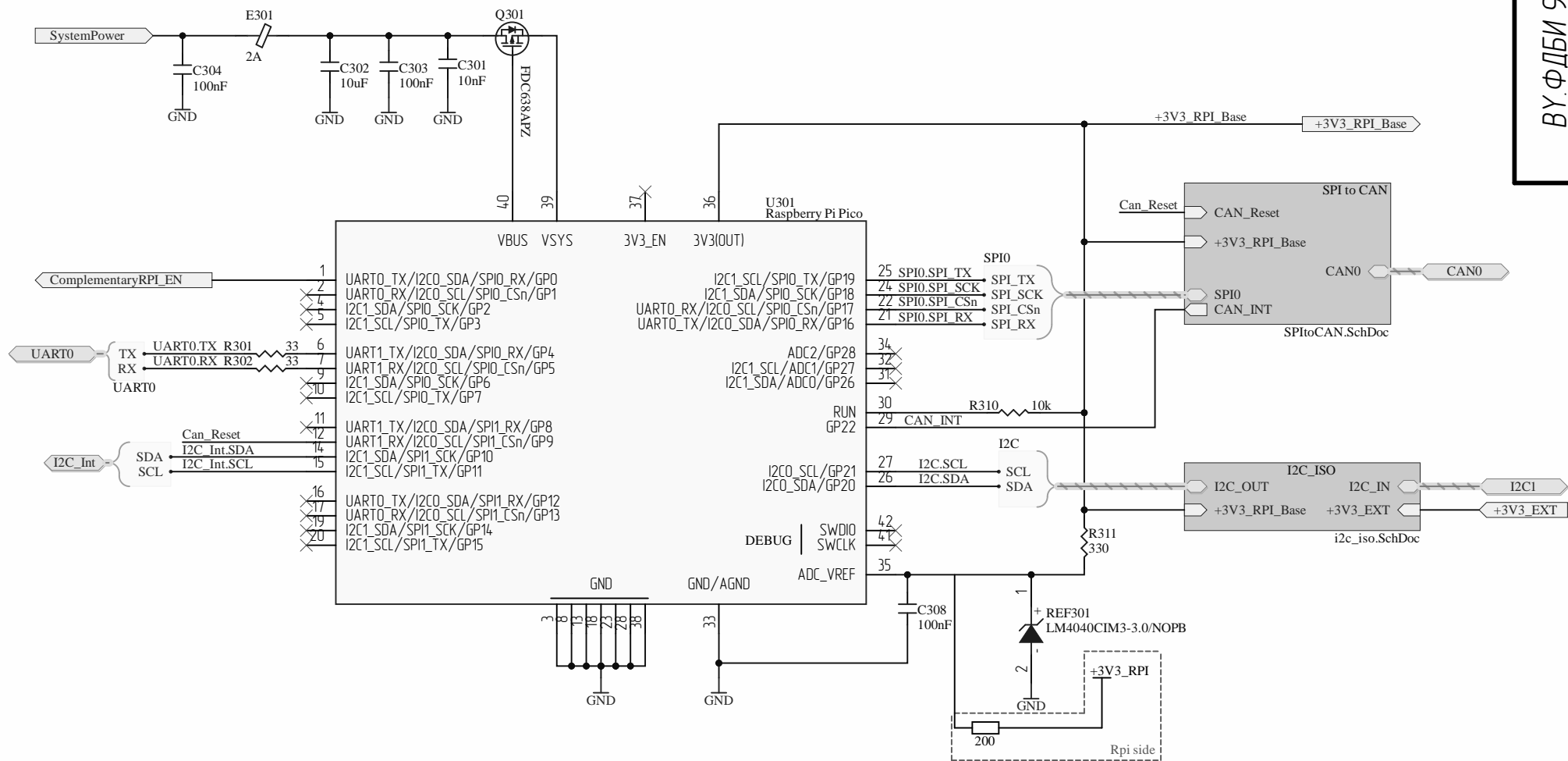


Копировал

Формат А4

ВУ.ФДБИ 955.07.00.00 Э1	Илсгм
	2



ВУ.ФДБИ 955.07.00.00 Э1

Конуробан

Формам А4

ВУ.ФДБИ 955.07.00.00 ЭЗ

Перв. примен.

Справ. №

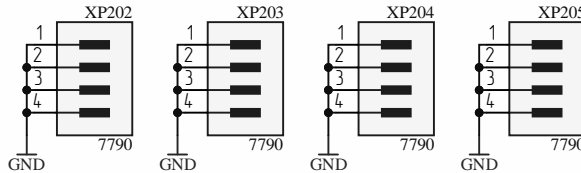
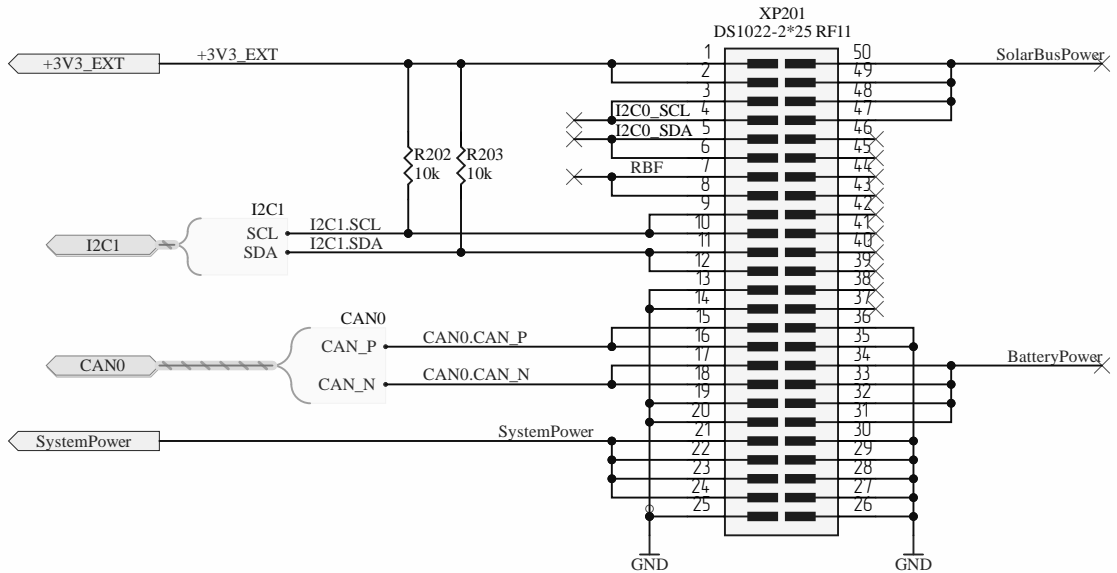
Подп. и дата

Инв. № дудл.

Взам. инв. №

Подп. и дата

Инв. № подл.



ВУ.ФДБИ 955.07.00.00 ЭЗ

Модуль системы бортового компьютера  
Схема электрическая  
принципиальная

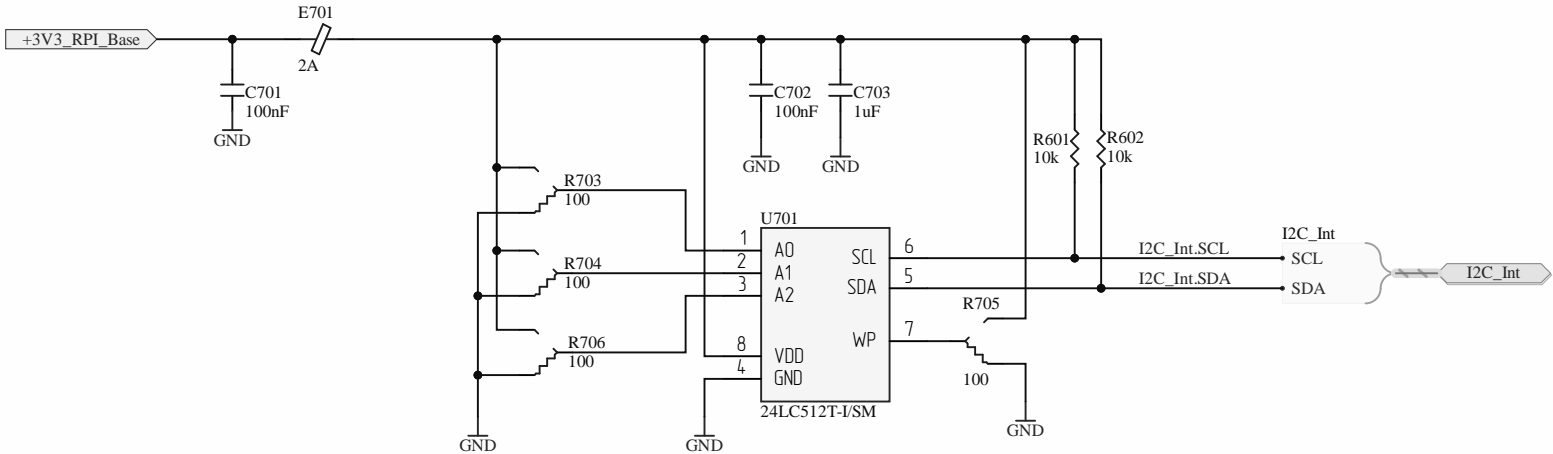
Лит.	Масса	Масштаб
0		
Лист 1	Листов 9	

БГУ

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.07.00.00 ЭЗ	
Лист	2



ВУ.ФДБИ 955.07.00.00 ЭЗ
-------------------------

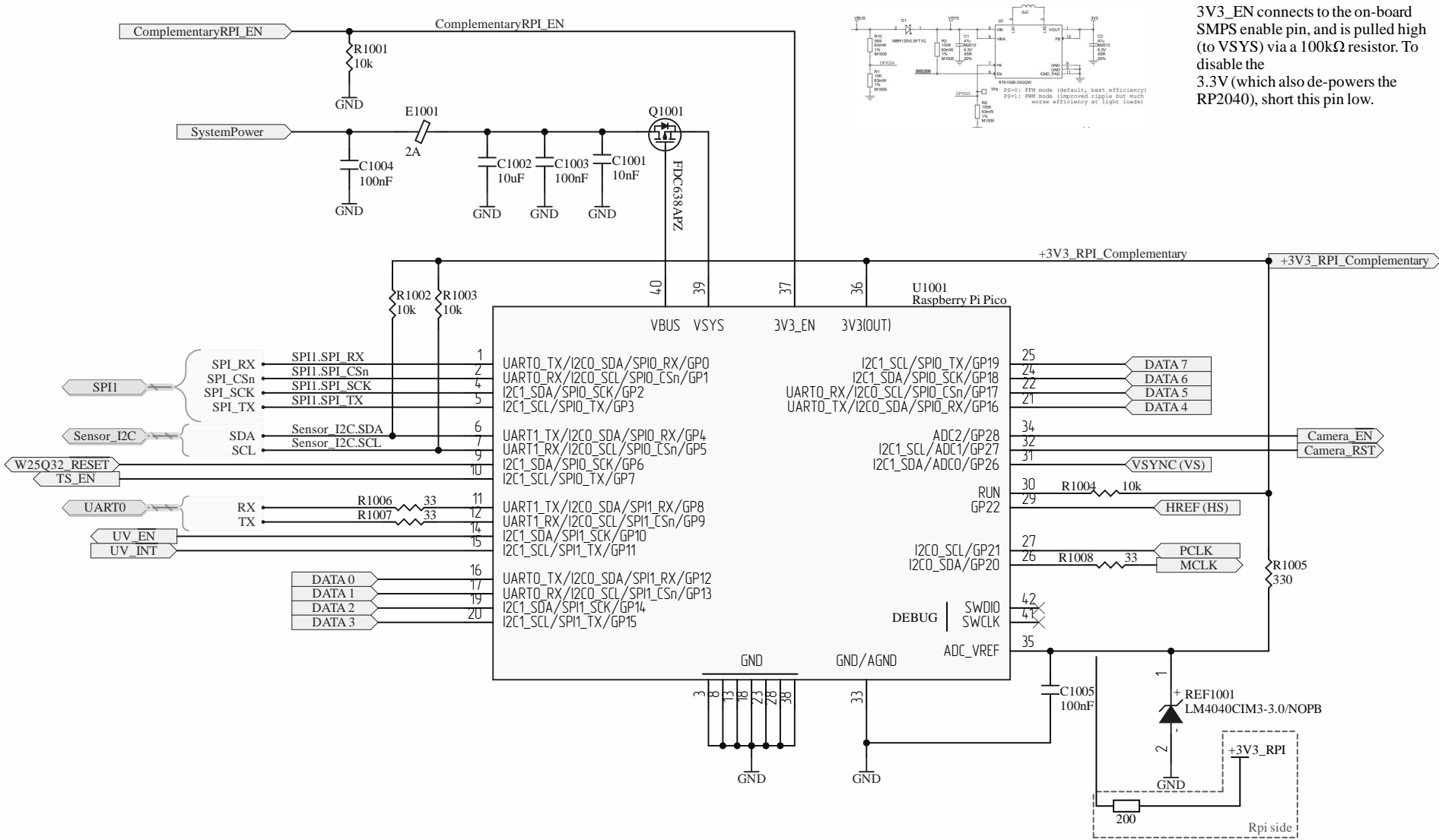
Копировать

Формат A4

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.07.00.00 ЭЗ	Лист
3	



ВУ.ФДБИ 955.07.00.00 ЭЗ

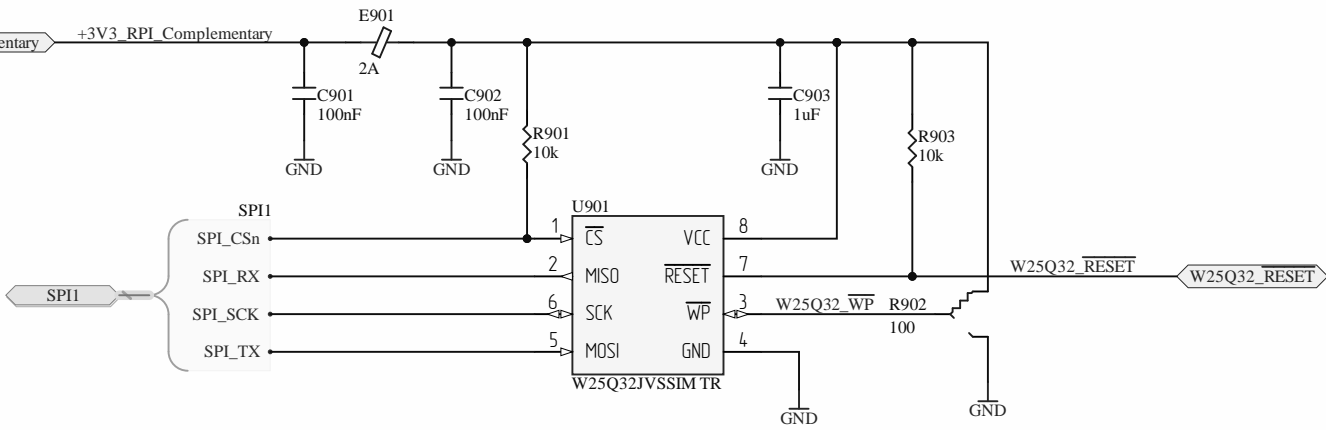
Копировать

Формат A4

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.07.00.00 ЭЗ	
Лист	4



ВУ.ФДБИ 955.07.00.00 ЭЗ

Копировать

Формат А4

ВУ.ФДБИ 955.07.00.00 ЭЗ	Илуст
	5

Pin Number	Name	Pin Type	Function/Description
A1	AVDD	Power	Analog power supply
A2	SIO_D	I/O	SC03 serial interface data I/O
A3	SIO_C	Input	SC03 serial interface clock input
A4	D13 <sup>†</sup>	Output	YUV/RGB video component output bit[1]
A5	D3	Output	YUV/RGB video component output bit[3]
B1	PWDN	Input (I/O <sup>†</sup> )	Power Down Mode Selection 0. Normal mode 1. Power-down mode
B2	VREF2	Reference	Reference voltage, connected to ground using a 0.1 $\mu$ F capacitor
B3	AGND	Power	Ground
B4	D0	Output	YUV/RGB video component output bit[0]
B5	D2	Output	YUV/RGB video component output bit[2]
C1	DVDD	Power	Supply (V <sub>DD</sub> 1.8 VDC) for digital logic core
C2	VREF1 <sup>†</sup>	Reference	Reference voltage, connected to ground using a 0.1 $\mu$ F capacitor
D1	VSYNC	Output	Vertical sync output
D2	HREF	Output	HREF output
E1	PCLK	Output	Pearl clock output
E2	STROBE	Output	LED strobe control output
E3	CLK	Input	System clock input
E4	CKOL	Output	YUV/RGB video component output bit[7]
E5	D5	Output	YUV/RGB video component output bit[5]
F1	DOVDD	Power	Digital power supply for I/O (1.7V – 3.0V)
F2	RESET#	Input	Clears all registers and resets them to their default values. 0. Reset mode 1. Normal mode
F3	DOGND	Power	Digital ground
F4	D6	Output	YUV/RGB video component output bit[6]
F5	D4	Output	YUV/RGB video component output bit[4]

ВУФДБИ 955.07.00.00 ЭЗ

Конурован

Формат А4





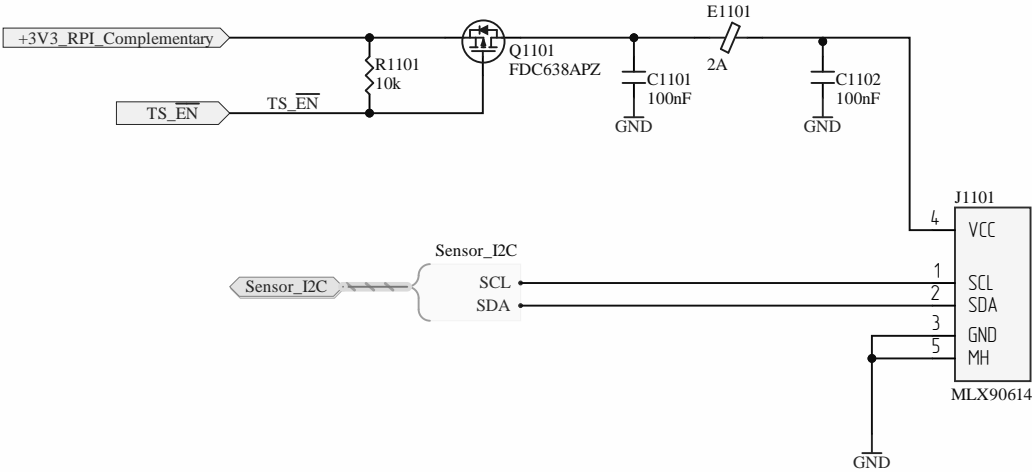
Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм	
Лист	
№ докум.	
Подп.	
Дата	

ВУ.ФДБИ 955.07.00.00 ЭЗ

Лист	7
------	---

I2C\_Address: 0x5A



ВУ.ФДБИ 955.07.00.00 ЭЗ

Копировать

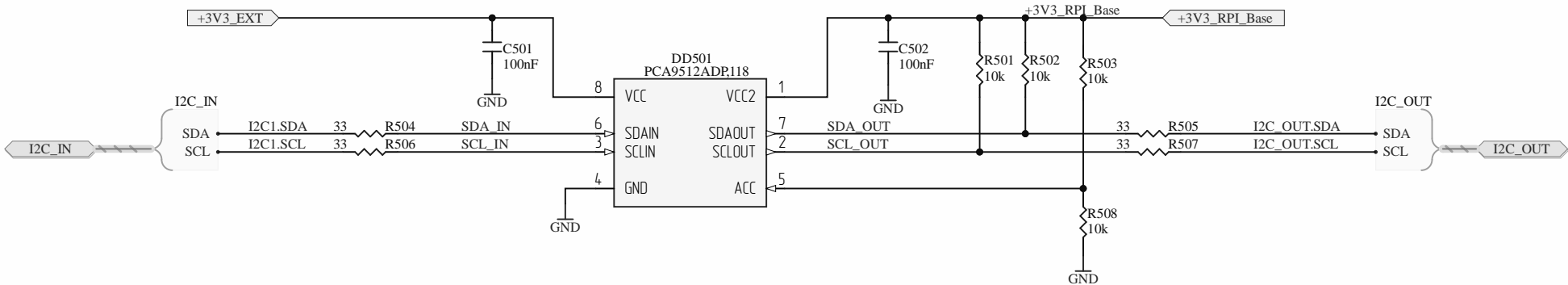
Формат A4

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм	Лист	№ докум.	Подп.	Дата

ВУ.ФДБИ 955.07.00.00 ЭЗ	
Лист	8

ВУ.ФДБИ 955.07.00.00 ЭЗ

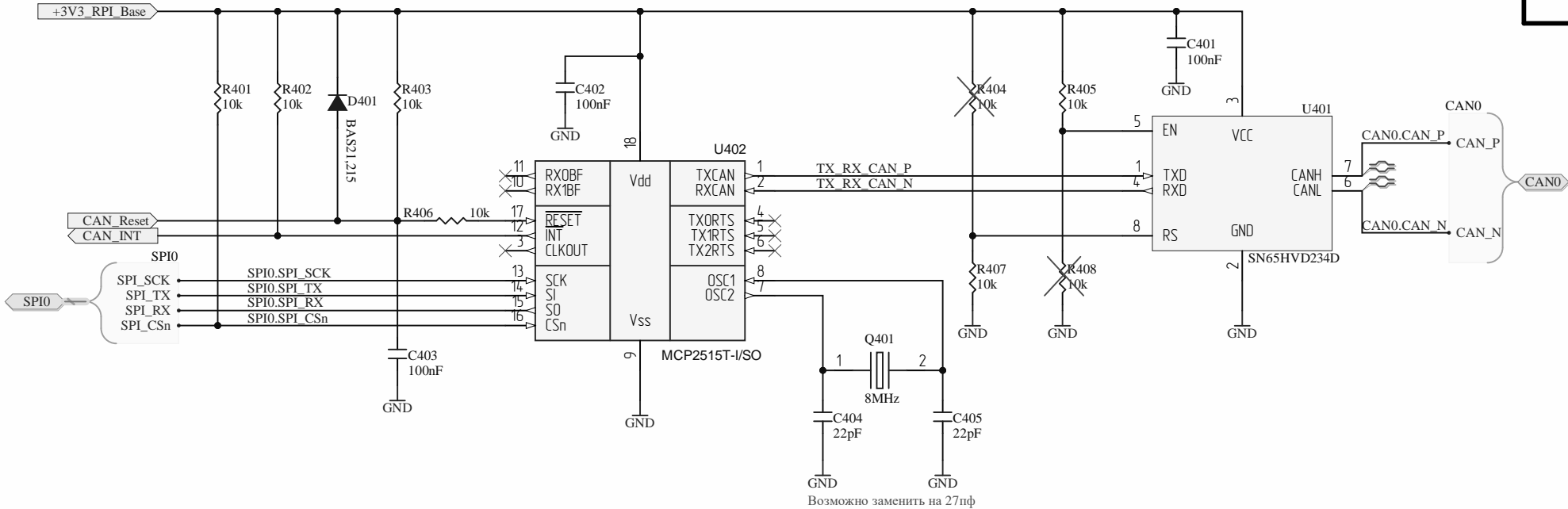


Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дудл.	Подп. и дата

Изм.	
Лист	
№ докум.	
Подп.	
Дата	

ВУ.ФДБИ 955.07.00.00 ЭЗ	Лист
	9

Schematic example  
<https://www.electronicshub.org/arduino-mcp2515-can-bus-tutorial/>



ВУ.ФДБИ 955.07.00.00 ЭЗ
-------------------------