Составление схемы по готовому изделию - ©Prusak, 2012-2015 http://zxbyte.ru/alf.htm Last Update: 9.11.2015

Игровая приставка "Эльф"

001 - KP1533/ H1 002 - K - 6331 M2 003 - K - 633 M2 003 - K - 633 M14 003 - K - 633 M14 003 - K - 633 M16 009 - K - 633 M16 009 - K - 633 M16 009 - K - 635 M10 001 - KP1858 M1 002 - T - G - G - G - G - G - G - G - G - G	DOY TEXTED CAST SYMI-21L. A3	ART Dr. C DR DR DR DR DR DR DR	Table Tabl
СТАБИЛИЗАТОР -	+5В И ФИЛЬТР ПИТАНИЯ МИКРОСХЕМ ВЫХОДНОГО +5В (numahue npucmaßku)	+5B - 31 PGM VPP NC	/RES /RESET 38

СТАБИЛИЗАТОР -+5B (numahue npucmabku) XS3 DA1 KP142EH5A L5 ДПМ 0,1-200мкГн "Numahue"

0,1мкФ 100мкФх16В

Схема приставки приведена не полностью - без аналоговой части, в том числе без кодера СЕКАМ и ВЧ-модулятора. В схеме возможны неточности.

Этот вариант приставки с ПЗУ DD12 объёмом 128К (27с010). Кроме этого возможны варианты установки ПЗУ объёмом 32К (27с256) и 64К (27с512) (см.примечание 1).

Распределение памяти:

#0000-#3FFF - ПЗУ (выбирается банками размерами по 16К); #4000-#5FFF - ОЗУ

Карта портов:

#FE (254dec) (чтение) - биты 0-4 - джойстик №2. При нажатии клавиши активный уровень сигнала - 0;

#1F (31dec) (чтение) - биты 0-4 - джойстик №1. При нажатии клавиши активный уровень сигнала - 0. Бит 6 всегда равен 1.

#5F (95dec) (запись) - регистр банков ПЗУ. Биты 0-6 выбирают номер банка ПЗУ. При этом нужный банк с ПЗУ сразу же подставляется в адресное пространство #0000-#3FFF. Максимальный размер ПЗУ в приставке - 128К (8 банков). Бит 7 выбирает с каким ПЗУ будет вестись работа. При 0 - выбирается встроенное в приставку ПЗУ, при 1 выбирается ПЗУ внешнего картриджа;

Описание некоторых сигналов:

/SSRD - чтение порта #1F (31dec), формируется Т34ВГ1; /SSWR - запись в порт #5F (95dec), формируется Т34ГВ1 (дешифрация порта осуществляется по битам А7=0, А1=А0=1); /CE - сигнал обращения к ПЗУ (к адресному пространству #0000-#3FFF),

формируется Т34ВГ1;

1) Перемычка ЈР1 служит для выбора типа установленной микросхемы ПЗУ

1-3 - при установке в качестве DD12 микросхемы 27с256; 2-3 - при установке в качестве DD12 микросхем 27с512 или 27с010.

2) Питание микросхем выходного каскада RGB (DD5, DD23) осуществляется через фильтр L5C37C38.

XS5 "Картридж" Вид сверху 48 46 44 42 40 38 36 34 32 30 28 26 24 22 20 18 16 14 12 10 8 6 4 2 GND /RFSH /WR /RD /M1 /RESET D3 A15 A14 A13 A12 A11 A10 A9 A8 A7 A6 A5 A4 A3 A2 A1 A0 GND

47 45 43 41 39 37 35 33 31 29 27 25 23 21 19 17 15 13 11 9 7 5 3 1

Нумерация выводов Т34ВГ1 (KA1515XM1-216)

