

# Processoren

---

De FPU in de microprocessor betekent

- floating point unit
- frames per unit
- files per user
- file processor universal

Intel past sinds 2007 de Tick-Tock strategie toe. Welke bewering klopt?

- Tick-Tock verwijst naar verhogingen van de kloksnelheid
- Precies om het jaar brengt Intel een vernieuwde processor uit
- Bij elke Tock tracht Intel een nieuwe microarchitectuur te introduceren
- Intel concentreert zich tegelijk op consolidatie en vernieuwing

De interne databus van de microprocessor wordt gevormd

- ☐ om berekeningen uit te voeren
- ☐ door zijn registers
- ☐ door zijn woordbreedte
- ☐ door parallelle verbindingen

Datapad is een synoniem van

- gegevensopslag
- tablet
- interne databus
- externe databus

De kloksnelheid van de processor wordt bepaald door

- de bussnelheid te vermenigvuldigen met een bepaalde factor
- de snelheid van de bus op het moederbord
- de geheugensnelheid
- de opsplitsing van de systeembus

De Sandy Bridge architectuur wordt gebruikt in

- ☐ alle Intelprocessoren
- ☐ de Celeron
- ☐ de Xeon processoren
- ☐ de Core i

De DIB-architectuur (dual independant bus) verwijst naar

- de splitsing van FSB en BSB
- de overgang van parallelle naar seriële bussen
- het ontstaan van het cachegeheugen
- de verhoging van de kloksnelheid

De QPI (QuickPath Interconnect) is

- een parallelle bus
- een seriële communicatiepoort
- de vervanging van de FSB
- de vervanging van de BSB

Double data rate betekent

- gegevensvervoer door twee bussen
- twee transfers per klokcyclus
- 80 bits gebruiken om 40 bits data door te geven
- dubbele kloksnelheid van de processor

Als we het hebben over superscalaire uitvoering, dan betekent dat

- de processor het pipeline-mechanisme gebruikt
- het RAM-geheugen groter is dan 1 MiB
- de processor hyperthreading gebruikt
- de processor op grote schaal gemaakt wordt

L1-cache is

- ❑ snel intern geheugen
- ❑ goedkoop werkgeheugen
- ❑ een opslagplaats voor gebruikersbestanden
- ❑ statisch RAM-geheugen op de processorchip

De Hyper Threading Technology

- beheert een 64-bit virtuele adresruimte
- verhoogt de productiviteit van het geheugen
- verdeelt de processor in twee logische processoren
- verwerkt instructies van het besturingssysteem en van applicaties apart

De Core micro-architectuur is extra snel en energiezuinig o.a. door

- het gebruik van MMX
- toevoeging van een L3-cache
- de quad pumped front side bus
- de toevoeging van virtualisation technology

De vervanging van de front side bus door Intel QuickPath Interconnect is een kenmerk van

- de Nehalem architectuur
- de Netburst architectuur
- de P6-architectuur
- de Core architectuur

De Sandy Bridge microarchitectuur hoort bij

- de Pentium Xeon processor
- de eerste generatie Xeon-processoren
- de eerste generatie Core i-processoren
- de tweede generatie Core i-processoren