

# CA-C03

## PCB焊盘

## 匹配器件

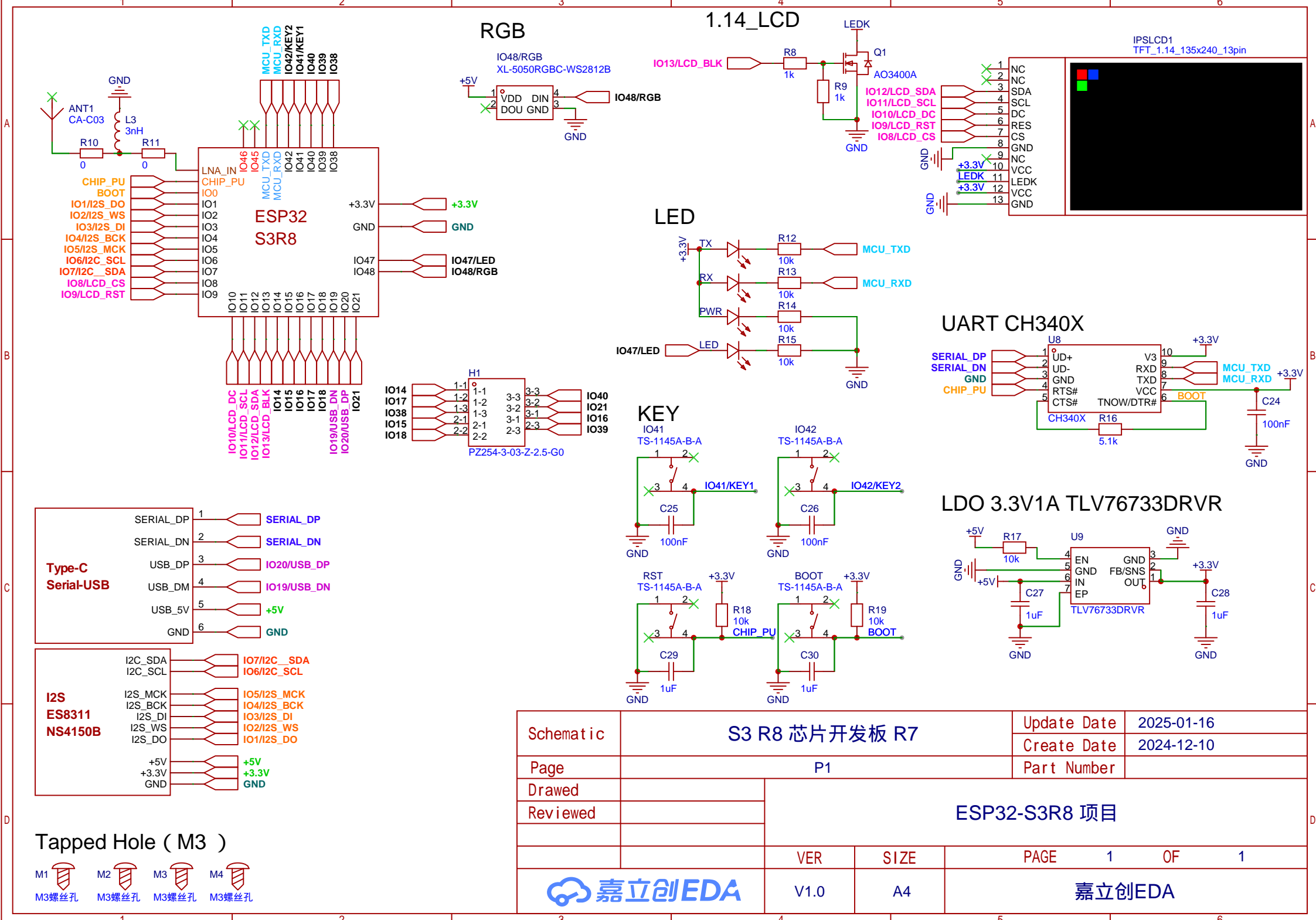
## 参考设计

| 匹配器件值 | 串联器件 Series 1 | 0 Ω |
|-------|---------------|-----|
|       | 并联器件 Shunt 1  | 3nh |
|       | 串联器件 Series 2 | 0 Ω |

### 受限制使用的管脚 (GPIO)


一般具有重要功能，按需求调整使用。

| 管脚      | 功能                  |
|---------|---------------------|
| GPIO 0  | 芯片启动模式              |
| GPIO 3  | JTAG 信号源            |
| GPIO 19 | UART 接口 - 通常用于调试功能。 |
| GPIO 20 | UART 接口 - 通常用于调试功能。 |
| GPIO 45 | VDD_SPI 电压          |
| GPIO 46 | 芯片启动模式/ROM 代码日志打印   |



### Tapped Hole ( M3 )



|   |                |               |      |             |            |
|---|----------------|---------------|------|-------------|------------|
| Schematic   | S3 R8 芯片开发板 R7 |               |      | Update Date | 2025-01-16 |
|   |                |               |      | Create Date | 2024-12-10 |
| Page  | P1             |               |      | Part Number |            |
| Drawn   |                | ESP32-S3R8 项目 |      |             |            |
| Reviewed  |                |               |      |             |            |
|   |                |               |      |             |            |
|   |                | VER           | SIZE | PAGE        | 1 OF 1     |
|  |                | V1.0          | A4   | 嘉立创EDA      |            |