

MTK文档20页讲解各个接口的配置说明，113页讲解GPIO的寄存器配置

Name	Dir	Mode0	Model	Mode2	Mode3	默认模式	PU/PD	Reset后
SRCLKENA	0	GP00	SRCLKENA			SRCLKENA	NC	1
EA24	0	GP01	EA24	26MHZ	32KHZ	EA24	NC	0
EA25	0	GP02	EA25	32KHZ	26MHZ	EA25	NC	0
EPDN#	0	GP03	EPDN#	6.5MHZ	26MHZ	EPDN#	NC	0 *1
GPIO0	IO	GPIO0			EINT4	GPIO0	PU	INPUT
GPIO1	IO	GPIO1			EINT5	GPIO1	PU	INPUT
GPIO2	IO	GPIO2		UCTS1	EINT6	GPIO2	PU	INPUT
GPIO3	IO	GPIO3	BSI_RFIN	URTS1	EINT7	GPIO3	PU	INPUT
GPIO4	IO	GPIO4	DAIRST	IRDA_PDN	DSP_CLK	GPIO4	PU	INPUT
GPIO5	IO	GPIO5	EDICK	26MHZ	AHB_CLK	GPIO5	PD	INPUT
GPIO6	IO	GPIO6	EDIWS	32KHZ	ARM_CLK	GPIO6	PD	INPUT
GPIO7	IO	GPIO7	EDIDAT		SLOW_CLK	GPIO7	PD	INPUT
GPIO8	IO	GPIO8	SCL			GPIO8	PU	INPUT
GPIO9	IO	GPIO9	SDA			GPIO9	PU	INPUT
CMRST	IO	GPIO10	CMRST			GPIO10	PD	INPUT
CMPDN	IO	GPIO11	CMRST			GPIO11	PD	INPUT
CMVREF	IO	GPIO12	MIRQ			GPIO12	PU/PD	INPUT*2
CMHREF	IO	GPIO13	MFIQ			GPIO13	PU/PD	INPUT*2
CMMCLK	IO	GPIO14	CMMCLK	26MHZ	6.5MHZ	GPIO14	PD	INPUT
CMDAT7	IO	GPIO15	CMDAT7	MCDA7		GPIO15	PD	INPUT
CMDAT6	IO	GPIO16	CMDAT6	MCDA6	DICK	GPIO16	PD	INPUT
CMDAT5	IO	GPIO17	CMDAT5	MCDA5	DID	GPIO17	PD	INPUT
CMDAT4	IO	GPIO18	CMDAT4	MCDA4	DIMS	GPIO18	PD	INPUT
CMDAT3	IO	GPIO19	CMDAT3	DSP_GP03	TBTXEN	GPIO19	PD	INPUT
CMDAT2	IO	GPIO20	CMDAT2	DSP_GP02	TBTXFS	GPIO20	PD	INPUT
CMDAT1	IO	GPIO21	CMDAT1	DSP_GP01	TBRXEN	GPIO21	PD	INPUT
CMDAT0	IO	GPIO22	CMDAT0	DSP_GP00	TBRXFS	GPIO22	PD	INPUT
BPI_BUS6	IO	GPIO25	BPI_BUS6	PWM1	13MHZ	GPIO25	PD	INPUT
BPI_BUS7	IO	GPIO26	BPI_BUS7	PWM2	32KHZ	GPIO26	PD	INPUT
BPI_BUS8	IO	GPIO27	BPI_BUS8	ALERTER	26MHZ	GPIO27	PD	INPUT
BPI_BUS9	IO	GPIO28	BPI_BUS9	BSI_CS1		GPIO28	PD	INPUT
LSCK	IO	GPIO29	LSCK	TDMA_CK	DSP_TID0	GPIO29	PD	INPUT
LSA0	IO	GPIO30	LSA0	TDMA_D1	TDTIRQ	GPIO30	PD	INPUT
LSDA	IO	GPIO31	LSDA	TDMA_D0	TCTIRQ2	GPIO31	PD	INPUT
LSCE0#	IO	GPIO32	LSCE0#	TDMA_FS	TCTIRQ1	GPIO32	PU	INPUT
LSCE1#	IO	GPIO33	LSCE1#	LPCE2#	TEVTVAL	GPIO33	PU	INPUT
LPCE1#	IO	GPIO34	LPCE1#	NCE1#		GPIO34	PU	INPUT
NLD17	IO	GPIO35	NLD17	KCOL5	VPP65	GPIO35	PD	INPUT
NLD16	IO	GPIO36	NLD16	KCOL6		GPIO36	PD	INPUT
NRNB	IO	GPIO37	NRNB	DSP_TID1		GPIO37	PU	INPUT
NCLE	IO	GPIO38	NCLE	DSP_TID2		GPIO38	PD	INPUT
NALE	IO	GPIO39	NALE	DSP_TID3		GPIO39	PD	INPUT
NWE#	IO	GPIO40	NWE#	DSP_TID4		GPIO40	PU	INPUT

NRE#	IO	GPI041	NRE#	DSP_TID5		GPI041	PU	INPUT
NCE#	IO	GPI042	NCE#	DSP_TID6		GPI042	PU	INPUT
SRCLKENAL	IO	GPI043	SRCLKENAL			GPI043	PD	INPUT
MCWP	IO	GPI044	MCWP			GPI044	PU	INPUT
MCINS	IO	GPI045	MCINS			GPI045	PU	INPUT
SIMSEL	IO	GPI046	SIMSEL			GPI046	PD	INPUT
URXD2	IO	GPI047	URXD2	UCTS3	IRDA_RXD	GPI047	PU	INPUT
UTXD2	IO	GPI048	UTXD2	URTS3	IRDA_TXD	GPI048	PU	INPUT
URXD3	IO	GPI049	URXD3	UCTS2		GPI049	PU	INPUT
UTXD3	IO	GPI050	UTXD3	URTS2		GPI050	PU	INPUT
DAICLK	IO	GPI051	DALCLK			GPI051	PU	INPUT
DAIPCMOUT	IO	GPI052	DAIPCMOUT			GPI052	PD	INPUT
DAIPCMIN	IO	GPI053	DAIPCMIN			GPI053	PU	INPUT
DAISYNC	IO	GPI054	DAISYNC			GPI054	PU	INPUT
EINT0	I					EINT0	PU	INPUT
EINT1	I					EINT1	PU	INPUT
EINT2	I					EINT2	PU	INPUT
EINT3	I					EINT3	PU	INPUT

注：0*1：复位时为低，复位结束后为高

注：INPUT*2：PU/PD意义未知

注：文档核对过一遍，设计时还需要参考原文档，内部上拉或者下拉RESET后就有效

注：内部的电阻值大概在100kohm附近，今后下来都用成10Kohm