Olivier BICHLER

30, rue des Fleurs, Blies-Schweven

57 200 Blies-Guersviller Tél.: (+33) 6 18 53 28 47

Email: olivier.bichler@ens-cachan.fr

Né le 30 mars 1985 (22 ans) Nationalité française

Célibataire

Permis B, véhicule



Objectif: trouver un stage de recherche long dans le domaine de l'électronique ou

du traitement du signal.

Formation

2007 - 2008ÉCOLE NORMALE SUPÉRIEURE DE CACHAN, France.

Année de préparation à l'agrégation de physique appliquée.

2006 - 2007ÉCOLE NORMALE SUPÉRIEURE DE CACHAN, France.

1^{re} année de master de physique, parcours IST (Information, Systèmes,

Technologie)-EEA et 2^e année de magistère en EEA.

▷ Electronique de puissance des machines. ▷ Commande numérique. ▷ Electronique pour la transmission de l'information. ▷ Informatique industrielle. ▷ Si-

qnal et image.

2005 - 2006ÉCOLE NORMALE SUPÉRIEURE DE CACHAN

Université Paris-Sud 11 Orsay, France.

Intégration de l'ENS de Cachan et obtention du statut d'élève professeur dans

le département EEA (Électronique, Électrotechnique, Automatique).

3^e année de licence de physique, parcours IST-EEA à l'université Paris-Sud 11

et 1^{re} année de magistère en EEA, commun avec l'ENS de Cachan.

juillet 2005 Admis à l'École Centrale Paris et à l'École des Mines de Nancy.

Classé 36^e au Concours Commun Polytechnique (filière PSI).

2003 - 2005LYCÉE KLÉBER, Strasbourg, France.

Classes préparatoires aux Grandes Écoles.

1^{re} année en MPSI (Mathématiques, Physique, Sciences de l'Ingénieur).

2^e année en PSI* (Physique, Sciences de l'Ingénieur).

2000 - 2003LYCÉE HENRI NOMINÉ, Sarreguemines, France.

Baccalauréat série S, option Sciences de l'Ingénieur, spécialité Mathématiques.

Section européenne en langue allemande.

Expérience professionnelle

2007 MASSACHUSETTS INSTITUTE OF TECHNOLOGY, Cambridge MA, États-Unis.

(6 mois) Stage de recherche dans l'Integrated Systems Group, supervisé par l'Assistant

Professor Vladimir Stojanovic. Participation à un projet d'interconnexions optiques intégrées et réalisation d'un convertisseur analogique-numérique intégré

très faible consommation.

Stage combiné avec un semestre de cours dans les matières de l'Electrical En-

gineering and Computer Science Department.

Séjour au MIT récompensé par le Prix d'Action Internationale.

▷ Microelectronic Devices and Circuits. ▷ Complex Digital Systems Design.

▷ CMOS Analog and Mixed-Signal Circuit Design.

2006 IUT DE CACHAN, France.

Stage pédagogique en $1^{\rm re}$ année de DUT GEII (Génie Électrique et Informa-(20 heures)

tique Industrielle).

2006 SMART FRANCE, Hambach, France.

(un mois) Stage de découverte de l'entreprise dans le service Maintenance Process (main-

tenance chaine de montage du véhicule Smart Fortwo).

Diplômes et langues

· Licence de physique, parcours IST-EEA, obtenue en 2006, mention très bien.

· Certificat Informatique et Internet (C2I) niveau 1, obtenu en 2005.

· Baccalauréat série S, obtenu en 2003, mention très bien.

Anglais : bon niveau, 905/990 au TOEIC en décembre 2006.

84/120 au TOEFL iBT en mars 2006.

Allemand: bon niveau et échange de perfectionnement SAMALUX de 2 semaines, franco-

allemand-luxembourgeois, au Luxembourg en mars 2002.

Loisirs et activités

· Trésorier du club de robotique et membre du bureau des élèves de l'ENS de Cachan.

 \cdot Informatique : bonnes connaissances des langages de programmation C/C++ et Java, ainsi que des langages Web tels que PHP, XML, CSS et JavaScript, respect des standards du W3C.

· Sports : badminton, natation.