```
┌──────────────────┐     ┌────────────────────────────┐
│    constexpr     │     │ conditional_t< use         │
│                  │     │ _u16, uint16_t, std        │
│                  │     │ ::conditional_t< use       │
│                  │     │ _u32, uint32_t, uint64_t > >│
├──────────────────┤     ├────────────────────────────┤
│                  │     │                            │
├──────────────────┤     ├────────────────────────────┤
│                  │     │                            │
└──────────────────┘     └────────────────────────────┘
```

+kEvenFpSetMask
+kFpMask
+kGpMask
+kOddFpSetMask
+use_u16
+use_u32

-regs_

```
┌─────────────────────────┐
│   v8::internal::wasm    │
│     ::LiftoffRegList    │
├─────────────────────────┤
│                         │
├─────────────────────────┤
│ + LiftoffRegList()      │
│ + LiftoffRegList()      │
│ + set()                 │
│ + set()                 │
│ + set()                 │
│ + clear()               │
│ + clear()               │
│ + clear()               │
│ + has()                 │
│ + has()                 │
│ and 18 more...          │
│ + FromBits()            │
│ + FromBits()            │
│ - LiftoffRegList()      │
└─────────────────────────┘
```

-free_temps_

```
┌─────────────────────────┐
│   v8::internal::wasm    │
│  ::anonymous_namespace  │
│ {liftoff-compiler.cc}   │
│    ::TempRegisterScope  │
├─────────────────────────┤
│                         │
├─────────────────────────┤
│ + Acquire()             │
│ + Return()              │
│ + Return()              │
│ + AddTempRegisters()    │
└─────────────────────────┘
```