```
┌─────────────────────────────────────────────┐
│    v8::internal::AssemblerRiscvBase          │
├─────────────────────────────────────────────┤
│                                              │
├─────────────────────────────────────────────┤
│ # branch_offset_helper()                     │
│ # emit()                                     │
│ # emit()                                     │
│ # emit()                                     │
│ # ClearVectorunit()                          │
│ # GenInstrR()                                │
│ # GenInstrR()                                │
│ # GenInstrR()                                │
│ # GenInstrR()                                │
│ # GenInstrR()                                │
│ and 48 more...                               │
└─────────────────────────────────────────────┘
                      △
                      │
┌─────────────────────────────────────────────┐
│     v8::internal::AssemblerRISCVC            │
├─────────────────────────────────────────────┤
│                                              │
├─────────────────────────────────────────────┤
│ + c_nop()                                    │
│ + c_addi()                                   │
│ + c_addi16sp()                               │
│ + c_addi4spn()                               │
│ + c_li()                                     │
│ + c_lui()                                    │
│ + c_slli()                                   │
│ + c_lwsp()                                   │
│ + c_jr()                                     │
│ + c_mv()                                     │
│ and 26 more...                               │
│ + IsCBranch()                                │
│ + IsCJal()                                   │
└─────────────────────────────────────────────┘
```