## **GUJARAT TECHNOLOGICAL UNIVERSITY**

Diploma Engineering - SEMESTER - 2 (NEW) - EXAMINATION - Summer-2024

Subject Code: 4320703 Date: 14-06-2024

**Subject Name: Basics Of Digital Electronics** 

Time: 10:30 AM TO 01:00 PM Total Marks: 70

## **Instructions:**

- 1. Attempt all questions.
- 2. Make Suitable assumptions wherever necessary.
- 3. Figures to the right indicate full marks.
- 4. Use of programmable & Communication aids are strictly prohibited.
- 5. Use of non-programmable scientific calculator is permitted.
- 6. English version is authentic.

			Marks
Q.1	(a)	Perform the Following binary subtraction and addition: a) 11011-10101 b) 1011+1110	03
પ્રશ્ન.1	(씨)	દર્શાવેલ સંખ્યા ના બાયનરી સરવાળા અને બાદબાકી કરો a) 11011-10101 b) 1011+1110 .	٥3
	<b>(b)</b>	Convert Hexadecimal number into Binary number : $(4A5B)_{16} = (\underline{\hspace{1cm}})_2$ and $(1C.B7)_{16} = (\underline{\hspace{1cm}})_2$	04
	(બ)	હેકસાડેસિમલ સંખ્યાને બાયનરીમાં કન્વર્ટ કરો : (4A5B) <sub>16</sub> = () <sub>2</sub> અને (1C.B7) <sub>16</sub> = ()2	৽४
	(c)	Draw Symbol and Truth table of OR gate, NAND gate and NOR gate .	07
	(ક)	OR gate, NAND gate and NOR gate ની આફૃતિ દોરો અને ટ્રુથ ટેબલ દર્શાવો.	09
		OR	
	(c)	Draw Symbol and Truth tables of AND gate, Ex-OR gate and NOT gate.	07
	(ક)	AND gate, EX-OR gate and NOT gate ની આફૃતિ દોરો અને ટુથ ટેબલ દર્શાવો.	૦૭
Q.2	(a)	Find 10's Complement of 123	03
<b>પ્રશ્ન</b> .2	(અ)	123 <b>નાં 10'</b> s કોમ્પ્લેમેન્ટ શોધો.	٥3
	<b>(b)</b>	Convert (FF) <sub>16</sub> into Octal Number.	04
	(બ)	(FF) <sub>16</sub> ને ઓકટલ નંબરમાં કન્વર્ટ કરો.	०४
	(c)	Explain NAND gate as a Universal gate.	07
	(ક)	NAND ગેટ ને યુનિવર્સલ ગેટ તરીકે સમજાવો.	იტ
	( )	OR	0.2
Q.2	(a)	Convert Binary number (1010111100) <sub>2</sub> into an Octal Number.	03
<b>以</b> 윉.2	(씨)	બાઈનરી નંબર (1010111100)2 ને ઓક્ટલ નંબરમાં કન્વર્ટ કરો.	०३
	<b>(b)</b>	Explain Excess-3 Code with one example.	04
	(Ϥ)	Excess-3 Code ને કોઈપણ એક ઉદાહરણ સાથે સમજાવો	οΥ

	(C)	Explain Deviolgan's Theorem.	U/
	(ક)	ડીમોર્ગન પ્રમેય સમજાવો.	0.9
Q. 3	(a)	Draw Logic diagram for Boolean expression : F=ABC+A'B'C'	03
પ્રશ્ન.3	(ਅ)	Boolean expression : F=ABC+A'B'C' નો લોજીક ડાયાગ્રામ દોરો.	0.3
	<b>(b)</b>	Explain Block diagram of Digital Computer with Figure.	04
	(Ⴁ)	ડિજિટલ કોમ્પ્યુટરના બ્લોક ડાયાગ્રામને આફૃતિ સાથે સમજાવો.	०४
	(c)	Reduce the following using K'map and implement circuit using basic gates. F= $\Sigma$ m(0,1,4,5,6,7,9,11,15) + d(10,14)	07
	(ક)	નીયે આપેલ ફંક્સન ને $K'$ map ની મદદથી સોલ્વ કરી અને લોજીક ડાયાગ્રામ દોરો. $F=\Sigma$ m $(0,1,4,5,6,7,9,11,15)+d(10,14)$	၀၅
0.1	( )	OR	0.2
Q. 3	(a)	Explain Commutative and Associative laws for Boolean algebra.	03
<b>у</b> .8.3	(b)	Commutative and Associative laws for Boolean algebra ને વિસ્તાર પૂર્વક સમજાવો. Classify Binary code and Define weighted and non weighted code in short.	оз <b>04</b>
	(બ)	બાયનરી કોડને વર્ગીફત કરો અને weighted અને non weighted code ની વ્યાખ્યા લખો.	०४
	(c)	Reduce the following using K'map and implement circuit using gates.	07
		F=II M (1,2,3,6,8,12,14,15)	
	(ક)	નીચે આપેલ ફંકસન ને K'map ની મદદથી સોલ્વ કરી અને લોજીક ડાયાગ્રામ દોરો. F= II M	၀၅
Q. 4	(a)	(1,2,3,6,8,12,14,15) Short note on Max term and Min term	03
પ્રશ્ન.4	( <b>씨</b> )	Max term અને Min term વિશે ટૂંકમાં સમજાવો.	03
	<b>(b)</b>	Define the following term: 1.Quad, 2. Pair, 3. Cell, 4. Don't care	04
	(બ)	વ્યાખ્યા લખો : 1.Quad, 2. Pair, 3. Cell, 4. Don't care	०४
	(c)	Define Half adder and full Adder with Diagram.	07
	(ક)	ડાયાગ્રામ સાથે હાફ એડર અને ફુલ એડરની વ્યાખ્યા લખો.	09
0.4	(a)	OR Short note on Product term and Sum term	03
Q. <b>4</b> પ્રશ્ન.4	(a) (신)	Short note on Product term and Sum term. Product term અને Sum term વિશે ટુંક માં સમજાવો.	03 03
ж <b>а.</b> 4	( <b>b</b> )	State the rules of K-map simplification.	04
	(બ)	K'map નાં નિયમો વિશે સમજાવો.	٥٧
	(c)	Explain and Draw Block diagram of 4:1 MUX.	07
	(ક)	4:1 MUX ને વિસ્તાર પૂર્વક સમજાવો અને આકૃતિ દોરો.	09
Q.5	(a)	Difference between Combination Circuit and Sequential Circuit.	03
પ્રશ્ન.5	(અ)	Combination Circuit and Sequential Circuit વચ્ચે નો તફાવત લખો.	03
	(b)	Explain T Flip Flop.	04
	(બ)	T flip flop ને વિસ્તારપૂર્વક સમજાવો.	ο <b>γ</b>
	(c)	Explain SR flip flop in detail with truth table and circuit.	07
	(ક)	SR Flip flop ને ટુથ ટેબલ અને સર્કીટ સહીત સમજાવો. <b>OR</b>	00
Q.5	(a)	Write application of Multiplexer.	03
પ્રશ્ન.5	(અ)	મલ્ટિપ્લેક્સરની એપ્લિકેશન લખો.	٥З
	<b>(b)</b>	Explain D flip flop.	04
	(બ)	D flip flop ને વિસ્તારપૂર્વક સમજાવો.	०४
	(c)	Explain JK flip flop in detail with truth table and circuit.	07
	(ક)	JK Flip flop ને ટુથ ટેબલ અને સકીટ સહીત સમજાવો. *******	၀၅