Subject Code: 3340705

Time: 10:30 AM TO 01:00 PM

GUJARAT TECHNOLOGICAL UNIVERSITY

Diploma Engineering – SEMESTER – 4 (OLD) – EXAMINATION – Summer-2025

Subject Name: Computer Organization And Architecture

	 Ma Fig Use 	s: empt all questions. ke Suitable assumptions wherever necessary. ures to the right indicate full marks. of simple calculators and non-programmable scientific calculators are permitted. glish version is authentic.	
Q.1	1. 9.	Answer any seven out of ten. દશમાંથી કોઇપણ સાતના જવાબ આપો. Define Register Transfer Language રજીસ્ટર ટ્રાન્સફર લેંગ્વેજ વ્યાખ્યાયિત કરો	14
	2. 2.	Define Micro-operations માઇક્રો-ઓપરેશન્સ વ્યાખ્યાયિત કરો	
	3. 3.	Draw a circuit diagram of D-Flip-flop D-ફ્લિપ-ફ્લોપનું સર્કિટ ડાયાગ્રામ દોરો	
	4. 8.	Write a characteristic table of JK Flip Flop JK ફ્લિપ-ફ્લોપનું લાક્ષણિક (કેરેકટરીસ્ટિક) ટેબલ લખો	
	5. Ų.	Draw a circuit diagram of Full-Adder ફૂલ-એડરનો સર્કિટ ડાયાગ્રામ દોરો	
	6. §.	Write the full form of the following terms: (1)RAM (2)ROM (3)PROM (4)EPROM નીચે આપેલા શબ્દોના પૂરા નામ લખો: (1)RAM (2)ROM (3)PROM (4)EPROM	
	7. 9.	What is cache memory? કેશ મેમરી શું છે?	
	8. ८.	What is auxiliary memory? ઓક્ઝીલરી મેમરી શું છે?	
	9. E.	Draw a timing diagram for "D1T3:SC←0" "D1T3:SC←0" માટે ટાઇમિંગ ડાયાગ્રામ દોરો	
	10. ૧૦.	Write short note on opcode. ઓપકોડ પર ટૂંકી નોંધ લખો.	
Q.2 પ્રશ્ન. ૨	(a) (건)	Draw a block diagram of Digital Computer ડિજિટલ કોમ્પ્યુટરનો બ્લોક ડાયાગ્રામ દોરો OR	03 o3
	(a) (신)	Write the truth tables of AND, OR, NOT logic gates AND, OR, NOT લોજિક ગેટના ટુથ ટેબલ લખો.	03 03
	(b) (မျ)	Write a short note on ALU ALU પર ટૂંકી નોંધ લખો	03 03

Date: 15-05-2025

Total Marks: 70

		OR	
	(b) (မျ)	Explain any three arithmetic micro-operations કોઈપણ ત્રણ એરિથમેટિક માઇક્રો-ઓપરેશન સમજાવો	03 03
	(c) (s)	Explain different types of shift registers વિવિધ પ્રકારના શિફ્ટ રજીસ્ટર સમજાવો	04 08
		OR	
	(c) (5)	Explain any four logic micro-operations કોઇપણ યાર લોજીક માઇક્રો-ઓપરેશન સમજાવો	04 • ४
	(d) (S)	Draw a block diagram of associative memory એસોસિએટીવ મેમરીનો બ્લોક ડાયાગ્રામ દોરો	04 o გ
		OR	
	(d) (S)	Write a short note on memory hierarchy મેમરી હાયરાર્કી પર ટૂંકી નોંધ લખો	04 • ૪
Q.3 પ્રશ્ન. 3	(a) (અ)	Draw a diagram of common bus system for computer registers કોમ્પ્યુટર રજીસ્ટર માટે કોમન બસ સીસ્ટમનો ડાયાગ્રામ દોરો	03 03
		OR	0.2
	(a) (અ)	List and explain computer registers in details કોમ્પ્યુટર રજીસ્ટરની યાદી બનાવો અને સમજાવો	03 •3
	(b)	List and explain and three memory reference instructions with their required micro-operations	03
	(બ)	કોઈ પર્ણ ત્રણ મેમરી રેફરન્સ ઇન્સ્ટ્રક્સન ની યાદી આપો અને જરુરી માઈક્રો- ઓપરેશન સાથે સમજાવો	63
	(1-)	OR	02
	(b) (식)	Draw a diagram of control unit of basic computer બેઝિક કોમ્પ્યુટરના કંટ્રોલ યુનિટનો ડાયાગ્રામ દોરો	03 •3
	(c)	Draw a flowchart of interrupt cycle	04
	(ક)	ઇન્ટરપ્ટ સાઇકલનો ફ્લોયાર્ટ દોરો	०४
	(c)	OR Draw a flow chart of instruction cycle	04
	(5)	ઇન્સ્ટ્રકશન સાઇકલનો ફ્લોયાર્ટ દોરો	98
	(d) (S)	Explain Flynn's classification of parallel processing ફ્લાયનનું પેરેલલ પ્રોસેસિંગનું વર્ગીકરણ સમજાવો	04 იჯ
	(0)	OR	- •
	(d) (S)	Explain Instruction Formats (Zero, One, Two and Three Address Instruction) ઇન્સ્ટ્રકશન ફોર્મેટ (ઝીરો, એક, બે અને ત્રણ એડ્સ ઇન્સ્ટ્રકશન) સમજાવો	04 იჯ
	(3)		J
Q.4 પ્રશ્ન. ૪	(a) (신)	Draw a diagram of general register organization જનરલ રજીસ્ટર ઓરગેનિઝશનની આકૃતિ દોરો	03 03
	(~1)	જગરન રજીસ્ટર બારગાળઝરાળના બાફાત દારા OR	0 3
	(a)	Explain CPU organization based on number of addresses	03
	(અ)	અડ્ડેસ ની સંખ્યાના આધારે સીપીયુ ઓર્ગેનાઇઝશન સમજાવો	οЗ

	(b)	Write any four characteristics of RISC	04
	(બ)	RISC ની કોઈ પણ યાર લાક્ષણિકતાઓ લખો	०४
		OR	
	(b)	Write any four characteristics of CISC	04
	(બ)	CISC ની કોઈ પણ યાર લાક્ષણિકતાઓ લખો	०४
	(c)	List and explain any 3 addressing modes with example	07
	(ક)	કોઈ પણ 3 એડ્રેસીંગ મોડ્સ લખો અને તેને વિગતવાર સમજાવો	09
Q.5	(a)	List and explain modes of Input-Output data transfer	04
પ્રશ્ન. પ	(સ)	ઇનપુટ-આઉટપુટ ડેટા ટ્રાન્સફરના મોડ્સની સૂચિ બનાવો અને સમજાવો	०४
	(b) (မ)	List and explain different methods of asynchronous data transfer અસિન્ક્રોનીઅસ ડેટા ટ્રાન્સફરની વિવિધ પધ્દ્રતિઓની સૂચિ બનાવો અને સમજાવો	04 • ૪
	(c)	Write a short note on Input-Output Processor (IOP)	03
	(ક)	ઇનપુટ-આઉટપુટ પ્રોસેસર (IOP) પર ટૂંકી નોંધ લખો	03
	(d)	Draw a diagram that illustrate mapping of Virtual Address to Physical address in virtual memory	03
	(5)	વર્સાયલ એડ્સનું કી.સી.કલ એડ્સ સાશેનું મેપિંગ દર્શાવનો ડાયાગામ કોરો	0.3
