Seat No.: Enrolment No.:

Subject Name: Computer Organization And Architecture

Make Suitable assumptions wherever necessary.

Figures to the right indicate full marks.

Subject Code: 3340705

Instructions:

1. 2.

3.

4.

Time: 02:30 PM TO 05:00 PM

Attempt all questions.

GUJARAT TECHNOLOGICAL UNIVERSITY

Diploma Engineering – SEMESTER – 4 (OLD) – EXAMINATION – Winter-2023

Use of programmable & Communication aids are strictly prohibited.

Date: 02-02-2024

Total Marks: 70

		Use of non-programmable scientific calculator is permitted. English version is authentic.	
Q.1		Answer any seven out of ten. દશ માથી કોઇ પણ સાત ના જવાબ લખો	14
	1. 9.	Define micro-operation with suitable example. યોગ્ય ઉદાહરણ સહ micro-operation ની વ્યાખ્યા આપો.	
	2. ૨.	Define micro-programmed control organization. Micro-programmed control organization ની વ્યાખ્યા આપો.	
	3. 3.	Explain serial register and parallel register. Serial register તથા parallel register સમજાવો.	
	4. ૪.	Give full form of : RAM, ROM, PROM, EPROM કુલ ફોર્મ આપો : RAM, ROM, PROM, EPROM	
	5. ų.	Explain primary memory. Primary memory સમજાવી.	
	6. ૬.	Explain hierarchy of memory. મેમરી ની hierarchy સમજાવો.	
	7. 9.	Explain any two shift micro-operations. કોઇ પણ બે shift micro-operations સમજાવો.	
	8. ८.	Give list of addressing modes . Addressing modes નું લિસ્ટ આપો.	
	9. E.	Write four characteristics of CISC. CISC ની યાર characteristics લખો.	
	10. 90.	What is bus system ? List type of buses. બસ સીસ્ટમ શું છે ? બસના ટાઈપ્સ લખો.	
Q.2 પ્રશ્ન ૨	(a) (생)		03 •3
	(a)	OR Draw and explain control unit of basic computer.	03
	(ਅ)		03
	(b)	List and explain at least six register with their sizes of basic computer organization.	03
	(બ)	Basic computer organization ના કોઇ પણ છ રજીસ્ટર તેમની સાઇઝ સાથે લખો તથા સમજાવો.	63
		1/3	

	(b) (Ⴁ)	Explain virtual memory. virtual memory સમજાવી.	03 03
	(c) (s)	Draw flowchart for instruction cycle. Instruction cycle માટે નો ફ્લોયાર્ટ દોરો.	04 08
	(3)	•	00
	(c)	OR Explain different phases of instruction cycle with example.	04
	(5)	Instruction cycle ના વિવિધ તબક્કા ઉદાહરણ સહ સમજાવો.	৽४
	(d)	List and explain arithmetic instructions.	04
	(5)	Arithmetic instructions લખો તથા સમજાવો.	०४
		OR	
	(d)	Explain parallel processing with example.	04
	(5)	Parallel processing ઉદાહરણ સહ સમજાવો.	०४
Q.3	(a)	Draw bus system for four registers unit.	03
પ્રશ્ન ૩	(સ)	યાર રજીસ્ટર માટેની બસ સીસ્ટમ દોરો.	03
. •	()	OR	
	(a)	Explain three modes of data transmission.	03
	(씨)	Data transmission ના ત્રણ મોડ સમજાવો.	60
	(b)	Explain any three logical micro-operations.	03
	(બ)	કોઈ પણ ત્રણ logical micro-operations સમજાવો.	6،3
		OR	
	(b)	Explain PUSH and POP instruction.	03
	(બ)	PUSH dથl POP instruction 권મજાવી.	0.3
	(c)	Write 2-address and 3-address code for expression- $X = (A+B)*(C+D)$	04
	(5)	X = (A+B)*(C+D) માટે 2-address તથા 3-address code લખો .	০४
	()	OR	0.4
	(c)	Draw flowchart for interrupt cycle. Interrupt cycle માટેનો ફ્લોયાર્ટ દોરો.	04 • გ
	(5)		
	(d)	Write short note on RISC. RISC પર ટૂંક નોંધ લખો.	04 • ૪
	(5)	•	00
	(d)	OR Write short note on CPU-IOP communication.	04
	(S)	CPU-IOP communication પર ટ્રંક નોંધ લખો.	80
	(-)	-	
Q.4	(a)	Explain memory organization in brief.	03
પ્રશ્ન ૪	(씨)	Memory organization ટૂંક માં સમજાવો.	03
	(-)	OR	02
	(a) (생)	Explain pipeline processing. Pipeline processing સમજાવી.	03 o3
	` ,		04
	(b) (બ)	Give trace of stack operation to evaluate 9*4 + 6/2. 9*4 + 6/2 ઉકેલવા stack operation નો ચિતાર આપો.	04 08
	(-1)	OR	-0
	(b)	Explain working of set associative memory.	04
	(U)	Set associative memory ની કાર્ય પધ્ધતિ સમજાવો.	٥٨
	(c)	Explain any seven addressing modes with example	07

	(5)	કોઇ પણ સાત addressing modes ઉદાહરણ સહ સમજાવો.	၀ဇ
Q.5 પ્રશ્ન પ	(a) (생)	Explain functions of ALE and INTR pins in processor. પ્રોસેસર ની ALE તથા INTR પિન ના કાર્ય સમજાવો.	04 იგ
	(b) (မ)	Write short note on cache memory. Cache memory પર ટૂંક નોંધ લખો.	04 ი ზ
	(c) (5)	Explain CALL and JMP instructions. CALL તથા JMP instructions સમજાવો.	03 03
	(d) (S)	Give difference between assembly language and machine language. Assembly language તથા machine language વચ્ચેનો તફાવત આપો.	03 03
