第十二届 蓝桥杯 单片机设计与开发项目 省赛

第一部分 客观试题 (30分)

不定项选择 (3 分/题)

(1)	MCS-51 单片机外部中断 1 的中断请求标志是 ()。	
	A. ET1	B. IE1
	C. TF1	D. IT1
(2)	串口通信中用于描述通信速度的	为波特单位是 ()。
	A. 字节/秒	B. 位/秒
	C. 帧/秒	D. 字/秒
(3)	放大电路的开环指的是()	0
	A. 无负载	B. 无信号源
	C. 无反馈通路	D. 未接入电源
(4)	与 A+B+C 相等的表达式为()。
	A. $\overline{A} \cdot \overline{B} \cdot \overline{C}$	B. $\overline{\overline{A} \cdot \overline{B} \cdot \overline{C}}$
	C. $\overline{A} + \overline{B} + \overline{C}$	D. $\overline{A} \cdot \overline{B} + C$
(5)	下列哪个电路不是时序逻辑电路	().
	A. 计数器	B. 寄存器
	C. 译码器	D. 触发器
(6)	下列关于 do-while 语句的说法	正确的是()。
	A. 可能一次都不执行	
	B. 至少执行一次	
	C. 先判断条件, 再执行循环体	
	D. 以上说法均不正确	
(7)	当放大电路的电压增益为-20dB	时,说明它的电压放大倍数为()。
	A20 倍	B. 20 倍
	C. 10 倍	D. 0.1 倍
(8)	关于 IAP15F2K61S2 单片机,以	下说法中正确的有 ()。
	A. 主时钟可以是内部 R/C 时钟	,也可以是外部晶体产生的时钟。

- B. 提供14个中断源请求,所有中断源均具有2个中断优先级。
- C. 具有2个串行通信端口,每个端口均可以同时收、发数据。
- D. 2K SRAM, 最高运行主频 24MHz。
- (9) 理论上,多级放大电路和组成它的各单级放大电路相比,通频带()。

A. 变宽

B. 变窄

C. 不变

D. 无关联

- (10) 5V 供电的情况下,使用 IAP15F2K61S2 的 AD 功能,配置 ADRJ 位为 0,当 ADC_RES 寄存器值为 30H, ADC RESL 寄存器值为 03H 时, AD 转换的结果应为 ()。
 - A. 0.93V

B. 3.98V

C. 2.02V

D. 0.95V