## 文件编号: IMXRT1064CEC 第 0.1 版, 2019 年 1 月



#### MIMXRT1064DVL6A

# 适用于消费类产品的 i.MX RT1064 跨界处理器



封装信息 塑料封装

196 引脚 MAPBGA, 10 x 10 mm, 0.65 mm 间距

订购信息

参见第5页的表1

# 1 i.MX RT1064 简介

i.MX RT1064 处理器属于全新的处理器系列,采用恩智浦先进的 Arm®Cortex®-M7 内核,运行速度高达 600 MHz,可提供高 CPU 性能和实时响应。

i.MX RT1064 处理器配备 4 MB 片内闪存和 1 MB 片内 RAM。一个 512 KB SRAM 可以灵活配置为 TCM 或通用片内 RAM,而另一个 512 KB 则是通用片内 RAM。i.MX RT1064 集成了先进的电源管理模块、DCDC 和 LDO,以及简易的电源启动程序。i.MX RT1064 还提供各类存储器接口,包括 SDRAM、RAW NAND、闪存、NOR 闪存、SD/eMMC、四通道 SPI; 以及各类外设连接接口,包括 WLAN、Bluetooth™、GPS、显示器和摄像头传感器。i.MX RT1064 还具有丰富的音频和视频功能,包括 LCD 显示器、基本 2D 图形引擎、摄像头接口、SPDIF 和 I2S 音频接口。

1.	i.MX	RT1064 简介	1
	1.1.	特性	2
	1.2.	订购信息	6
2.	架构	概述	7
	2.1.	功能框图	7
3.	模块	列表	8
	3.1.	特殊信号考量	. 15
	3.2.	未使用模拟接口的推荐连接	. 16
4.	电气	特性	. 18
	4.1.	芯片级条件	. 18
	4.2.	系统电源和时钟	. 24
	4.3.	I/O 参数	29
	4.4.	系统模块	. 35
	4.5.	外部存储器接口	. 40
	4.6.	显示和图形	. 50
	4.7.	音频	. 53
	4.8.	模拟	. 56
	4.9.	通信接口	63
	4.10	. 定时器	. 76
5.	闪存		. 78
6.	启动	模式配置	. 79
	6.1.	启动模式配置引脚	. 79
	6.2.	启动设备接口分配	. 79
7.	封装	信息和触点分配	. 84
		10 x 10 mm 封装信息	
8.		记录	



#### i.MX RT1064简介

i.MX RT1064 配备模拟接口,例如 ADC、ACMP 和 TSC。

i.MX RT1064 特别适合以下应用:

- 工业人机界面(HMI)
- 电机控制
- 家用电器

## 1.1 特性

i.MX RT1064 处理器基于 Arm Cortex-M7 MPCore™平台, 具有以下功能:

- 支持具有以下特性的单个 Arm Cortex-M7 MP 内核:
  - 32 KB L1 指令缓存
  - 32 KB L1 数据缓存
  - 全功能浮点单元(FPU),支持 VFPv5 架构
  - 支持 Armv7-M Thumb 指令集
- 集成 MPU,最多 16 个独立保护区域
- 紧密耦合的 GPIO, 工作频率与 Arm 相同
- I-TCM 和 D-TCM 最高可配置到 512 KB
- 频率为 600/528 MHz
- 集成 Cortex M7 CoreSight™组件用于调试
- 内核频率请参见 19 页的表 9"工作范围"。

SoC 级内存系统包含以下附加组件:

- ROM 开机程序(128 KB)
- 片内闪存(4 MB)
- 片内 RAM(1 MB)
  - ITCM/DTCM 和 OCRAM 之间共享 512 KB OCRAM
  - 专用 512 KB OCRAM
- 外部存储器接口:
  - 8/16 位 SDRAM, 最高支持 SDRAM-133/SDRAM-166
  - 8/16 位 SLC NAND 闪存, ECC 由软件负责处理
  - SD/eMMC
  - SPI NOR 闪存
  - 提供 XIP 支持的并行 NOR 闪存
  - 提供 XIP 支持的两个单/双通道四路 SPI 闪存
- 定时器和 PWM:

2

- 两个通用可编程定时器(GPT)
  - 4通道通用32位分辨率定时器
  - 每个都支持标准采集和比较操作

- 四个周期性中断定时器(PIT)
  - 通用 32 位分辨率定时器
  - 周期性中断生成
- 四个四核定时器(QTimer)
  - 每个提供 4 通道通用 16 位分辨率定时器
  - 每个都支持标准采集和比较操作
  - 集成正交解码器
- 四个 FlexPWM
  - 每个提供最多 8 个独立的 PWM 通道
  - 16 位分辨率 PWM,适用于电机控制应用
- 四个正交编码器/解码器

每个 i.MX RT1064 处理器都支持以下外部设备接口(其中一些是多路复用的,不能同时使用):

- 显示接口:
  - 并行 RGB LCD 接口
    - 支持 8/16/24 位接口
    - 支持最高 WXGA 分辨率
    - 支持索引颜色, 256 入口 x 24 位颜色 LUT
    - 智能 LCD 显示器, 带 8/16 位 MPU/8080 接口
- 音频:
  - S/PDIF 输入和输出
  - 三个同步音频接口(SAI)模块,支持 I2S、AC97、TDM 和编解码器/DSP 接口
  - MQS 接口,通过 GPIO 引脚提供中等质量音频
- 通用 2D 图形处理引擎:
  - BitBlit
  - 灵活的图像合成选项——α、色度键
  - Porter-duff 混合
  - 图像旋转(90°、180°、270°)
  - 图像尺寸
  - 色彩空间转换
  - 支持多种像素格式(RGB、YUV444、YUV422、YUV420、YUV400)
  - 标准 2D-DMA 操作
- 摄像头传感器:
  - 支持 24 位、16 位和 8 位 CSI 输入
- 连接:
  - 两个集成 PHY 接口的 USB 2.0 HS OTG 控制器

恩智浦半导体 3

#### i.MX RT1064简介

- 两个超安全数字主机控制器(uSDHC)接口
  - 符合 MMC 4.5 和 HS200 要求, 支持高达 200 MB/秒的速率
  - 符合 SD/SDIO 3.0200 MHz SDR 信令,支持高达 100 MB/sec 的速率
  - 支持 SDXC(扩展容量)
- 两个支持 IEEE1588 的 10/100 M 以太网控制器
- 八个通用异步接收器/发送器(UART)模块
- 四个 I2C 模块
- 四个 SPI 模块
- 两个 FlexCAN 模块
- FlexCAN(支持灵活的数据速率)
- 三个 FlexIO 模块
- GPIO 和引脚多路复用:
  - 具有中断功能的通用输入/输出(GPIO)模块
  - 输入/输出多路复用控制器(IOMUXC)提供集中式引脚控制

#### i.MX RT1064 处理器集成了先进的电源管理单元和控制器:

- 完全集成 PMIC,包含片上 DCDC 和 LDO
- 带可编程修正点的温度传感器
- GPC 硬件电源管理控制器

#### i.MX RT1064 处理器支持以下系统调试:

- Arm CoreSight 调试和跟踪架构
- 跟踪端口接口单元(TPIU)支持片外实时跟踪
- 交叉触发接口(CTI)
- 支持 5 引脚(JTAG)和 SWD 调试接口

#### i.MX RT1064 处理器支持以下模拟接口:

- 三个模数转换器(ADC),其中一个支持差分输入
- 两个数模转换器(DAC)
- 四个模拟比较器(ACMP)

#### 安全功能通过以下硬件实现和加速:

- 高度保证启动(HAB)
- 数据协处理器(DCP):
  - AES-128、ECB和CBC模式
  - SHA-1 和 SHA-256
  - CRC-32
- 总线加密引擎(BEE)
  - AES-128、ECB和CTR模式
  - 实时 QSPI 闪存解密
- 真随机数生成(TRNG)

4

- 安全非易失性存储(SNVS)
  - 安全实时时钟(RTC)
  - 零主密钥(ZMK)
- 安全 JTAG 控制器(SJC)

#### 注意

实际功能集取决于产品型号(如表 1 所述)。 并非所有衍生产品都提供显示和摄像头接口、连接接口和安全特性等功能。

# 1.2 订购信息

表 1 提供了本数据手册中包含的可订购产品型号的示例

表 1.订购信息

产品型号	特	性	封装	结点温度 T <sub>j</sub> (°C)
MIMXRT1064DVL6A	• 600 MHz,通用消费级,带 MPU/FPU • 4 MB 闪存 • eDMA • 引导 ROM(128 KB) • 片内 RAM(1 MB) • SEMC • GPT x2 • 4 通道 PIT • Qtimer x4 • PWM x4 • ENC x4 • WDOG x4 • LCD/CSI/FXP • SPDIF x1 • SAI x3 • MQS x1 • USB OTG x2 • eMMC 4.5/SD 3.0x2	<ul> <li>以太网 x2</li> <li>UART x8</li> <li>I²C x4</li> <li>FlexSPI x2</li> <li>CAN x2</li> <li>FlexCAN (支持灵活的数据速率)</li> <li>FlexIO x3</li> <li>127 个 GPIO (124 个紧密耦合)</li> <li>HAB/DCP/BEE</li> <li>TRNG</li> <li>SNVS</li> <li>SJC</li> <li>ADC x2</li> <li>ACMP x4</li> <li>TSC</li> <li>DCDC</li> <li>温度传感器</li> <li>GPC 硬件电源管理控制器</li> </ul>	10x10 mm, 0.65 mm 间距, 196 引脚 MAPBGA	0 至+85

图 1 描述了产品型号命名规则,以便识别特定产品型号的特征(例如,内核、频率、温度等级、熔断器选项和硅版本)。可通过温度等级(结温)字段判断哪个数据手册适用于特定部件。

通过验证温度等级(结温)字段并将其与正确的数据手册相匹配,就能确保特定部件获得正确的数据手册。如有任何疑问,请访问 nxp.com/IMX-RT\_SERIES 网页或联系恩智浦代表了解详情。

恩智浦半导体 5

6

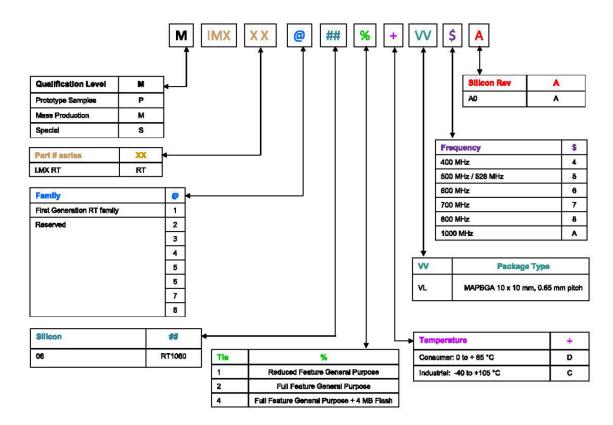


图 1. 产品型号命名规则—i.MX RT1064