**编号**

JNDX_M

**本科生毕业设计（论文）**

**题目：** 自制操作系统的设计与实现

理 学院 信息与计算科学 专业

学 号 1131210333

学生姓名 胡涛涛

指导教师 陈蕾

讲师

二〇 二五 年 二 月

设计总说明

论文摘要以浓缩的形式概括研究课题的内容，中文摘要在400字左右，外文摘要与中文内容相同，关键词一般以3～5个为妥，词与词之间以“；”为分隔。

设计总说明主要介绍设计任务来源、设计标准、设计原则及主要技术资料，中文字数要在1000～2000字以内，外文字数以500～1000个左右为宜，关键词一般以3～5个为妥，词与词之间以“；”分隔。

**关键词：**毕业论文；模板；规范；图；表

ABSTRACT

It is the English translation of the Chinese abstract. Font: Times New Roman, Word Size: 12. (same as “小四”).

**Keywords**: Thesis; template; criterion; figur

目录

[设计总说明 2](#_Toc1708566059)

[ABSTRACT 3](#_Toc1707034629)

[第1章 绪论 7](#_Toc1963781868)

[1.1 研究背景与意义 7](#_Toc1357369992)

[1.2 国内外研究现状分析 7](#_Toc195029522)

[1.2.1 微内核技术的发展 7](#_Toc160268984)

[1.2.2 国内外微内核操作系统 8](#_Toc185272899)

[1.3 本文研究的主要内容 9](#_Toc1410093454)

[第2章 操作系统运行环境概述 10](#_Toc1639917069)

[2.1 x86架构计算机硬件简述 10](#_Toc324783019)

[2.1.1 CPU与总线 10](#_Toc1921576573)

[2.1.2 内存结构   10](#_Toc979223468)

[2.1.3 I/O设备模型   11](#_Toc2097828783)

[2.2 操作系统的基本特征   11](#_Toc200279148)

[2.2.1 并发性与异步性   11](#_Toc1985319663)

[2.2.2 共享性与虚拟性   11](#_Toc77618600)

[2.3 操作系统的核心功能   11](#_Toc1687346536)

[第3章 系统结构设计与实现 11](#_Toc1232933813)

[3.1 运行环境简述 11](#_Toc2008072702)

[3.1.1试验平台概述 11](#_Toc883183588)

[3.1.2 编译工具链与开发环境 12](#_Toc2076802574)

[3.2 引导程序实现 12](#_Toc510243100)

[3.2.1 引导程序简述 12](#_Toc1697171281)

[3.2.1 启动加载器设计 12](#_Toc635923368)

[3.1.2 从实模式到保护模式 13](#_Toc1025186143)

[3.3 内核核心模块设计与实现 13](#_Toc1151127799)

[3.3.1 中断管理机制 13](#_Toc1342627707)

[3.3.2 内存管理系统 15](#_Toc307583364)

[3.3.3 线程与进程调度机制设计 15](#_Toc1414773406)

[3.3.4 输入输出系统 15](#_Toc1307792161)

[3.3.5 用户进程 15](#_Toc675603494)

[3.3.6 文件系统 15](#_Toc975855818)

[3.3.7 系统交互 15](#_Toc867343142)

[第4章 SpiderOS功能验证与测试 16](#_Toc491901714)

[4.1 启动加载与保护模式切换验证 16](#_Toc185742162)

[4.1.1 MBR与Loader的引导加载测试 16](#_Toc1062372664)

[4.1.2 实模式到保护模式切换验证 16](#_Toc652170698)

[4.1.3 内核elf加载与内存映射测试 16](#_Toc371015062)

[4.2 内存管理模块功能测试 16](#_Toc324982470)

[4.2.1 页表建立与地址转换验证 16](#_Toc144604119)

[4.2.2 内存位图分配机制正确性测试 16](#_Toc695798081)

[4.2.3 用户空间动态分配（malloc/free）测试 16](#_Toc99075395)

[4.3 线程与进程调度机制测试 16](#_Toc1123827588)

[4.3.1 主线程与子线程创建测试 16](#_Toc646143216)

[4.3.2 阻塞与唤醒机制测试 16](#_Toc299354544)

[4.3.3 进程创建fork与程序替换exec测试 16](#_Toc961663603)

[4.4 文件系统功能测试 16](#_Toc723761816)

[4.4.1 分区扫描与挂载测试 16](#_Toc1986701080)

[4.4.2 文件读写与创建删除测试 16](#_Toc47113768)

[4.4.3 路径解析与目录管理测试 16](#_Toc584350870)

[4.5 系统调用接口测试 16](#_Toc722401021)

[4.5.1 文件操作相关系统调用测试 16](#_Toc2123916342)

[4.5.2 内存分配与释放系统调用测试 16](#_Toc1094593970)

[4.5.3 进程调度相关系统调用测试 17](#_Toc272088654)

[4.6 Shell命令解释器功能测试 17](#_Toc612356062)

[4.6.1 内建命令（如ls、cd、mkdir、rmdir）执行测试 17](#_Toc2119780113)

[4.6.2 用户输入解析与指令调度测试 17](#_Toc1423216453)

[4.6.3 文件系统相关命令的正确性验证 17](#_Toc1954983770)

[4.7 I/O设备驱动测试 17](#_Toc279879829)

[4.7.1 硬盘驱动读写功能验证 17](#_Toc690506212)

[4.7.2 键盘输入中断响应测试 17](#_Toc1115292283)

[4.7.3 控制台输出打印完整性测试 17](#_Toc955483323)

[第5章 总结与展望   17](#_Toc1666362030)

[5.1 研究总结   17](#_Toc1982635425)

[5.2 系统不足与后续改进  17](#_Toc1447385038)

[17](#_Toc1852104192)

[参考文献（不少于15篇，其中至少5篇英文） 18](#_Toc897524442)

[致 谢 19](#_Toc2099555736)

[附录B： XX 22](#_Toc75635606)

第1章 绪论

1.1 研究背景与意义

操作系统（Operating System，简称OS）作为计算机系统架构中最核心的软件之一，承担着硬件资源的统一管理、任务调度、设备驱动、文件系统支持以及用户与硬件的桥梁作用。在现代计算机体系结构中，操作系统的稳定性与可靠性直接决定了系统的整体性能和用户体验。

随着计算机科学与技术的飞速发展，主流的操作系统如Windows、Linux和macOS已变得日益复杂，功能愈发完善，但相应的源码体量和系统结构也愈发庞大。在1991年第一个发布的相对完整的0.11版本的Linux内核大小不到200K，而如今最新的Linux内核4.20.13压缩包大小约100M。[1]足足增加了500倍，也侧面提现了设备的负责度和种类增长速度。而如今我们在看较出名的几款微内核大小，sel4微内核下载宝约有4M左右；hurd微内核大小约有3M左右；mach微内核大小约有4M左右，以及谷歌最新启动的全新操作系统fuchsia开发项目所使用的微内核zircon的下载压缩包大小为9M左右。对比之下我们可以看出无论是哪个内核，在学习上的成本都是巨大的。

因此，通过自主设计和实现一个简易的操作系统，能够让学习者真正从零起步，掌握操作系统的核心架构和运行机制。

本课题《自制操作系统的设计与实现》正是基于这一需求展开，目的是通过构建一个可独立运行的简易操作系统，在实践中深入理解操作系统的引导加载机制、内核设计思想、进程调度策略、内存管理方法、中断响应机制以及文件系统的设计原则。通过亲自实现操作系统各功能模块，能有效巩固理论课程中抽象的概念，加深对计算机体系结构和操作系统原理的认识。

同时，操作系统的开发不仅要求扎实的底层编程能力，还需要具备模块化设计思维和良好的代码规范。在构建过程中，开发者将面对模块划分、接口设计、数据结构选择、资源同步与互斥等关键问题，提升对工程项目开发流程的整体把控能力。且通过实际上手开发，更深入的理解软硬件写作的关系，掌握从Bootloader到用户态的完整执行流程

自制操作系统的实现过程不仅具有重要的学术研究价值，而且对未来从事嵌入式开发、系统级软件开发以及安全方向研究都具有非常积极的促进作用。因此，本课题的研究对培养打算从事计算机专业的开发者的综合开发能力、实践创新能力和系统架构思维，具有重要的理论意义和现实应用价值。

1.2 国内外研究现状分析

1.2.1 微内核技术的发展

在操作系统的发展历程中，微内核因其模块化、高安全性和可维护性的优势，逐渐成为研究和应用的热点。

20世纪80年代中期，卡内基梅隆大学开发了Mach操作系统，标志着第一代微内核的诞生。Mach旨在将传统操作系统中的服务模块移至用户态，以实现更高的模块化和灵活性。然而，由于当时的硬件性能限制，Mach在进程间通信（IPC）方面存在较高的开销，导致系统整体性能不佳。尽管如此，Mach在多线程支持和多处理器架构方面的探索为后续微内核的发展奠定了基础。这也是第一代微内核的创新性尝试。

第二代微内核针对第一代微内核在性能上的不足，德国计算机科学家Jochen Liedtke在1990年代初提出了L4微内核。L4通过极简化内核功能，优化了IPC机制，显著提高了系统性能。具体而言，L4采用寄存器传递消息的方式，减少了内存访问的开销，使得IPC速度比Mach快了20倍以上。此外，L4的内核体积仅为12KB，远小于Mach的300KB，体现了微内核在性能和资源占用上的优势。

随着信息安全需求的增加，第三代微内核在保持高性能的同时，更加注重系统的安全性。seL4是这一阶段的代表，它在L4的基础上引入了能力空间（capability space）机制，确保进程只能访问其被授权的资源，从而增强了系统的安全性。此外，seL4是第一个经过形式化验证的微内核，其8700行的C代码通过数学方法验证了内核的正确性和安全性，广泛应用于航空航天、汽车电子等对安全性要求极高的领域[2]。

1.2.2 国内外微内核操作系统

在国际上，经典的操作系统研究起步较早。早在1960年代，IBM公司推出了世界上第一个多任务分时系统——CTSS，为现代操作系统的进程管理与时间片调度奠定了理论基础。随后，UNIX操作系统的诞生与开源，推动了Linux、FreeBSD等开源内核的发展，形成了如今开放性强、稳定性好、广泛应用于服务器、嵌入式和云计算领域的Linux生态体系。

近十年来，随着嵌入式设备与移动计算需求的崛起，轻量化操作系统的研究日益活跃。开源社区中出现了如FreeRTOS、Zephyr等适配物联网设备的微内核系统。这些项目注重裁剪功能、提升稳定性，成为嵌入式开发和实时控制系统的良好范例。同时，Google推出的Fuchsia OS基于全新的Zircon微内核架构，打破了传统UNIX的框架思路，展示了未来操作系统设计的新趋势。

在国内，操作系统的研究与实践同样蓬勃发展。早期代表性的工作有中科院计算技术研究所的“银河操作系统”与“普华Linux”；近年来，随着国产芯片与信创产业政策的推动，涌现出了如麒麟（Kylin）、UOS（统一操作系统）、鸿蒙OS等面向桌面、移动和物联网场景的操作系统。这些项目致力于提升国产软硬件的自主可控能力，强化对安全性、兼容性和生态建设的支持。

从教学与科研角度，许多高校也逐渐采用类似的实践教学方案，例如南京大学的NEMU模拟器，鼓励学生通过亲自编写和调试操作系统模块，培养软硬件协同设计能力。操作系统的学习已从单纯的理论课程逐渐拓展为项目驱动式学习。MIT开源的“xv6”操作系统、Harvard的“JOS”教学操作系统，都是国外高校广泛使用的简易操作系统教学范例。通过实现简化版的内核，帮助学生掌握虚拟内存管理、系统调用、文件系统、进程调度等核心知识。

1.3 本文研究的主要内容

本文围绕基于x86架构平台的简易操作系统设计与实现展开研究，结合实际开发实践，深入分析操作系统从引导加载、内核初始化、内存管理到文件系统的完整运行流程，最终完成了一个具备基本功能的自制操作系统。本文的主要研究内容包括以下几个方面：

（1）**操作系统引导与启动机制**  
本系统从裸机环境出发，首先编写了主引导记录（MBR）与加载器（Loader）。通过MBR完成硬盘引导区的读取与内存中的加载流程，Loader则负责进入保护模式并初始化GDT表，最终将内核正确加载到指定内存位置并跳转执行，完成从硬件引导到内核启动的关键环节。

（2）**内核初始化与中断机制设计**  
本文实现了包括全局描述符表（GDT）、中断描述符表（IDT）以及可编程中断控制器（PIC）的初始化配置，实现了软硬件中断的注册与管理，支持键盘输入、时钟中断等外设驱动的基本交互。此外，内核还设计了统一的中断服务框架，能够打印异常错误信息并保证系统稳定运行。

（3）**内存管理模块的实现**  
内存管理是操作系统资源管理的核心组成部分。本文设计了基于位图的物理内存分配算法，实现了页级内存分配与释放，支持内核线程与用户进程的虚拟地址空间管理，完成了动态内存申请（malloc）与释放机制，为进程和文件系统提供了可靠的内存支持。

（4）**线程与进程管理机制**  
系统实现了线程控制块（TCB）和进程控制块（PCB）的结构设计，完成了内核线程的创建、调度与切换功能。调度采用简单的优先级轮转调度算法，支持线程阻塞与唤醒机制，能够实现基本的线程同步。此外，用户进程通过系统调用接口完成从内核态向用户态的任务切换，并支持进程的fork复制与exec加载。

（5）**文件系统的设计与实现**  
文件系统模块支持磁盘分区的扫描与挂载，采用自制的简易文件系统格式，完成了文件的创建、读取、写入与删除操作，支持目录的创建与遍历，具备基本的层级文件目录结构。文件系统通过系统调用对上层提供接口，满足用户进程的文件操作需求。

（6）**系统调用接口设计**  
本文实现了从用户空间到内核空间的系统调用机制，支持常用系统调用如：进程控制、文件读写、内存分配、屏幕输出等，用户程序通过软中断调用内核功能，完成用户态与内核态的安全切换。

（7）**Shell命令行交互功能**  
为方便用户进行基本操作，本文设计了简易Shell命令行解释器，支持如：ls、pwd、mkdir、cd、rmdir、touch等基础命令，能够实现文件的创建、查看与路径切换，提升了系统的人机交互性。

通过上述各模块的有机组合，本文完成了一个从裸机引导到用户进程运行的完整操作系统框架，实现了多线程调度、磁盘读写、文件系统、系统调用、用户进程管理等基本功能，验证了操作系统核心理论的工程实现效果，达到了预期的研究目标。

1. 操作系统运行环境概述

2.1 x86架构计算机硬件简述

2.1.1 CPU与总线

中央处理器（Central Processing Unit, CPU）作为x86架构计算机的核心组件，承担着指令执行、数据处理及硬件协调的核心任务。在计算机系统中，CPU通过总线与其他硬件设备（如内存、外设控制器等）进行通信。总线作为各部件间传输数据、地址和控制信号的公共通道，其设计与性能直接影响系统的整体效率。

在x86架构中，总线按功能可分为数据总线、地址总线和控制总线。数据总线负责在CPU与内存或I/O设备之间传输数据，其宽度（如32位或64位）决定了单次传输的数据量。例如，32位数据总线可一次性传输4字节数据，显著提升批量数据处理的效率。地址总线用于指定内存或I/O端口的物理地址，其宽度直接决定了CPU的寻址能力。以32位地址总线为例，其最大寻址空间为 ,而64位地址总线则将寻址范围扩展至理论上的16 EB（艾字节）。控制总线则负责传输读写信号、中断请求、时钟同步等控制信息，协调各硬件模块的工作时序。

CPU与总线的交互流程主要包括指令获取、数据读写和中断处理三个阶段。当CPU需要执行指令时，首先通过地址总线发送指令所在的内存地址，控制总线发出“读”信号，内存接收到信号后通过数据总线将指令返回至CPU。在数据读写过程中，CPU根据指令要求，通过地址总线指定目标地址，并利用控制总线发出读写信号，数据总线则完成具体的数据传输。此外，外设（如键盘、硬盘）可通过控制总线向CPU发送中断请求，CPU响应后暂停当前任务，转而执行对应的中断服务程序，从而实现实时交互。

2.1.2 内存结构

内存是x86架构计算机中用于临时存储程序指令与数据的关键硬件组件，其结构与访问效率直接影响系统的整体性能。x86架构的内存系统采用分层设计，涵盖物理内存、虚拟内存以及多级缓存机制，以满足不同场景下的速度与容量需求。

物理内存通常由动态随机存取存储器（DRAM）构成，作为CPU直接访问的主要存储介质。其容量由地址总线宽度决定，例如32位系统支持最大4 GB物理内存，物理内存通过内存控制器与CPU连接，现代CPU通常将内存控制器集成于芯片内部（如Intel的集成内存控制器技术），通过专用总线（如DDR4/DDR5通道）实现高速数据传输，显著降低延迟并提升带宽。

2.1.3 I/O设备模型

输入输出（I/O）设备是计算机系统与外部环境交互的桥梁，其模型定义了设备与CPU、内存及其他组件间的通信机制。在x86架构中，I/O设备模型通过硬件接口、总线协议及操作系统驱动协同工作，确保高效的数据传输与设备控制。

2.2 操作系统的基本特征

2.2.1 并发性与异步性

2.2.2 共享性与虚拟性

2.3 操作系统的核心功能

第3章 系统结构设计与实现

3.1 运行环境简述

3.1.1试验平台概述

试验用主机配置：

|  |  |
| --- | --- |
| 架构: | x86\_64 |
| CPU: | 13th Gen Intel(R) Core(TM) i7-13700 |
| CPU核心数： | 24核 |
| 内存: | 24GB |
| 操作系统 | Ubuntu 24.04.2 LTS |

模拟运行环境：

Bochs是一款开源的x86架构仿真器，能够完整模拟硬件平台，包括CPU指令集、内存管理单元、I/O设备和硬盘控制器。因此，SpiderOS采用了Bochs虚拟机作为主要的开发调试平台。

3.1.2 编译工具链与开发环境

SpiderOS的开发目标平台为x86架构，宿主平台为Linux操作系统，主要工具链如下：

|  |  |
| --- | --- |
| 工具名称 | 作用 |
| nasm | 用于汇编 mbr.S、loader.S、kernel.S 等汇编代码 |
| GNU LD | 用于将编译完成的目标文件链接，设置内核入口地址 0xC0001500 |
| dd | 用于将MBR、Loader和内核映像写入虚拟硬盘镜像文件 |
| Make | 用于自动化构建流程，管理编译与打包过程 |

3.2 引导程序实现

3.2.1 引导程序简述

在传统的x86架构计算机中，操作系统的启动流程一般遵循“固件 → 引导程序 → 操作系统内核”的顺序。当计算机加电启动后，首先由主板BIOS完成硬件自检（POST）与初始化，然后根据启动设备顺序，读取启动介质（如硬盘、U盘）上的主引导扇区（MBR），将其加载到内存 0x7C00 处，并将控制权交由MBR中的引导程序负责后续的引导工作。

SpiderOS的引导程序遵循这一经典架构，由两部分组成：主引导记录（MBR）和加载器（Loader）。MBR的任务相对简单，主要负责调用BIOS中断功能，将位于磁盘后续扇区的Loader加载至内存 0x600 地址，并将控制权传递给Loader。随后，Loader完成更复杂的系统初始化工作，包括内存检测、保护模式切换、分页机制配置以及内核的加载与跳转。

对于操作系统开发而言，引导程序不仅仅是启动的入口，它还需要根据硬件环境进行适配，合理规划内存布局，并完成CPU从实模式到保护模式的平滑切换。不同操作系统会根据内核的需求，设计出各自独立的引导方案。例如，Windows操作系统通过 Bootmgr 完成内核引导，而Linux内核则通常依赖GRUB等通用引导器完成加载；而SpiderOS则采用了自研的MBR+Loader方案，完全由汇编语言实现，具备高度的可控性和透明性，能够针对操作系统内核结构和硬件特性灵活调整。

引导程序的设计不仅直接决定了内核加载是否可靠，还影响到操作系统的可移植性和启动安全性。SpiderOS采用的手写引导方案，明确遵循x86架构硬件规范，避开了复杂的多平台兼容性问题，确保内核能够稳定在BIOS传统引导链的环境中正确加载运行。

3.2.1 启动加载器设计

SpiderOS的启动加载器采用经典的两阶段设计，遵循x86架构的引导流程规范。该设计充分考虑了硬件环境约束和操作系统内核加载需求，实现了从BIOS控制权交接到内核初始化的完整过程，确保内核能够在保护模式和分页机制下稳定启动运行。

对于一般的计算机设备，加电后，CPU首先执行主板固化的BIOS代码，完成硬件自检与初始化，并根据设定的启动顺序。本设计采用Bochs环境模拟，首先创建空白镜像文件hd40M.img,将主引导扇区（MBR）加载至hd40M.img第一个扇区，随后为避免相互干扰或覆盖，确保系统的稳定性和数据安全，将 Loader 放在 LBA 2(即第三个扇区）。随后将kernel内核加载到第10个扇区 。(hd40M.img结构如图3-1)

hd40M.img

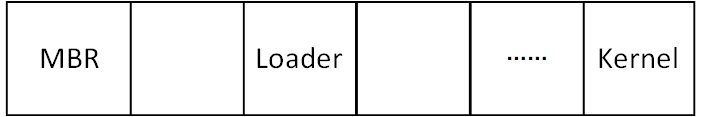


图 3-1

3.1.2 从实模式到保护模式

在x86架构的计算机中，CPU上电复位后默认处于实模式（Real Mode）。此模式的寻址方式基于段寄存器和偏移地址，最多只能访问1MB的物理地址空间，且无法使用现代操作系统所需的内存保护、多任务与分页机制。因此，操作系统必须在启动阶段将CPU从实模式切换至保护模式（Protected Mode），为内核的运行提供稳定的硬件基础。

SpiderOS的启动加载器（Loader）在完成内存检测后，按照标准的三步流程实现了实模式到保护模式的安全切换。其具体切换遵循MBR->Loader->Kernel流程。

首先BIOS会将**主引导扇区MBR**加载到内存的 0x7C00处，然后CPU跳转执行0x7C00处MBR的代码。经过一系列处理之后，会调用读硬盘函数 rd\_disk\_m\_16，将硬盘上的Loader程序加载到内存，并使用jmp跳转到Loader的内存地址，正式讲控制权交给Loader。

Loader内存地址通过宏LOADER\_BASE\_ADDR来控制，本SpiderOS中为0x900。它的任务比MBR复杂，首先会进行内存检测，检查机器支持的内存大小；然后第二步是设置全局描述附表（GDT），准备好段描述符表后，就可以为即将切换的保护模式配置好段基址与属性，最后切换到保护模式，完成Loader最重要的任务。在做完以上所有的工作之后，通过jmp指令跳转到内核main函数所在的地址，将控制权交给内核。从此进入C语言世界。

3.3 内核核心模块设计与实现

引导程序完成了将内核从磁盘加载到内存并完成实模式向保护模式的切换。引导程序执行结束后，CPU的控制权正式交由内核代码接管，SpiderOS内核的初始化阶段随之开始。内核作为操作系统的中枢，将持续负责处理用户进程的系统调用请求，协调硬件资源，保障系统的稳定运行。

3.3.1 中断管理机制

中断是操作系统内核与硬件通信的基础机制，SpiderOS设计的中断子系统，实现了从硬件层到内核层的完整中断响应框架，确保CPU在接收外设事件或异常情况时，能够及时、安全地切换至内核处理逻辑，保障系统的稳定运行。

x86架构为中断管理提供了硬件支持——**中断描述符表（IDT）**。IDT是一张表(结构如图3-2)，存储了129个中断向量，每个向量的内容是一个**中断门描述符**，用于告诉CPU：如果触发这个中断，应该跳转到哪个内存地址执行对应的服务程序。SpiderOS中使用结构体gate\_desc对这个表项进行了抽象，定义了中断服务函数的地址（低16位和高16位），段选择子，属性等信息。操作系统启动时，内核会首先准备好中断描述符表，填充每个表项的中断处理函数地址。这一过程通常由 idt\_desc\_init() 函数完成。填充完成后，通过 lidt 指令将IDT表的首地址和长度告诉CPU。此时CPU就具备了处理中断的能力。当硬件设备发出中断信号（例如键盘按键、硬盘读写完成等）时，CPU会根据中断向量自动查表，从IDT中取出对应的中断门描述符，跳转到指定的中断服务程序，通常由 intr\_entry\_table 汇编入口作为第一跳，保存上下文、调用C语言层的 general\_intr\_handler 统一处理。在这个过程中，CPU会自动完成堆栈切换，保护现场，防止中断程序破坏用户程序的状态。

gate\_desc数据结构图 3-2

SpiderOS的中断框架提供了中断注册接口 register\_handler()，允许内核和驱动程序将具体的处理逻辑与中断向量绑定。例如，键盘驱动会将 keyboard\_handler() 注册到键盘中断的向量上，硬盘驱动会将 intr\_hd\_handler() 注册到硬盘中断向量。当硬件事件发生，用户代码不需要干预，内核就会自动进入已注册的服务程序中，完成硬件与内核的数据交互。为了保证并发安全，SpiderOS还设计了 intr\_disable() 和 intr\_enable() 两个函数用于临界区的中断屏蔽。关闭中断后，内核可以在修改关键数据结构时防止被中断打断，避免竞态条件，处理完毕再恢复中断。

3.3.2 内存管理系统

3.3.3 线程与进程调度机制设计

3.3.4 输入输出系统

3.3.5 用户进程

3.3.6 文件系统

3.3.7 系统交互

第4章 SpiderOS功能验证与测试

4.1 启动加载与保护模式切换验证

  4.1.1 MBR与Loader的引导加载测试

  4.1.2 实模式到保护模式切换验证

  4.1.3 内核elf加载与内存映射测试

4.2 内存管理模块功能测试

  4.2.1 页表建立与地址转换验证

  4.2.2 内存位图分配机制正确性测试

  4.2.3 用户空间动态分配（malloc/free）测试

4.3 线程与进程调度机制测试

  4.3.1 主线程与子线程创建测试

  4.3.2 阻塞与唤醒机制测试

  4.3.3 进程创建fork与程序替换exec测试

4.4 文件系统功能测试

  4.4.1 分区扫描与挂载测试

  4.4.2 文件读写与创建删除测试

  4.4.3 路径解析与目录管理测试

4.5 系统调用接口测试

  4.5.1 文件操作相关系统调用测试

  4.5.2 内存分配与释放系统调用测试

  4.5.3 进程调度相关系统调用测试

4.6 Shell命令解释器功能测试

  4.6.1 内建命令（如ls、cd、mkdir、rmdir）执行测试

  4.6.2 用户输入解析与指令调度测试

  4.6.3 文件系统相关命令的正确性验证

4.7 I/O设备驱动测试

  4.7.1 硬盘驱动读写功能验证

  4.7.2 键盘输入中断响应测试

  4.7.3 控制台输出打印完整性测试

第5章 总结与展望

5.1 研究总结

5.2 系统不足与后续改进

参考文献（不少于15篇，其中至少5篇英文）

[1] 彭星海. 基于x86架构的微内核操作系统的研究与实现[D]. 四川:电子科技大学,2020.

[2]程广辉,邓畅. 微内核操作系统的历史回顾与发展趋势分析[C]//上海市计算机学会第十届学术年会论文集. 2014:53-56.

（九）参考文献

参考文献一律放在文后，参考文献的书写格式要按现行国家标准规定。参考文献按文中出现的先后统一用阿拉伯数字进行自然编号，一般序码宜用方括号括起。

各类参考文献条目的编排格式及示例如下。

1. 专著著录格式

主要责任人.题名:其他题名信息[文献类型标识/文献载体标识].其他责任者.版本项.出版地:出版者,出版年:引文页码[引用日期].获取和访问路径.数字对象唯一标识符.

[1]PEEBLES P Z Jr.Probability,random variable,and random signal principles [M].4th ed. New York:McGraw Hill,2001.

2. 专著中析出的文献著录格式

析出文献主要责任者.析出文献题名[文献类型标识/文献载体标识].析出文献其他责任者//专著主要责任者.专著题名:其他题名信息.版本项.出版地:出版者,出版年:析出文献的页码[引用日期].获取和访问路径.数字对象唯一标识符.

[2]程根伟.1998年长江洪水的成因与减灾对策[M]//许厚泽,赵其国.长江流域洪涝灾害与科技对策.北京:科学出版社,1999:32-36.

[3]贾东琴,柯平.面向数字素养的高校图书馆数字服务体系研究[C]//中国图书馆学会年会论文集:2011年卷.北京:国家图书馆出版社,2011:45-52.

3. 连续出版物中的析出文献著录格式

析出文献主要责任者.析出文献题名[文献类型标识/文献载体标识].；连续出版物题名:其他题名信息,年,卷（期）:页码[引用日期]. 获取和访问路径.数字对象唯一标识符.

[4]于潇,刘义,柴跃廷,等.互联网药品可信交易环境中主体资质审核备案模式[J].清华大学学报（自然科学版）,2012,52（11）:1518.

4. 专利文献著录格式

专利申请者或所有者.专利题名:专利号[文献类型标识/文献载体标识].公告日期或公开日期[引用日期]. 获取和访问路径.数字对象唯一标识符.

[5]河北绿洲生态环境科技有限公司.一种荒漠化地区生态植被综合培育种植方法: 01129210.5[P/OL].2001-10-24[2002-05-28].http://211.152.9.47/sipoasp/zlijs/hyjs-yx-new.asp? recid=01129210.5&leixin=0.

5. 学位论文著录格式

[6]CALMS R B.Infrared spectroscopic studies on solid oxygen [D]. Berkeley:Univ.of California,1965.

6. 报告著录格式

[7]中国互联网络信息中心.第29次中国互联网络发展现状统计报告[R/OL].（2012-01-16）[2013-03-26]. http://www.cnnic.net.cn/hlwfzyj/hlwxzbg/201201/P020120709345264469680.pdf.

7. 报纸中析出文献著录格式

[8]丁文祥.数字革命与竞争国际化[N].中国青年报,2000-11-20(15).

8. 电子资源著录格式

主要责任者.题名:其他题名信息[文献类型标识/文献载体标识].出版地:出版者,出版年:引用页码(更新或修改日期). 获取和访问路径.数字对象唯一标识符.

[9]HOPKINSON A.Unimarc and metadata:Dublin core[EB/OL]. (2009-04-22)[2013-03-27].http://archive.ifla.org/IV/ifla64/138-16le.htm.

9. 标准的著录格式

[10]中国国家标准化管理委员会.卷烟 感官质量要求:GB 5606.4-2005[S].北京:中国标准出版社.2005.

艺术类专业如有特殊要求，可根据本《规范》，制定出适合本专业特点的毕业设计（论文）撰写规范，报校毕业设计（论文）工作领导小组审批后执行。

致 谢

致谢应以简短的文字对在课题研究和设计说明书（论文）撰写过程中曾直接给予帮助的人员或单位表示自己的谢意，这不仅是一种礼貌，也是对他人劳动的尊重，是治学者应有的思想作风，比如：本文是在导师XXX教授和XXX讲师的悉心指导下完成的，表示谢意！

感谢XX。

附录B： XX

附录是对于一些不宜放在正文中，但有参考价值的内容，可编入毕业设计（论文）的附录中，例如公式的推演、编写的程序等；当文章中引用的符号较多时，便于读者查阅，可以编写一个符号说明，注明符号代表的意义，也可作为附录的内容。一般附录放在全文最后。