

Цель	Комм	
Питание +3.3V	1	→ +3.3V
TMS	2	JTAG_TMS
GND0	3	→ GND0
TCK	4	JTAG_TCK
GND0	5	→
TDO	6	JTAG_TDO
RTCK	7	
TDI	8	JTAG_TDI
GND0	9	→
TRST	10	JTAG_TRST

CPU		D1
P80	56	ETH_RXD02
P81	57	ETH_RXD03
P82	58	
P83	161	JTAG_T00
P84	162	JTAG_T05T
P85	163	
P86	164	I2C1_SCL
P87	165	I2C1_SDA
P88	167	ETH_TXD03
P89	168	
P90	79	ETH_RX_ER
P91	80	ETH_TX_EN
P92	92	ETH_TXD00
P93	93	ETH_TXD01
P94	94	
P95	95	
P00	142	D2
P01	143	D3
P02	144	
P03	145	
P04	146	WE
P05	147	OE
P06	150	
P07	151	C31
P08	96	D13
P09	97	D14
P10	98	D15
P11	99	A16
P12	100	A17
P13	101	
P14	104	D0
P15	105	D1
P16	16	A0
P17	17	A1
P18	18	A2
P19	19	A3
P20	20	A4
P21	21	A5
P22	24	UART7_RX
P23	25	UART7_TX
P24	26	I1
P25	27	I2
P26	28	I3
P27	29	
P28	30	A6
P29	63	A7
P30	64	A8
P31	65	A9
P32		
P33	29	Z1
P34	30	Z2
P35	43	
P36	44	ETH_COL
P37	45	I2C2_SCL
P38	46	I2C2_SDA
P39	83	
P40	84	
P41	85	D16
P42	86	D17
P43	87	D18
P44	88	D19
P45	89	D20
P46	128	D21
P47	129	D22
P48	130	D23
P49		
P50	131	D24
P51	132	O25
P52	133	O26
P53	134	O27
P54	173	BE1
P55	174	BC2
P56	175	D28
P57	176	D29
P58	7	
P59	11	D30
P60	12	O31
P61	13	
P62		
P63	37	
P64	14	
P65	22	→ GND
P66	61	
P67	71	
P68	80	
P69	102	
P70	113	
P71	126	
P72	135	
P73	148	
P74	158	
P75		
P76		
P77		
P78		
P79		
P80		
P81		
P82		
P83		
P84		
P85		
P86		
P87		
P88		
P89		
P90		
P91		
P92		
P93		
P94		
P95		
P96		
P97		
P98		
P99		
P100		
P101		
P102		
P103		
P104		
P105		
P106		
P107		
P108		
P109		
P110		
P111		
P112		
P113		
P114		
P115		
P116		
P117		
P118		
P119		
P120		
P121		
P122		
P123		
P124		
P125		
P126		
P127		
P128		
P129		
P130		
P131		
P132		
P133		
P134		
P135		
P136		
P137		
P138		
P139		
P140		
P141		
P142		
P143		
P144		
P145		
P146		
P147		
P148		
P149		
P150		
P151		
P152		
P153		
P154		
P155		
P156		
P157		
P158		
P159		
P160		
P161		
P162		
P163		
P164		
P165		
P166		
P167		
P168		
P169		
P170		
P171		
P172		
P173		
P174		
P175		
P176		
P177		
P178		
P179		
P180		
P181		
P182		
P183		
P184		
P185		
P186		
P187		
P188		
P189		
P190		
P191		
P192		
P193		
P194		
P195		
P196		
P197		
P198		
P199		
P200		

D2

RAM			
100	7		D0
101	8		D1
102	9		D2
103	10		D3
104	11		D4
105	14		D5
106	15		D6
107	16		D7
108	29		D8
109	30		D9
110	31		D10
111	32		D11
112	35		D12
113	36		D13
114	37		D14
115	38		D15
VCC	11	→ +3.3V	
GND	33		
GND	12	→ GND0	
GND	34		
NC	28		

D3

RAM			
100	7		D16
101	8		D17
102	9		D18
103	10		D19
104	13		D20
105	14		D21
106	15		D22
107	26		D23
108	29		D24
109	30		D25
110	31		D26
111	32		D27
112	35		D28
113	36		D29
114	37		D30
115	38		D31
VCC	11	→ +3.3V	
VCC	33		
GND	12	→ GND0	
GND	34		
NC	28		

D4

ROM			
SDA	5		I2C1_SDA
SCI	6		I2C1_SCL
WE	7		GND0
VCC	8		→ +3.3V

[illegible]