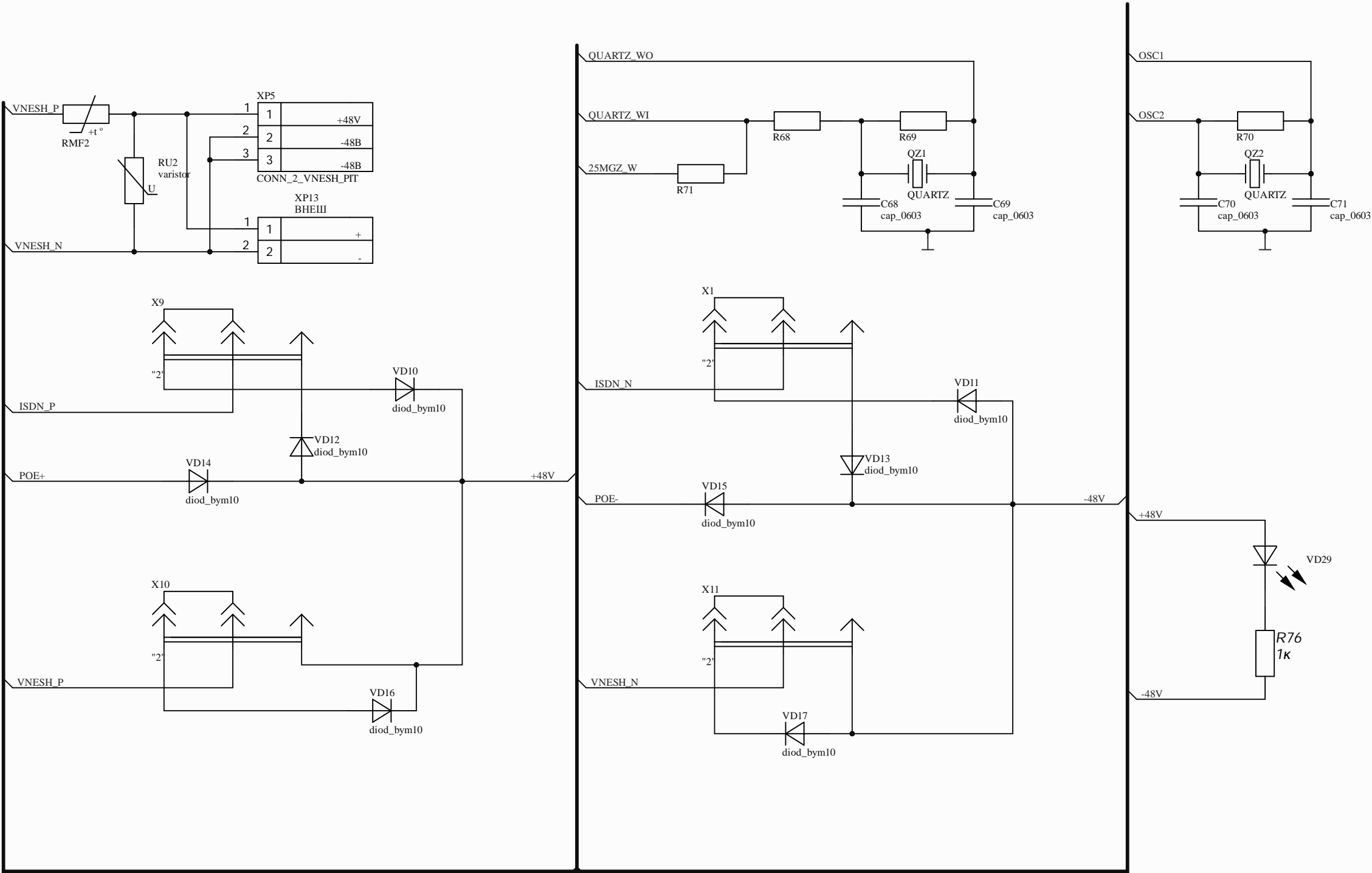


Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл	Подп. и дата
Изм.	Лист	№ докум.	Подп.	Дата



Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

ГРЛМ.468152.001 Э3

XP7		
	1	C4_P
	2	C4_N
	3	DSTo_N
	4	DSTo_P
	5	F0_P
	6	F0_N
	7	DSTi_P
	8	DSTi_N

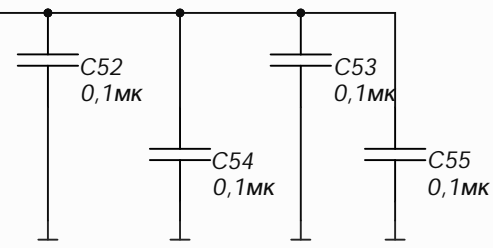
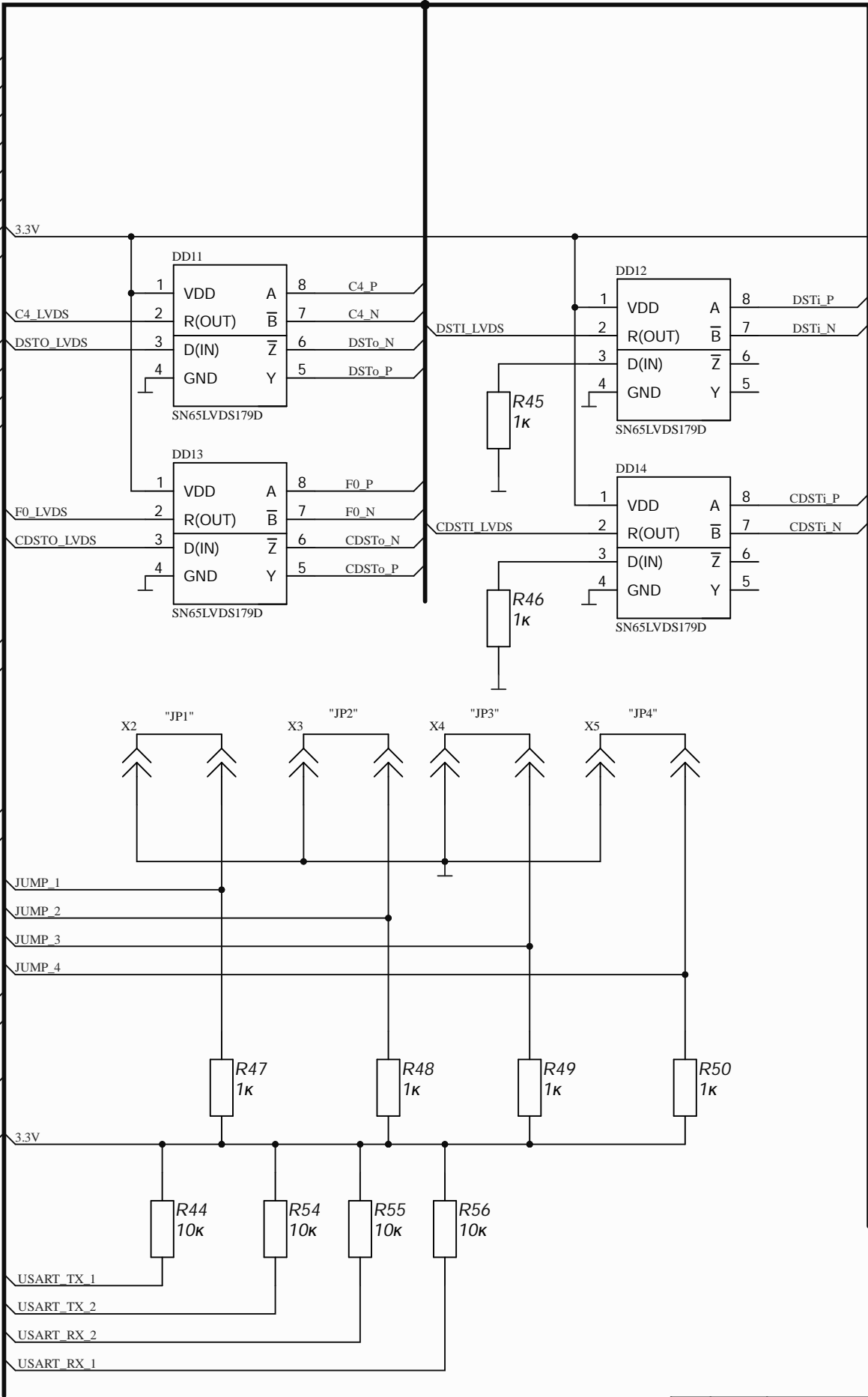
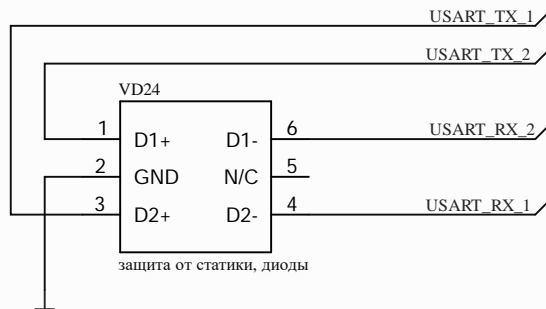
MOLEX LVDS

XP8		
	1	CDSTo_N
	2	CDSTo_P
	3	CDSTi_P
	4	CDSTi_N
	5	
	6	
	7	
	8	

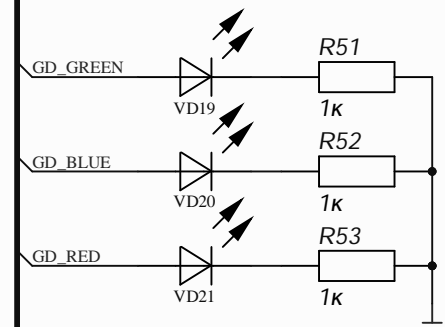
MOLEX LVDS

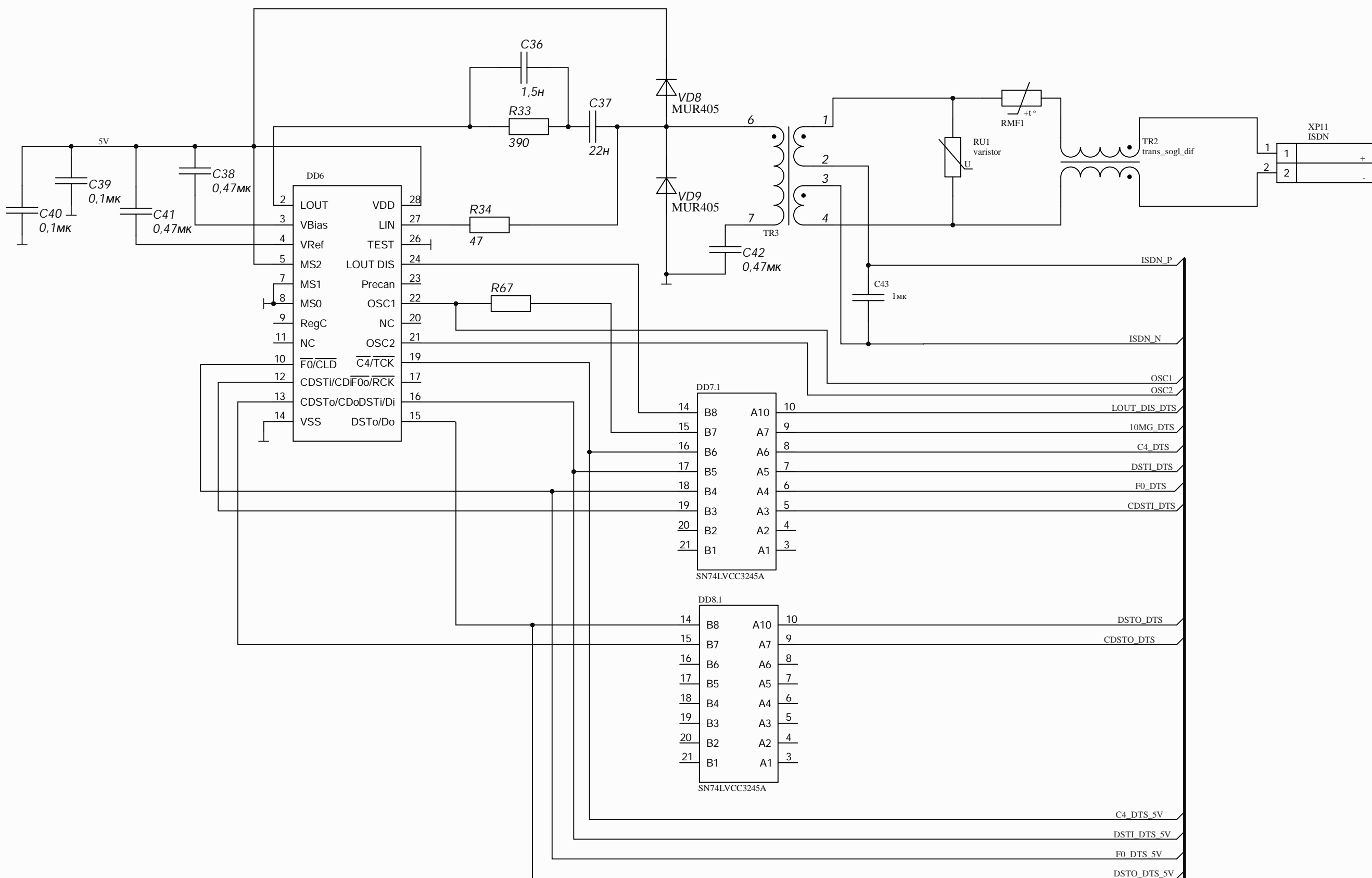
XP9		
uart_1		
TX	1	USART_TX_1
RX	2	USART_RX_1
GND	3	

XP10		
uart_2		
TX	1	USART_TX_2
RX	2	USART_RX_2
GND	3	



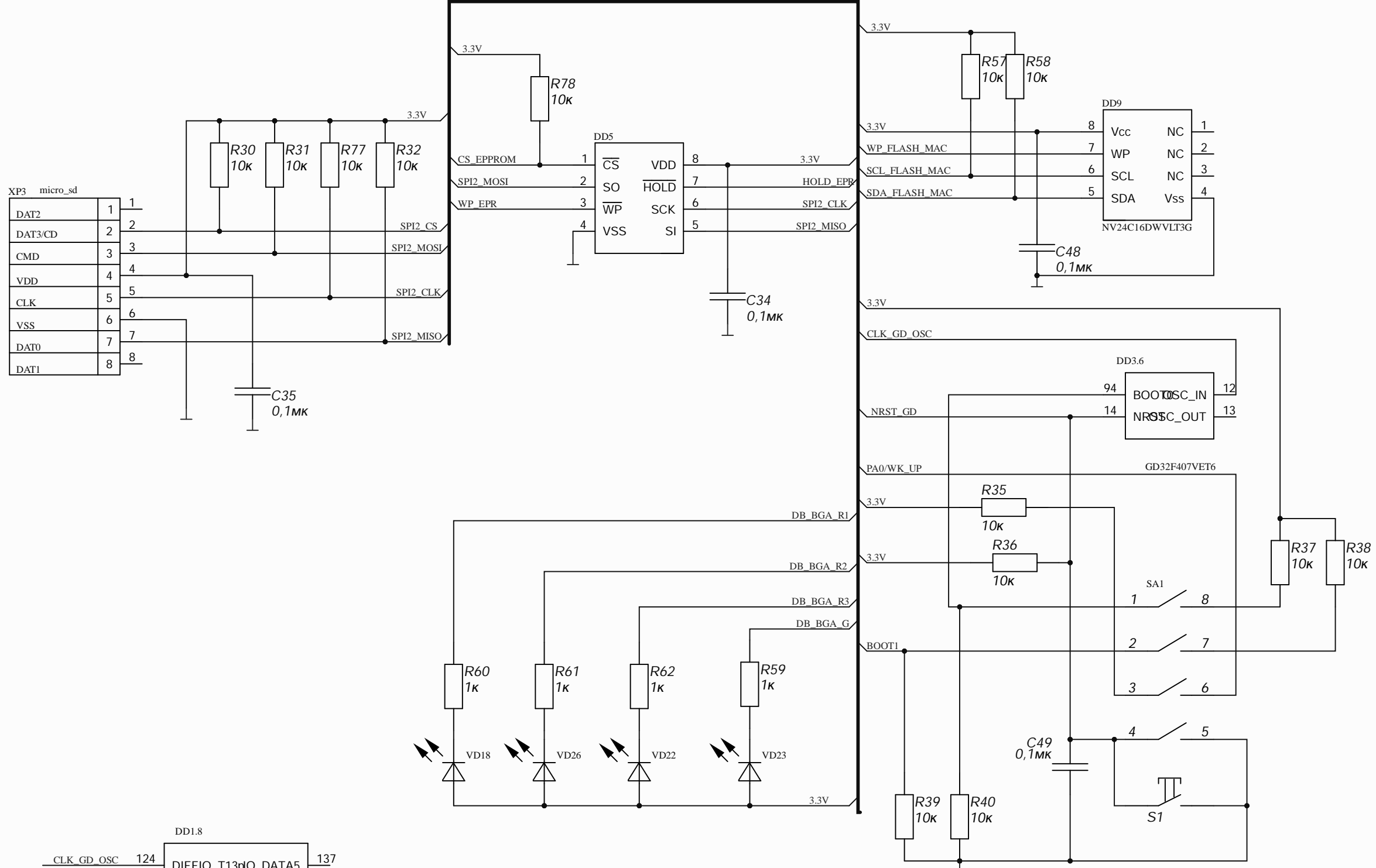
XP12 "DEBUG_GD"		
DEBUG_1	1	
DEBUG_2	2	
DEBUG_3	3	
DEBUG_4	4	
DEBUG_5	5	
DEBUG_6	6	
DEBUG_7	7	
DEBUG_8	8	
DEBUG_9	9	
DEBUG_10	10	





Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл	Подп. и дата
*				

Изм	Лист	№ докум.	Подп.	Дата

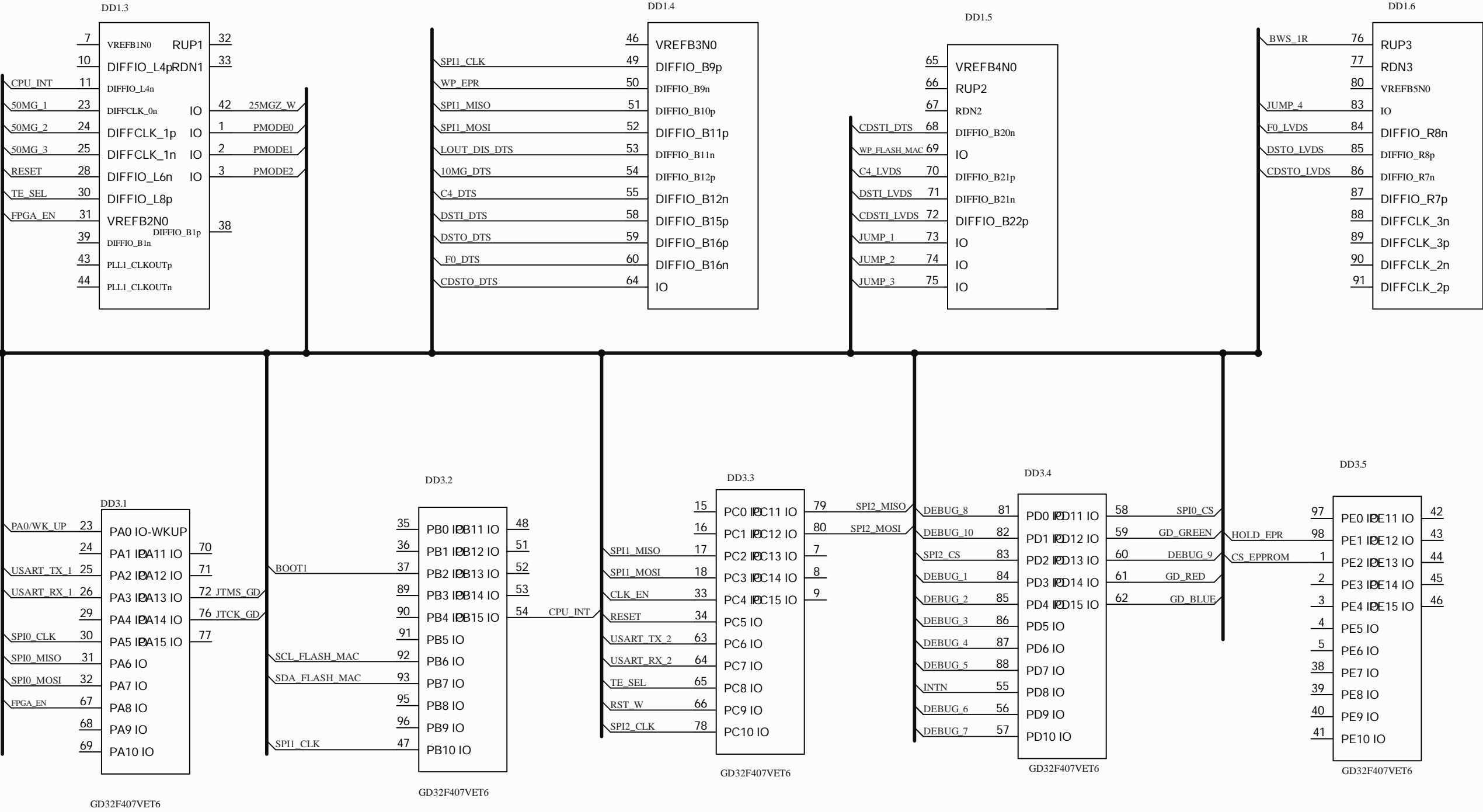


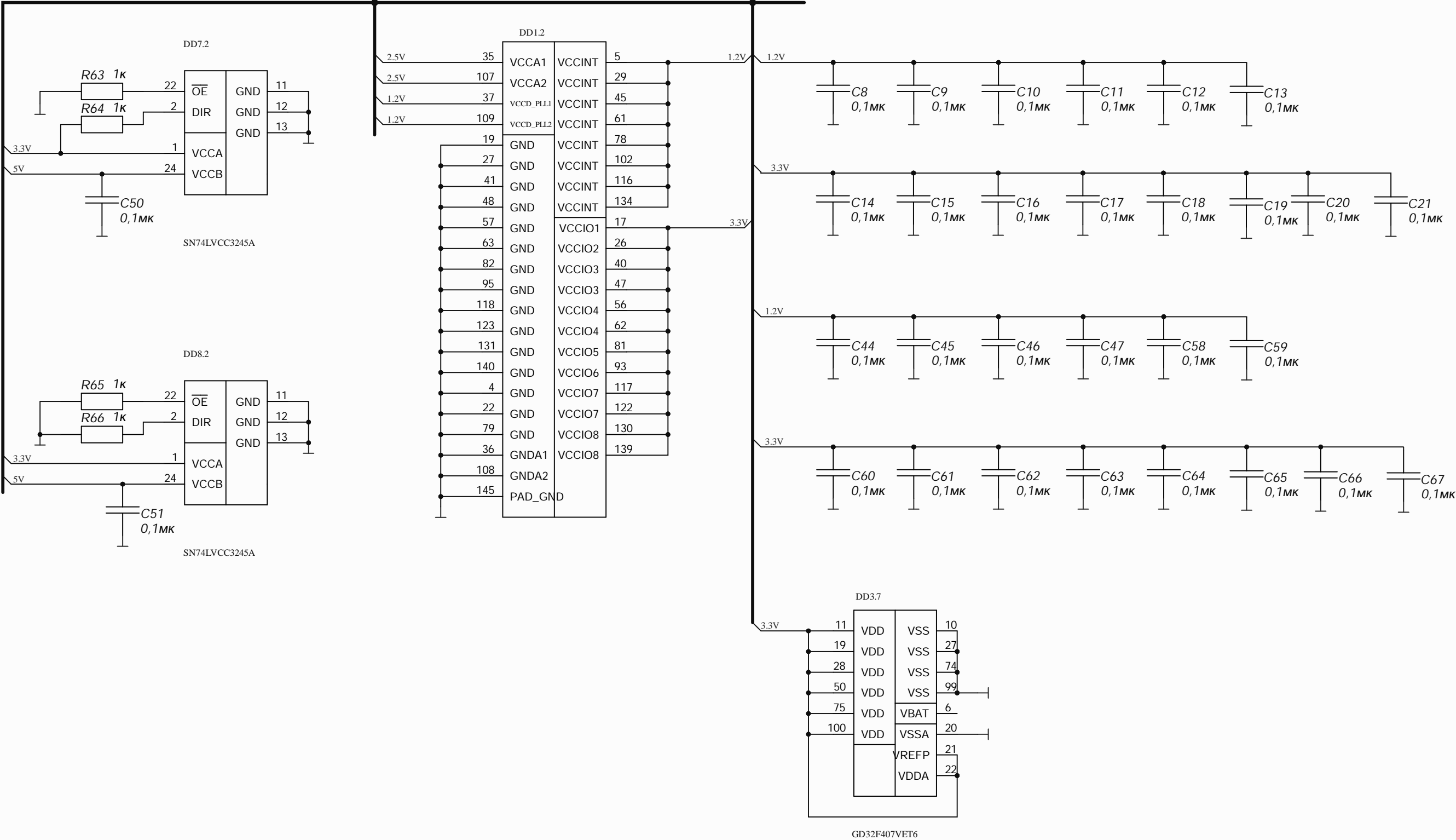
XP3 micro_sd		
DAT2	1	1
DAT3/CD	2	2
CMD	3	3
VDD	4	4
CLK	5	5
VSS	6	6
DAT0	7	7
DAT1	8	8

XP14		
PIN_1	1	1
PIN_2	2	2
PIN_3	3	3
PIN_4	4	4
DB_BGA_R2	133	133
DB_BGA_R3	135	135
DB_BGA_G	138	138
DB_BGA_R1	125	125
CLK_GD_OSC	124	124
CLK_EN	126	126
DIFFIO_T13pO, DATA5	137	137
IO, DATA6	138	138
DIFFIO_T12n DIFFIO_T5p	141	141
DIFFIO_T12p DIFFIO_T2p	142	142
DIFFIO_T11n DIFFIO_T1p	144	144
DIFFIO_T11p	129	129
DIFFIO_T10n	132	132
DIFFIO_T10p	133	133
DIFFIO_T8n	135	135
VREFB8N0	136	136

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл	Подп. и дата
*				

Изм.	Лист	№ докум.	Подп.	Дата

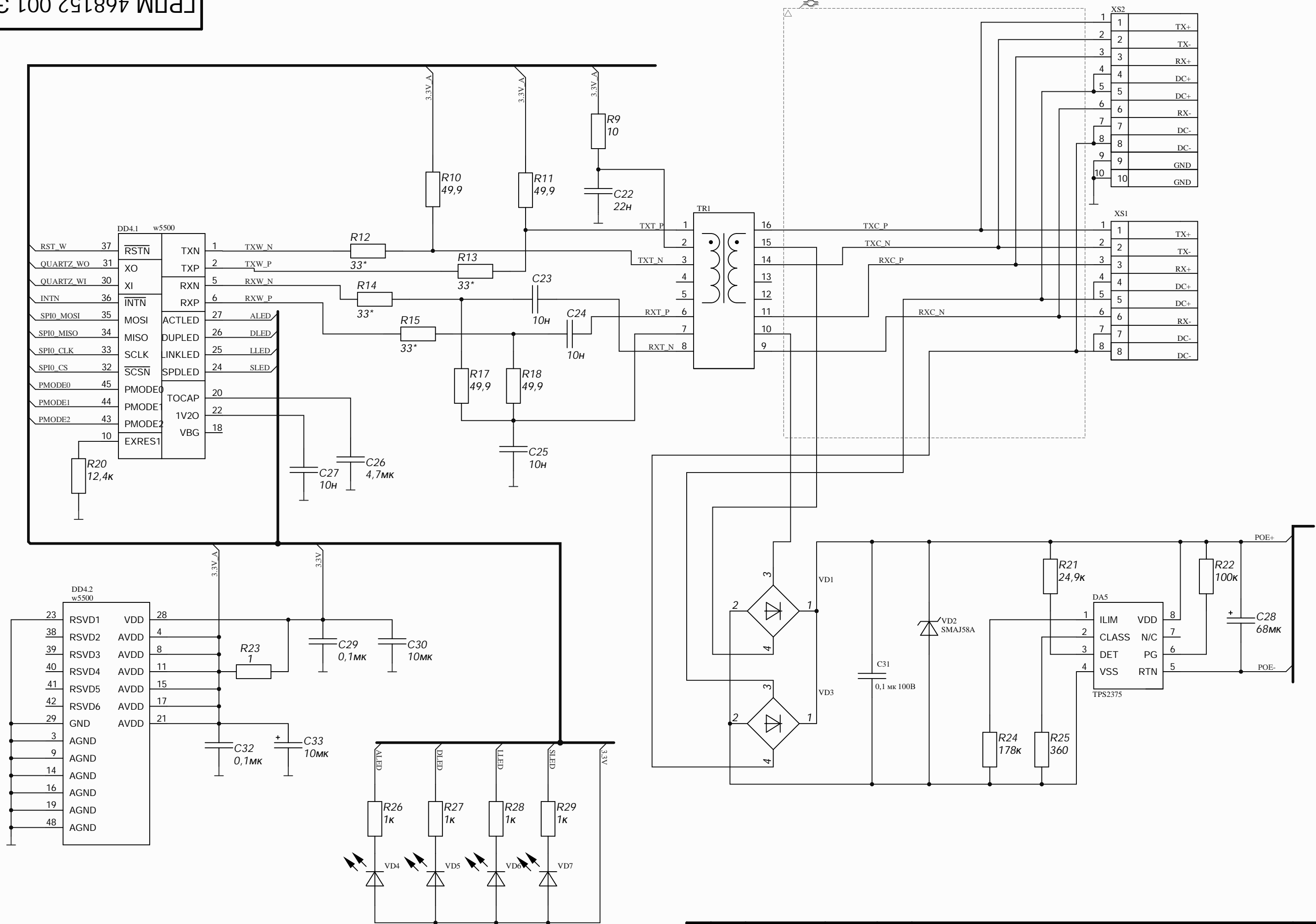


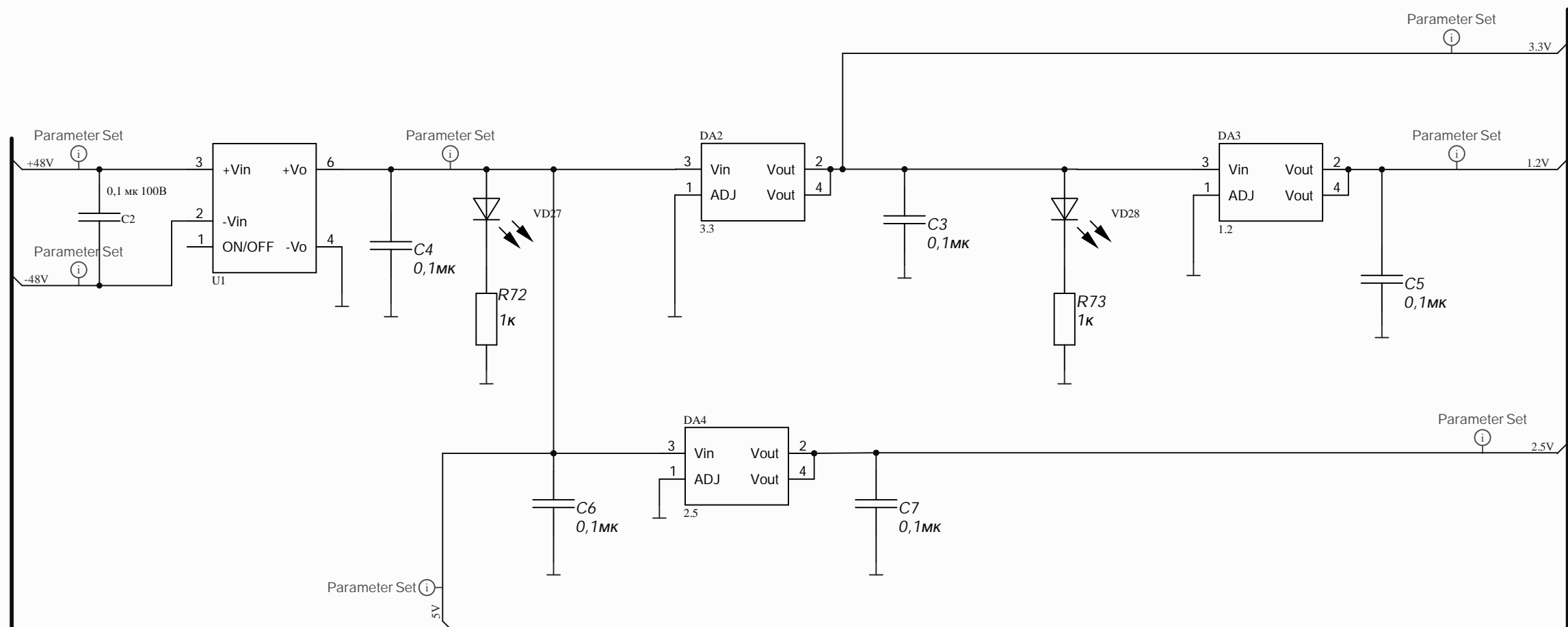


Инв. № подл.	Подп. и дата
Изм.	Лист
№ докум.	Подп.
Дата	Дата

Инв. № подл.	Подп. и дата
Изм.	Лист
№ докум.	Подп.
Дата	Дата

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата
*				





Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл	Подп. и дата
*				

Изм	Лист	№ докум.	Подп.	Дата

