

# User\_Manual\_BSP\_EISE\_CN

版本号: 1.1

发布日期: 2020.8.26





### 版本历史

版本号	日期	制/修订人	内容描述
1.1	2020.8.26	AWA1075	1. 初版







### 目 录

_		
1	前言	1
	1.1 文档简介	1
	1.2 目标读者	1
	1.3 适用范围	1
2	模块介绍	2
	2.1 模块功能介绍	2
	2.2 相关术语介绍	2
	2.3 模块配置介绍	2
	2.4 源码结构介绍	3
3	模块接口说明	4
	3.1 EISE 初始化接口	4
	3.2 EISE 去初始化接口	5
	3.3 EISE 发送接口	5
		5
	3.5 EISE 控制接口	6
_		
4	模块使用范例	7
5	FAQ	8
	3.4 EISE 接收接口         3.5 EISE 控制接口         模块使用范例         FAQ	



# 前言

# 1.1 文档简介

介绍 RTOS 中 EISE 驱动的接口及使用方法,为 EISE 设备的使用者提供参考。

# 1.2 目标读者

EISE 驱动及应用层的开发/维护人员。

## 1.3 适用范围





# 模块介绍

### 2.1 模块功能介绍

BSP EISE 驱动主要实现设备驱动的底层细节,并为上层提供一套统一的 API 接口。

在 melis 上,应用层一般使用 eise 驱动来实现 ise 功能。

在 QG210X 芯片上, eise 的支持格式只有 yuv420。

### 2.2 相关术语介绍

ise: 畸变矫正eise: 电子防抖

### 2.3 模块配置介绍

1. platform 配置说明

```
/* eise register */
#define EISE_CTRL_REG
                                           (0 \times 00)
#define EISE_IN_SIZE
                                           (0x28)
#define EISE_OUT_SIZE
                                           (0x38)
#define EISE_ICFG_REG
                                           (0x04)
#define EISE OCFG REG
                                           (0x08)
#define EISE INTERRUPT EN
                                           (0x0c)
#define EISE_TIME_OUT_NUM
                                           (0x3c)
#define EISE_INTERRUPT_STATUS
                                           (0x10)
#define EISE_ERROR_FLAG
                                           (0x14)
#define EISE_RESET_REG
                                           (88x0)
#define EISE_CLK_HIGH_WATER (700)
#define EISE_CLK_LOW_WATER
                              (300)
#define EISE DEFAULT RATE
                              (432000000)
#define EISE INTERRUPT ID
                              (58)
#define EISE BASE ADDR
                              (0x02300000)
#define CCMU BASE ADDR
                              (0x03001000)
```

CANTAINER

### 2. kernel menuconfig 配置说明





```
Kernel Setup --->
Subsystem support --->
avframework --->

[*] Multimedia support --->

[*] EISE driver
```

## 2.4 源码结构介绍



版权所有 © 珠海全志科技股份有限公司。保留一切权利



# 模块接口说明

为了让用户层已有的代码尽量少改动,所以在 melis 的内核驱动中,eise 驱动主要使用 control 接口,其他 send, receive 等接口是没有实现的,如结构体定义:

```
const sunxi_hal_driver_eise_t sunxi_hal_eise_driver =
    .initialize = eise_hal_init,
    .uninitialize = eise_hal_uninit,
              = eise_hal_write,
    .send
    .receive
               = eise_hal_read,
    .control
               = eise_hal_ctl,
```

#### 而接收的命令有:

```
LIMINGR
typedef enum
   EISE_WRITE_REGISTER = 0 \times 100
   EISE_READ_REGISTER,
   ENABLE_EISE,
   DISABLE_EISE,
   WAIT_EISE_FINISH,
   SET_EISE_FREQ
} hal_eise_transfer_cmd_t;
```

## 3.1 EISE 初始化接口

int32 t eise hal init(int32 t dev)

作用: eise 驱动初始化

#### 参数:

● dev:eise 设备号

#### 返回:

• SUNXI HAL ERROR: 初始化失败

● SUNXI\_HAL\_OK: 初始化成功



## 3.2 EISE 去初始化接口

int32\_t eise\_hal\_uninit(int32\_t dev)

作用: eise 驱动去初始化

### 参数:

• dev:eise 设备号

### 返回:

• SUNXI\_HAL\_ERROR: 初始化失败

● SUNXI\_HAL\_OK: 初始化成功

## 3.3 EISE 发送接口

int32\_t eise\_hal\_write(int32\_t dev, const char \*data, uint32\_t num)

作用: 没实现

### 参数:

• dev:eise 设备号

• data: 写的数据

● num:数据大小

### 返回:

■ SUNXI\_HAL\_ERROR: 初始化失败

• SUNXI HAL OK: 初始化成功

## 3.4 EISE 接收接口

int32 t eise hal read(int32 t dev, const char \*data, uint32 t num)

作用: 没实现

参数:



• dev: eise 设备号

• data: 读的数据

• num: 数据大小

### 返回:

• SUNXI HAL ERROR: 初始化失败

● SUNXI\_HAL\_OK: 初始化成功

## 3.5 EISE 控制接口

int32\_t eise\_hal\_ctl(int32\_t dev, uint32\_t cmd, void\* arg)

作用:实现用户层的控制逻辑,读写寄存器

### 参数:

• dev: eise 设备号

• cmd: 用户传下来的命令号

• arg: 传输的数据

### 返回:

• SUNXI\_HAL\_ERROR: 初始化失败

• SUNXI\_HAL\_OK: 初始化成功



# 4

# 模块使用范例

驱动的测试代码需要结合算法库一起使用,可以参考 ise 的 sample。







# 5 FAQ





#### 著作权声明

版权所有 © 2020 珠海全志科技股份有限公司。保留一切权利。

本文档及内容受著作权法保护,其著作权由珠海全志科技股份有限公司("全志")拥有并保留 一切权利。

本文档是全志的原创作品和版权财产,未经全志书面许可,任何单位和个人不得擅自摘抄、复制、修改、发表或传播本文档内容的部分或全部,且不得以任何形式传播。

#### 商标声明



举)均为珠海全志科技股份有限公司的商标或者注册商标。在本文档描述的产品中出现的其它商标,产品名称,和服务名称,均由其各自所有人拥有。

#### 免责声明

您购买的产品、服务或特性应受您与珠海全志科技股份有限公司("全志")之间签署的商业合同和条款的约束。本文档中描述的全部或部分产品、服务或特性可能不在您所购买或使用的范围内。使用前请认真阅读合同条款和相关说明,并严格遵循本文档的使用说明。您将自行承担任何不当使用行为(包括但不限于如超压,超频,超温使用)造成的不利后果,全志概不负责。

本文档作为使用指导仅供参考。由于产品版本升级或其他原因,本文档内容有可能修改,如有变更,恕不另行通知。全志尽全力在本文档中提供准确的信息,但并不确保内容完全没有错误,因使用本文档而发生损害(包括但不限于间接的、偶然的、特殊的损失)或发生侵犯第三方权利事件,全志概不负责。本文档中的所有陈述、信息和建议并不构成任何明示或暗示的保证或承诺。

本文档未以明示或暗示或其他方式授予全志的任何专利或知识产权。在您实施方案或使用产品的过程中,可能需要获得第三方的权利许可。请您自行向第三方权利人获取相关的许可。全志不承担也不代为支付任何关于获取第三方许可的许可费或版税(专利税)。全志不对您所使用的第三方许可技术做出任何保证、赔偿或承担其他义务。