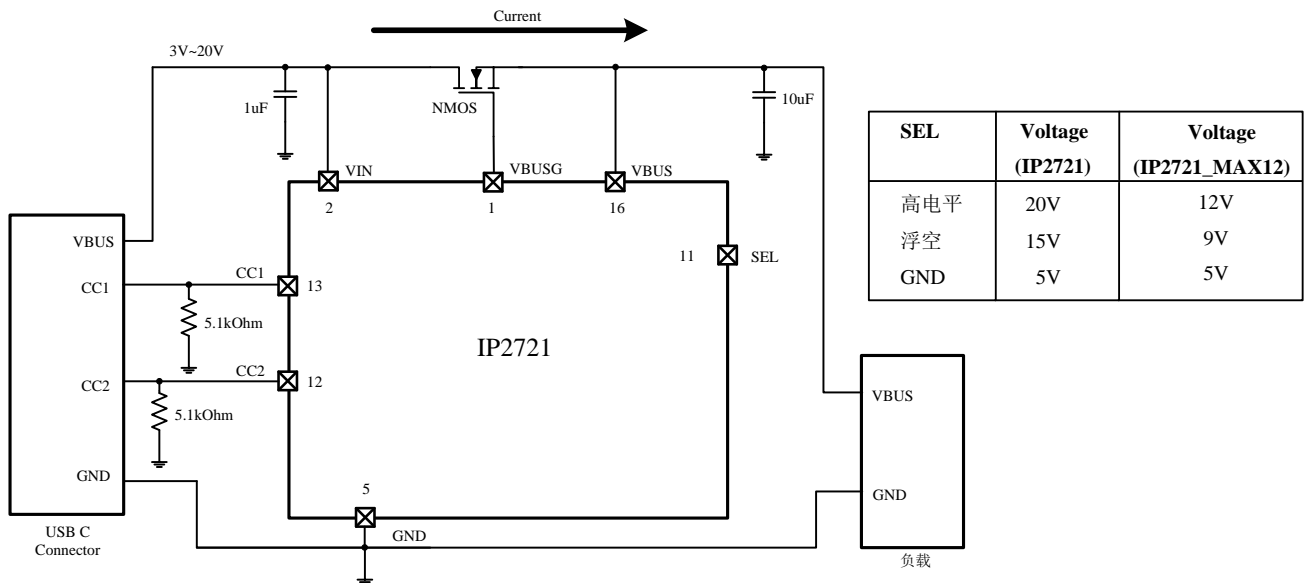


集成 USB TYPEC/PD2.0/PD3.0 协议 用于 USB TYPEC 输入端口的快充协议 IC

1. 特性

- 支持 USB TYPEC 输入端口的 USB TYPEC/PD2.0/PD3.0 快充协议
 - 自动检测 USB TYPEC 设备的插入和拔出
- 集成 USB Power Delivery (PD2.0/PD3.0) 协议
 - 集成硬件双向标记编码 (BMC)
 - 集成物理层协议 (PHY)
 - 集成硬件 CRC
 - 集成 PD2.0/PD3.0 UFP 协议
 - 支持 PD 协议 Hardreset
- 功率管理
 - 支持外扩 5~20V 功率 NMOS 的开关控制
 - IP2721: SEL 可配置 PD 协议请求的最高电压为 20V, 15V 或 5V
 - IP2721_MAX12 (定制型号): SEL 可配置 PD 协议请求的最高电压为 12V, 9V 或 5V
- 支持 VBUS 软启动
- 工作电压范围: 3 V~25V

4. 典型应用原理图



- 封装 TSSOP16

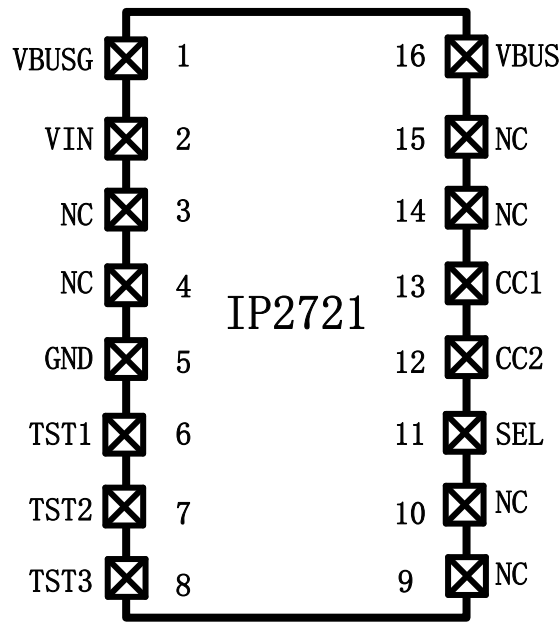
2. 简介

IP2721 是一款集成 USB TYPEC 输入端口 PD 快充的协议 IC, 支持 USB TYPEC/PD2.0/ PD3.0 协议, 支持自动检测 USB TYPEC 设备的插入和拔出, 集成硬件 PD 协议模块, 自动解析 PD 协议包, 获取电压能力, 并据此请求与之匹配的电压。

3. 应用

- USB TYPEC 功率输入接口、移动电源、手机、无线充电底座、VR 盒子、无人机等。

5. 引脚定义



TSSOP16

Pin No.	Pin Name	Description
1	VBUSG	连接到外扩 NMOS 管的 Gate 端，控制外扩管的开关，从而控制功率路径的开关
2	VIN	电源输入引脚，加 1uF 电容到地，和外扩 NMOS 的 Drain 端相连
3,4	NC	保持浮空
5	GND	地引脚
6,7,8	TST1/TST2/TST2	预留 PIN，浮空
9,10	NC	保持浮空
11	SEL	IP2721 IP2721_MAX12
		High: 20V 12V
		Floating: 15V 9V
		GND: 5V 5V
12	CC2	连接 USB Type-C 的 CC2 引脚
13	CC1	连接 USB Type-C 的 CC1 引脚
14,15	NC	保持浮空
16	VBUS	和外扩 NMOS 的 Source 端相连

6. IP 系列型号选择表

协议 IC

IC 型号	通道数	支持协议										封装	
		BC1.2 & APPLE	QC3.0 & QC2.0	FCP	SCP	AFC	SFCP	MTK PE+ 2.0&1.1	TypeC	NTC	PD2.0/ PD3.0/PPS	规格	兼容
IP2110	1	√	-	-	-	-	-	-	-	-	-	SOT23-5	
IP2111 IP2111A	1	√	-	-	-	-	-	-	-	-	-	SOT23-6	
IP2112 IP2112A	2	√	-	-	-	-	-	-	-	-	-	SOT23-6	
IP2161	1	√	√	√	-	√	√	-	-	-	-	SOT23-6	
IP2163	1	√	√	√	-	√	√	√	-	√	-	SOP8	PIN2 PIN
IP2183	1	√	√	√	√	√	√	√	-	-	-	SOP8	
IP2701	1	√	√	√	-	√	√	-	√	-	-	SOP8	
IP2703	1	√	√	√	-	√	√	√	√	√	-	DFN10	
IP2705	1	√	√	√	-	√	√	√	√	√	-	DFN12	
IP2707	2	√	√	√	-	√	√	√	√	√	-	QFN16	
IP2712	1	√	√	√	√	-	-	1.1	√	-	√	TSSOP20L	
IP2716	1	√	√	√	√	√	-	1.1	√	-	√	QFN32	
IP2723	1	√	√	√	√	√	√	√	√	-	√	TSSOP16	
IP2721	1	-	-	-	-	-	-	-	-	-	√ SINK	TSSOP16	

7. 极限参数

参数	符号	值	单位
VIN 端口输入电压范围	VIN	-0.3 ~ 30	V
CC1, CC2 端口输入电压范围	V _{CC1} , V _{CC2}	-0.3 ~ 30	V
其他端口耐压范围		-0.3 ~ 10	V
结温范围	T _J	-40 ~ 150	°C
存储温度范围	T _{stg}	-60 ~ 150	°C
回流焊温度 (10sec)	T _s	260	°C
工作环境温度范围	T _A	-40~120	°C
封装热阻	θ _{JA}	90	°C/W

封装热阻	θ_{JC}	39	$^{\circ}\text{C}/\text{W}$
人体模型 (HBM)	ESD	2	KV

*高于绝对最大额定值部分所列数值的应力有可能对器件造成永久性的损害，在任何绝对最大额定值条件下暴露的时间过长都有可能影响器件的可靠性和使用寿命

8. 推荐工作条件

参数	符号	最小值	典型值	最大值	单位
输入电压	VIN	3		25	V
工作环境温度	T _A	-40		85	$^{\circ}\text{C}$

*超出这些工作条件，器件工作特性不能保证。

9. 电气特性

除特别说明，T_A=25 $^{\circ}\text{C}$ ，4.5V ≤ VIN ≤ 5.5V

参数	符号	测试条件	最小值	典型值	最大值	单位
输入工作电压	VIN	引脚直接加电压	3		25	V
输入欠压阈值	UVLO	VIN 下降沿	2.5		2.9	V
静态工作电流	I _q	CC 浮空	120		145	uA
		CC 连接	1		1.5	mA
IC 启动时间	T _s		20	37	50	us
VBUS 软启动时间	T _v		3.5		4.5	ms
SEL 输入高电平电压阈值	V _{SELH}		2.5			V
SEL 输入低电平电压阈值	V _{SELL}				0.3	V
SEL 默认输出电压	V _{SELO}		1.35	1.5	1.65	V
CC1/CC2 连接检测电压阈值	V _{CC1_TH} / V _{CC2_TH}		0.25		2.04	V

10. 功能描述

USB TYPEC/PD 协议

IP2721 是一款集成 USB TYPEC 输入端口 PD 快充的协议 IC，支持 USB TYPEC/PD2.0/ PD3.0 协议，支持自动检测 USB TYPEC 设备的插入和拔出，集成硬件 PD 协议模块，自动解析 PD 协议包，获取电压能力，并据此请求与之匹配的电压。

- 端口模式：Sink (Device)
- 自动检测 USB TYPEC 设备的插入和拔出
- 集成硬件的双向标记编解码 (BMC) 协议
- 集成物理层协议
- 集成 PD 状态机
- 支持 PD 协议 Hardreset

SEL 引脚

SEL 引脚用于配置 IP2721 允许请求的最大电压，当 SEL 拉高到高电平 V_{SELH} 时，IP2721 支持协议请求的最大电压为 20V；当 SEL 引脚浮空时，IP2721 支持协议请求的最大电压为 15V。当 SEL 接 GND 时，IP2721 关闭快充协议，只请求 5V 电压。

当 SRC 端支持的最大电压小于 IP2721 支持请求的最大电压时，IP2721 会请求 SRC 端支持的最大电压。当 SRC 端支持的最大电压大于 IP2721 支持请求的最大电压时，IP2721 会请求 SRC 端支持的且小于等于 IP2721 支持请求的最大电压。定制型号 IP2721_MAX12 配置 SEL 可以分别设定请求的最大电压为 12V,9V 或 5V。

SEL 通过 100k 电阻连接到 VIN 可实现 SEL 高电平。SEL 不支持上电后切换，需要在 IP2721 上电前确定好 SEL 的电平。

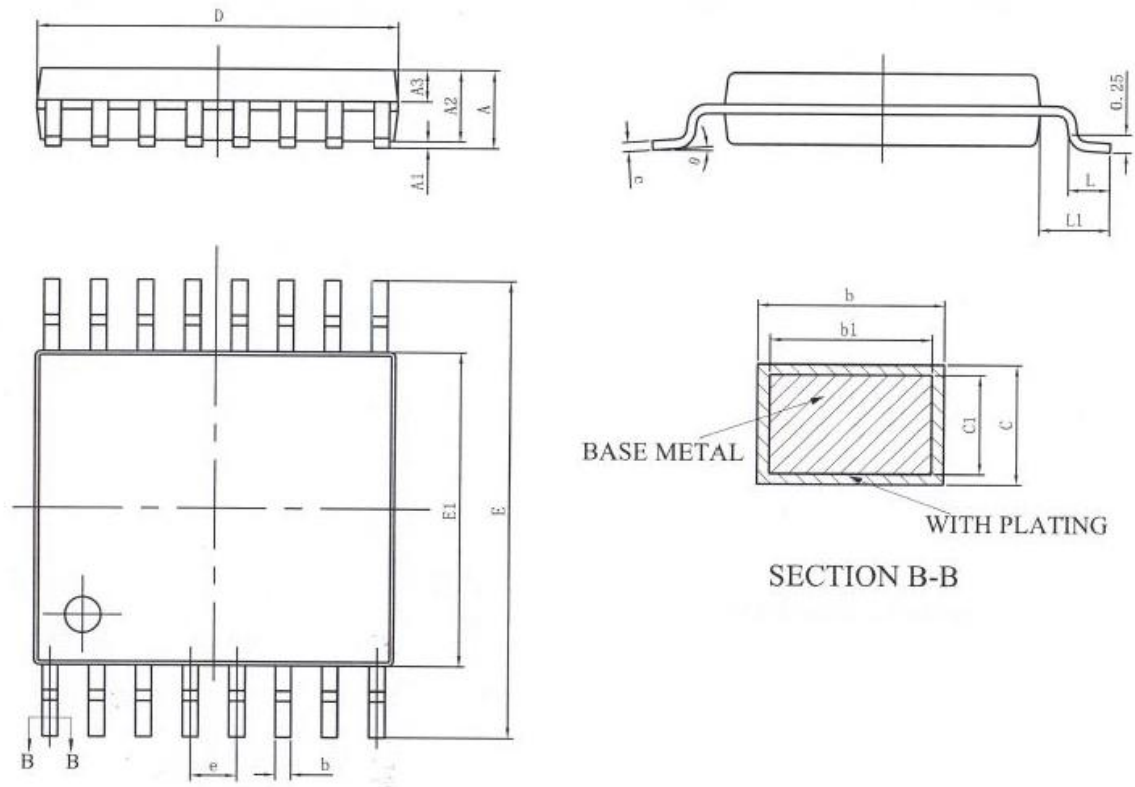
SEL	IP2721 Voltage	IP2721_MAX12 Voltage
高电平 V_{SELH}	20V	12V
浮空	15V	9V
GND	5V	5V

功率路径控制

IP2721 支持外扩 NMOS 功率管控制，通过 VBUSG 引脚控制 NMOS 管 Gate 端，从而控制功率路径开启/关闭，在 CC 连接建立后开启功率管，CC 连接断开后关闭功率管。

*推荐采用 Vds 耐压在 30V 以上的 NMOS 功率管。

11. 封装信息



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	—	—	1.20
A1	0.05	—	0.15
A2	0.90	1.00	1.05
A3	0.39	0.44	0.49
b	0.20	—	0.29
b1	0.19	0.22	0.25
c	0.13	—	0.18
c1	0.12	0.13	0.14
D	4.86	4.96	5.06
E	6.20	6.40	6.60
E1	4.30	4.40	4.50
e	0.65BSC		
L	0.45	0.60	0.75
L1	1.00BSC		
θ	0	—	8°