Федеральное государственное бюджетное образовательное учреждение высшего образования «Национальный исследовательский университет «МЭИ»

Институт: <u>ИВТИ</u> Направление подготовк		Кафедра: <u>ВМСС</u> 09.03.01 Информатика и вычислительная
·		техника ОТЧЕТ по практике
Наименова практики:	ние -	Производственная практика: технологическая (проектно- технологическая) практика
		СТУДЕНТ ———————————————————————————————————
		Группа A-08-20 (номер учебной группы)
		ПРОМЕЖУТОЧНАЯ АТТЕСТАЦИЯ ПО ПРАКТИКЕ ОТМИЧНО
		(отлично, хорошо, убовлетворительно, неубовлетворительно) ———————————————————————————————————

(подпись)

(Фамилия и инициалы члена комиссии)

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Национальный исследовательский университет «МЭИ»

Институт:	ИВТИ	Кафедра:	BMCC		
Направление		09.03.01 Инф	09.03.01 Информатика и вычислительная		
подготовки/сг	ециальность:		техника		
	3A	ДАНИЕ НА ПРА	КТИКУ		
Наименовани	ie I	Производственная	практика: технологическая		
практики:		(проектно-технологическая) практика			
Студент:		Харламов Андрей Вадимович			
Группа:		(Фамилия, имя, отчество (при наличии) полностью) A-08-20			
Группа	-		гр учебной группы)		
Место проход	ждения		ченной ответственностью		
практики:	*		OTEC TM"		
-		(наименование предприятия, организации, учреждения, подразделения МЭИ в соответствии с приказом о направлении на практику)			
Сроки практ	ики:		023-12.07.2023;		
ороны прин		2	иказом о направлении на практику)		
Содержание		TROVOVERSHIE HOSETH			
2.Ознакомиться		: прохождения практи и спецификой рабо			
			турой и функциями структурных		
подразделений.	подразденен		15		
специалиста, до	ляемых указаг	нными должностны	в основе деятельности технологию выполнения функций и ми инструкциями и другими		
	ндивидуальное за				
		оводителя практики.	Y PROPERTY		
6.По результата	м практики сост	Савить индивидуальнь чению в соответствии с планир	й письменный отчет по практике		
	запол	няются руководителем практик	u om MЭИ)		
	гам прохожд	цения практики	студент оформляет отчет по		
установленно	ой форме.				
D					
Руководитель практики (от МЭИ) 19.06.20		10.06.2022	Д.А. Карвовский		
		19.00.2023 (dama)	(Фамилия и инициалы)		
		(ounty			
Студент		20.06.2023	А.В. Харламов		
		(ðama)	(Фамилия и инициалы)		
СОГЛАСОВАНО:			Общество с ограниченной ответственностью		
Руководитель практики от _			"ЛОТЕС ТМ"		
•		(наименование предприяти соответствии	я, организации, учреждения, подразделения МЭИ в с приказом о направлении на практику)		
Howarine u	CONCENDIA NO	11.	YEPHOB A.P.		
Hayanbur Y	ipudicula 1	(noonuch)	(Фамилия и инициалы)		

СОДЕРЖАНИЕ ОТЧЕТА

ΓP	РАФИК ПРОХОЖДЕНИЯ ПРАКТИКИ	4
1.	Описание профильной организации	5
2.	Результаты выполнения индивидуального задания	6
,	2.1. Индивидуальное задание на практику:	6
,	2.2. Цель работы:	7
,	2.3. Этапы выполнения задания:	8
	2.3.1. Установка САПР KiCAD и подключение необходимых библиотек;	8
	2.3.2. Ознакомление с документацией на данную микросхему ET5600VG1U и разработка библиотечного компонента для CAПР KiCAD (УГО, параметры, футпринт и 3D модель);	8
	2.3.3. Подбор комплектующих и разработка принципиальной схемы на демонстрационную плату;	11
	2.3.4 Расстановка компонентов на плате 100х60	13
	2.3.5. Трассировка печатной платы	14
	2.2.6. Разработка файлов для производства	15
,	2.4. Функционаяльные характеристики разработанной платы	15
3a	ключение	16
CI	ІИСОК ЛИТЕРАТУРЫ	17

ГРАФИК ПРОХОЖДЕНИЯ ПРАКТИКИ

Номер п/п	Перечень работ в соответствии с заданием	Отметка о выполнении работы (выполнено /не выполнено)
1	Установка САПР KiCAD и подключение библиотек "LTM KiCAD LIB KiCAD-7"	выполнено
2	Создание библиотечного компонента для САПР KiCAD	выполнено
3	Разработка принципиальной схемы на демонстрационную плату	выполнено
1	Расстановка компонентов на плате	выполнено
- 4	Трассировка печатной платы	выполнено
6	Создание файлов для производства	выполнено

Руководитель практики

| Mepff | Genus II | (подпись) | (фамилия и инициалы)

1. Описание профильной организации

Предприятие «ЛОТЕС ТМ» создано в 1992 году. Направлением деятельности предприятия является разработка, производство, развертывание и техническая поддержка аппаратно-программных комплексов для систем связи и автоматизированного управления.

Предприятие обладает высоким научно-техническим потенциалом, имеет практический опыт разработки и внедрения аппаратных и программных средств для систем связи и управления в органах охраны правопорядка, вооруженных силах, государственных структурах управления, в промышленности, энергетике и на транспорте.

Производственные и научно-технические подразделения ООО «ЛОТЕС ТМ» находятся в Москве, Нижнем Новгороде, Санкт-Петербурге, Калининграде, Твери.

ООО «ЛОТЕС ТМ» осуществляет реализацию комплексных проектов по автоматизации управления на базе систем телефонной, оперативной диспетчерской связи, ведомственных систем связи, систем оповещения и управления эвакуацией (СОУЭ). Кроме того, осуществляет развертывание и техническую поддержку выпускаемого оборудования, создание тестовых зон, гарантийное, послегарантийное и сервисное обслуживание произведенной продукции.

2. Результаты выполнения индивидуального задания

2.1. Индивидуальное задание на практику:

Разработка в САПР KiCAD демонстрационной платы для микросхемы ET5600VG1U. На демонстрационной плате должен быть реализован основной функционал микросхемы. При выполнении задания использовать базу элементов "LTM KiCAD LIB KiCAD-7".

2.1.1. Общие требования к заданию

- 1. Задание выполнять в CAПР KiCAD (Current Version: 7.0.5, или выше) (https://www.kicad.org/download/windows/)
- 2. При выполнении задания использовать базу элементов «LTM_KiCAD_LIB_KiCAD-7»:

(https://cloud.nn.clop.su/s/oyS7N2gF5fWEifX)

3. Приоритет использования элементов в базе в соответствии с меткой:

[KiCAD-7][XXXXXXXX] [KiCAD-6][XXXXXXXX]

Метка отсутствует

- 4. При выполнении задания использовать шаблон проекта из папки «LTM Template Project».
 - 5. При выполнении задания использовать резисторы серии Р1-8В в корпусе 0603.
- 6. При выполнении задания использовать керамические конденсаторы серии К10-69в минимально возможного типоразмера.
- 7. При выполнении задания использовать танталовые конденсаторы серии К53-68 минимально возможного типоразмера.
- 8. При выполнении задания использовать электролитические конденсаторы серии К50-68 минимально возможного типоразмера.
- 9. При выполнении задания использовать кварцевые резонаторы серии РК456МДУ-8ДТ.
- 10. При выполнении задания предпочтение отдавать комплектующим российского производства.
- 11. Питание разрабатываемой демонстрационной платы: +12B, разъем питания «Вилка СНП348-2ВП22»
- 12. Для получения других напряжений питания применить «1395EP051A» из библиотеки [LTM][Microchip].
 - 13. Входные разъемы из серии СНП389, СНП346.
 - 14. Выходной разъем СП418-8РП31.

2.2. Цель работы:

Разработать демонстрационную плату для предложенной микросхемы. На демонстрационной плате должен быть реализован основной функционал микросхемы.

Микроконтроллер ET5600VG1U представляет собой микросхему управления стеком протоколов Ethernet, которая используется для связи по Ethernet в системе микропроцессорной системе. ET5600VG1U поддерживает управление доступом к носителям Ethernet 10/100 M (MAC) и физический уровень (PHY), полностью совместим с протоколом IEEE802.3 10/100 M и имеет встроенное ПО стека Ethernet, такое как IP, DHCP, ARP, ICMP, IGMP, UDP и TCP. Система MCU может удобно осуществлять сетевую связь с помощью микросхемы ET5600VG1U.

2.3. Этапы выполнения задания:

2.3.1. Установка САПР КіСАД и подключение необходимых библиотек;

- установить САПР КіСАD;
- подключить LTM KiCAD LIB KiCAD-7;
- ознакомиться с содержимым библиотек;
- ознакомиться с содержимым шаблона проекта из папки «LTM Template Project»;
- 2.3.2. Ознакомление с документацией на данную микросхему ET5600VG1U и разработка библиотечного компонента для САПР KiCAD (УГО, параметры, футпринт и 3D модель);
 - ознакомиться с документацией на микросхему;
- разработать библиотечный компонент для САПР KiCAD (УГО, параметры, футпринт, 3D);
- в качестве примера использовать компонент «1324УВ7У» из библиотеки [LTM][Microchip];

Результат:

УГО:

<u></u>		
		76
Property of the second of the		RSTI <mark>36</mark> axoa
		ELINK <mark>52</mark> ₀ выхай
		22.1111
8x00 5CS		<u>.</u> 49
and the second of the second		INT# <mark>29</mark> выхов
SCK		
501 Bxa0 61 501	ph1	ТХD 50 Двунаправленный -
Трехста б ильный <mark>62</mark> SDO	I	7,72
They clade where the Property of the Property		pyp 4 - "
	1	RXP — Двунаправленный -
 Вкой питенкя		RXN 🔁 Деунапровленный -
• Bxod питания • VCC33 · · · ·		
Вход питання • 17 VCC33		· · · · ТХN 8 Двунаправленный ·
21 20077		IVIA AMPANGRAPHEN
Вхов питания 21 VCC33		10
— Вхой питения € 9 VCC33 — — —		XI 20 8xaz
Вкой питания <mark>40</mark> VCC33		XO 11 8ыхой
• Вход питания 42 VCC33 • • • •		
Вход питання 45 VCC33		GPI00 <mark>22</mark> «Трехстабильный» —
блистиння блистиння		GPI00 23 - Трехстабильный
Вхой питания <u>63</u> VCC33		• • • • GPI01 23 Трехстейнаьный • •
		GPIGZ Taeverosukulud
• Вкой питанкя • VCC1B • • • •	UGO_ET5600VG1U	GP103#RDY 25 Трехстабильный
Вход питания 19 VCC18	ET5600V61U	GPI04 <mark>32</mark> ∘ Трехстабнавный
		CDIOC 33 -
Bxod питання CCLB	от −40 до +85	GP105 33 Трехстабильный
Вхой питения «43 VCC 18	— ET560þV61U	GPI06 34 Трехстебильный
Вход питення « <mark>24</mark> VCC1B	- LQFR64M	GPI07 35 Трехстебильный
Prod питанкя ∞64 VCC1B	- Микросхемы -	RST <mark>26</mark> выхов
10020	'	27. Bxo8
3	· Industrial ·	25F 8x00
Вход питання «З GND» « « «	K560¢BF1Y	
Вхой питения • GND • • • •	→ →ЭKB TECT→ →	
• Вкой питення • 13 GND • • • •	footprint:jp_et5600	
Вход питания 18 GND · LTM_	DataSheet/ET5600VG1	U.pdf · · · · · · · · · · ·
201		отрат
Вход питания ≤ У GND · · · · ·	SMD	
Вход питання об GND		
Вход питания 41 GND		
9		
사이		
Вход питания «ТВ GND»		
— Не по∂киючён» НС — — — —		· · · · NC 46 подключён · ·
Не подключён 15 NC		N.С. 47 Не пойключён
16		NC SQ.
пе подключен ж П		NC 50 THE NORMANUSER
не подкиючён×30 N С		NC <mark>51</mark> ×Не по∂ключён
— Не подключён ≥ N.С. — — — —		N.С <mark>≝</mark> ≢Не подкиючён
Не подключён 3 <mark>50</mark> NC		NC 55 Не подключён
301		M C 56
 Не подкиюнян ж В № С		N.С Бески подкиючён
	- ET560DVG1U	

Рис.1 УГО ET5600VG1U

Футпринт:

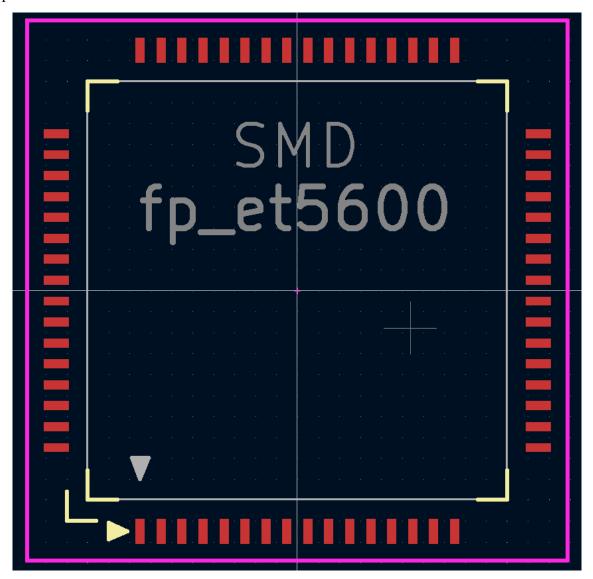


Рис. 2 Футпринт для ET5600VG1U

3D модель (спроектирована в САПР FreeCAD):

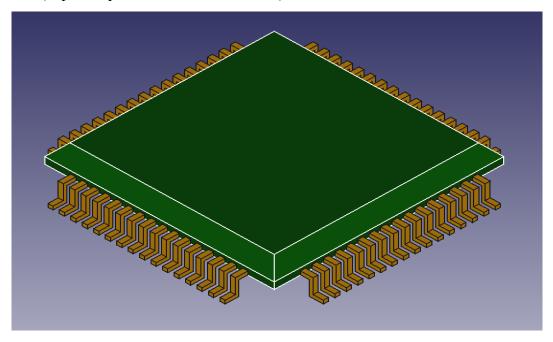


Рис. 3 3D модель микросхемы ET5600VG1U (изометрический вид)

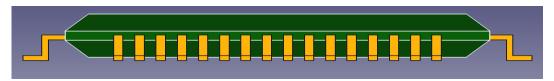


Рис. 4 3D модель микросхемы ET5600VG1U (вид спереди)

2.3.3. Подбор комплектующих и разработка принципиальной схемы на демонстрационную плату;

- подобрать комплектующие;
- разработать библиотечные компоненты для недостающих компонентов (при необходимости);
 - разработать принципиальную схему на демонстрационную плату;
 Результат:

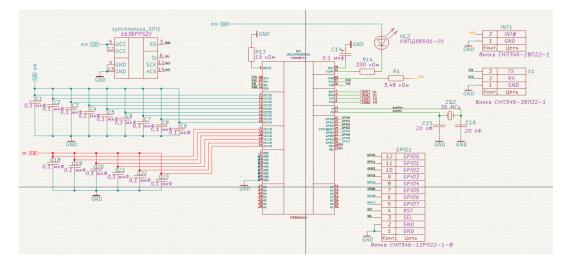


Рис. 5 Принципиальная схема (Лист 1)

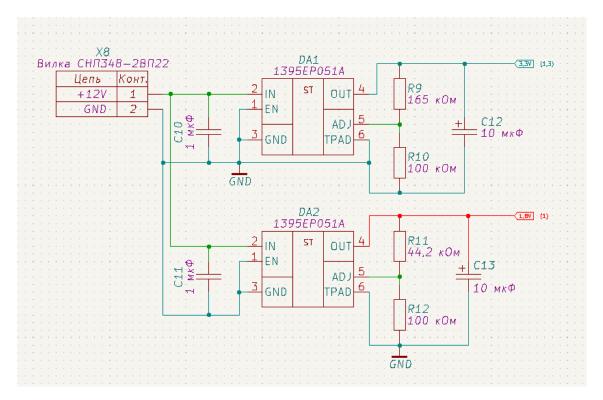


Рис. 6 Принципиальная схема (схема питания)

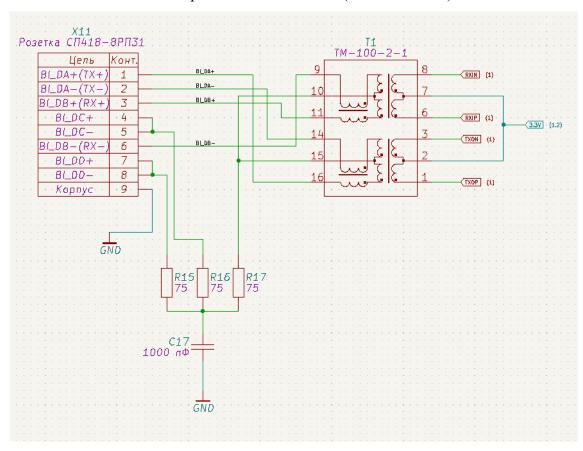


Рис. 7 Принципиальная схема (схема подключения Ethernet порта)

2.3.4 Расстановка компонентов на плате 100х60

- габариты демонстрационной платы 100x60;
- количество крепежные отверстия с металлизацией 4 шт. (есть в библиотеке);
- добавить реперные знаки (есть в библиотеке);
- выполнить расстановку компонентов;

Результат:

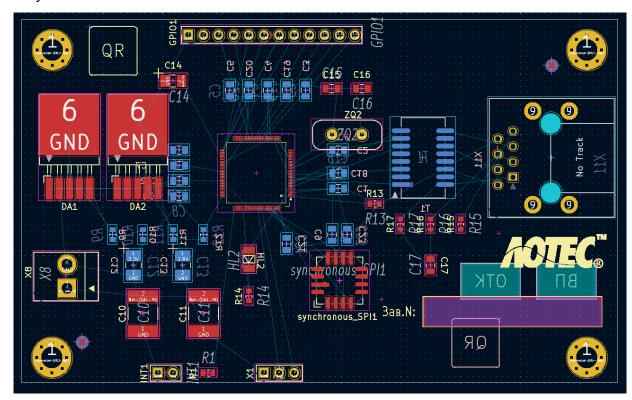


Рис. 8 Расстановка компонентов на печатной плате

2.3.5. Трассировка печатной платы

– выполнить трассировку печатной платы;

Результат:

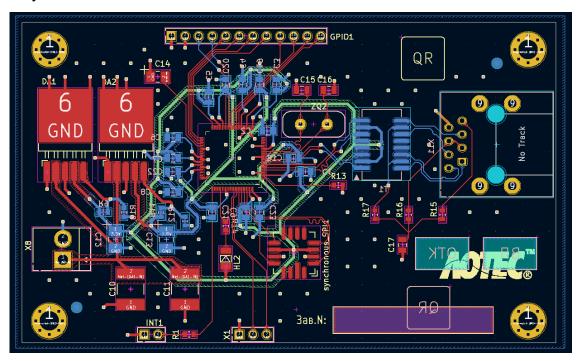


Рис. 9 Трассировка печатной платы

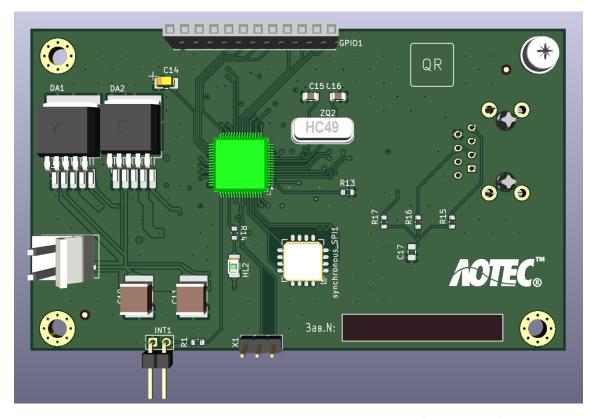


Рис. 10 3D модель полученной печатной платы (вид сверху)

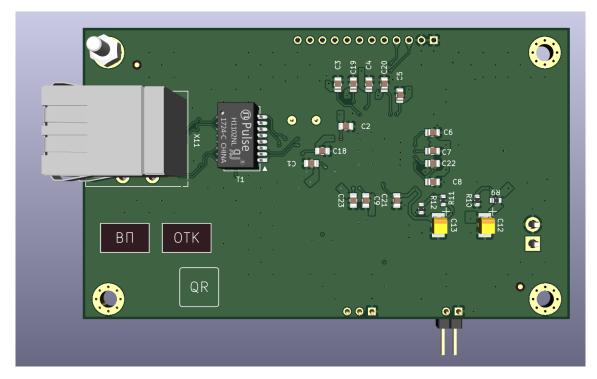


Рис. 11 3D модель полученной печатной платы (вид снизу)

2.2.6. Разработка файлов для производства

- Сгенерировать GERBER файлы
- Сгенерировать файл сверловки
- Сгенерировать файл расстановки
- Разработать сборочный чертеж
- Разработать описание платы (стек, файлы, технические требования)

2.4. Функциональные характеристики разработанной платы

- Плата разработана для демонстрации работы микроконтроллера ET5600VG1U
- Питание разработанной демонстрационной платы: +12B, разъем питания «Вилка СНП348-2ВП22»
- Диапазон рабочих температур от -40°C до +85°C
- Габариты платы 100х60 мм
- Толщина платы 1,5 1,6 мм
- Тактовая частота микроконтроллера 30 кГц

Заключение

В результате прохождения производственной практики проведено ознакомление с процессами проектирования и изготовления радиоэлектронного оборудования с использованием библиотечных компонентов на примере ООО "ЛОТЕС ТМ". Разработана печатная плата для микросхемы: ET5600VG1U.

СПИСОК ЛИТЕРАТУРЫ

- 1. Джонсон Говард В., Грэхэм Мартин. Конструирование высокоскоростных цифровых устройств, начальный курс черной магии. : Пер. с англ. М. : Издательский дом "Вильямс", 2006. 624 с.
- 2. Проектирование печатных плат для высокоскоростных интерфейсов. [Электронный ресурс]. Режим доступа: http://http://radiocomponents.com.ua/index.php/articles/18-high-impedance-interfaces
- 3. ET5600VG1U Ethernet Protocol Stack Chip Product Specification. [Электронный ресурс]. Режим доступа: ET5600VG1U.pdf