湖 南 大 学 教 务 处

考试中心填写: \_年\_\_月\_\_日

装

线

(

颞

目 不

得

超

过

## 湖南大学课程考试试卷

湖专业 班级: 南 学号: 大 学 姓 名: 课 程

老

题 号	 	三	四	五.	六	七	八	九	+	总分
应得分										100
实得分										
评卷人										

- 1、直接内存访问(DMA)被用于高速IO设备中,以减少CPU的负载? (20')
- 请问(1)CPU与设备如何通过DMA协作从而减少CPU的负载?
  - (2) CPU如何知道内存操作何时结束?

(3) 当DMA控制器在操作数据时,允许CPU执行其他程序,DMA控制器 订 与CPU会不会有冲突?为什么?

- 2、进程间通信有哪两种通信模式? 试着分别详细说明这两种模式,并分析 其优缺点。(10')
  - 3、详细描述内核在两个进程间进行上下文切换的过程。(20')
- 4、分别分析在多进程和多线程环境下,下列哪些对象可以共享,并说明为 什么。 (10')
  - (1) 寄存器值
  - (2) 内存堆
  - (3) 栈
  - (4) 局部变量
  - (5) 全局变量
  - 5、试论述为何可以采用多级反馈队列调度算法近似最短作业优先算法? 它 与基于指数平均的CPU区间预测来近似最短作业优先算法有何不同? (20')
  - 6、试设计一调度算法,要求满足下列条件:
    - (1) 倾向于惩罚CPU约束型(以CPU运算为主)进程。
    - (2) 进程支持动态优先级

试给出调度算法的主要思想和伪代码,同时提供主要的数据结构设计。 (20')