

赵天辰

北京市海淀区 37 号北京航空航天大学 (地址)
100000 (邮编)

17610272031 (电话)
ztc16@buaa.edu.cn (邮件)
github.com/tianchen (GitHub)



教育经历

- 北京航空航天大学 电子信息工程学院 · 通信工程 2016.09 – Present 学士学位
– 数字信号处理, 随机过程, 通信原理, 计算机网络, 信息论, 微机原理等

技能专长

- 语言: Python, Verilog, C/C++, MATLAB
- 框架: Tensorflow, PyTorch
- 英语: 四级 664, 六级 661

项目经历

- 穿戴式肌电交互设备 项目创始人/算法开发 2017.03 – 2019.05
 - 开发环境: 北京航空航天大学
 - 项目属性: 生物电信号采集处理, 深度学习, 嵌入式开发
 - 项目简介: 完成了穿戴式肌肉电采集、判别设备的软硬件设计。本人负责项目企划、协调以及算法设计, 基于决策树与 LSTM 算法设计了肌电信号判别算法。该项目参与国家“大创”, 并获得北航“冯如杯”科技竞赛一等奖以及创业金奖, “互联网+”大学生创新创业竞赛二等奖
- 目标识别网络 SSD 软硬件协同优化设计 算法开发/FPGA 开发 2018.05 – 2018.11
 - 开发环境: 北京航空航天大学电子信息工程学院
 - 项目属性: 目标检测, 软硬件协同设计, FPGA
 - 项目简介: 基于 PyTorch 框架对目标检测网络 SSD 实现了剪枝、量化等网络压缩方法, 并基于 Verilog 语言设计并实现了硬件友好运算架构, 进行了软硬件协同优化
- 增量学习与知识蒸馏方法的软硬件协同设计 嵌入式开发 2019.05 – Present
 - 开发环境: 清华大学电子工程系
 - 项目属性: 深度学习, 软硬件协同设计
 - 项目简介: Incremental Learning 相关算法的硬件优化架构设计, 并基于 Xilinx 的 DPU 进行实现。
- 双路 FM 语音同传系统 嵌入式开发/FPGA 开发 2019.05 – 2019.09
 - 开发环境: 北京航空航天大学
 - 项目属性: FM 通信, 数字信号处理
 - 项目简介: 全国大学生电子设计竞赛项目, 完成了双路 FM 语音通信系统, 负责单片机以及部分 FPGA 模块设计与实现。

获奖情况

- 第五届“互联网+”全国大学生创新创业竞赛 二等奖 2019.08
- 2019TI 杯全国大学生电子设计竞赛 二等奖 2019.08
- 第二十九届“冯如杯”学生创业竞赛 金奖 2019.05
- 第二十九届“冯如杯”学生学术科技作品竞赛 一等奖 2019.05
- 全国大学生数学建模竞赛 一等奖 2018.10
- 美国大学生数学建模竞赛 M 奖 2018.02