

# TEC-8实验\_02\_双端口存储器实验

班级:2022211805 学号:2022211576 姓名: 崔航

## 目录

<b>1</b>	<b>实验目的</b>	<b>2</b>
<b>2</b>	<b>实验内容</b>	<b>2</b>
2.1	微程序控制器方式 . . . . .	2
2.2	独立模式 . . . . .	2
<b>3</b>	<b>实验过程</b>	<b>2</b>
3.1	微程序控制模式 . . . . .	2
3.2	独立模式 . . . . .	2
<b>4</b>	<b>实验思考与心得</b>	<b>2</b>

# 1 实验目的

1. 了解双端口静态存储器IDT7132的工作特性及使用方法；
2. 了解半导体存储器怎样存储和读取数据；
3. 了解双端口双端口存储器怎样并行读写；
4. 熟悉TEC-8模型计算机存储器部分的数据通路。

# 2 实验内容

## 2.1 微程序控制器方式

- 从存储器地址10H开始，通过左端口连续向双端口RAM中写入3个数：85H、60H、38H。在写的过程中，在右端口检测写的数据是否正确。
- 从存储器地址10H开始，连续从双端口RAM的左端口和右端口同时读出存储器的内容。

## 2.2 独立模式

- 将运算器模块与实验台操作板上的线路进行连接。由于运算器模块内部的连线已经由印制电路板连接好，故接线任务仅仅是完成数据开关、控制信号模拟开关与运算器模块的外部连线。
- 用开关 $K_{15} - K_0$ 向通用寄存器堆RF内的 $R_3 - R_0$ 寄存器置入数据。然后读出 $R_3 - R_0$ 寄存器的数据，在数据总线DBUS上显示出来。
- 验证ALU的正逻辑算术、逻辑运算功能。

# 3 实验过程

## 3.1 微程序控制模式

## 3.2 独立模式

# 4 实验思考与心得