

Universidade de São Paulo Instituto de Ciências Matemáticas e de Computação Departamento de Sistemas de Computação

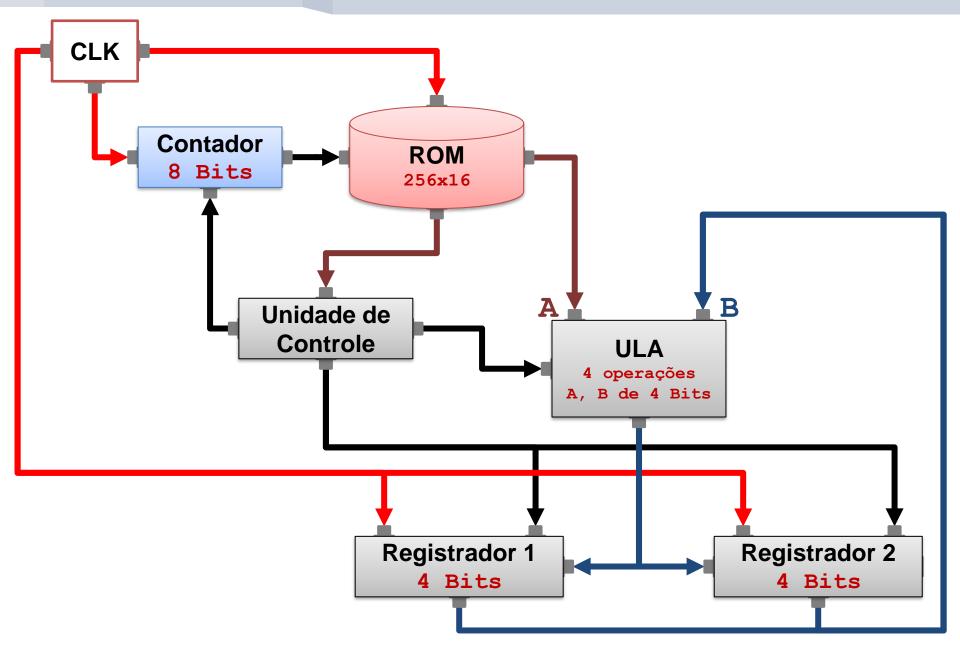
SSC108 Prática em Sistemas Digitais GE4Bio – Grupo de Estudos em Sinais Biológicos

Projeto CPU - 01

Prof.Dr. Danilo Spatti

São Carlos

Prática em Sistemas Digitais



1	5	14	13	12	11	10	09	08	07	06	05	04	03	02	01	00
F	RgTO		RgIN		JMP		ULA		Disponível				Operando			

- RgTO: Registrador de destino (4 bits)
- **RgIN**: Registrador de origem (4 bits)
- JMP: uma das 4 opções abaixo:
 - 00: Operação de ULA;
 - 01: Reinicia Registradores;
 - 10: Reinicia o contador de memória (reset PC);
 - 11: Jump para posição de memória do Operando;
- ULA: uma das 4 operações abaixo:
 - 00: RgTO ← RgIN + Operando;
 - 01: **RgTO** ← **Operando** * 2;
 - 10: RgTO ← RgIN Operando;
 - 11: RgTO ← Operando / 2;
- Disponível: Disponível para melhorar a CPU caso queiram
- Operando: 4 bits diretamente da memória na ULA

Projeto CPU – Memória 1

Prática em Sistemas Digitais

```
WIDTH=16;
DEPTH=256;
ADDRESS RADIX=UNS;
DATA RADIX=BIN;
CONTENT BEGIN
                  011000000000101;
        0
                  100100010000001;
                  0110001000000010;
        3
                  0110001100000100;
        4
                  0000110000001000;
        [5..7]
                     00000000000000000;
        8
                  0000010000000000;
                  011000000000001;
        10
                  100100000000001;
        11
                  100100000000010;
        12
                  0110001100000010;
        13
                  0110000100000010;
        14
                  1001001100000010;
        15
                  0110001000000000;
        16
                  011000000000001;
        17
                  00001000000000000;
        [18..255]
                        00000000000000000;
END;
```

```
15 | 14 | 13 | 12 | 11 | 10
                          09 | 08 | 07 | 06 | 05 | 04 | 03 | 02 | 01 | 00
RqTO RqIN
                   JMP
                            ULA
                                    Disponível
                                                        Operando

    RgTO: Registrador de destino (4 bits)

   RgIN: Registrador de origem (4 bits)

    JMP: uma das 4 opções abaixo:

     • 00: Operação de ULA;
     • 01: Reinicia Registradores;
     • 10: Reinicia o contador de memória (reset PC);
     • 11: Jump para posição de memória do Operando:
 • ULA: uma das 4 operações abaixo:
     • 00: RqTO ← RqIN + Operando;
     • 01: RgTO ← Operando * 2;
     • 10: RgTO ← RgIN - Operando:
     • 11: RgTO ← Operando / 2:
  • Disponível: Disponível para melhorar a CPU caso queiram

    Operando: 4 bits diretamente da memória na ULA
```

5

END:

SSC108

Projeto CPU – Memória 2

Prática em Sistemas Digitais

```
WIDTH=16;
DEPTH=256;
ADDRESS RADIX=UNS;
DATA RADIX=BIN;
CONTENT BEGIN
        0
                  011000000000100;
        1
                  1001000100000010;
                  0110001000000001;
        3
                  0110001100000101;
        4
                  100100000000010;
        5
                  0110000000000010;
        6
                  100100000000011;
        7
                  0000010000000000;
        8
                  0000110000001101;
        [9..12]
                      0000000000000000;
        13
                  100100000000010;
        14
                  0110001100000010;
        15
                  0110000100000001;
        16
                  1001001100000010;
        17
                  0110001000000000;
        18
                  011000000000011;
        19
                  0000100000000000;
        [20..255]
                        0000000000000000;
```

```
15 | 14 | 13 | 12 | 11 | 10
                          09 | 08 | 07 | 06 | 05 | 04 | 03 | 02 | 01 | 00
RqTO RqIN
                   JMP
                            ULA
                                    Disponível
                                                        Operando

    RgTO: Registrador de destino (4 bits)

   RgIN: Registrador de origem (4 bits)

    JMP: uma das 4 opções abaixo:

     • 00: Operação de ULA;
     • 01: Reinicia Registradores;
     • 10: Reinicia o contador de memória (reset PC);
     • 11: Jump para posição de memória do Operando;
 • ULA: uma das 4 operações abaixo:
     • 00: RqTO ← RqIN + Operando;
     • 01: RgTO ← Operando * 2;
     • 10: RgTO ← RgIN - Operando;
     • 11: RgTO ← Operando / 2:
  • Disponível: Disponível para melhorar a CPU caso queiram

    Operando: 4 bits diretamente da memória na ULA
```

- Crie a memória ROM 1-Port no Quartus.
- Utilize as chaves para endereçar a memória e o sinal de CLK.
- Apresente a saída da memória nos displays.
- Enderece a memória com o contador.
- Apresente simulações.

Fim

Prática em Sistemas Digitais

spatti@icmc.usp.br

