学号：19200135221　姓名：胡恒宇　实验日期：05-13 成绩评定：　　　　　。

|  |  |
| --- | --- |
| 实验名称： | 实验三 时序部件实验 |
| 实验内容：  1. 设计4相节拍脉冲发生器。（如图3-6所示）  2. 设计带启停电路的时序电路。（如图3-4所示） | |
| 实验目的：  1. 加深理解计算机控制器中，时序控制部件的基本组成和工作原理。  2. 掌握启停逻辑电路、节拍脉冲发生器的工作原理及设计方法。  3. 了解启停逻辑电路、节拍脉冲发生器等电路的结构特点。 | |
| **图形设计电路图：**  （1）4相节拍脉冲发生器：  pulse.bdf    Pulse.vwf    仿真报告：    pulse.bsf    （2）带启停电路的时序电路：  Tmsq.bdf    Tmsq.vwf    仿真报告：    **仿真结果与分析：**  （1）4相节拍脉冲发生器：    从接收CLR为为GND之后产生的节拍脉冲具有周期性，如上图标注区域所示，从仿真结果不难发现脉冲按周期产生。  （2）带启停电路的时序电路：    如上图标识，当start后时序电路启动，开始按照一定周期产生节拍脉冲；当stop后，节拍脉冲发生器停止发生节拍脉冲，节拍脉冲只产生与start与stop之间。  **心得体会：**  通过本次实验，设计4相节拍脉冲发生器和带启停电路的时序电路，加深理解计算机控制器中，时序控制部件的基本组成和工作原理。掌握启停逻辑电路、节拍脉冲发生器的工作原理及设计方法。 了解启停逻辑电路、节拍脉冲发生器等电路的结构特点。为后续深入学习打下基础。 | |