

h) - Verwende A und B; Steuersignale des 4:1 Multiplexers, als

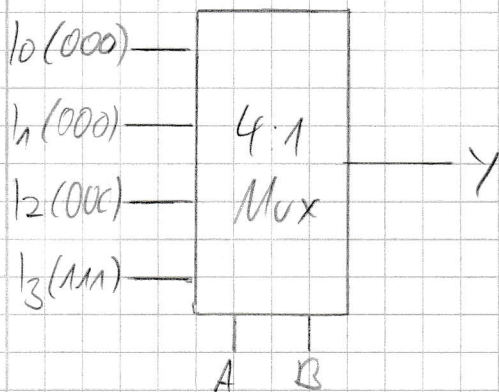
		C		
		0	1	
A \ B	00			
	01			
	11	1	1	
	10		1	

$I_0 = 0$ bzw. $I_0 = "000"$
 $I_1 = 0$ bzw. $I_1 = "000"$
 $I_3 = 1$ bzw. $I_3 = "111"$
 $I_2 = C$ bzw. $I_2 = "00C"$

3-Bit Inputs von 4:1 Mux

A	B	Y	Y ₀ *
0	0	$I_0(000)$	0
0	1	$I_1(000)$	0
1	0	$I_2(00C)$	C
1	1	$I_3(111)$	1

* Vom 3-Bit Ausgang Y wird das niedrigste Bit Y(0) im Wavediagramm dargestellt (siehe function - 41. vhd)



A	B	C	Y	Y(0)
0	0	0	$I_0(000)$	0
0	0	1	$I_0(000)$	0
0	1	0	$I_1(000)$	0
0	1	1	$I_1(000)$	0
1	0	0	$I_2(000)$	0
1	0	1	$I_2(001)$	1
1	1	0	$I_3(111)$	1
1	1	1	$I_3(111)$	1