

## THÔNG TIN VỀ DOANH NGHIỆP (DN)



*Công ty TNHH Thiết Kế Renesas Việt Nam*

*Địa chỉ: Lô W.29, 30, 31a, đường Tân Thuận, Khu Chế Xuất Tân Thuận, Phường Tân Thuận Đông, Quận 7, TP Hồ Chí Minh*

*Điện thoại: 028 3770 0255*

*E-mail: [jobs@rvc.renesas.com](mailto:jobs@rvc.renesas.com)*

*Web link: <http://vietnam.renesas.com>*

### CHƯƠNG TRÌNH THỰC TẬP TỐT NGHIỆP (TTTN)/ THỰC TẬP NGOÀI TRƯỜNG (TTNT) DÀNH RIÊNG CHO SINH VIÊN KHOA KH&KT MÁY TÍNH – TRƯỜNG ĐH BÁCH KHOA – ĐHQG TP.HCM HỌC KỲ 3/2023-2024 (HK233) (Thời gian thực tập thực tế từ 10/06-09/08/2024)

#### I. NỘI DUNG:

##### 1. Giới thiệu sơ bộ về DN:

Công ty TNHH Thiết kế Renesas Việt Nam (RVC) được thành lập vào tháng 10 năm 2004, chuyên nghiên cứu và phát triển Hệ thống trên chip (SoC) đa chức năng tích vi với khả năng thiết kế cao.

Hiện tại RVC đang phát triển và thiết kế cả phần cứng và phần mềm của chất bán dẫn tiên tiến cho các loại ứng dụng khác nhau.

##### 2. Chương trình:

Ngoài kiến thức chuyên môn về ngành Khoa học và Kỹ thuật Máy Tính - Công nghệ Thông tin, chương trình **đảm bảo/ cam kết** trang bị cho sinh viên (SV) đầy đủ kỹ năng sau:

*(DN sẽ chấm điểm kỳ thực tập cho SV theo tiêu chí trong bảng dưới đây – mẫu bảng điểm đính kèm).*



Stt	Tiêu chí	Điểm tối đa
1	<b>Kỹ năng chuyên môn:</b> Mức độ hoàn thành công việc.	20
2	<b>Khả năng làm việc theo nhóm:</b>	30
a	Khả năng xác định được vai trò, vị trí và công việc của mình trong nhóm. Xác định được quy trình làm việc trong nhóm một cách rõ ràng.	10
b	Khả năng cộng tác với các thành viên khác trong nhóm. Khả năng trao đổi với các thành viên trong nhóm để phối hợp thực hiện các nhiệm vụ chung và nhiệm vụ của bản thân. Khả năng dung hòa được các hoạt động của mình với tiến độ chung. Khả năng giúp đỡ các thành viên khác nếu có thể để cùng đảm bảo hoàn thành kế hoạch nhóm đúng tiến độ.	15
c	Mức độ tích cực đóng góp cho các hoạt động của nhóm. SV phải đóng góp ý kiến tích cực trong các buổi họp nhóm nhằm giải quyết vấn đề của nhóm cũng như giúp nhóm phát triển tốt hơn.	5
3	<b>Kỹ năng giao tiếp:</b>	35
a	Mức độ tham gia các hoạt động training về giao tiếp của chương trình. SV phải tham gia đầy đủ các buổi training được tổ chức.	5
b	Khả năng trình bày (presentation skill): Khả năng chuẩn bị, tổ chức một buổi thuyết trình theo yêu cầu bao gồm việc chuẩn bị tư liệu, bài trình bày, phương tiện, kế hoạch,...	5
c	Khả năng sử dụng kỹ năng thuyết trình.	5
d	Khả năng sử dụng các trang thiết bị phục vụ cho bài presentation như máy tính, phần mềm, máy chiếu,...	5
e	Khả năng sử dụng kỹ năng viết báo cáo. Khả năng nắm bắt các phương thức trình bày các dạng văn bản phổ biến như: thư, thư điện tử, đề nghị, báo cáo,...	15
4	<b>Khả năng hòa nhập với môi trường doanh nghiệp:</b>	15
a	Mức độ tuân thủ kỷ luật làm việc về: giờ giấc, nội quy, tác phong, mức độ chấp hành yêu cầu của cấp trên.	5
b	Mức độ hòa nhập với các hoạt động chung của DN, khả năng hòa nhập với văn hóa DN. SV phải tham gia một cách tích cực và hòa đồng với các hoạt động chung.	5
c	Mức độ hiểu biết về cách tổ chức hoạt động của DN: văn hóa tổ chức, giao tiếp & sinh hoạt của DN, mức độ hòa nhập với văn hóa chung của DN.	5
<b>Tổng điểm:</b>		<b>100</b>

- Số lượng suất thực tập: 20
- Danh sách SV đã trúng tuyển (nếu đã có):

Stt	Mã số sinh viên	Họ lót	Tên	Ghi chú
1	...	...	...	
2	...	...	...	
...	...	...	...	

- Tổng thời gian làm việc của đợt thực tập: từ ngày 10/06-09/08/2024 (08 tuần).
- Thời gian làm việc trong ngày: 8:00 đến 17:00 Thứ 2 - Thứ 6.
- Địa điểm làm việc: Công ty thiết kế Renesas Việt Nam, Lô W.29-30-31a, đường Tân Thuận, Khu Chế Xuất Tân Thuận - Phường Tân Thuận Đông - Quận 7 - TP Hồ Chí Minh.
- Ưu đãi (nếu có): Trợ cấp thực tập, ăn trưa tại công ty.
- Khối lượng/ nội dung công việc cụ thể:

Tuần 1	Tuần 2	Tuần 3	Tuần 4



<ul style="list-style-type: none"> <li>- Giới thiệu về công ty, phổ biến các nội quy, quy định, văn hóa doanh nghiệp</li> <li>- Ký hợp đồng, lấy dấu vân tay</li> </ul>	<ul style="list-style-type: none"> <li>- Phổ biến các nội quy an toàn lao động</li> <li>- Học trực tuyến về các yếu tố bảo mật an toàn thông tin</li> <li>- Thực hiện các bài kiểm tra trực tuyến trên hệ thống của công ty Renesas</li> <li>- Gặp gỡ bộ phận, trở về nhóm nhận nhiệm vụ</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> <li>- Thực hiện thực thi Linux ST, hoặc</li> </ul>
---	---	---	--

		<ul style="list-style-type: none"> <li>- Thực hiện thực thi Linux ST, hoặc</li> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>	<ul style="list-style-type: none"> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>
<b>Tuần 5</b>	<b>Tuần 6</b>	<b>Tuần 7</b>	<b>Tuần 8</b>



<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> <li>- Thực hiện thực thi Linux ST, hoặc</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện xác minh cho Video codec IP/CPU ARM, hoặc</li> <li>- Thực hiện xác minh chức năng của các sản phẩm SoC/MCU dựa trên ARM hoặc</li> <li>- Thực hiện tích hợp và xác minh chức năng mới cho toàn bộ chip, hoặc</li> <li>- Xây dựng môi trường tự động hóa để xác minh logic lỗi CPU, hoặc</li> <li>- Điều tra thiết kế Bộ cục và hoàn thành thiết kế IP nhỏ, hoặc</li> <li>- Nghiên cứu công nghệ DFT (Design For Testability) và hoàn thành thiết kế DFT cho một sản phẩm đơn giản, hoặc</li> <li>- Điều tra STA (Phân tích thời gian tĩnh) và hoàn thành STA cho một sản phẩm đơn giản.</li> <li>- Thực hiện xác minh và phát triển trình điều khiển Renesas MCU để tuân thủ các tiêu chuẩn AutoSAR, hoặc</li> <li>- Phát triển và xác minh plugin trình tạo/trình gỡ lỗi cho e2 studio, hoặc</li> <li>- Phát triển và xác minh plugin Trình tạo mã, hoặc</li> <li>- Phát triển công cụ FROG/MBD, hoặc</li> <li>- Thực hiện thực thi Linux ST, hoặc</li> </ul>
--	---	---	--



<ul style="list-style-type: none"> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện thực thi Linux ST, hoặc</li> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>	<ul style="list-style-type: none"> <li>- Thực hiện thực thi Linux ST, hoặc</li> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>	<ul style="list-style-type: none"> <li>- Phát triển chương trình OpenCV để xác minh phần cứng sản phẩm Renesas, phát triển plugin Gstreamer với phần cứng sản phẩm Renesas, phát triển khung đa phương tiện QNX/Android với phần cứng sản phẩm Renesas hoặc</li> <li>- Thực hiện xác minh và đánh giá hệ thống cho nền tảng QNX và INTEGRITY, hoặc</li> <li>- Thực hiện phát triển môi trường thử nghiệm tự động hóa, hoặc</li> <li>- Xây dựng hệ thống giao tiếp giữa bo mạch MCU và PC, điều khiển MCU thực hiện một số chức năng cụ thể.</li> </ul>
--	---	---	--

## II. HỒ SƠ, PHÒNG VẤN, LIÊN HỆ (DN tự nhận và xử lý hồ sơ):

### 1. Hồ sơ:

- Hồ sơ bao gồm:
  - 1 CV
  - 1 bảng điểm
  - 1 bản chụp/photo chứng chỉ tiếng Anh TOEIC/IELTS (nếu có)
- Địa điểm/ kênh tiếp nhận:
  - Email: [jobs@rvc.renesas.com](mailto:jobs@rvc.renesas.com)
  - Facebook: <https://www.facebook.com/RenesasDesignVietnam>
- Hạn nộp: 24/5/2024

### 2. Phòng vấn/ xét tuyển: Thời gian bắt đầu nhận đơn từ 10/5/2024 - 24/5/2024. Quá trình sàng lọc, phỏng vấn và xét tuyển hồ sơ sẽ kéo dài từ 7 đến 14 ngày làm việc.

### 3. Liên hệ: Khi có vấn đề/ thắc mắc, Khoa/ sinh viên có thể liên hệ với ai? (ghi rõ họ tên – nam/ nữ, điện thoại, e-mail)

Ms. Như Đậu (Email: [nhu.dau.eb@renesas.com](mailto:nhu.dau.eb@renesas.com))

Ms. Trinh Trần (Email: [trinh.tran.yh@renesas.com](mailto:trinh.tran.yh@renesas.com))

Điện thoại: 028 3770 0255 Ext: 2056

### III. DN CAM KẾT VỚI KHOA:

(Điều này rất quan trọng, rất mong Quý DN lưu ý hỗ trợ Khoa/ SV)

1. DN sẽ gửi chương trình **file scan màu (theo mẫu file D2)** có ký tên đóng dấu hoàn chỉnh cho Khoa sau khi chương trình được Khoa duyệt trong vòng 03 ngày.
2. DN sẽ gửi **file scan màu (theo mẫu file D3)** có ký tên đóng dấu hoàn chỉnh công văn xác nhận SV trúng tuyển thực tập cho Khoa (nếu có SV trúng tuyển) – theo mẫu của Khoa, trong vòng 03 ngày sau khi xác nhận với Khoa/ SV.
3. Hướng dẫn SV làm việc theo đúng chương trình đã thống nhất với Khoa. **Nếu DN có yêu cầu SV trúng tuyển ký bất kỳ cam kết gì khác, thì cần nêu rõ trong phần “Thông tin thêm (nếu có)” trong chương trình (mục I.2).**
4. DN có mentor chuyên môn có trình độ Thạc sĩ, hoặc trình độ Đại học với 5 năm kinh nghiệm trở lên làm đại diện hướng dẫn chương trình thực tập.
5. Sắp xếp tiếp cán bộ giám sát do Khoa cử sang DN vào khoảng giữa kỳ thực tập (nếu có). Cán bộ được Khoa phân công sẽ trực tiếp liên hệ với DN để thống nhất lịch tiếp này. Cán bộ giám sát có trách nhiệm quan sát/ đánh giá chương trình thực tập của DN có đạt hay không so với tiêu chí Khoa đề ra, sau đó kết luận/ đề xuất Khoa có nên duyệt gửi SV đi thực tập tại DN nữa hay không?!
6. Gửi hồ sơ thực tập về cho Khoa **trước 16g00 ngày 16/08/2024, theo mẫu của Khoa (bản giấy có ký tên - đóng dấu hoàn chỉnh), bao gồm:**
  - Chương trình thực tập (form D2).
  - Công văn xác nhận kết quả xét tuyển (form D3).
  - Bảng điểm (form D4).
  - Bảng đánh giá SV (form D5).

**Địa chỉ nhận hồ sơ bản giấy có ký tên – đóng dấu hoàn chỉnh (đường BUƯ ĐIỆN):**

Khoa KH&KT Máy Tính - Trường Đại học Bách Khoa

268 Lý Thường Kiệt, Phường 14, Quận 10, TPHCM (Nhà A3)

ĐT: 028 3863 8912 - Ext: 5830

TP. Hồ Chí Minh, ngày 9 tháng 5 năm 2024

	<p><b>Ban Lãnh đạo</b></p> <p>(Ký và ghi rõ họ tên – chức vụ, đóng dấu)</p> <p><b>CÔNG TY TNHH THIẾT KẾ RENESAS VIỆT NAM</b></p> <p><b>TRẦN ĐẮC KHOA</b></p> <p><b>Tổng Giám Đốc</b></p>
--	--