

1. Tx/Memory. (考试: 一个Tx一个核心)

对line Cache 被监控, 看是否总线有发 invalid 信号

不考虑一个 core 上跑多个 Tx 情况

记得复习 dual issue Tomasulo

(双发射不能同时发一个 branch  
+ other (?) )

2. Store Buffer 一个 FIFO/非 FIFO 队列

待看书确认

Snoopy MESI 状态机先搞清楚 会考

类似大作世的那个 SB?

CPU - Cache

区: Write Buffer:  
与 Cache 写回相关

commit 后慢慢做

3. 用 addm. xbegin. xend 检测 L1 Cache 大小?

idea: 测时间差

addm: 对内存数据加

法一:  $2^k$  逐次逼近

由于借了 Cache-一致性协议

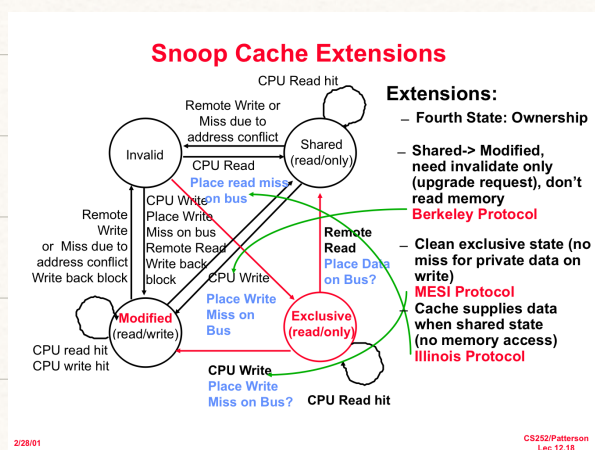
$2^k + 1$  个操作后, 有一个 Cache line 离开 (aborted)

记编实现

4. MESI 状态转换

p1. p2 线程

在两个核上?



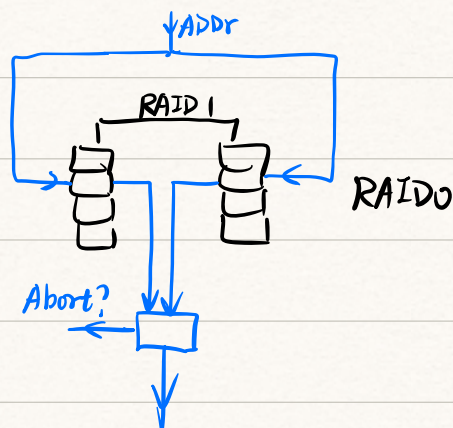
5. RAID<sub>s</sub>

1: 镜像

0: 分片

硬件实现?

RAID 0 1



6. MPK.

高取表示哪个域

对比 Flush / clean TLB 操作 (大绝分不支持并修改TLB?)