

卒業論文

# 電力制約下における蓄電池を用いた 高性能計算システムの性能向上

03-120601 酒井 崇至

指導教員 中村 宏 教授

2014 年 2 月

東京大学工学部計数工学科システム情報工学コース



## 概要

近年、コンピュータの消費電力の増大が大きな問題となっており、コンピュータの性能の指標としては単なる実行速度だけではなく、消費電力あたりの実行速度 (ワットパフォーマンス) が重要視されるようになってきている。特にスーパーコンピュータのような今日の高性能計算システムでは数メガワットもの電力を消費しており、物理的制約からこれ以上の電力の供給は困難と言われている。このような背景により、予め決められた消費電力の制約下での実行速度の最大化が、今後の高性能計算システムの性能向上の鍵となっている。

そこで、本論文では蓄電池を用いた高性能計算システムの性能を向上手法を提案する。現在の高性能計算システムには、停電時にもシステムへの電力供給を続けられるように UPS(無停電電源装置) が搭載されており、それを非停電時にも積極的に充放電を行い電力を時間方向に融通することによって、電力制約下における性能を向上させることができる。今回はこの手法を CPU-GPU ハイブリッド構成の計算ノードを用いて 3 種類のベンチマークで性能評価実験を行い、この手法を用いない場合に比べて平均 ?? % の性能向上が実現できることを示し、その有用性を確認した。



# 目次



# 第 1 章

## 序論

### 1.1 背景

### 1.2 目的

### 1.3 本論文の構成

## 第 2 章

# 関連研究

2.1 DVFS

2.2 UPS を含む電力供給システム

2.3 パワーキャッピング手法



## 第 3 章

# 蓄電池を用いた電力融通手法

- 3.1 提案手法の概要
- 3.2 問題の定式化
- 3.3 アプリケーションのフェーズ分割
- 3.4 充放電計画アルゴリズム

## 第 4 章

# 実験

4.1 実験の目的

4.2 実験方法

4.3 実験条件

## 第 5 章

# 結果及び考察

- 5.1 電力制約下における性能向上率
- 5.2 フェーズ分割アルゴリズムの評価
- 5.3 充放電計画決定アルゴリズムの評価
- 5.4 全体の考察

## 第 6 章

## 結論

## 謝辭

## 参考文献

[1]

## 付録 A